**מסמך עבודה עם כרטיס FPGA של ALTERA**

כרטיס: ep4ce6e22c8n

תדר השעון : 25Mhz

רגל השעון : pin 25

תהליך עבודה:

לאחר כתיבת הקוד יש לקמפל לצורך בדיקת שגיאות , לאחר מכן צריך לבחור את הכניסות והיציאות ב- pin planner , ללחוץ X בסיום , ואז לבצע קימפול מחדש.

רק לאחר מכן יש להיכנס לחלון הצריבה ולצרוב את התוכנית .

כדי לצרוב יש לחבר את כבל הבלסטר אל ה-JTAG ובנוסף לכך יש לחבר כבל USB לצורך אספקת מתח לכרטיס , אחרת תיווצר שגיאה שהוא לא מצליח לפתוח את הפורט .

אם חלון הצריבה ריק , יש לעשות ADD FILE ולבחור את הקבוץ שנמצא בoutput files.

לדים בלוח דולקים ברמה לוגית '1'.