Table 1

Head		Payload																Checksum	Type	TX Period	Note
byte[0]	byte[1]	byte[2]	byte[3]	byte[4]	byte[5]	byte[6]	byte[7]	byte[8]	byte[9]	byte[10]	byte[11]	byte[12]	byte[13]	byte[14]	byte[15]	byte[16]	byte[17]	byte[18]			
		System time/us				Frequency/Hz				Magnitude/mV				Frequency Derivation/Hz							
0x5A	0x51	uint32_t				float				float				float				bit XOR	主动发送报文	0.128s	180~420Hz Frequency Channel 1
0x5A	0x52	uint32_t				float				float				float				bit XOR	主动发送报文	2.56s	50~120Hz Frequency Channel 2
0x5A	0x53	uint32_t				float				float				float				bit XOR	主动发送报文	10.24s	10~40Hz Frequency Channel 3

Table 2

Head		Payload									Checksum	Type	TX Period	Note
byte[0]	byte[1]	byte[2]	byte[3]	byte[4]	byte[5]	byte[6]	byte[7]	byte[8]	byte[9]	byte[10]	byte[11]			
		System time/us				Voltage/mV		Current/mA		Capacity/percent				
0x5A	0x59	uint32_t				uint16_t		uint16_t		uint8_t	bit XOR	主动发送报文	1.00s	系统电量使用情况

Table 3

Head		Payload			Checksum	Type	Note
byte[0]	byte[1]	byte[2]	byte[3]	byte[4]	byte[5]		
		Channel 1 Enable	Channel 2 Enable	Channel 3 Enable			
0x5A	0x5F	uint8_t	uint8_t	uint8_t	bit XOR	接收报文	通道使能字节，1：使能，0：禁能

1.报文采用Little Endian模式发送、接收，先发送低位字节，再发送高位字节，byte[0]->byte[n];
2.数据段低位在前，高位在后，例如uint32_t类型的System time，其值为2760643741（0xA48C149D），byte[2]=0x9D，byte[5]=0xA4；
3.数据校验位Checksum为Head+Payload所有位的异或XOR。