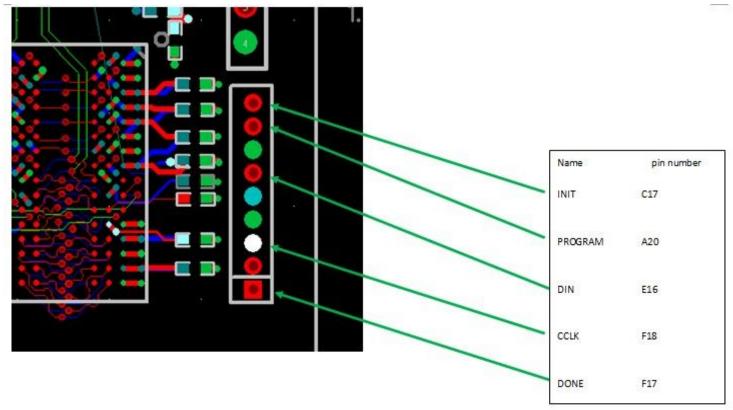
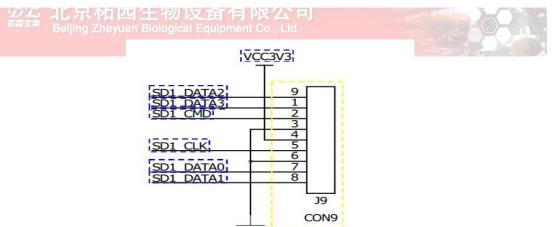
密级:内部公开

J9 接头测试说明



1、原理图



2、测试程序

设备	文件名称	功能	
J9-GPIO	imx5_gpio_device.c	定义平台设备	
	imx5_gpio_driver.c	平台驱动实现	
	Makefile	编译文件	
	test_gpio.c	测试文件	

设备文件清单

设备	设备文件	类型	主设备号	次设备号	用途
J9-GPIO	/dev/imx5_gpio	c	2003	0	J9-GPIO 引脚测试

地址:北京市通州区北杨洼 251号 网址: www.bioequ.com.cn 邮箱: info@bioequ.com.cn

密级:内部公开

3、测试结果

```
/ # insmod imx5_gpio_device.ko
gpio:platform_device_register() ok
/ # insmod imx5_gpio_driver.ko
gpio:register_chrdev_region() ok:0
gpio:cdev_add() ok:0
probe() finish
gpio:platform_driver_register() ok:0
```

```
/ # lsmod
imx5_gpio_driver 3109 0 - Live 0x7f006000
imx5_gpio_device 1357 0 - Live 0x7f000000
```

```
/ # mknod /dev/imx5_gpio c 2003 0
/ # ./test_gpio
open
test voltage of the J9 on the pcb board with multimeter
now,all port output low: about OV
press Enter key to continue...
now,all port output high: about release
2.5V
test finish!
/ #
```

输出:

输出低电平时,各引脚实测为 0V; 发 有限公司输出高电平时,各引脚实测为 3. 294V;

输入:

没测试。

张绍言 2013/1/16

地址:北京市通州区北杨洼 251 号 网址: www.bioequ.com.cn 邮箱: info@bioequ.com.cn