# Práctica 1 - Compiladores

Hecho por: Elvis André Cruces Gómez y Yoshiro Milton Miranda Valdivia

## Ejercicio 1

 Redacta el siguiente código, genera el código ensamblador y explica en qué parte (del código ensamblador) se definen las variables c y m. (2 puntos).

```
int main(){
  char* c = "abcdef";
  int m = 11148;

return 0;
}
```

### Código Ensamblador

```
.file
                    "Ejercicio_1.cpp"
            .def __main; .scl
.section .rdata,"dr"
                                             2; .type 32; .endef
       LC0:
           .ascii "abcdef\0"
            .globl _main
                                        2; .type 32; .endef
                     _main; .scl
            .def
        main:
11
12
13
14
15
            .cfi_startproc
            pushl %ebp
.cfi_def_cfa_offset 8
            .cfi_offset 5, -8
movl %esp, %ebp
16
17
18
19
20
21
22
23
24
            .cfi_def_cfa_register 5
                     $-16, %esp
$16, %esp
            andl
            subl
                     __main
$LCO, 12(%esp)
            call
            movl
            movl
                     $11148, 8(%esp)
            movl
                     $0, %eax
            leave
            .cfi restore 5
            .cfi_def_cfa 4, 4
            ret
            .cfi_endproc
       LFE0:
            .ident "GCC: (MinGW.org GCC-6.3.0-1) 6.3.0"
```

La definición de la variable c se da en la línea de código 5 y la definición de la variable m se da en la línea de código 21.

 Redacta el siguiente código, genera el código ensamblador y explica en qué parte (del código ensamblador) se define la división entre 8. (2 puntos).

```
int main(){
  char* c = "abcdef";
  int m = 11148;
  int x = m/8;

return 0;
}
```

#### Código Ensamblador

```
.file
                   "Ejercicio_2.cpp"
          __main; .scl
                                        2; .type
                                                    32; .endef
4 5
      LC0:
          .ascii "abcdef\0"
6
          .text
          .globl
                   _main
                  _main; .scl
8
          .def
                                  2; .type 32; .endef
9
       main:
10
      LFB0:
          .cfi_startproc
12
          pushl %ebp
13
          .cfi def cfa offset 8
          .cfi_offset 5, -8
movl %esp, %ebp
14
15
          movl
          .cfi_def_cfa_register 5
16
          andl
                   $-16, %esp
                   $16, %esp
19
          call
                     main
                  $LC0, 12(%esp)
$11148, 8(%esp)
          movl
21
          movl
          movl
                  8 (%esp), %eax
23
          cltd
24
          andl
                   $7, %edx
          addl
                   %edx, %eax
          sarl
26
                   $3, %eax
          movl
                   %eax, 4(%esp)
28
          movl
                   $0, %eax
29
          .cfi_restore 5
          .cfi_def_cfa 4, 4
32
          ret
33
          .cfi endproc
34
      LFE0:
          .ident "GCC: (MinGW.org GCC-6.3.0-1) 6.3.0"
```

La definición de la división entre 8 se da en las líneas de código desde la 22 a la 27.

 Redacta el siguiente código, genera el código ensamblador y explica en qué parte (del código ensamblador) se define la división entre 4. (2 puntos).

```
int main() {
  char* c = "abcdef";
  int m = 11148;
  int x = m/8;
  int y = m/4;
  int z = m/2;
  return 0;
}
```

### Código Ensamblador

```
"Ejercicio 3.cpp"
           __main; .scl
                                        2; .type
                                                   32; .endef
3
5
           .ascii "abcdef\0"
6
           .text
           .globl _main
8
           .def
                  _main; .scl
                                 2; .type 32; .endef
9
       main:
      LFB0:
           .cfi_startproc
          pushl %ebp
          .cfi_def_cfa_offset 8
13
          .cfi_offset 5, -8 movl %esp, %ebp
14
15
          movl
16
           .cfi_def_cfa_register 5
                   $-16, %esp
$32, %esp
17
          andl
18
          subl
19
          call
                     __main
20
          movl
                   $LC0, 28(%esp)
21
          movl
                   $11148, 24(%esp)
          movl
                   24 (%esp), %eax
23
          cltd
          andl
                   $7, %edx
25
          addl
                   %edx, %eax
          sarl
                   $3, %eax
                   %eax, 20(%esp)
          movl
          movl
                   24 (%esp), %eax
          cltd
30
          andl
                   $3, %edx
31
          addl
                   %edx, %eax
32
                   $2, %eax
          sarl
33
                   %eax, 16(%esp)
          movl
34
                   24 (%esp), %eax
          movl
35
                   %eax, %edx
          movl
                   $31, %edx
36
          shrl
37
          addl
                   %edx, %eax
38
                   %eax
          sarl
                   %eax, 12(%esp)
39
          movl
40
          movl
                   $0, %eax
41
          leave
42
           .cfi_restore 5
43
           .cfi_def_cfa 4,
44
           ret
45
           .cfi_endproc
      LFE0:
            ident "coc. (MincW ord coc. 6 3 0-1) 6 3 0"
```

La definición de la división entre 4 se da en las líneas de código desde la 28 a la 33.

 Redacta el siguiente código, genera el código ensamblador y explica en qué parte (del código ensamblador) se define la división entre 2. (2 puntos).

```
int main() {
  char* c = "abcdef";
  int m = 11148;
  int x = m/8;
  int y = m/4;
  int z = m/2;
  return 0;
}
```

### Código Ensamblador

```
.file
                    "Ejercicio_4.cpp"
           __main; .scl
2
                                         2; .type
                                                     32; .endef
 3
4
      LC0:
5
           .ascii "abcdef\0"
           .text
           .globl
                   _main
8
           .def
                   _main; .scl
                                    2; .type
                                                 32; .endef
      LFB0:
11
           .cfi_startproc
           pushl %ebp
12
13
           .cfi def cfa offset 8
           .cfi_offset 5, -8
movl %esp, %ebp
15
16
           .cfi_def_cfa_register 5
                   $-16, %esp
$32, %esp
17
           andl
18
           subl
19
           call
                      main
                   $LC0, 28(%esp)
$11148, 24(%esp)
20
           movl
21
           movl
22
                   24(%esp), %eax
           movl
23
           cltd
24
                    $7, %edx
           andl
25
           addl
                    %edx, %eax
26
           sarl
                    $3, %eax
27
           movl
                    %eax, 20(%esp)
28
           movl
                   24(%esp), %eax
29
           cltd
30
           andl
                    $3, %edx
31
           addl
                    %edx, %eax
32
           sarl
                    $2, %eax
33
           movl
                    %eax, 16(%esp)
34
           movl
                    24 (%esp), %eax
35
           movl
                    %eax, %edx
           shrl
                    $31, %edx
37
           addl
                    %edx, %eax
           sarl
                    %eax
                    %eax, 12(%esp)
           movl
40
           movl
                    $0, %eax
41
           leave
42
           .cfi_restore 5
43
           .cfi_def_cfa 4, 4
44
           ret
45
           .cfi_endproc
46
      LFE0:
           .ident "GCC: (MinGW.org GCC-6.3.0-1) 6.3.0"
```

La definición de la división entre 2 se da en las líneas de código desde la 34 a la 39.

### Código Ensamblador

```
Ejercicio 5.cpp
                                                                                                                                     1:
.cfi_startproc
push1 %ebp
.cfi_def_cfa_offset 8
.cfi_offset 5, -8
mov1 %esp, %ebp
.cfi_def_cfa_register 5
and1 $-10, %esp
sub1 $40, %esp
cal1 main
mov1 $11148, 40(%esp)
mov1 $11148, 40(%esp)
mov1 $40, %esp
cltd
        .text
       .globl
                         Z4div4i
                      _Z4div4i; .scl
                                                          2; .type
    Z4div4i:
        .cfi_startproc
       pushl
                    %ebp
        .cfi_def_cfa_offset 8
       .cfi_offset 5, -8
movl %esp, %ebp
                                                                                                                                      cltd
andl
addl
sarl
movl
movl
        .cfi_def_cfa_register 5
                                                                                                                                                      tedx, teax
$3, teax
teax, 36(tesp)
40(tesp), teax
       movl
                     8(%ebp), %eax
       cltd
        andl
                     $3, %edx
                                                                                                                                      andl
                      %edx, %eax
                                                                                                                                      add1
                                                                                                                                                      tedx, teax

$2, teax

teax, 32(tesp)

40(tesp), teax

teax, tedx

$31, tedx

teax

teax

teax
                    $2, %eax
        sarl
                                                                                                                                      sarl
                                                                                                                                      movl
movl
shrl
addl
sarl
       popl
                     %ebp
        .cfi_restore 5
        .cfi_def_cfa 4, 4
                                                                                                                                                     *eax, 28(*esp)
$5, (*esp)
__Z4div4i
*eax, 24(*esp)
$0, *eax
        .cfi_endproc
LFE0:
       __main; .scl
.section .rdata,"dr"
                                                                                32; .endef
                                                          2; .type
                                                                                                                                      mov1
mov1
        .ascii "abcdef\0"
        .text
        .globl
                      main
                      main;
                                    .scl
                                                  2; .type
                                                                         32; .endef
```

La definición de la función div4 se da en las líneas de código desde la 5 hasta la 22.

La invocación de la función div4 se da en la línea de código 63.

El proceso de división de la función div4 se da en las líneas de código desde la 13 hasta la 17.

- 6. Redacta el siguiente código, genera el código ensamblador y explica: (4 puntos):
  - En qué parte del código ensamblador se define la función div.
  - $\blacksquare$  En qué parte del código ensamblador se invoca a la función div.
  - ullet En qué parte del código ensamblador dentro de la función div se procesa la división.

```
int div(int x, int y){
  return x/y;
}

int div4(int x){
  return x/4;
}

int main(){
  char* c = "abcdef";
  int m = 11148;
  int x = m/8;
  int y = m/4;
  int z = m/2;

int rpt = div(5,4);
  int rpt2 = div4(5);

return 0;
}
```

#### Código Ensamblador

```
Bein:
LFB2:
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                            :
.ofi_startproc
pushl %ebp
.ofi_def ofe offset 8
.ofi_offset 5, -0
movl %eap, %ebp
.ofi_def ofe register 5
andl $-10, %esp
subl $60, %esp
subl $100, 60 (%esp)
.ovi $1100, 40 (%esp)
.ovi $1000, 40 (
                                                                         _23divii
                -glob1
.def
Z3divii:
                                                                                                                                                                                                                                                                         .type
           .ofi_startproc
pushl %ebo
               ofi_startproo
push1 tebp
.ofi_def_ofs_offset &
.ofi_offset 5, -0
mov1 tesp, tebp
.ofi_def_ofs_register 6
mov1 (tebp), teax
                                                                            12 (Selop)
                    opl tebp
ofi_restore 5
ofi_def_ofa +, +
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           %edx, %eax
%3, %eax
%eax, 36(%esp)
40(%esp), %eax
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        sarl
                     ofi_endproc
                globl _Zfdivfi
.def _Zfdivfi; .sol
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        $3, %edx
%edx, %eax
$2, %eax
%eax, 32(%esp)
d0(%esp), %eax
%edx, %edx
%edx, %eax
%eax, 26(%esp)
$5, %esp)
__Zddvii
%eax, 24(%esp)
%5, (%esp)
__Zddvii
%eax, 24(%esp)
%5, (%esp)
                                                                                                                                                                                                                                         27 .type
 24div41:
                ofi startproo
pushi tebp
ofi def ofa offset ofiofiset ofioffset ofioffset ofiofiset ofiofiset oficer in the control of ofa register novel (tebp), team
                     htd

hdl $3, bedx

ddl bedx, bed

arl $2, beax

opl bebp

ofi_restore 5

ofi_def_ofa 4, bet
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          $5, (%esp)
__Z4div41
%eax, 20(%esp)
$0, %eax
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                    call 24div41
mov1 beax, 204
mov1 $0, beax
leave
.cfi_restore 1
.cfi_def_cfa 4, 4
               def __main; _sol
.section .rdata, *dr.*
                                                                                                                                                                                                                                           2/ .type
                    asoli "abodef\0"
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                           ofi_endproc
                  globl main
def main
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                          LFE2:
                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                                        .ident "GCC: (MinGW.org GCC-6.3.0-1) 6.3.0"
```

La definición de la función div se da en las líneas de código desde la 5 hasta la 20.

La invocación de la función div se da en la línea de código 83.

El proceso de división de la función div se da en las líneas de código desde la 13 hasta la 15.

7. De las preguntas anteriores, se ha generado código por cada función, ambas dividen entre 4, pero difieren un poco en su implementación. Investigue a qué se debe dicha diferencia y comente cuáles podrían ser las consecuencias. (4 puntos)

#### Explicación

La primera diferencia que encontramos entre las funciones div y div4 es que: La función div cuenta con 2 parámetros (x, y) de tipo entero (int), que tiene como finalidad dividir el primer parámetro sobre el segundo (x / y); mientras que la función div4 solo cuenta con un parámetro (x) de tipo entero (int), que tiene la finalidad de dividir el parámetro sobre 4. Y en ambas funciones se retornará un entero, que es el tipo de dato que se declararon en estas.

Entre las consecuencias destacamos que, al usar 2 parámetros para realizar alguna operación, se pueden definir los dos lados de la operación, ya sea en una suma, resta, multiplicación, división, potencia, raíz, etc., como en el ejercicio 6, donde se definen el numerador y el denominador, los cuales cambian dependiendo el valor que se le asigne. Por otro lado, al usar un solo parámetro en la función, se tendría un valor estático en la operación, como en el ejercicio 6, donde el único valor que cambia en la función div4, es el de x, que siempre se dividirá entre 4.

En resumen, el uso de 1 operador suele determinar un curso para la solución del problema, pero al usar 2 o más parámetros (como en este caso, enteros) la solución puede ser de diferentes formas. Basándonos en el ejercicio 6, con la función div4, siempre tendremos una división sobre 4; por otro lado, con la función div, se puede obtener una división sobre 2, 3, 4, 5, etc., obteniendo así números enteros o decimales.