

Circuit Simulation 1 加分作業

109511119 施竣皓

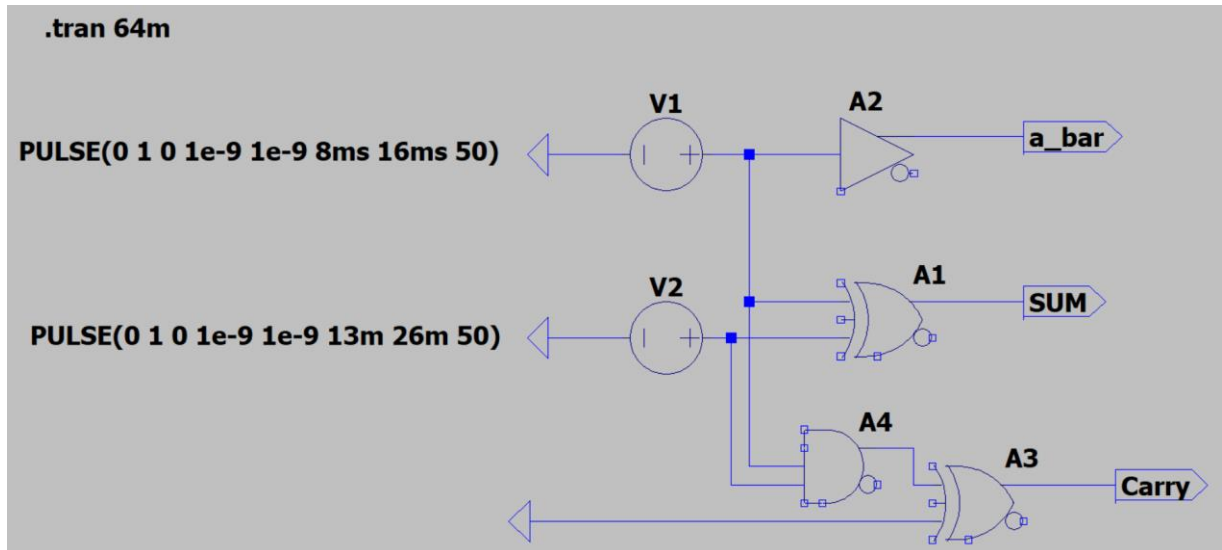
一、目的：完成用 controlled not 的 half adder circuit simulation

二、實驗結果

1. 環境設置

本次作業使用的是 LTSpice。

2. Circuit Design



3. Simulation

