

# 导学-中断及外部设备操作

贺利坚 主讲



汇编语言程序设计  
Assembly Language

# 汇编语言程序设计课程内容

## 1. 绪论

## 2. 访问寄存器和内存

## 3. 汇编语言程序

## 4. 内存寻址方式

## 5. 流程转移与子程序

## 6. 中断及外部设备操作

## 7. 高级汇编语言技术

### 直接定址表

1201 中断及其处理

1202 编制中断处理程序

1203 单步中断

1301 由int指令引发的中断

1302 BIOS和DOS中断处理

### 内中断

1402 端口的读写

1403 操作CMOS RAM芯片

1501 外设连接与中断

1502 PC机键盘的处理过程

1503 定制键盘输入处理

1504 改写中断例程的方法

1701 用中断响应外设

1702 应用：字符串的输入

1703 磁盘读写

1704 发声程序

### 端口 及 外设 控制

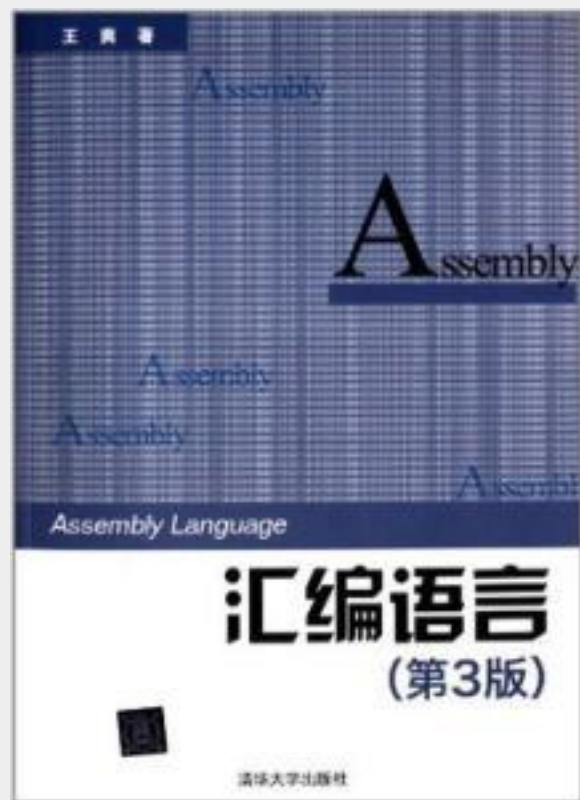
1401 移位指令

1601 操作显存数据

1602 描述内存单元的标号

1603 数据的直接定址表

1604 代码的直接定址表



# 各节与教材章节的对应关系

视频（共20个）	教材对应章节
1401 移位指令	14.3
1601 操作显存数据	(P187)实验9
1602 描述内存单元的标号	16.1-16.2
1603 数据的直接定址表	16.3
1604 代码的直接定址表	16.4
1201 中断及其处理	12.1-12.4
1202 编制中断处理程序	12.6-12.10
1203 单步中断	12.11-12.12
1301 由int指令引发的中断	12.5， 13.1-13.3
1302 BIOS和DOS中断处理	13.4-13.7
1402 端口的读写	14.1
1403 操作CMOS RAM芯片	14.2, 14.4
1501 外设连接与中断	15.1-15.2
1502 PC机键盘的处理过程	15.3
1503 定制键盘输入处理	15.4
1504 改写中断例程的方法	15.5
1701 用中断响应外设	17.1-17.2
1702 应用：字符串的输入	17.3
1703 磁盘读写	17.4
1704 发声程序	补充



视频



教材



检测



实验

