₩ M.S.A.

\* LƯU Ý DN KHI LÀM CHƯƠNG TRÌNH:

- DN không tự ý điều chỉnh/ xóa bớt thông tin trong mẫu chương trình, chỉ thêm thông tin trong phần ba chấm (...).

- Chương trình cần phải được Khoa duyệt/ công bố trước khi nhân SV đến thực tập.

- DN làm chương trình gởi file dạng WORD (.docx) về Khoa qua email trước. Sau khi được Khoa duyệt cả về hình thức lẫn nội dung, DN mới in ký đóng dấu scan màu gởi file scan màu về Khoa qua email người đại diện. Bản giấy, DN giữ lại gởi về Khoa qua đường bưu điện cùng kết quả thực tập/hồ sơ liên quan khác vào cuối kỳ.
- Người đại diện Khoa nhận và xử lý thông tin: cô Thu Trang thutrangcse@hcmut.edu.vn

### THÔNG TIN VỀ DOANH NGHIỆP (DN)

(Logo, tên đầy đủ, địa chỉ, điện thoại, fax, e-mail, web link)



CÔNG TY TNHH CÔNG NGHỆ FARADAY VIỆT NAM

Tháp Royal Tower B, Tòa nhà Royal Centre, 235 Nguyễn Văn Cừ, P.Nguyễn Cư Trinh, Q.1, TPHCM

Điện thoại: 028.710.99969

Email: globalhr@faraday-tech.com

Web link: https://www.faraday-tech.com/en/content/index

## CHƯƠNG TRÌNH

# THỰC TẬP TỐT NGHIỆP (TTTN)/ THỰC TẬP NGOÀI TRƯỜNG (TTNT) DÀNH RIÊNG CHO SINH VIÊN

KHOA KH&KT MÁY TÍNH – TRƯỜNG ĐH BÁCH KHOA – ĐHQG TP.HCM

HQC KY 3/2023-2024 (HK233)

(Thời gian thực tập thực tế từ 10/06-09/08/2024)

- I. NỘI DUNG:
- 1. Giới thiệu sơ bộ về DN:

Faraday Technology Corporation is a leading fabless <u>ASIC design</u> and <u>silicon IP</u> (intellectual property) provider established in 1993 as the first Asian ASIC vendor. Faraday is listed on the Taiwan Stock Exchange (TWSE) under ticker number 3035.

Faraday Technology Vietnam (FTV) is established in Ho Chi Minh, Vietnam in 2019. We aim to be a full-fledged R&D centre, spanning from RTL design to Post-silicon verification.

- More than 30 years of Professional IC design experience
- Job function include RTL Design, RTL Verification, Design-For-Test, Static Timing Analysis, Physical Design, Memory and Standard Cell IP Design & Layout etc
- More than 40 tape out per year, with applications covering consumer, Networking, IoT and Niche (Medical, Automotive, Aerospace) etc
- 1st Tier Customers in major geographic location
- Open sharing and learning environment
- Accelerated IC Design Career Path with competitive package

2. Chương trình:

Ngoài kiến thức chuyên môn về ngành Khoa học và Kỹ thuật Máy Tính - Công nghệ Thông tin, chương trình **đảm bảo/ cam kết** trang bị cho sinh viên (SV) đầy đủ kỹ năng sau:

(DN sẽ chấm điểm kỳ thực tập cho SV theo tiêu chí trong bảng dưới đây – mẫu bảng điểm đính kèm).

Stt	tt Tiêu chí			
1	Kỹ năng chuyên môn: Mức độ hoàn thành công việc.	20		
2	Khả năng làm việc theo nhóm:	30		
a	Khả năng xác định được vai trò, vị trí và công việc của mình trong nhóm. Xác định được quy trình làm việc trong nhóm một cách rõ ràng.			
b	Khả năng cộng tác với các thành viên khác trong nhóm. Khả năng trao đổi với các thành viên trong nhóm để phối hợp thực hiện các nhiệm vụ chung và nhiệm vụ của bản thân. Khả năng dung hòa được các hoạt động của mình với tiến độ chung. Khả năng giúp đỡ các thành viên khác nếu có thể để cùng đảm bảo hoàn thành kế hoạch nhóm đúng tiến độ.			
c	Mức độ tích cực đóng góp cho các hoạt động của nhóm. SV phải đóng góp ý kiến tích cực trong các buổi họp nhóm nhằm giải quyết vấn đề của nhóm cũng như giúp nhóm phát triển tốt hơn.			
3	Kỹ năng giao tiếp:			
a	Mức độ tham gia các hoạt động training về giao tiếp của chương trình. SV phải tham gia đầy đủ các buổi training được tổ chức.			
b	Khả năng trình bày (presentation skill): Khả năng chuẩn bị, tổ chức một buổi thuyết trình theo yêu cầu bao gồm việc chuẩn bị tư liệu, bài trình bày, phương tiện, kế hoạch,			
c	Khả năng sử dụng kỹ năng thuyết trình.	5		
d	Khả năng sử dụng các trang thiết bị phục vụ cho bài presentation như máy tính, phần mềm, máy chiếu,			
e	Khả năng sử dụng kỹ năng viết báo cáo. Khả năng nắm bắt các phương thức trình bày các dạng văn bản phổ biến như: thư, thư điện tử, đề nghị, báo cáo,	15		
4	Khả năng hòa nhập với môi trường doanh nghiệp:	15		
a	Mức độ tuân thủ kỷ luật làm việc về: giờ giấc, nội quy, tác phong, mức độ chấp hành yêu cầu của cấp trên.	5		



Tổng	điểm:	100
c	Mức độ hiểu biết về cách tổ chức hoạt động của DN: văn hóa tổ chức, giao tiếp & sinh hoạt của DN, mức độ hòa nhập với văn hóa chung của DN.	5
b	Mức độ hòa nhập với các hoạt động chung của DN, khả năng hòa nhập với văn hóa DN. SV phải tham gia một cách tích cực và hòa đồng với các hoạt động chung.	5

Số lượng suất thực tập: 10

- Danh sách SV đã trúng tuyển (nếu đã có): (Nếu danh sách SV dưới đây đã đầy đủ thì DN không cần làm/ nộp Khoa form D3 - công văn xác nhận kết quả xét tuyển)

Stt	Mã số sinh viên	Họ lót	Tên	Ghi chú
1				
2				

- Tổng thời gian làm việc của đợt thực tập: từ ngày 10/06-09/08/2024 (08 tuần). Khoa đưa ra thời gian này là lý tưởng so với chương trình/ lộ trình học của SV tại Khoa/ Trường. Nếu DN và SV làm việc với nhau khác thời gian trên sẽ trên tinh thần thỏa thuận riêng 02 bên DN và SV không đưa vào chương trình Khoa sẽ không chịu trách nhiệm hỗ trợ xử lý các vấn đề liên quan ngoài thời gian quy định.
- Thời gian làm việc trong ngày: cụ thể buổi sáng (hoặc chiều) từ 8:00 đến 17:00 Hoặc theo thỏa thuận. **Tối thiểu SV sẽ được sắp xếp ngồi làm việc tại trụ sở DN 2,5 ngày trong một tuần**.
- Địa điểm làm việc (SV cần được DN sắp xếp chỗ ngồi làm việc tại DN, để SV có cơ hội hấp thu văn hóa DN trong quá trình thực tập): *Tháp Royal Tower B, Tòa nhà Royal Centre, 235 Nguyễn Văn Cù*, *P.Nguyễn Cư Trình, Q.1, TPHCM*
- Ưu đãi (nếu có): trợ cấp 220.000VND/ngày
- Thông tin thêm (nếu có): cam kết bảo mật thông tin, thỏa thuận thực tập.
- Khối lượng/ nội dung công việc cụ thể:

(DN cần nêu rõ tên/ nội dung để tài, ngôn ngữ lập trình/ framework mà SV được tham gia/ sử dụng; DN cần cân đối thời gian – nêu số lượng tuần làm việc cho phù hợp).

#### 1. ASIC Consultant (DFT – STA)

Tuần 1	Tuần 2	Tuần 3	Tuần 4
Giới thiệu công ty. Giới thiệu DFT và ASIC Design Flow.	Giới thiệu một số công cụ cơ bản hỗ trợ cho quá trình làm việc.	Tìm hiểu ngôn ngữ thông dịch cơ bản (Cshell, Perl, TCL).	Giới thiệu cơ bản về Static Timing Analysis (STA).
Tuần 5	Tuần 6	Tuần 7	Tuần 8

Giới thiệu nâng cao về Static Timing Analysis (STA). Báo cáo giữa kỳ thực tập.	Tìm hiểu MBIST implementation (MBIST Impl) Flow. Luyện tập sử dụng các công cụ của công ty cho một thiết kế cụ thể.	Thực hành MBIST Impl Flow (Kiểm tra Data, DFT-STA Check, Simulation)	Tổng kết. Viết báo cáo. Trình bày kết quả đạt được trong quá trình thực tập.
--	---	---	--

# 2. Physical Design

Tuần 1	Tuần 2	Tuần 3	Tuần 4
Giới thiệu công ty. Giới thiệu kiến thức cơ bản về PI.	Làm quen với môi trường Linux và công cụ INNOVUS. Kiểm tra dữ liệu sơ đồ tầng.	Giới thiệu về preCTS. Thực hành trong preCTS.	Giới thiệu về CTS. Thực hành trong CTS. Giới thiệu về postCTS. Thực hành trong postCTS. Báo cáo giữa kỳ thực tập.
Tuần 5	Tuần 6	Tuần 7	Tuần 8
Giới thiệu về Route	Giới thiệu về Route	Tổng kết.	Tổng kết.
Thực hành trong Route	Thực hành trong Route	Viết báo cáo.	Báo cáo cuối kỳ.
Giới thiệu về postRoute.	Giới thiệu về postRoute.	Trình bày kết quả đạt được trong quá trình	
Thực hành trong postRoute.	Thực hành trong postRoute.	thực tập.	

# 3. Design Verification + RLT Design

Tuần 1	Tuần 2	Tuần 3	Tuần 4
Giới thiệu công ty. Giới thiệu về Thiết kế vi mạch, quy trình xác minh PBS: IP/SubSys/SoC	Giới thiệu về Unix, Vim.	Giới thiệu về SystemVerilog, UVM	Giới thiệu về SystemVerilog, UVM Báo cáo giữa kì
Tuần 5	Tuần 6	Tuần 7	Tuần 8
Thực hành: UVM lab: Develop simple AHB model	Thực hành: UVM lab: Develop simple AHB model	Thực hành: UVM lab: Develop simple AHB model.	Tổng kết. Báo cáo cuối kỳ

..... (nếu còn)

(Trong phần này, DN có thể xóa bớt thông tin mẫu bị dư)

## II. HỒ SƠ, PHỔNG VẤN, LIÊN HỆ (DN tự nhận và xử lý hồ sơ):

1. Hồ sơ:

Hồ sơ bao gồm: Sơ yếu lý lịch, bảng điểm

Địa điểm/ kênh tiếp nhận: Email, Google Link, Linkedin

Hạn nộp: 13/05/2024

- 1. **Phỏng vấn/ xét tuyển:** Thời gian/ lịch trình phỏng vấn/ xét tuyển như thế nào? Làm bài kiểm tra kiến thức, phỏng vấn với trưởng bộ phận.
- 2. **Liên hệ**: Khi có vấn đề/ thắc mắc, Khoa/ sinh viên có thể liên hệ với ai? (ghi rõ họ tên nam/ nữ, điện thoại, e-mail)
- Nguyễn Thu Ngân nữ, 0984828515, ngan nguyen@faraday-tech.com
- Huỳnh Uyển Diệu nữ, 0773013338, dieu huynh@faraday-tech.com

#### III. DN CAM KÉT VỚI KHOA:

(Điều này rất quan trọng, rất mong Quý DN lưu ý hỗ trợ Khoa/ SV)

- 1. DN sẽ gửi chương trình **file scan màu (theo mẫu file D2)** có ký tên đóng dấu hoàn chỉnh cho Khoa sau khi chương trình được Khoa duyệt trong vòng 03 ngày.
- 2. DN sẽ gửi **file scan màu (theo mẫu file D3)** có ký tên đóng dấu hoàn chỉnh công văn xác nhận SV trúng tuyển thực tập cho Khoa (nếu có SV trúng tuyển) theo mẫu của Khoa, trong vòng 03 ngày sau khi xác nhân với Khoa/ SV.
- 3. Hướng dẫn SV làm việc theo đúng chương trình đã thống nhất với Khoa. **Nếu DN có yêu cầu SV** trúng tuyển ký bất kỳ cam kết gì khác, thì cần nêu rõ trong phần "Thông tin thêm (nếu có)" trong chương trình (mục I.2).
- 4. DN có mentor chuyên môn có trình độ Thạc sĩ, hoặc trình độ Đại học với 5 năm kinh nghiệm trở lên làm đại diện hướng dẫn chương trình thực tập.
- 5. Sắp xếp tiếp cán bộ giám sát do Khoa cử sang DN vào khoảng giữa kỳ thực tập (nếu có). Cán bộ được Khoa phân công sẽ trực tiếp liên hệ với DN để thống nhất lịch tiếp này. Cán bộ giám sát có trách nhiệm quan sát/ đánh giá chương trình thực tập của DN có đạt hay không so với tiêu chí Khoa đề ra, sau đó kết luận/ đề xuất Khoa có nên duyệt gửi SV đi thực tập tại DN nữa hay không?!
- 6. Gửi hồ sơ thực tập về cho Khoa trước 16g00 ngày 16/08/2024, theo mẫu của Khoa (bản giấy có ký tên đóng dấu hoàn chỉnh), bao gồm:

Chương trình thực tập (form D2).

Công văn xác nhận kết quả xét tuyển (form D3).

Bảng điểm (form D4).

Bảng đánh giá SV (form D5).

Địa chỉ nhận hồ sơ bản giấy có ký tên – đóng dấu hoàn chỉnh (đường BƯU ĐIỆN):

Khoa KH&KT Máy Tính - Trường Đại học Bách Khoa

268 Lý Thường Kiệt, Phường 14, Quận 10, TPHCM (Nhà A3)

DT: 028 3863 8912 - Ext: 5830

1.0% B. Y Y 1.0%

TP. HCM, ngày 11 tháng 04 năm 2024

O3\5609797 O3\5609797 TNHH CÔNG NGH	Ban Lãnh đạo rỗ họ tên – chức vụ, đóng dấu)
* FARADA' VIÊT NAM	Y

Tổng Giám Đốc

