### به نام خدا





دانشگاه تهران پردیس دانشکدههای فنی دانشکده مهندسی برق و کامپیوتر

# آزمایشگاه سیستمهای کنترل خطی پیش گزارش آزمایش شماره ۳

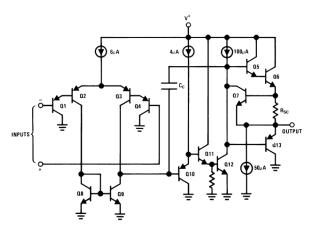
محیا شهشهانی -- شیرین جمشیدی ۸۱۰۱۹۹۵۷۰ -- ۸۱۰۱۹۹۵۹۸ گروه ۵

فروردین ماه ۱۴۰۲

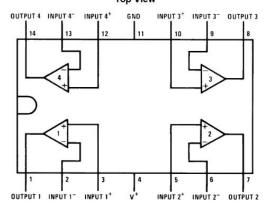
## بخش ۱) تقویت کننده عملیاتی چهارتایی LM324N

شکل کلی و ترتیب پایههای مدار مجتمع:

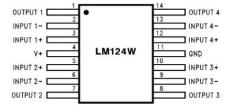




#### J Package 14-Pin CDIP Top View



#### D Package 14-Pin SOIC Top View



#### Pin Functions

PIN		TYPE	DESCRIPTION
NAME	NO.	ITPE	DESCRIPTION
OUTPUT1	1	0	Output, Channel 1
INPUT1-	2	1	Inverting Input, Channel 1
INPUT1+	3	1	Noninverting Input, Channel 1
V+	4	Р	Positive Supply Voltage
INPUT2+	5	1	Nonnverting Input, Channel 2
INPUT2-	6	1	Inverting Input, Channel 2
OUTPUT2	7	0	Output, Channel 2
OUTPUT3	8	0	Output, Channel 3
INPUT3-	9	1	Inverting Input, Channel 3
INPUT3+	10	1	Noninverting Input, Channel 3
GND	11	P	Ground or Negative Supply Voltage
INPUT4+	12	I	Noninverting Input, Channel 4
INPUT4-	13	1	Inverting Input, Channel 4
OUTPUT4	14	0	Output, Channel 4

حداكثر ولتاژ تغذيه قابل اعمال: ٣٢ ولت

حداکثر ولتاژ قابل اعمال به پایههای ورودی: ۳۲ ولت

جریان ورودی: ۵۰ میلی آمپر

این مدار مجتمع مشابه هر قطعه الکترونیکی دیگری، محدودیت هایی دارد. این محدودیتها در حوزههای دامنه ولتاژ و جریان ورودی(که به ان پرداخته شد)، دما و فرکانس کاری هستند. همانطور که در Datasheet ذکر شده، اگر به هر کدام از این محدودیتها توجه نشود، مدار مجتمع عملکرد مناسب و مطلوبی نخواهد داشت و در مواردی منجر به سوختن قطعه و خراب شدن آن میشود.

### بخش ۲) شبیه سازی معادلات دیفرانسیل در محیط (editor(mFile

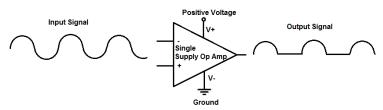
$$V_{i(t)}$$

$$W_{R_{i}}$$

$$V_{i(t)}$$

بخش سه:

بله می توانیم پایه منفی اپ امپ را به زمین وصل کرده و پایه مثبت را به یک منبع تغذیه متصل کنیم. پیاده سازی از این روش که single supply نام دارد، باعث ایجاد محدودیتی در دامنه ولتاژ خروجی می شود. در این شرایط ولتاژ منفی نداریم و ولتاژ خروجی حداکثر به مقدار ولتاژ منبع تغذیه خواهد رسید. و اگر ولتاژ خروجی بخواهد منفی ، نمیتواند از صفر کمتر شود و روی صفر باقی می ماند.



$$H_{1}(s) = \frac{-2}{0.1s+1}$$

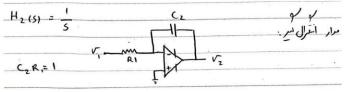
$$V_{1}$$

$$R_{1}$$

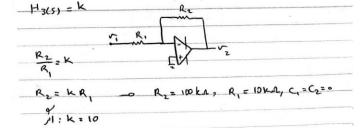
$$V_{2}$$

R2 = 2 , R2C2 = 0.1 , R,C1 = 0

- C, = 0 , C, = 0.1 MF, R, = 500KA, R, = 1 M.A.



R, = 100ke, C2 - 10pf, C, = R2=0



R2 = 0.1, R2(2=1, R(C, =0

- Rz=100 KA, R,=10KA, Cz= 10MF C,=0

$$H_{SCS} = \frac{0.235}{S+1}$$

$$V_1 \qquad Q_1$$

$$V_2$$

R2 = 0.235, R2C2 = 1, R, C120

- C,= 0, R, = 4706-4, Cz = 10pf, Rz= 100 k-2

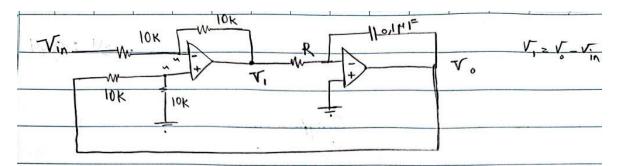
R2 = 0.33, R2C2 = 1, RC, =0

- 0 C, = 0, R, = 330 kg, C, = 10 pf, R, = 100 K.A.

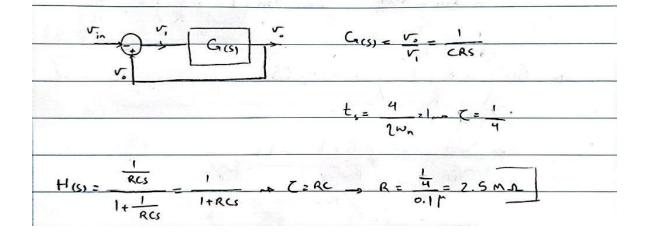
### بخش چهارم:

اگر مقاومت R2 را ۱۰۰۰ کیلو اهم، ظرفیت خازن دوم را ۰.۱ میکروفاراد قرار دهیم، مقاومت اول را نیز ۵۰۰ کیلو اهم (در آزمایشگاه ۴۷۰) (یا با موازی کردن مقاومت ها) بگذاریم، به پاسخ مطلوب میرسیم.

### بخش پنجم:



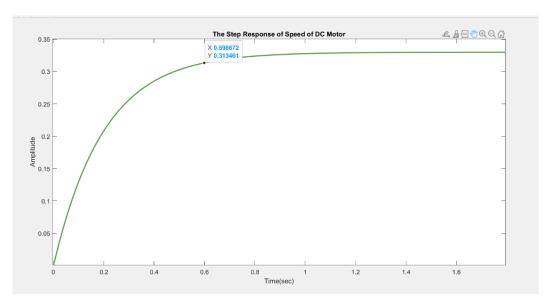
$$\frac{U-V_0}{lok} = -U \qquad \qquad \frac{2U}{lok} = \frac{V_0}{lok} \qquad \frac{V_0}{2}$$



\*با معیار دو درصد برای زمان نشست

### بخش ۶)

میدانیم پس از طی کردن سه ثابت زمانی میزان نمودار به ۹۵ درصد میرسد، مقدار نهایی(بهره حالت ماندگار)  $\frac{90.7}{100}$  است و ۹۵ درصد آن برابر با  $\frac{90.7}{100}$  است.



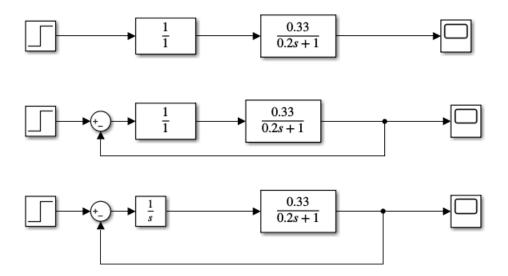
که در ۵۹۸. و خ میدهد. در نتیجه ثابت زمانی برابر است با: ۰.۱۹۹

خطای حالت ماندگار:

$$e_{ss} = 1 - gain$$

$$1 - 0.33 = 0.67$$

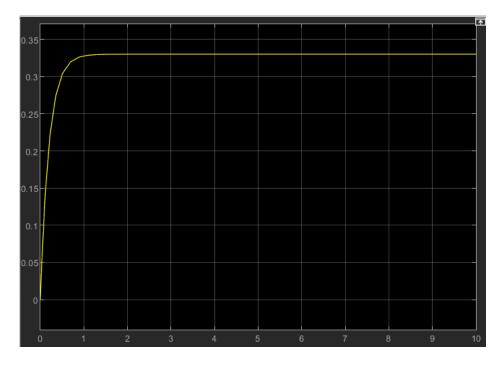
# بخش ۷)



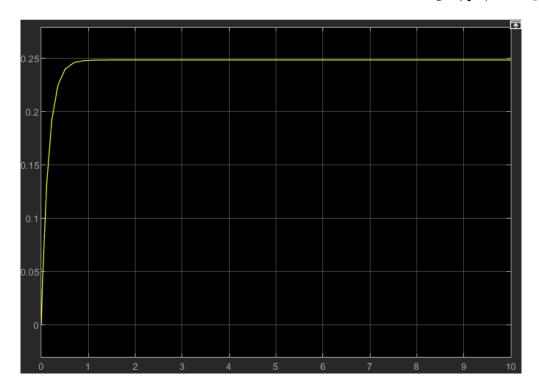
سیستم اول حلقه باز، سیستم دوم حلقه بسته با فیدبک واحد منفی می باشد. و سیستم سوم دارای کنترل کننده میباشد.

شکل موج خروجی:

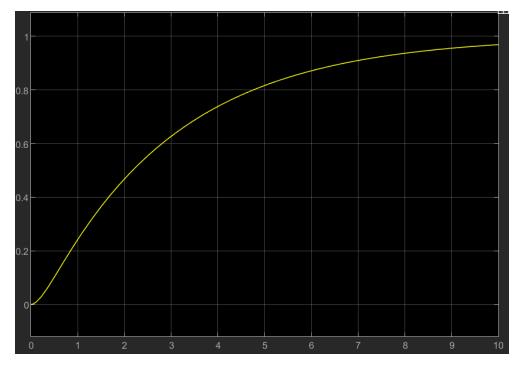
برای سیستم اول: (openloop)



برای سیستم دوم: (first closed loop)



برای سیستم سوم: (second closed loop)



محاسبه خطای ماندگار سیستم اول: (مقدار ماندگار – ۱)

$$1 - 0.33 = 0.67$$

محاسبه ی خطای حالت ماندگار سیستم دوم:

$$E_{steady \, state} = \lim_{s \to 0} \frac{1}{1 + G(s)} = \lim_{s \to 0} \frac{1}{1 + \frac{0.33}{0.2s + 1}} = 0.75$$

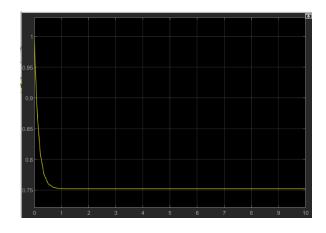
محاسبه ی خطای حالت ماندگار سیستم سوم:

$$E_{steady \; state} = \lim_{s \to 0} \frac{1}{1 + G(s)} = \lim_{s \to 0} \frac{1}{1 + \frac{0.33}{s(0.2s + 1)}} = 0$$

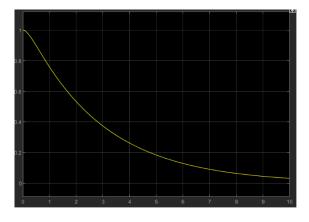
همانطور که دیده می شود مقدار نهایی در این حالت ۱ می باشد و خطای حالت ماندگار همانطوری که محاسبه شد و انتظار داشتیم(چون مرتبه سیستم یک به بالا است) صفر می باشد.

شكل موج خطاى رديابي:

برای سیستم دوم:



برای سیستم سوم:



ورودی برای هر سه سیستم هم پله واحد بوده است.

