PLAN STACJONARNYCH STUDIÓW PIERWSZEGO STOPNIA - INŻYNIERSKICH



O PROFILU OGÓLNOAKADEMICKIM WYDZIAŁ ELEKTRONIKI KIERUNEK: ELEKTRONIKA I TELEKOMUNIKACJA

SPECJALNOŚĆ: Inżynieria systemów bezpieczeństwa

			odzin/		w tym godzin:					liczba godzin/rygor/pkt ECTS w semestrze:													
	moduły	pkt ECTS			1	T				1		11		Ш		IV		V	\ \	VI	1	/II	jednostka organizacy (instytut/katedra) odpowiedzialna za mo
		godz	ECTS	wykł.	ćwicz.	lab.	projek	semin.	godz.	ECTS	godz.	ECTS	godz	z. ECT	S godz	. ECT	5 godz	ECTS	godz	. ECTS	S godz	ECT	
Т	A. moduły ogólne bezpieczeństwo i higiena pracy	346	18	102	206	32	0	6	92	4	30	0	30	2	30	2	60	3	60	4	44	3	
	użytkowanie komputerów	44	3	16		28			4 -	+ 3													ZHIBP WEL/IRE
İ	filozofia	30	2	16	14																30	+ 2	
	historia Polski-wybrane aspekty 1	30	1	24	6				7.								30	+ 1					WCY
	historia Polski-wybrane aspekty 2	30	2	24	6		_								+				30	X 2			WCY
	podstawy normalizacji oraz ochrony własności intelektualnej i przemysłowej	14	1	10			-	4	14 -	+ 1					+								WEL/ISE
	ergonomia i ochrona pracy	14	1	8		4	+	2													14	+ 1	
	wychowanie fizyczne 1, 2	60	1	<u> </u>	60	<u> </u>		_	30 -	+ 0	30	+ 0									14	T 1	SWF
	język obcy do wyboru ¹⁾ :																						SWI
Į	ęzyk angielski 1, 2, 3, 4																						
	ęzyk niemiecki 1, 2, 3, 4	120	8		120								30	+ 2	30	+ 2	30	+ 2	30	+ 2			SJO
	ęzyk francuski 1, 2, 3, 4 ęzyk rosyjski 1, 2, 3, 4	-								-			- 1										350
Į.	B. moduły podstawowe	508	47	226	162	120			254	23	214	20	40	4									
Ī	matematyka 1	60	6	26	34	120				(6			10										WCY
	matematyka 2	60	6	30	30				60)	(6													WCY
Н	matematyka 3	40	4	20	16	4					40												WCY
٠	matematyka 3a Fizyka 1	20	2	12	100	8					20	+ 2			+								WCY
	izyka 1 iizyka 2	80 40	6	40 20	30 10	10					80	X 6	40	X 4	+	-							WTC
۰	izyczne podstawy elektroniki	30	3	12	6	12			30 +	- 3	1		40	^ 4	+	-							WTC WEL/IRE
•	bbwody i sygnały 1	44	4	22	22				44 >						+ +								WEL/IRE WEL/ISE
1	obwody i sygnały 2	44	5	14	14	16					44	X 5											WEL/ISE
	podstawy programowania	60	4	20		40			60 X	(4			\Box										WEL/IRE
Ц	programowanie w języku Java	30	3	10	50	20	40		20			+ 3	0.40		60.								WEL/ITK
Ţ,	C. moduły kierunkowe podstawy metrologii	672	62	316	50 4	286 16	12	8	30 +	- 3	88	10	240	24	284	23					30	2	
	elementy półprzewodnikowe	44	5	16	0	28			30 +	3	44	X 5			+ +								WEL/ISE WEL/ISE
ı	miernictwo elektroniczne	44	5	18	0	26					$\overline{}$	+ 5			+ +								WEL/ISE WEL/ISE
Į	ıkłady analogowe	60	6	30	6	24								+ 6									WEL/ISE WEL/ISE
	podstawy przetwarzania sygnałów	30	3	18	12								30	+ 3									WEL/IRE
	odstawy telekomunikacji systemy i sieci telekomunikacyjne	30	3	18	4	8	10				\vdash			+ 3									WEL/ITK
	ıkłady cyfrowe	60	6	32	-	12 28	12	4					60			+							WEL/ITK
	ymulacja i projektowanie układów	60	4	24		36							00	^	60	+ 4							WEL/ITK
	podstawy modulacji i detekcji	30	3	16	6	8									30	+ 3							WEL/ISE WEL/IRE
	prototypowanie układów elektronicznych	30	3	6		24									30	+ 3							WEL/IRE
-	echnika mikrofalowa	60	4	32	12	16									60	X 4							WEL/IRE
	odstawy radiokomunikacji orogramowanie mikrokontrolerów	30	3	16 10	6	8 20	-								30	+ 3							WEL/ITK
5	ystemy i techniki dostępowe	44	3	24		16		4							30 2	X 3 + 3							WEL/ITK WEL/ITK
	ksploatacja systemów elektronicznych	30	2	14		16									44	1 3					30	+ 2	WEL/IIK WEL/ISE
	D. moduły specjalistyczne	512	42	238		252	18	4							30	3	244	20	238	19	- 00	-	WEE/ ISE
t	echnika układów programowalnych	30	3	14		16									30	X 3							WEL/ITK
Т	lektromechaniczne systemy ochrony	30	2	14		16											30 -	+ 2					WEL/ISE
	lementy i moduły	36	3	16		16	4						- 3				36	+ 3					WEL/ISE
	lektronicznych systemów alarmowych																						WEL/ ISE
	ontrola dostępu i biometria nonitoring i transmisja sygnałów alarmowych	44	3	24		20						_		_		1 1 1 1	44 -	+ 3					WEL/ISE
	zujniki i przetworniki	30	3	24 14		20 16								-			30)	(4					WEL/ISE
	asilanie urządzeń elektronicznych	30	2	14		16			_								30 -	3					WEL/ISE WEL/ISE
	yfrowe przetwarzanie sygnałów	30	3	14		16											30)						WEL/ISE
	rzetwarzanie sygnałów biometrycznych	30	2	14		16						1							30 -	+ 2			WEL/ISE
	rojektowanie systemów alarmowych nonitoring wizyjny	44	4	18		16	10	- 1											44)	4			WEL/ISE
	nonitoring wizyjny ksploatacja systemów bezpieczeństwa	30	3 2	20 14		24 12	4		_		_								44)	(3			WEL/ISE+IOE
֡	chrona przeciwpożarowa	30	2	14		12	4	4						+-					30 -	+ 2			WEL/ISE
	echnika komputerów wbudowanych	30	3	10	-1-,	20		7					+						30 -	+ 2			WEL/ISE WEL/ISE
	lementy i układy automatyki	30	3	14		16													30 -	+ 3			WEL/ISE WEL/ISE
	moduły specjalistyczne wybieralne z grupy	120	10	104	40	100	41																***************************************
	(dwa do wyboru w semestrze V i VI)	120	10	134	12	132	16										60	6	60	4			
	lektroniczne technologie zabezpieczeń	30	3	20			10										30 +	- 3					WEL/ISE
	terowniki PLC	30	3	10		20											30 +	3					WEL/ISE
	akłócenia w układach elektronicznych	30	3	18	12												30 +	3					WEL/ISE
	vstemy interfejsów rodowiskowe uwarunkowania	30	3	14		16											30 +	3					WEL/ISE
	odowiskowe uwarunkowania okładności pomiarów	30	3	12		12		6								1	30 +	3					WEL/ISE
	iteligentne instalacje elektryczne	30	2	14		16			_										30 +	- 2			
	ystemy operacyjne czasu rzeczywistego	30	2	14	0	16													30 +	2			WEL/ISE WEL/ISE
	spółczesne procesory	30	2	14		16								+					30 +				WEL/ISE WEL/ISE
	ternatywne źródła zasilania	30	2	18		12													30 +	- 2			WEL/ISE WEL/ISE
	ogramowanie aplikacji mobilnych	30	2			24	6	- 3						1.2					30 +	- 2			WEL/ITK
	E. moduły związane z pracą dyplomową	42	27				12	30									6	1	16	1	20	25	
	eminaria przeddyplomowe	6	1			4 117 1		6		1 1	7 1 1	1 1					6 +	1					WEL/ISE
	rojekt przeddyplomowy eminaria dyplomowe	16 20	5				12	20	-	\vdash	_								16 #	1			WEL/ISE
	raca dyplomowa	0	20					20				1						1 2 2 2 2 2			20 +	5	WEL/ISE
	F. praktyki zawodowe	tyg.	4		termi	in reali	zacii									2				2		20	WEL/ISE
	gólnotechniczna	≥ 2	2			IV sen									2t +	2				2	(E) (A) (A)		VA/EL /ICE
	erunkowa	≥ 2	2		pc	VIsen	n.												2t +	2			WEL/ISE WEL/ISE
	ogółem godzin/pkt. ECTS	2200	210	1016	430	822	58	48	376	30	332	30	310	30	344	30	370	30		30	94	30	.,,,,,,,
3									UWA														

Plan studiów uchwalony przez Radę Wydziału Elektroniki w dniu 13. czerwca 2018 r. — Uchwała Nr 186/WEL/2018 Korekta z dnia 17.10.2018r. - Uchwała Nr 231/WEL/2018

rodzaje i liczba rygorów w semestrze:

egzamin - X

zal - + projekt - #

> PRZEWODNICZĄCY RADY WYDZIAŁU ELEKTRONIKI

20 49

prof. dr hab. inż. Andrzej P. DOBROWOLSKI