

---

## セクション 31. はじめに (パート III)

---

### ハイライト

本セクションには以下の主要項目を記載しています。

31.1 はじめに .....	31-2
31.2 改訂履歴 .....	31-4

## 31.1 はじめに

dsPIC33F ファミリ リファレンス マニュアルのパート III の各セクションは、低コスト、少ピンデジタルシグナル コントローラ (DSC) のモジュールについて説明します。これらのデバイスは、低コストで高性能のモータ制御、汎用、オーディオ アプリケーション、各種センサ アプリケーションに最適です。

これらのデバイスは、モータ制御 PWM、10/12 ビット A/D コンバータ (ADC)、16 ビット D/A コンバータ (DAC)、プログラマブル巡回冗長チェック (CRC)、リアルタイム クロック / カレンダ (RTCC)、パラレル マスタポート (PMP) 等、各種先進周辺機能を備えています。さらにこれらのデバイスは、ペリフェラル ピンセレクト機能を備えており、所定のデジタルピンにデジタル周辺機能を柔軟にマッピングできます。

パート III の各セクションは以下のデバイスに適用されます。最初に汎用デバイス、その後にモータ制御デバイスという順番で並んでいます。

- dsPIC33FJ32GP302
- dsPIC33FJ32GP304
- dsPIC33FJ64GP202
- dsPIC33FJ64GP204
- dsPIC33FJ64GP802
- dsPIC33FJ64GP804
- dsPIC33FJ128GP202
- dsPIC33FJ128GP204
- dsPIC33FJ128GP802
- dsPIC33FJ128GP804
- dsPIC33FJ32MC302
- dsPIC33FJ32MC304
- dsPIC33FJ64MC202
- dsPIC33FJ64MC204
- dsPIC33FJ64MC802
- dsPIC33FJ64MC804
- dsPIC33FJ128MC202
- dsPIC33FJ128MC204
- dsPIC33FJ128MC802
- dsPIC33FJ128MC804

表 31-1 に、これらのデバイスに関する詳細情報の参照先を示します。

表 31-1: ファミリ リファレンス マニュアル参照先情報

内容	参照先セクション
CPU	パート I、セクション 2
データメモリ	パート I、セクション 3
プログラムメモリ	パート I、セクション 4
フラッシュ プログラミング	パート I、セクション 5
リセット	パート I、セクション 8
ウォッチドッグ タイマと省電力モード	パート I、セクション 9
タイマ	パート I、セクション 11
入力キャプチャ	パート I、セクション 12
出力コンペア	パート I、セクション 13
モータ制御 PWM	パート I、セクション 14
直交エンコーダ インターフェイス (QEI)	パート I、セクション 15
A/D コンバータ (ADC)	パート I、セクション 16
UART (Universal Asynchronous Receiver Transmitter)	パート I、セクション 17
SPI (シリアル ペリフェラル インターフェイス )	パート I、セクション 18
I <sup>2</sup> C™ (Inter-Integrated Circuit)	パート I、セクション 19
データコンバータ インターフェイス (DCI)	パート I、セクション 20
拡張コントローラ エリア ネットワーク (ECAN™)	パート I、セクション 21
CodeGuard™ セキュリティ	パート I、セクション 23
プログラミングと診断	パート I、セクション 24
デバイス コンフィグレーション	パート I、セクション 25
開発ツール サポート	パート I、セクション 26
ペリフェラル ピンセレクトを備えた I/O ポート	パート II、セクション 30
割り込み	パート III、セクション 32
オーディオ D/A コンバータ (DAC)	パート III、セクション 33
コンパレータ	パート III、セクション 34
パラレル マスタポート (PMP)	パート III、セクション 35
プログラマブル巡回冗長チェック (CRC)	パート III、セクション 36
リアルタイム クロック / カレンダ (RTCC)	パート III、セクション 37
ダイレクト メモリアクセス (DMA)	パート III、セクション 38
オシレータ	パート III、セクション 39

## 31.2 改訂履歴

リビジョン A (2007 年 10 月)

本書の初版

ISBN: 978-1-60932-997-6