Он преобразует код. Как правило, двоичный (иногда двоично-десятичный) в поразрядный. То есть, если имеются три входа, то каждой из 8-ми возможных комбинаций входного трёхбитного двоичного кода соответствует изменение логического состояния соответствуюего выхода, одного из 8-ми.

Обычно микросхемы дешифраторов имеют ограниченную разрядность, которая, в принципе, ограничивается физической возможностью размещения выводов микросхемы. Да плюс еще выводы питания. Поэтому на дешифратрах есть вывод CS (chip select) - выбор кристалла (микросхемы) . Использование этих выводов позволяет из малоразрядных микросхем строить многоразрядные дешифраторы.

