




# Shyngys Muratbek

B.Eng. Elektrotechnik Automation

 <https://shyngysm.github.io>  [tschingis.muratbek@gmail.com](mailto:tschingis.muratbek@gmail.com)

 +49 177 888 3790

## BERUFSERFAHUNG/PRAXIS

### ADVANTEST EUROPE GMBH | FIELD SERVICE ENGINEER

Jun. 2023 – ... | Dresden, Deutschland

- **Entwicklung von Lösungen** für Nanotechnologie (CDSEM) und SOC-Tester-Technologien, einschließlich **Aufbau, Wartung und Fehlerbehebung** komplexer Systeme.
- **Zusammenarbeit mit multidisziplinären Teams weltweit** zur Sicherstellung von Integration, Systemzuverlässigkeit und technischem Support.
- **Diagnose und Behebung technischer Probleme** an hochpräzisen Anlagen weltweit zur Reduzierung von Ausfallzeiten und **Einhaltung von Standards**.
- **Durchführung umfassender Systemunterstützung und Reparaturen** an verschiedenen Standorten, angepasst an die spezifischen technischen Anforderungen weltweit.

### B&B SACHSENELEKTRONIK GMBH | INGENIEUR ENTWICKLER

Apr. 2022 – ... | Mittweida, Deutschland

- **Untersuchung** des Ansprechverhaltens von **Mikrovibrationssensoren**
- Analyse und Dokumentation der durchgeführten Experimente
- **CAD Modellierung** von mechanischen Bauteilen mittels Fusion 360 und PCB Design mittels Eagle
- applikationsbedingte Auswahl und **Programmierung eines Mikrocontrollers** - Familie STM32
- **digitale Signalverarbeitung** mithilfe der Programmiersprache C

### HOCHSCHULE MITTWEIDA | STUDENTISCHE HILFSKRAFT - MESSTECHNIK LABORANT

Okt. 2020 – Aug. 2021 | Mittweida, Deutschland

- **Messung und Analyse** von fehlerhaften elektrischen Bauteilen
- Erweiterung des Praktikumsangebots und **Einrichtung von Mess- und Prüftechnik**

## EIGENE PROJEKTE

### FREQUENZ- UND PERIODENDAUERZÄHLER | VHDL, VIVADO

click it!

- Implementierung eines Frequenz- und Periodendauerzählers mithilfe der Beschreibungssprache VHDL
- „Top-Down design“ und synchrone Design
- schlaue Ablaufsteuerung (Automaten-Theorie)
- Entwurf eigener Eingangsstufe durch Transistor in „Base-Emitter“ Schaltung

### ARKADE-SPIEL | C++, CMAKE, SDL2

click it!

- Implementierung eines Arcade-Spiels in der Programmiersprache C++
- Grafische Darstellung mittels SDL2
- Kompilierung mittels CMake
- Selbsterstellte Speicherverwaltung mit `std::unique_ptr`
- Ausnahmebehandlung mit Exceptions

## FÄHIGKEITEN

### PROGRAMMIERUNG

Softwareentwicklung:

Python Assembly C C++

Bash SQL

Hardwareentwicklung:

VHDL

### TOOLS/PLATFORMS

CAD/CAE:

Fusion 360 Eagle LTSpice

Mikrocontrollertechnik/SPS:

Rabbit ATmega STM32

Simatic S7-300

FPGA:

Xilinx – Vivado

Simulation:

LTSpice PSpice Matlab

Cloud:

Linux AWS

### SPRACHEN

Deutsch – C1

Englisch – B2

Russisch – C1

Kasachisch – Muttersprache

## STUDIUM

### B.ENG. ELEKTROTECHNIK AUTOMATION

HOCHSCHULE MITTWEIDA


Spezialisierung:

Industrie 4.0

Okt. 2019 - Mai 2023 | Mittweida,  
Deutschland

## REFERENZ

Pleul, René Prof. Dr.-Ing.

 [pleul@hs-mittweida.de](mailto:pleul@hs-mittweida.de)

 +49 (0) 3727 58 - 1685