
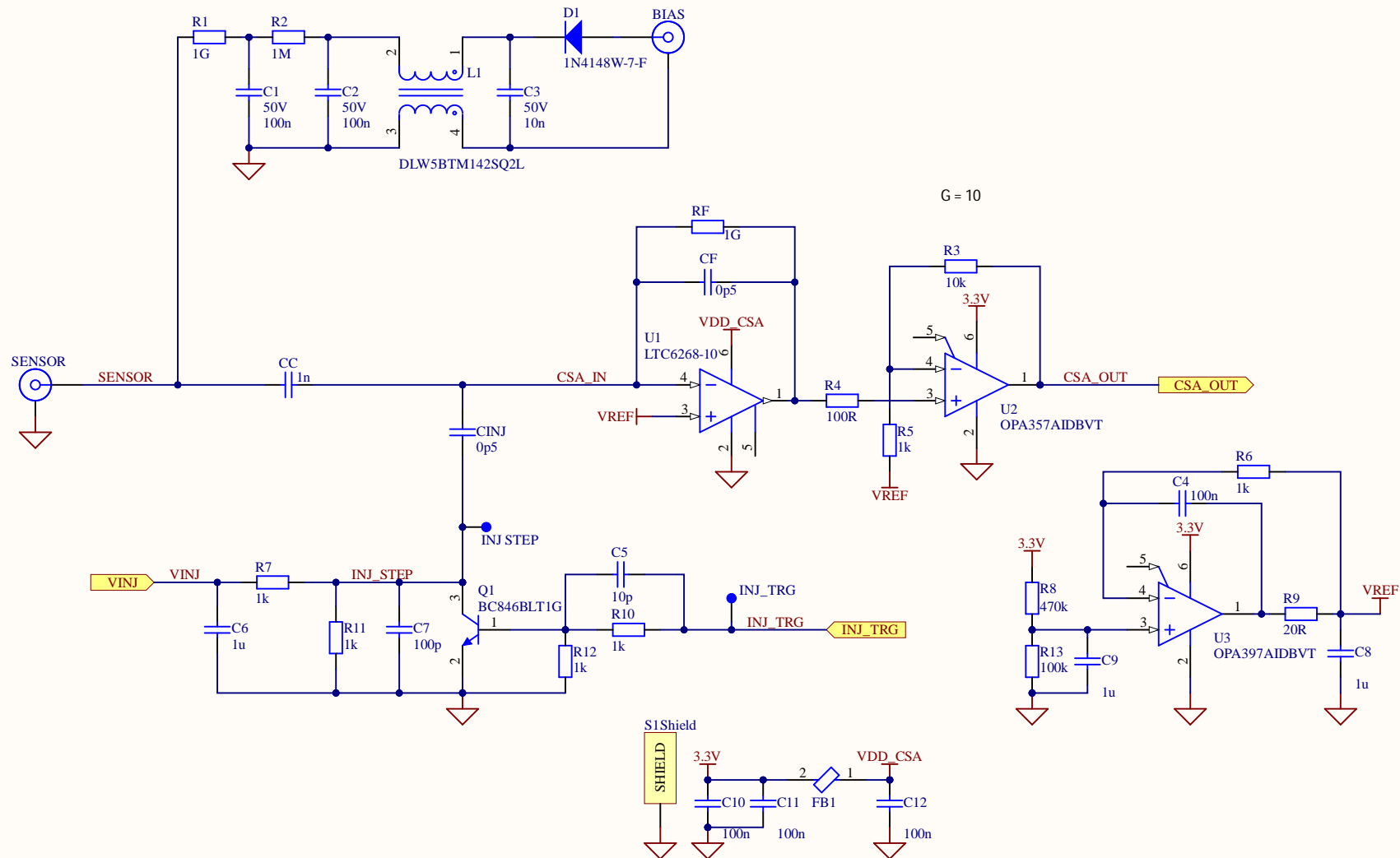
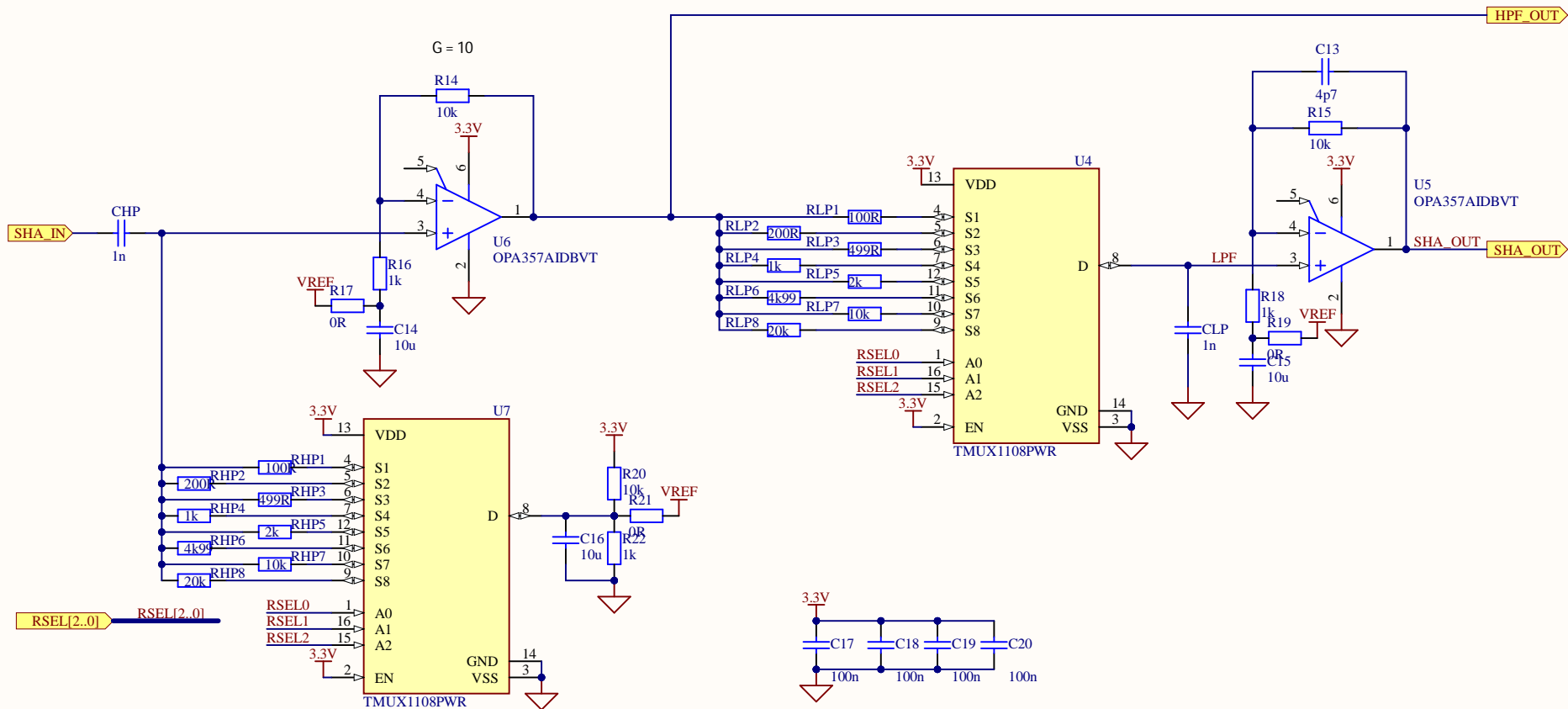
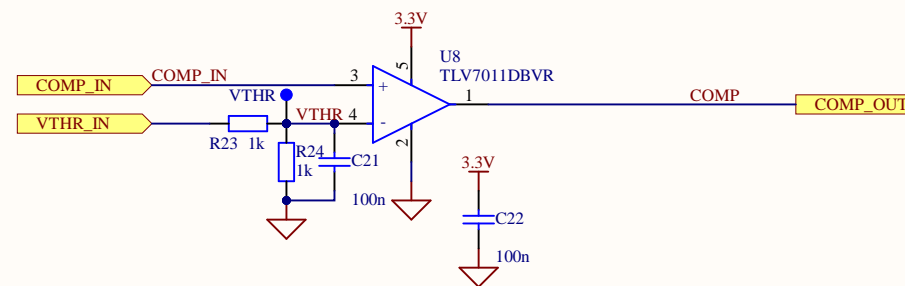


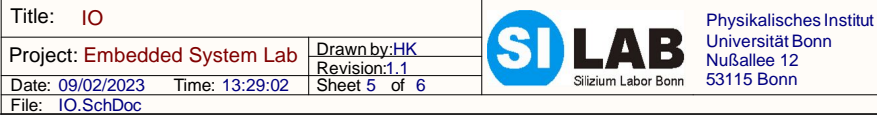
FID1 FID2 FID3  
✖ ✖ ✖

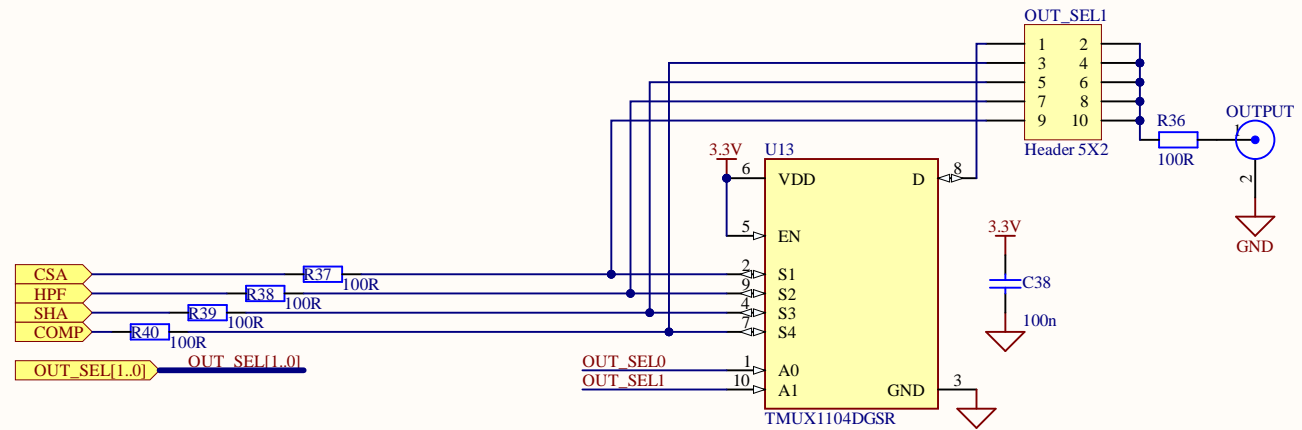
Title: Analog Signal Processing Frontend		 Physikalisches Institut Universität Bonn Nußallee 12 53115 Bonn	
Project: Embedded System Lab	Drawn by: HK		
Date: 09/02/2023	Revision: 1.1		
Time: 13:29:01	Sheet 1 of 6		
File: AFE.SchDoc			













Embedded  
System  
Lab

Analog  
Front-end

**SI LAB**  
Silizium Labor Bonn  
Rev 1.1 HK /2023

JTAG

EN CLK

FB2

FB1

HIT

LED

VTHR

U8

R24

C21

R23

C22

U11

C37

C30

C29

C28

C23

R41

U13

C38

C36

C35

C34

C33

C32

L2

R35

ON

SPI

U12

C36

C25

C24

R31

R30

U10

C5

B10

C26

R29

C20

R19

C15

R18

C13

R39

R15

C5

CLP

U4

C19

R21

C16

R22

R20

U7

C17

R37

R5

R3

D1

C3

L1

R2

C2

C1

RF

C12

CF

CINJ

R1

C7

C6

R11

U1

R4

U2

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

R9

C8

R4

Q1

R12

C10

U3

R8

C9

R13

U3

C10

R6

