# به نام خدا



دانشگاه تهران پردیس دانشکدههای فنی دانشکده برق وکامپیوتر



# درس سیستم های کنترل دیجیتال

پروژه نهایی

نام و نام خانوادگی : سیاوش شمس

شماره دانشجویی: ۸۱۰۱۹۷۶۴۴

# فهرست سوالات

٣	خواسته ها:
٣	(1
۴	(۲
Δ	(٣
Λ	(۴
11	(Δ
17	(۶
14	(Υ
١۵	(λ
١٧	٩)
19	(1 •
71	(11
۲۳	د.وبيت:

## خواسته ها:

(1

$$\begin{cases} \dot{G} = -X(G + G_b) + D(t) \\ \dot{X} = -P_2X + P_3I \end{cases} \xrightarrow{D(t)=0} \begin{cases} -X_e(G_e + G_b) = 0 \\ -P_2X_e + P_3I_e = 0 \\ -n(I_e + I_b) + \frac{U(t)}{V} = 0 \end{cases}$$

با توجه به معادلات بالا دو دسته جواب برای نقاط تعادل خواهیم داشت:

$$1)X_e = 0 \Rightarrow I_e = 0$$
 ,  $U(t) = nVI_b = 16.62$ 

$$2)G = -4.5 \Rightarrow I, U(t), X$$

که در ادامه از دسته اول جواب ها استفاده می کنیم چون مقدار منفی برای G منطقی نیست. همچنین مقدار G می تواند دلخواه انتخاب شود که ما آن را صفر در نظر می گیریم. حال حول نقطه تعادل اول خطی سازی می کنیم.

$$A = \begin{bmatrix} -X_e & -(G_e + G_b) & 0\\ 0 & -P_2 & P_3\\ 0 & 0 & -n \end{bmatrix} \Rightarrow \begin{bmatrix} 0 & -4.5 & 0\\ 0 & -0.025 & 0.000013\\ 0 & 0 & -5.54/60 \end{bmatrix}$$
$$B = \begin{bmatrix} 0\\ 0\\ 1/V \end{bmatrix} \Rightarrow \begin{bmatrix} 0\\ 0\\ 1\\ 12 \end{bmatrix}$$

حال برای بدست آوردن تابع تبدیل داریم:

$$H(s) = C(sI - A)^{-1}B + D$$

که میدانیم :

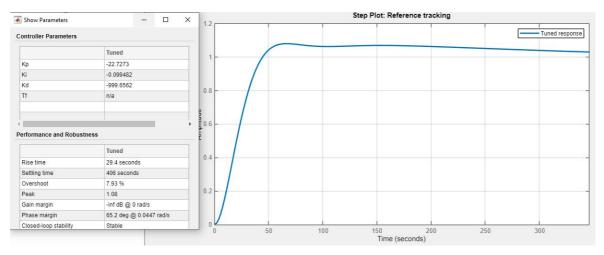
$$C = [1 \quad 0 \quad 0], D = 0$$

که در نتیجه داریم:

$$H(s) = \frac{-4.875 \times 10^{-6}}{s^3 + 0.1173s^2 + 0.002308s}$$

(٢

## در این سوال با استفاده از دستور pidtuner یک کنترلر با موارد خواسته شده طراحی می کنیم:



شكل ١- پاسخ پله سيستم كنترل شده

همانطور که مشاهده می شود زمان نشست آن ۴۰۶ و مقدار بالازدگی آن ۷.۹۳٪ می باشد. کنترلر به شکل زیر می باشد:

$$C(s) = -22.7 - \frac{0.0995}{s} - 999.65s$$

مشخصات گذرا و ماندگار سیستم به صورت زیر میباشد.

RiseTime: 29.3956

TransientTime: 405.7572

SettlingTime: 405.7572

SettlingMin: 0.9186

SettlingMax: 1.0793

Overshoot: 7.9320

Undershoot: 0

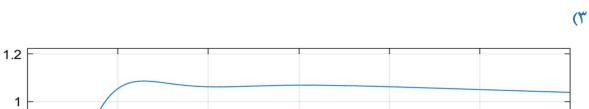
Peak: 1.0793

PeakTime: 66.0147

steady\_state\_error =

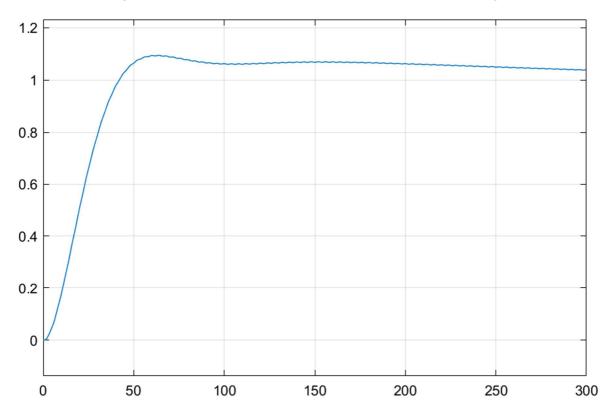
0.0040

شکل ۱- مشخصات گذرا و خطای حالت ماندگار سیستم کنترل شده

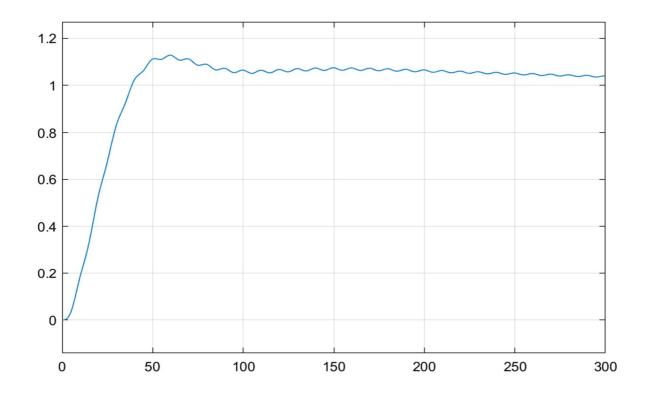


0.8
0.6
0.4
0.2
0
0
50
100
150
200
250
300

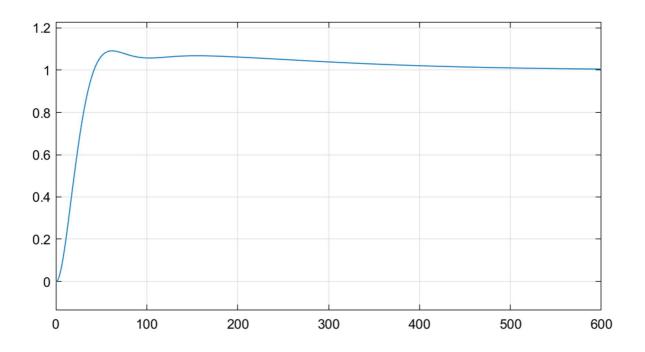
T=1s شکل ۲– پاسخ پله سیستم کنترل شده به وسیله کنترل کننده گسسته سازی شده با روش دوخطی



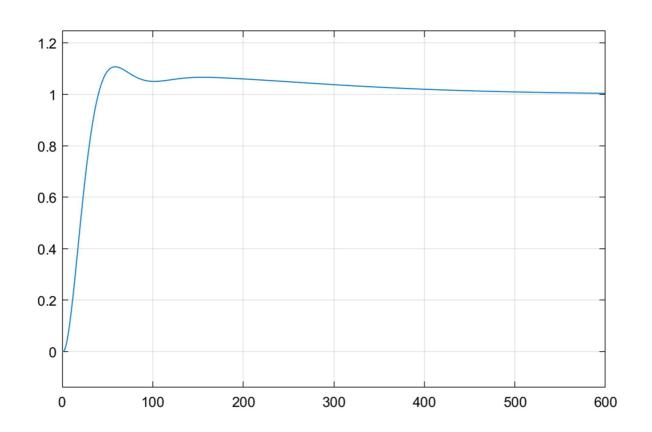
T=2s شکلT- پاسخ پله سیستم کنترل شده به وسیله کنترل کننده گسسته سازی شده با روش دوخطی



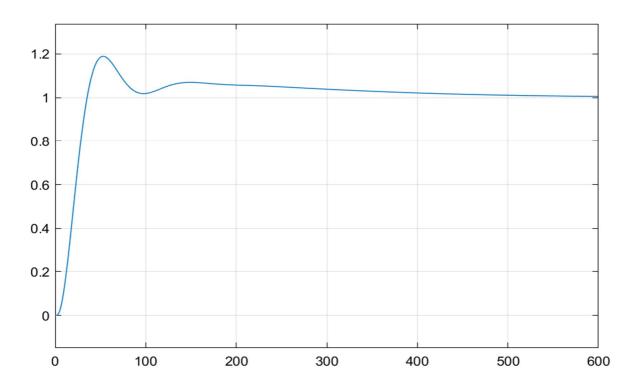
T=5s شکل + پاسخ پله سیستم کنترل شده به وسیله کنترل کننده گسسته سازی شده با روش دوخطی



T=1s شکل 0 - پاسخ پله سیستم کنترل شده به وسیله کنترل کننده گسسته سازی شده با روش تطبیق یافته



T=2s شکل -9 پاسخ پله سیستم کنترل شده به وسیله کنترل کننده گسسته سازی شده با روش تطبیق یافته



T=5s شکل V- پاسخ پله سیستم کنترل شده به وسیله کنترل کننده گسسته سازی شده با روش تطبیق یافته

پاسخ سیستم گسسته سازی شده با دوره نمونه برداری T=1s را مقایسه می کنیم زیرا بیشترین شباهت را به حالت پیوسته دارد.

RiseTime: 28.8769 TransientTime: 370.2557 SettlingTime: 370.2557

Settlinglime: 370.258 SettlingMin: 0.9191 SettlingMax: 1.0865 Overshoot: 8.0957

Undershoot: 0 Peak: 1.0865

PeakTime: 64

شکل ۸- مشخصات زمانی پاسخ به همراه کنترلر گسسته سازی شده به روش دوخطی

RiseTime: 27.8914

TransientTime: 372.1217 SettlingTime: 372.1217 SettlingMin: 0.9138

SettlingMax: 1.0910 Overshoot: 8.5628

Undershoot: 6.5461e-82

Peak: 1.0910 PeakTime: 62

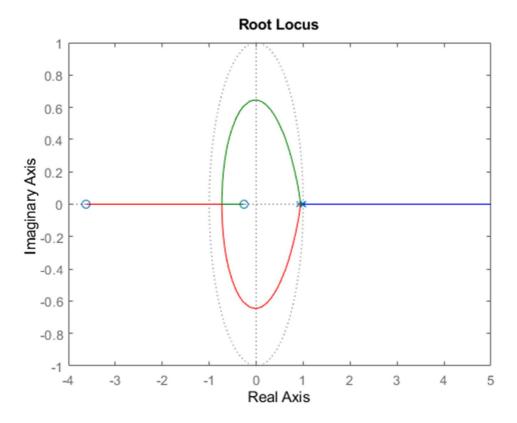
شکل ۹- مشخصات زمانی پاسخ به همراه کنترلر گسسته سازی شده به روش تطبیق یافته

همانطور که میبینیم مشخصات زمانی این سیستم به همراه کنترلر گسسته سازی شده با T=1s تا حد زیادی شبیه به مشخصات زمانی سیستم گسسته است. همچنین گسسته سازی با روش دوخطی فراجهش و زمان نشست کمتری نسبت به روش تطبیق یافته دارد.

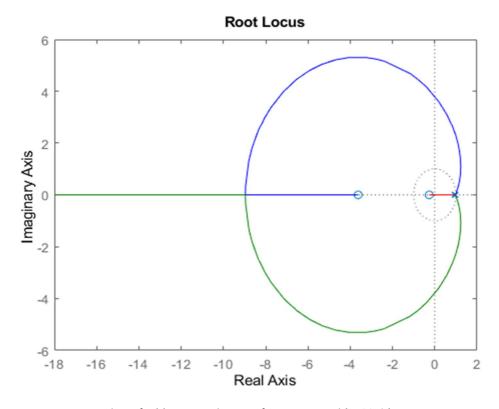
(4

تابع تبدیل گسسته سازی شده با T=1s با روش دوخطی به صورت زیر میباشد.

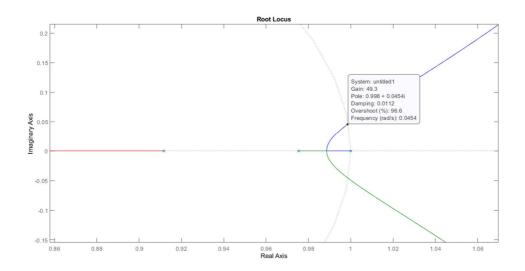
G\_disc =



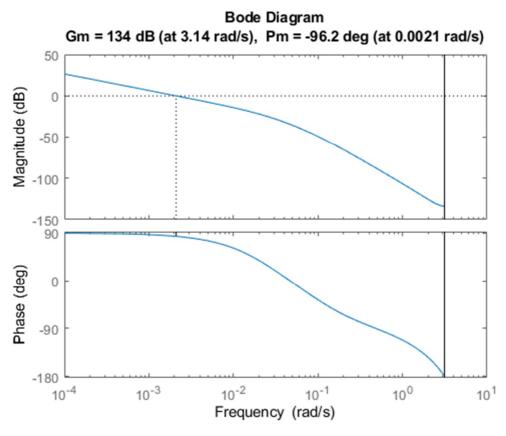
شکل ۱۰- مکان ریشه سیستم گسسته سازی شده به ازای گین های مثبت



شکل ۱۱- مکان ریشه سیستم گسسته سازی شده به ازای گین های منفی



شکل ۱۲- مکان ریشه سیستم گسسته سازی شده به ازای گین های منفی و گین مرزی برای پایداری



شکل۱۳- نمودار بودی و حاشیه فاز و بهره سیستم حلقه باز

همانطور که در شکل ۱۲ میبینیم ریشه های سیستم به ازای بهره های منفی K < 0 < -50 درون دایره واحد قرار دارد و پایدار میباشد اما به ازای هیچ بهره بزرگتر از صفری سیستم پایدار نخواهد بود.

همانطور که در شکل۱۳ میبینیم حاشیه فاز برابر 96.2- و حاشیه بهره 134dB است، همچنین پهنای باند نیز بینهایت میباشد.

(0

برای طراحی کنترلر، فراجهش را ۱۰٪ و زمان نشست را برابر ۴۰۰ ثانیه در نظر می گیریم، داریم:

$$\zeta = \frac{|\ln 0.1|}{\sqrt{\pi^2 + \ln (0.1)^2}} = 0.5912$$

$$\frac{4}{\zeta \omega_n} = 400 \to \omega_n = 0.0169 \, rad/sec$$

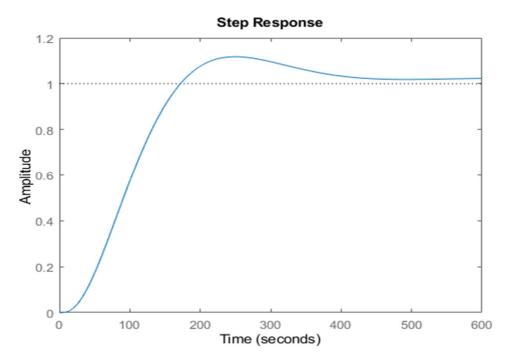
$$z_{1,2} = \exp(-\zeta \omega_n T \pm j\omega_n T \sqrt{1 - \zeta^2}) = 0.9900 \pm j0.0135$$

کنترلر مورد طراحی را به صورت PI در نظر می گیریم:

$$C = \frac{Kp(z - \frac{Kp - Ki}{Kp})}{z - 1}$$

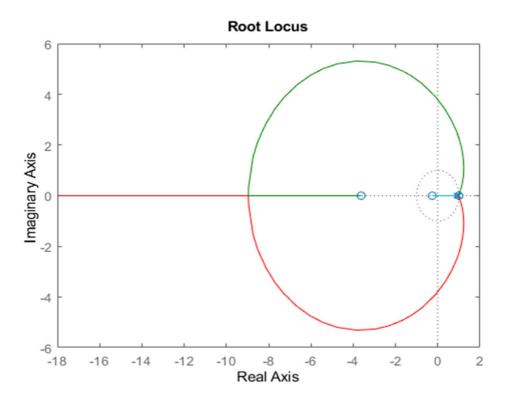
حال زوایا را به قطب مطلوب حساب می کنیم

$$tan^{-1} \left( \frac{0.0135}{0.99 - 0.9753} \right) + tan^{-1} \left( \frac{0.0135}{0.99 - 0.9118} \right) + tan^{-1} \left( \frac{0.0135}{0.99 - 1} \right)$$
$$- tan^{-1} \left( \frac{0.0135}{0.99 + 3.6248} \right) - tan^{-1} \left( \frac{0.0135}{0.99 + 0.2602} \right) = -1.9^{\circ}$$
$$\rightarrow \frac{Kp - Ki}{Kp} = 0.99 - \tan(1.9) \times 0.0135 = 0.9996$$
$$|K \times \frac{z - 0.9996}{z - 1} \times G|_{0.9900 \pm j0.0135} = 1 \rightarrow Kp = -5.69, Ki = -0.00109$$

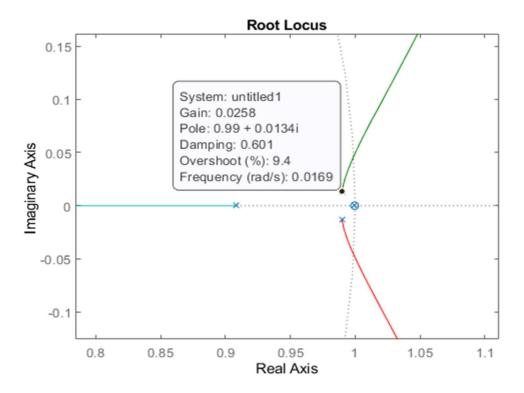


شکل۱۴- پاسخ پله سیستم حلقه بسته به همراه کنترلر طراحی شده

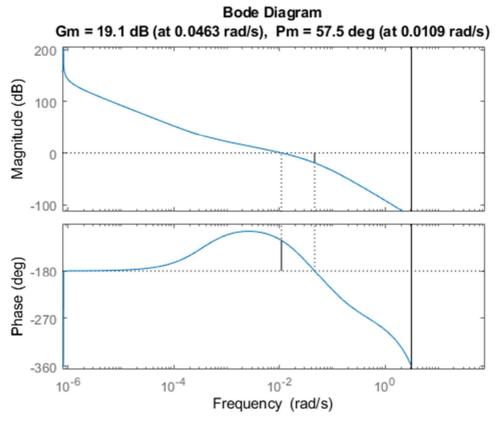




شکل ۱۵- مکان ریشه سیستم گسسته سازی شده به همراه کنترلر طراحی شده



شکل۱۶- قطب های مطلوب سیستم گسسته سازی شده به همراه کنترلر طراحی شده



شکل۱۷- نمودار بودی و حاشیه فاز و بهره سیستم حلقه باز به همراه کنترلر طراحی شده

همانطور که در شکل ۱۶ میبینیم قطب های سیستم حلقه بسته در مکان دلخواه ما قرار گرفته اند و سیستم به ازای 0 < K < 9 پایدار میباشد.

RiseTime: 110

TransientTime: 401.9700 SettlingTime: 401.9700 SettlingMin: 0.9034

SettlingMax: 1.1178 Overshoot: 11.7769

Undershoot: 0

Peak: 1.1178

PeakTime: 249

شكل ۱۸- مشخصات پاسخ پله سيستم كنترل شده

همانطور که میبینیم مقادیر زمان نشست و فراجهش به مقادیر دلخواهی که فرض کردیم نزدیک هستند.

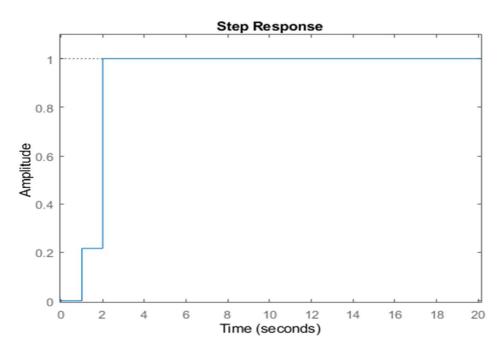
**(Y** 

$$F(z) = f_1 z^{-1} + f_2 z^{-2}$$

$$1 - F(z) = (1 - z^{-1})(1 + n_1 z^{-1}) \to \begin{cases} -f_1 = n_1 - 1 \\ -f_2 = -n_1 \end{cases}$$

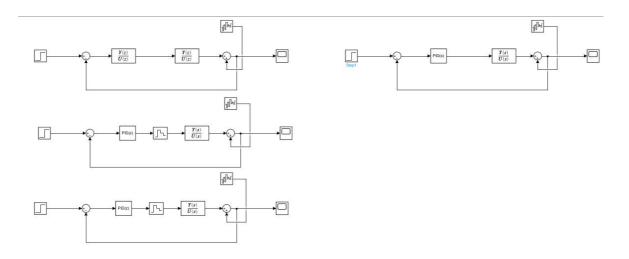
$$F(z) = (1 + 3.6248z^{-1})(m_1 z^{-1}) \to \begin{cases} f_1 = m_1 \\ f_2 = 3.6248m_1 \end{cases}$$

$$\to f_1 = 0.2162, f_2 = 0.7838$$

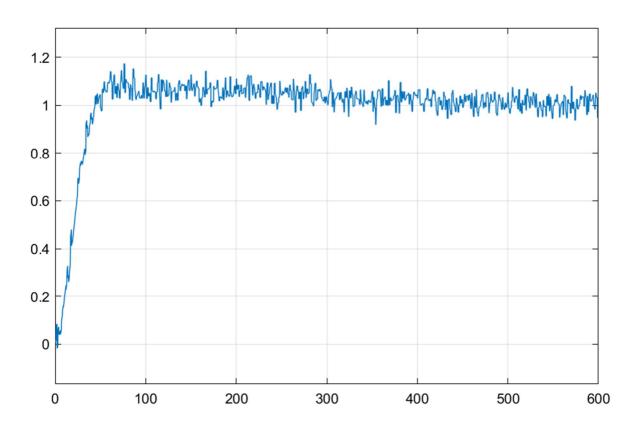


شكل ۱۹- پاسخ پله سيستم حلقه بسته به همراه كنترلر مرده نوش طراحي شده

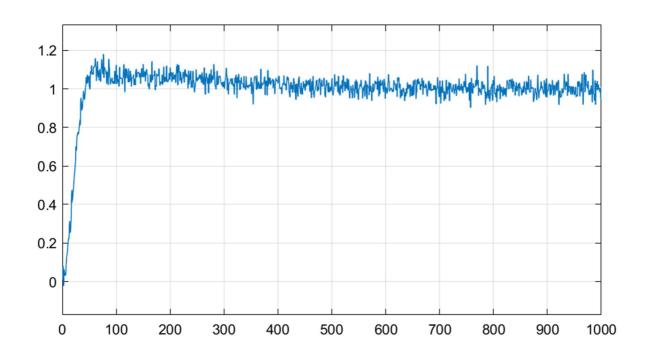
()



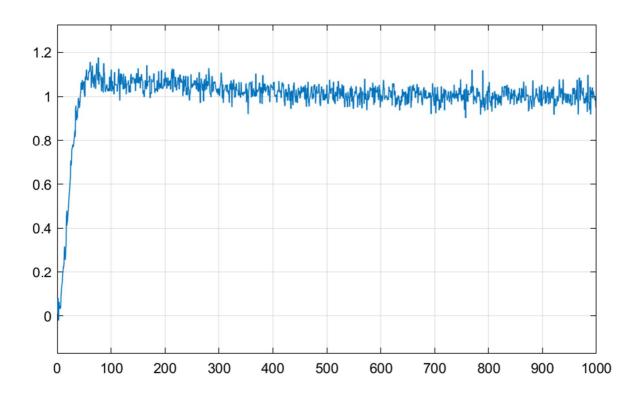
شکل ۲۰- دیاگرام سیستم های مورد تست



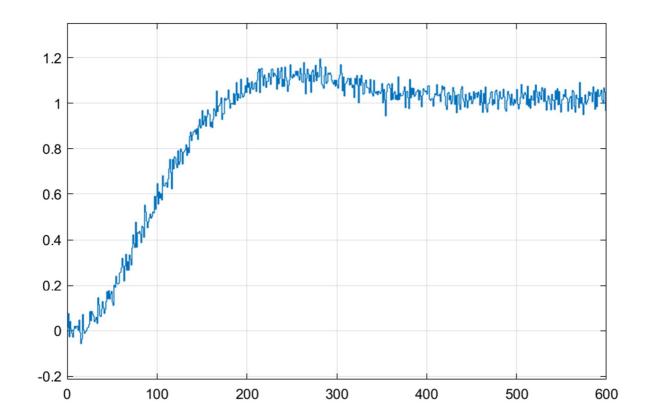
شکل ۲۱- پاسخ پله سیستم آنالوگ با کنترلر آنالوگ



شكل ٢٢- پاسخ پله سيستم آنالوگ با كنترلر گسسته شده به روش دوخطي



شكل ٢٣- پاسخ پله سيستم أنالوگ با كنترلر گسسته شده به روش تطبيق يافته



شکل ۲۴- پاسخ پله سیستم آنالوگ با کنترلر گسسته طراحی شده

مشاهده می شود که همه سیستم ها قابلیت مقابله با نویز سفید را دارند، به ازای T های بزرگتر و نویز های بزرگتر، پاسخ سیستم های با کنترلر گسسته سازی شده در پیوست آمده است.

(9

برای گسسته سازی معادلات حالت پیوسته از روابط زیر استفاده می کنیم

$$G = e^{AT}$$

$$H = \int_0^T e^{A\lambda} B \ d\lambda$$

G = 1.0000 -4.4442 -0.0000 0 0.9753 0.0000 0 0 0.9118 >> H н = -7.891e-7 5.21e-7 0.0796 >> C C = 1 0 0 >> D D =

شکل ۲۵- ماتریس های حالت سیستم زمان گسسته به دست آمده با فرم کانونیکال کنترل پذیر

#### controllablity =

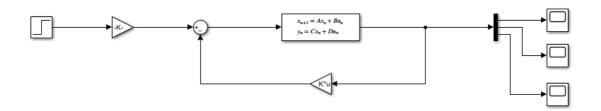
-0.0000 -0.0000 -0.0000 0.0000 0.0000 0.0000 0.0796 0.0726 0.0662

#### observability =

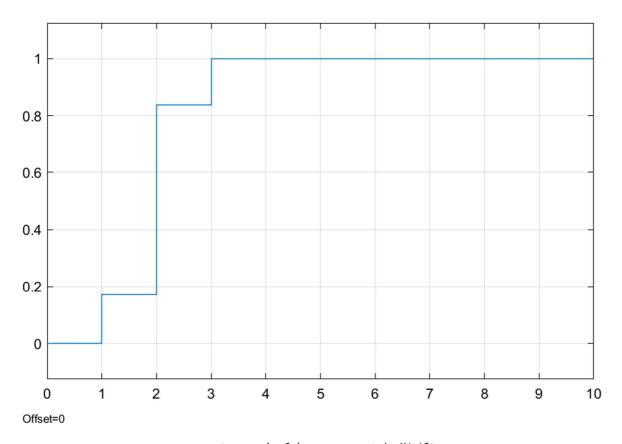
1.0000 0 0 1.0000 -4.4442 -0.0000 1.0000 -8.7787 -0.0001

شکل۲۶- ماتریس های کنترل پذیری و رویت پذیری

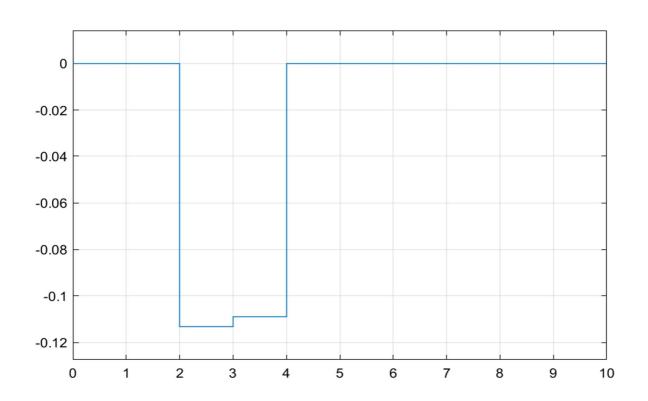
رتبه ماتریس های کنترل پذیری و رویت پذیری برابر ۳ میباشد بنابراین تحقق به دست آمده هم کنترل پذیر و هم رویت پذیر میباشد.



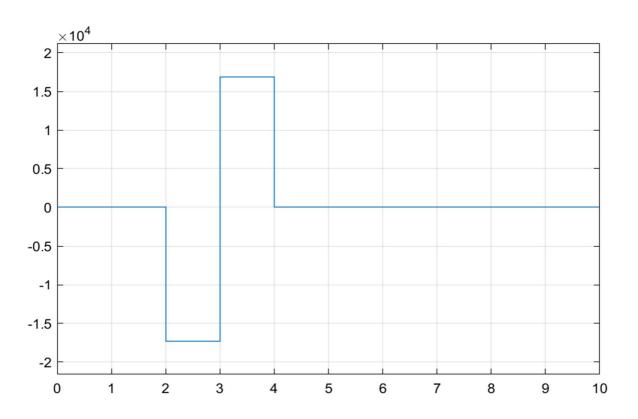
شکل ۲۷- دیاگرام به همراه کنترلر بهره مرده نوش



شکل ۲۸- پاسخ سیستم به همراه کنترلر مرده نوش

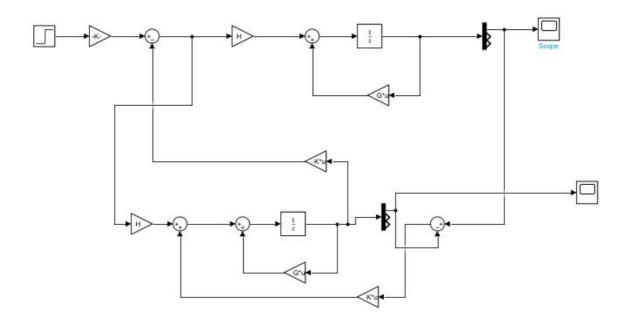


شکل ۲۹- خروجی حالت دوم سیستم با کنترلر مرده نوش

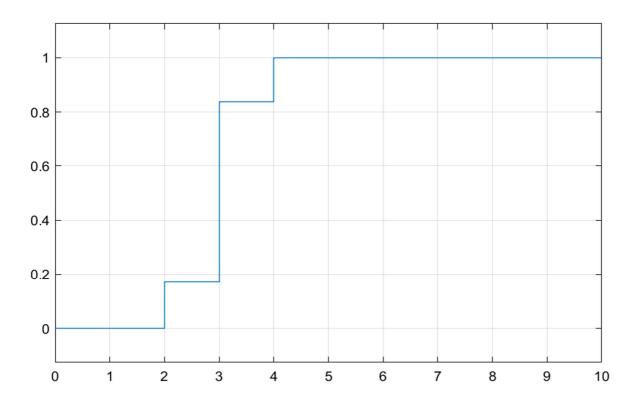


شکل ۳۰- خروجی حالت سوم سیستم با کنترلر مرده نوش

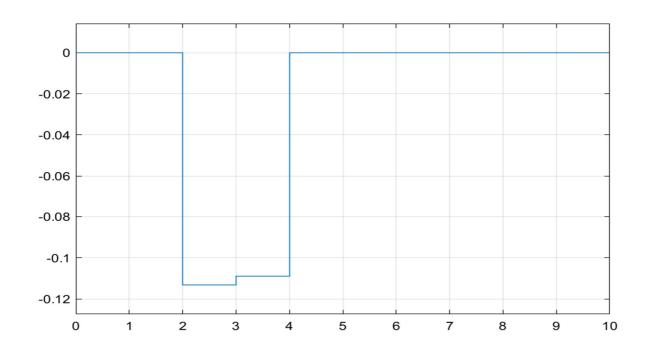
(11



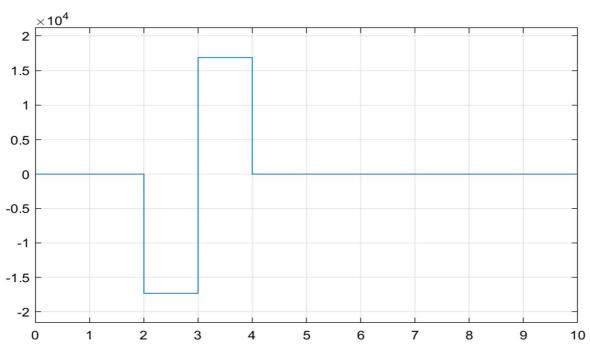
شکل ۳۱- خروجی حالت سوم سیستم با کنترلر مرده نوش



شکل ۳۲- خروجی حالت اول سیستم با کنترلر مرده نوش



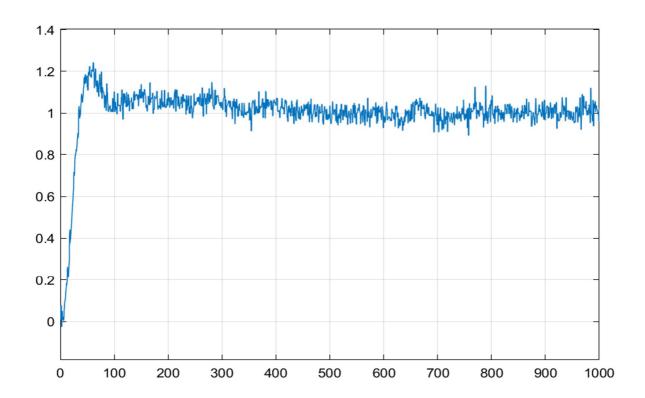
شكل ٣٣- خروجي حالت دوم سيستم با كنترلر مرده نوش



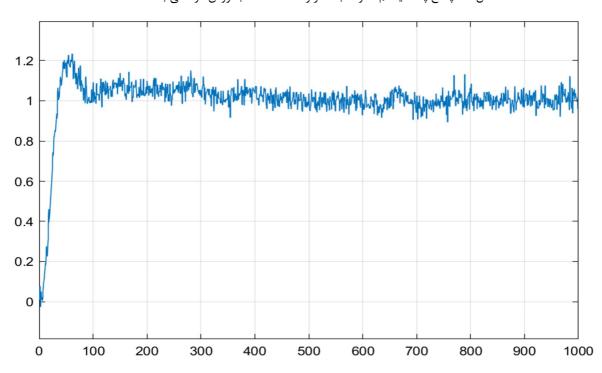
شکل ۳۴- خروجی حالت سوم سیستم با کنترلر مرده نوش

همانطور که میبینیم با در اختیار داشتن خروجی سیستم(حالت اول) بقیه حالت ها به کمک رویتگر به دست می آیند و سیستم به کمک همان بهره فیدبک طراحی شده در قسمت قبل به خوبی کنترل می شود.

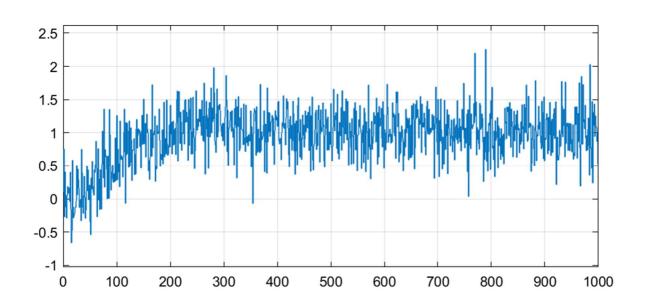
### پيوست:



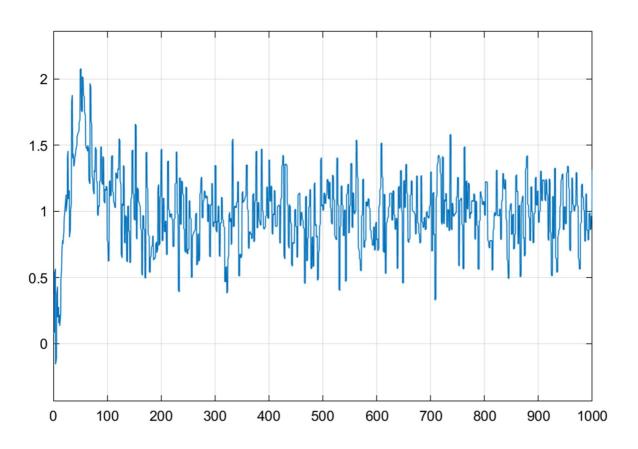
T=5 باسخ پله سیستم آنالوگ با کنترلر گسسته شده به روش دوخطی با



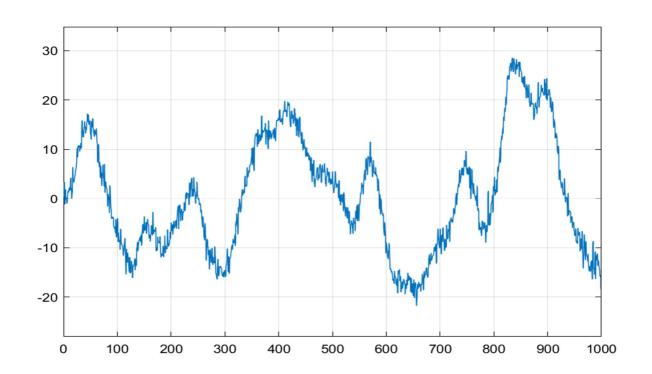
T=5 باسخ پله سیستم آنالوگ با کنترلر گسسته شده به روش تطبیق یافته با



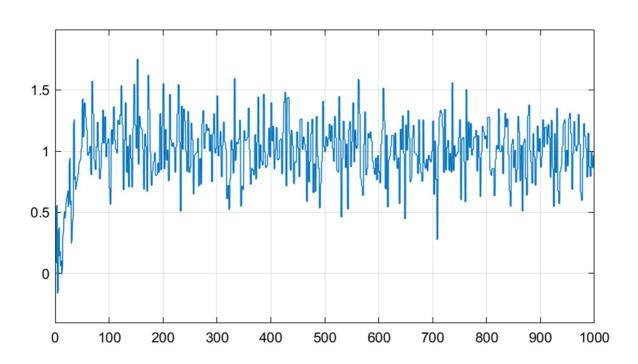
شکل۳۷- پاسخ پله سیستم گسسته شده با کنترلر گسسته



شكل ٣٨- پاسخ پله سيستم آنالوگ با كنترلر گسسته شده به روش دوخطى



شكل ٣٩- پاسخ پله سيستم آنالوگ با كنترلر گسسته شده به روش تطبيق يافته



شكل ۴۰- پاسخ پله سيستم أنالوگ با كنترلر أنالوگ

میبینیم که با افزایش توان نویز سیستم اصلی و سیستم کاملا گسسته و سیستم همراه کنترلر گسسته شده به روش دوخطی توانایی مقابله با نویز را دارند اما سیستم به همراه کنترلر گسسته شده با روش تطبیق یافته توانایی مقابله با نویز را ندارد و پاسخ آن دقیق نیست.