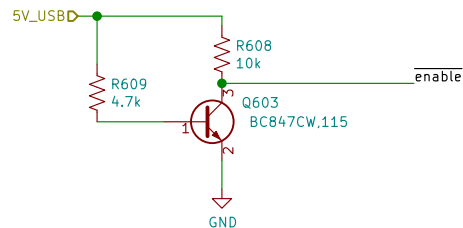


Default Bus Connectors

First 104 pins follow pumpkin CSK bus (Rev E) pins
Some user and IO pins have been assigned by SLI
(that are not used by any other peripherals)

PCB BOTTOM J200_2 PCB TOP

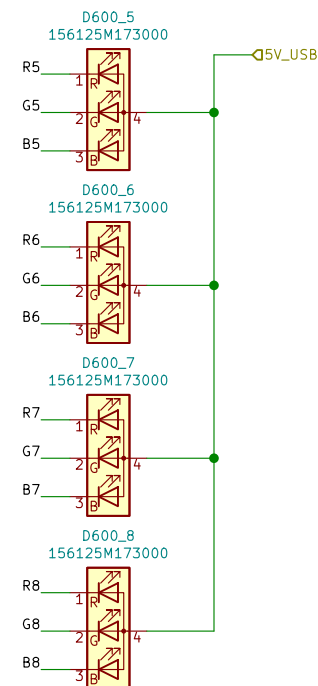
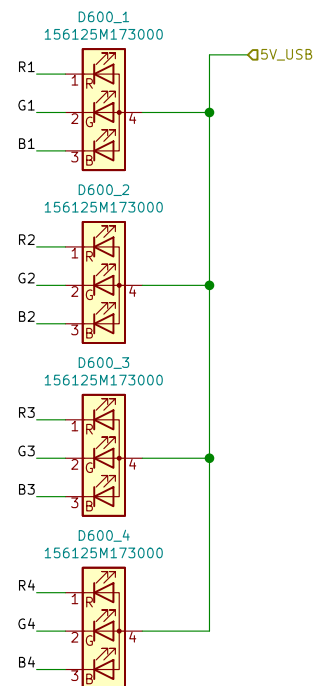
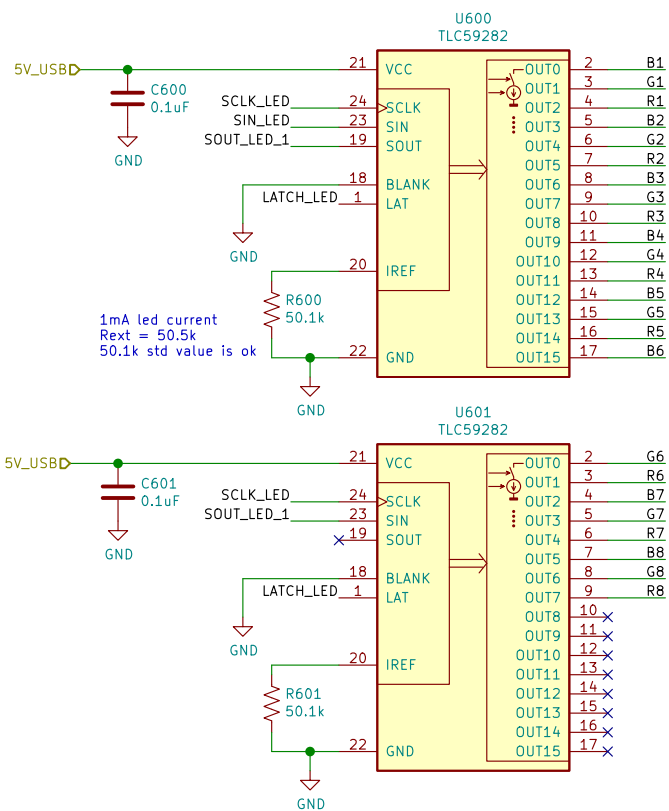
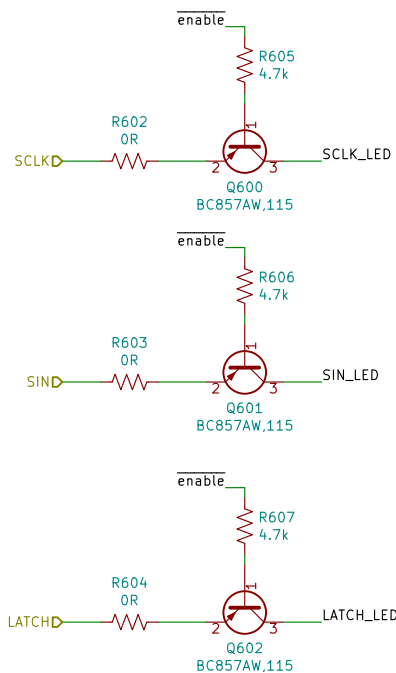
SEP1	HSEC8-160-01-S-DV-A-K-TR	SEP2	HSEC8-160-01-S-DV-A-K-TR
1	4	1	4
2	5	2	5
3	6	3	6
4	7	4	7
5	8	5	8
6	9	6	9
7	10	7	10
8	11	8	11
9	12	9	12
10	13	10	13
11	14	11	14
12	15	12	15
13	16	13	16
14	17	14	17
15	18	15	18
16	19	16	19
17	20	17	20
18	21	18	21
19	22	19	22
20	23	20	23
21	24	21	24
22	25	22	25
23	26	23	26
24	27	24	27
25	28	25	28
26	29	26	29
27	30	27	30
28	31	28	31
29	32	29	32
30	33	30	33
31	34	31	34
32	35	32	35
33	36	33	36
34	37	34	37
35	38	35	38
36	39	36	39
37	40	37	40
38	41	38	41
39	42	39	42
40	43	40	43
41	44	41	44
42	45	42	45
43	46	43	46
44	47	44	47
45	48	45	48
46	49	46	49
47	50	47	50
48	51	48	51
49	52	49	52
50	53	50	53
51	54	51	54
52	55	52	55
53	56	53	56
54	57	54	57
55	58	55	58
56	59	56	59
57	60	57	60
58	61	58	61
59	62	59	62
60	63	60	63
61	64	61	64
62	65	62	65
63	66	63	66
64	67	64	67
65	68	65	68
66	69	66	69
67	70	67	70
68	71	68	71
69	72	69	72
70	73	70	73
71	74	71	74
72	75	72	75
73	76	73	76
74	77	74	77
75	78	75	78
76	79	76	79
77	80	77	80
78	81	78	81
79	82	79	82
80	83	80	83
81	84	81	84
82	85	82	85
83	86	83	86
84	87	84	87
85	88	85	88
86	89	86	89
87	90	87	90
88	91	88	91
89	92	89	92
90	93	90	93
91	94	91	94
92	95	92	95
93	96	93	96
94	97	94	97
95	98	95	98
96	99	96	99
97	100	97	100
98	101	98	101
99	102	99	102
100	103	100	103
101	104	101	104
102	105	102	105
103	106	103	106
104	107	104	107
105	108	105	108
106	109	106	109
107	110	107	110
108	111	108	111
109	112	109	112
110	113	110	113
111	114	111	114
112	115	112	115
113	116	113	116
114	117	114	117
115	118	115	118
116	119	116	119
117	120	117	120
118	121	118	121
119	122	119	122
120	123	120	123
121	124	121	124
122	125	122	125
123	126	123	126
124	127	124	127
125	128	125	128
126	129	126	129
127	130	127	130
128	131	128	131
129	132	129	132
130	133	130	133
131	134	131	134
132	135	132	135
133	136	133	136
134	137	134	137
135	138	135	138
136	139	136	139
137	140	137	140
138	141	138	141
139	142	139	142
140	143	140	143
141	144	141	144
142	145	142	145
143	146	143	146
144	147	144	147
145	148	145	148
146	149	146	149
147	150	147	150
148	151	148	151
149	152	149	152
150	153	150	153
151	154	151	154
152	155	152	155
153	156	153	156
154	157	154	157
155	158	155	158
156	159	156	159
157	160	157	160
158	161	158	161
159	162	159	162
160	163	160	163
161	164	161	164
162	165	162	165
163	166	163	166
164	167	164	167
165	168	165	168
166	169	166	169
167	170	167	170
168	171	168	171
169	172	169	172
170	173	170	173
171	174	171	174
172	175	172	175
173	176	173	176
174	177	174	177
175	178	175	178
176	179	176	179
177	180	177	180
178	181	178	181
179	182	179	182
180	183	180	183
181	184	181	184
182	185	182	185
183	186	183	186
184	187	184	187
185	188	185	188
186	189	186	189
187	190	187	190
188	191	188	191
189	192	189	192
190	193	190	193
191	194	191	194
192	195	192	195
193	196	193	196
194	197	194	197
195	198	195	198
196	199	196	199
197	200	197	200
198	201	198	201
199	202	199	202
200	203	200	203
201	204	201	204
202	205	202	205
203	206	203	206
204	207	204	207
205	208	205	208
206	209	206	209
207	210	207	210
208	211	208	211
209	212	209	212
210	213	210	213
211	214	211	214
212	215	212	215
213	216	213	216
214	217	214	217
215	218	215	218
216	219	216	219
217	220	217	220
218	221	218	221
219	222	219	222
220	223	220	223
221	224	221	224
222	225	222	225
223	226	223	226
224	227	224	227
225	228	225	228
226	229	226	229
227	230	227	230
228	231	228	231
229	232	229	232
230	233	230	233
231	234	231	234
232	235	232	235
233	236	233	236
234	237	234	237
235	238	235	238
236	239	236	239
237	240	237	240
238	241	238	241
239	242	239	242
240	243	240	243
241	244	241	244
242	245	242	245
243	246	243	246
244	247	244	247
245	248	245	248
246	249	246	249
247	250	247	250
248	251	248	251
249	252	249	252
250	253	250	253
251	254	251	254
252	255	252	255
253	256	253	256
254	257	254	257
255	258	255	258
256	259	256	259
257	260	257	260
258	261	258	261
259	262	259	262
260	263	260	263
261	264	261	264
262	265	262	265
263	266	263	266
264	267	264	267
265	268	265	268
266	269	266	269
267	270	267	270
268	271	268	271
269	272	269	272
270	273	270	273
271	274	271	274
272	275	272	275
273	276	273	276
274	277	274	277
275	278	275	278
276	279	276	279
277	280	277	280
278	281	278	281
279	282	279	282
280	283	280	283
281	284	281	284
282	285	282	285
283	286	283	286
284	287	284	287
285	288	285	288
286	289	286	289
287	290	287	290
288	291	288	291
289	292	289	292
290	293	290	293
291	294	291	294
292	295	292	295
293	296	293	296
294	297	294	297
295	298	295	298
296	299	296	299
297	300	297	300
298	301	298	301
299	302	299	302
300	303	300	303
301	304	301	304
302	305	302	305
303	306	303	306
304	307	304	307
305	308	305	308
306	309	306	309
307	310	307	310
308	311	308	311
309	312	309	312
310	313	310	313
311	314	311	314
312	315	312	315
313	316	313	316
314	317	314	317
315	318	315	318
316	319	316	319
317	320	317	320
318	321	318	321
319	322	319	322
320	323	320	323
321	324	321	324
322	325	322	325
323	326	323	326
324	327	324	327
325	328	325	328
326	329	326	329
327	330	327	330
328	331	328	331
329	332	329	332
330	333	330	333
331	334	331	334
332	335	332	335
333	336	333	336
334	337	334	337
335	338	335	338
336	339	336	339
337	340	337	340
338	341	338	341
339	342	339	342
340	343	340	343
341	344	341	344
342	345	342	345
343	346	343	346
344	347	344	347
345	348	345	348
346	349	346	349
347	350	347	350
348	351	348	351
349	352	349	352



LED Driver Circuitry

LED current can be adjusted thru R600_1 and R600_2
This circuitry can be disabled thru removing R600_3-R600_5

Only allows data lines to pass thru if 5vusb is connected
disconnects these devices in flight



Sheet: /LED Driver/
File: LED_Driver.sch

Title:

Size: A4
KiCad E.D.A. kicad (5.1.10)-1

Date:

Rev:

Id: 2/2