Теневые регистры Предсказатель перехода

Денисов А. А.

Теневые регистры

x86

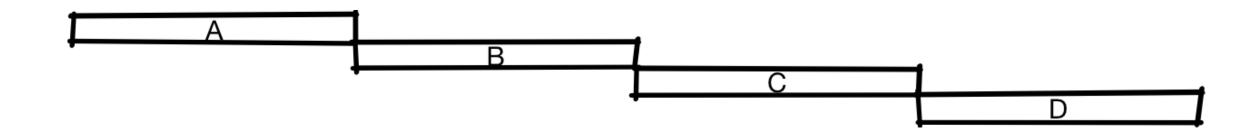
Обращение к 1 байту памяти требует: обращение к двух 8-байтовым дескрипторам (в GDT и LDT) и выполнении двух 32-битных сложений.

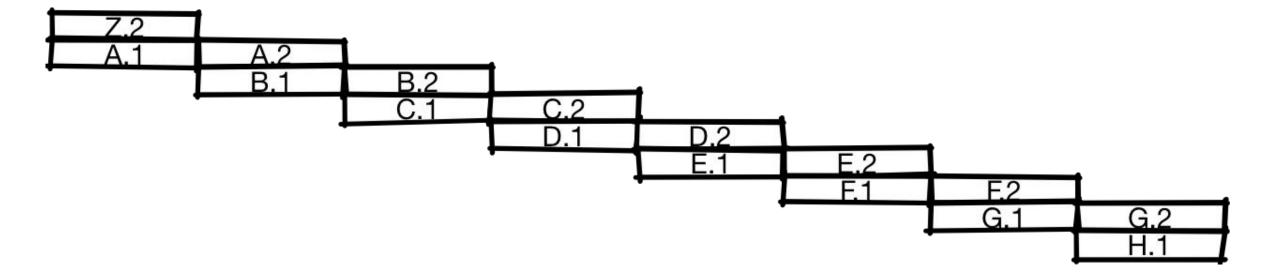
- 1. Получение адреса LDT в GDT (складывая базы GDT из GDTR и базы из дескриптора LDT из LDTR)
- 2. Получение окончательного адреса складывая начало соответствующего сегмента и эффективного адреса

Но на самом деле обращения к памяти происходят гораздо чаще, чем изменение содержимого сегментых регистров и переключение задач. Можно загрузить дескриптор в процессор вместе с селектором и не делать обращение в ОЗУ для формирования адреса.

	Сегментные	Теневые регистры депяринго		тторов
15 регистры о		63 (кап-регистры)		0
CS	Селектор	Базивый адрес	Предел	Априбуна
SS	Селектор	Базовый адрес	Предел	Априбуна
DS	Селектор	Базовый адрес	Предел	Априбуны
ES	Селькор	Базовый адрес	Предел	Априбуна
FS	Сенжиор	Базовый адрес	Предел	Априбуна
GS	Сенжиор	Базовый адрес	Предел	Апрабува
	15 g	63		0
LDTR	Семехтор	Базивый адрес	Предел	Априбуна
TR	Семжтор	Базивый адрес	Предел	Априбуна

Предсказатель перехода





```
if (x == 0) {
    // Do stuff
} else {
    // Do other stuff (things)
}

// Whatever happens later
```

```
branch_if_not_equal x, 0, else_label
// Do stuff
goto end_label
else_label:
// Do things
end_label:
// whatever happens later
```

branch_if_not_equal x, 0, else_label ???

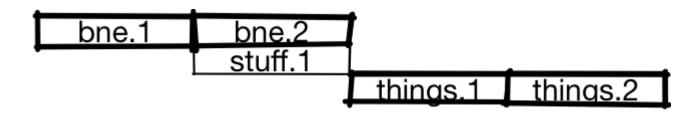


branch_if_not_equal x, 0, else_label branch_if_not_equal x, 0, else_label // Do stuff

// Do things

bne.1	bne.2	
	stuff.1	stuff.2
`		

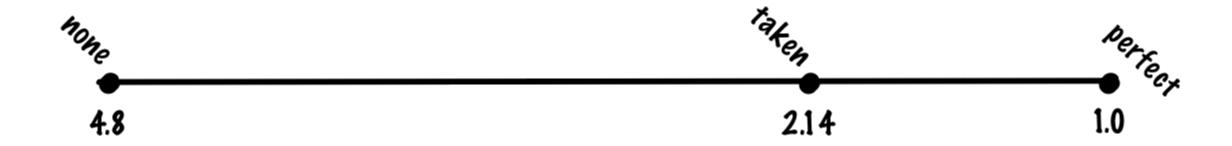
		•
bne.1	bne.2	
	stuff.1	stuff.2



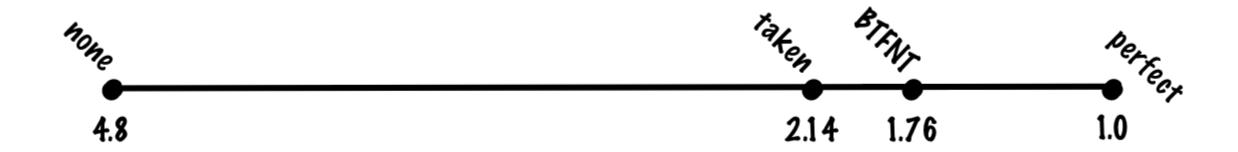
SPECint 20 ступенчатый конвейер 20% ветвлений 80% обычных операций

$$0.8 * 1 + 0.2 * 1 = 1$$

Берём все переходы (например, для циклов)

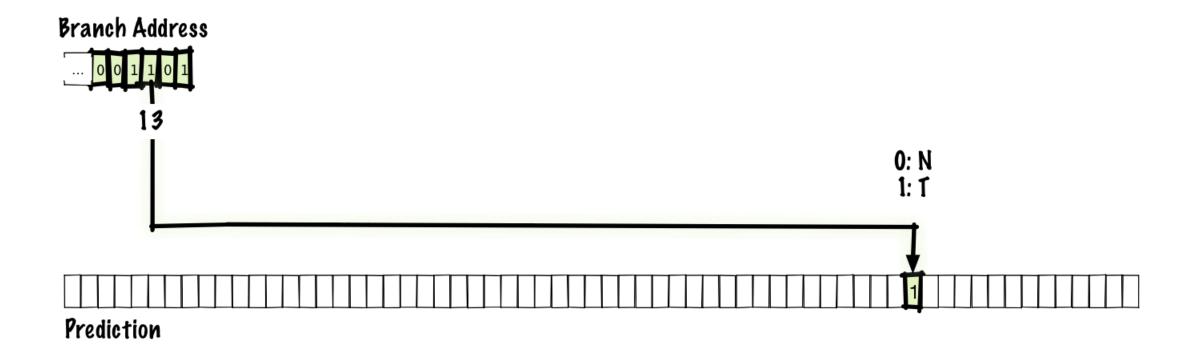


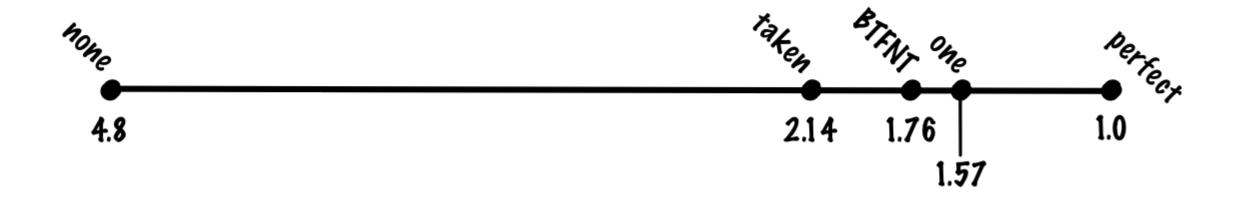
Берём переходы назад, не берём переходы вперёд (BTFNT) (а компиляторы подстроятся под нас)



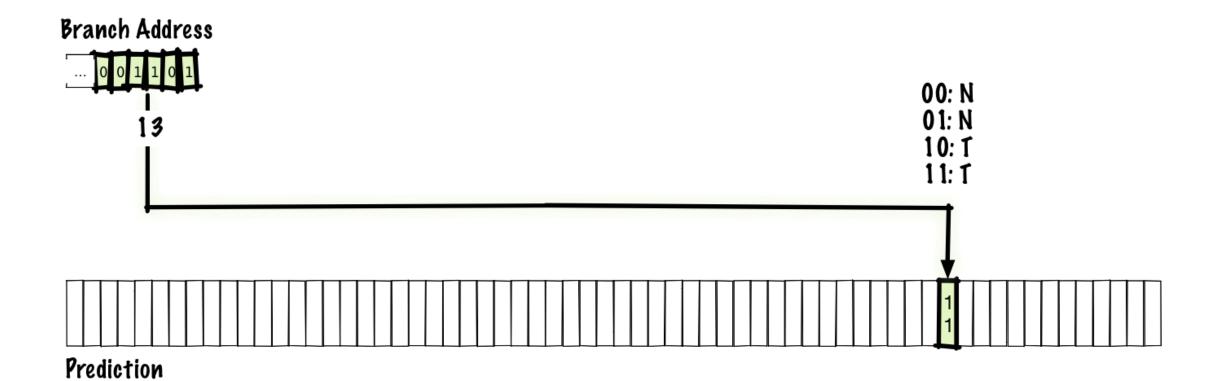
Это были статические методы предсказания переходов.

```
if (flag) {
   // things
}
```





TTTTTTT NNNNNNN 00: predict Not
01: predict Not
10: predict Taken
11: predict Taken

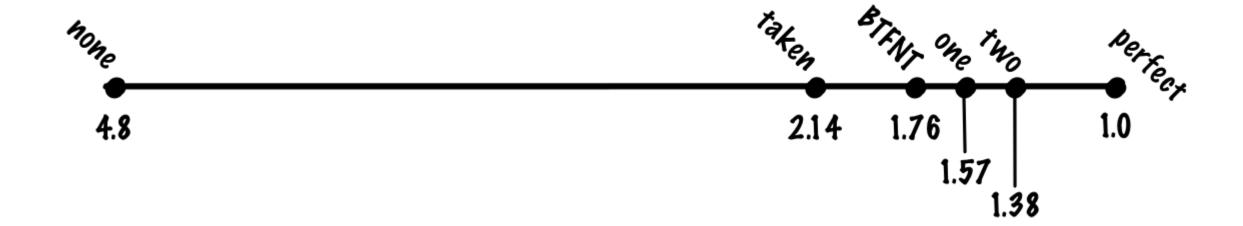


•LLNL S-1 (1977) •PPC 604 (1994)

•CDC Cyber? (начало 80-х) •DEC EV45 (1993)

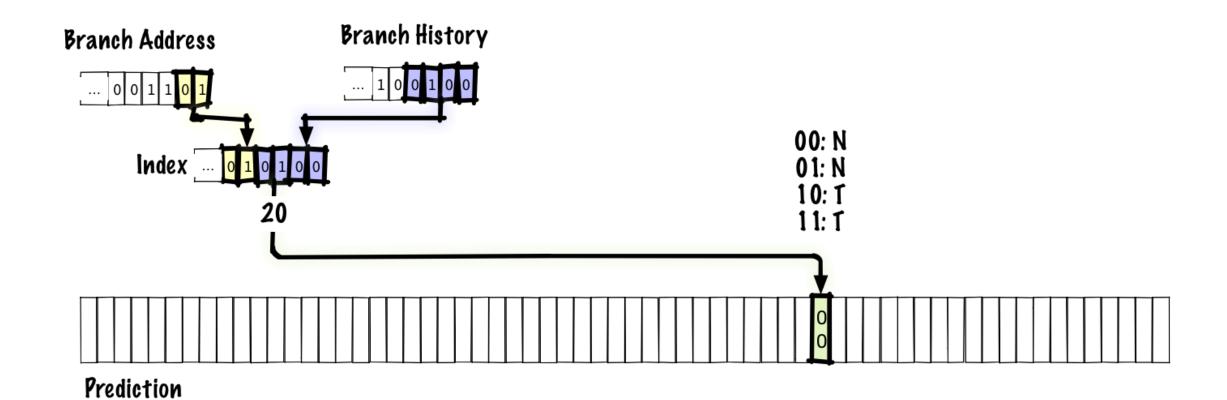
•Burroughs B4900 (1982) •DEC EV5 (1995)

•Intel Pentium (1993) •PA 8000 (1996)

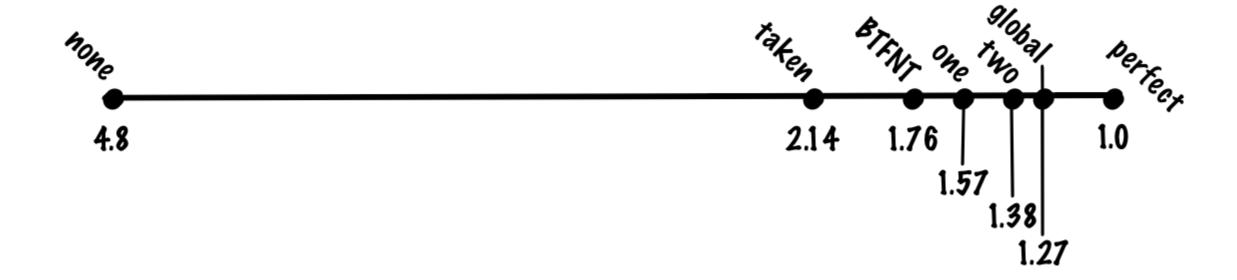


```
for (int i = 0; i < 3; ++i) {
   // code here.
}</pre>
```

TTTNTTTNTTTN

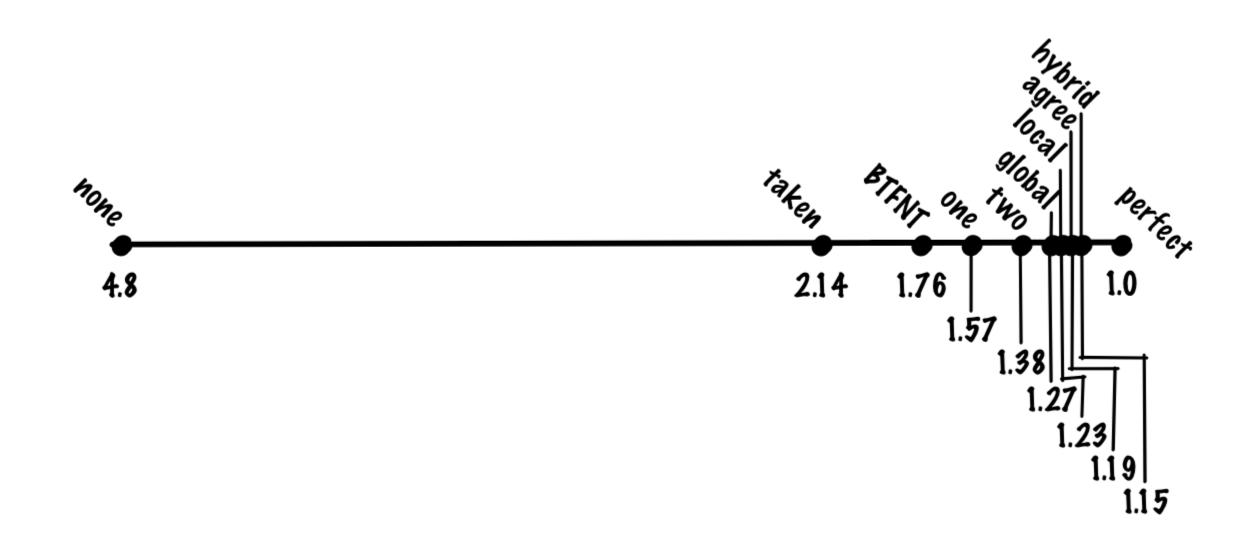


С этой схемой мы можем добиться точности 93%, что соответствует 1,27 цикла на инструкцию.



Количество переходов (ветвлений, branches): 1.0 vs. 1.0 (·10¹0)

Ошибок предсказателя переходов (mispredicted branches): **0.16 vs. 0.00009** (·10¹⁰)



Дальше результаты задачи: Алгоритм Дейкстры.

Дан взвешенный граф без отрицательных циклов.

Необходимо найти кратчайший (по весу) путь от одной вершины до всех остальных.

Алгоритм – стандартный жадный, за O(n^2).

Для усложнения задачи всегда будем генерировать полный граф со случайными весами.

Из оптимизаций:

- Автоматические. Использовалась библиотека openmp. Распараллелены все внутренние циклы алгоритма. Каждому потоку выделен сплошной кусок массива, за который он отвечает, чтобы реже получать cache-miss'ы.
- Ручные. Изменил код там, где была возможность не делать лишние обращения в память, а сохранить предыдущее значение в локальную переменную. В надежде, что компилятор будет использовать для хранения этого значения регистры (не использовал в однопоточной версии, там осталось «наивное» написание кода). Стабильное, но незначительное ускорение (по сравнению с параллельной версией без этой оптимизации) наблюдалось.

Корректность кода проверяется сравнением результатов параллельной и однопоточной версией программы.

Generating time: 43.121497

Everything is OK

8 threads calculating time: 4.674033 Single thread calculating time, 9.019711

C:\src\C++\Dijkstra>99% memory, swap ;(

System Intel(R) Core(TM) i7-4771 CPU @ 3.50GHz 3.50 GHz Processor: Installed memory (RAM): 16.0 GB (15.9 GB usable) 64-bit Operating System, x64-based processor System type:

₽

Не смотря на то, что система говорит что у неё 8 ядер, на самом деле их 4 + гипертрединг. И по моему опыту настоящий прирост х2 из гипертрединга невозможно получить даже близко (по крайне мере на задачах, не написанных специально под его возможности (маркетинговый ход)).

Как видно по результатам запуска программы с разным числом вершин в графе (выделено желтым), параллельная реализация быстрее примерно в 3 раза, чем однопоточная (хорошо прослеживается в тестах до 35000 вершин включительно). Начиная с 37000 вершин система загоняет программу в своп (потребление памяти под 100%, освобождения памяти после завершения программы ждал минуту). И ускорение становится меньше, чем в 3 раза (последовательный доступ к памяти не так сильно страдает от свопа, как случайный, который чаще случается в параллельной версии).