

SIMÓN AULET

Ingeniería Electrónica - RF - FPGA

Mientras termino mi carrera de Ingeniería Electrónica busco un equipo donde mis años de experiencia en atención al público y gastronomía –que me entrenaron para resolver problemas bajo presión– se sumen a mi enfoque técnico: entender bien los fundamentos antes de implementar, adaptarme a circunstancias cambiantes y trabajar en proyectos con impacto real. Si buscás a alguien que escuche, pregunte lo necesario y se meta en el barro hasta resolver problemas, acá estoy!

INFO

Nombre

Simón Pedro Aulet

Email

simon.aulet@gmail.com

Portafolio

simonaulet.github.io/portfolio/es

LinkedIn

linkedin.com/in/simón-aulet-471745119

Cursando las últimas etapas de Ingeniería Electrónica.

Inglés avanzado: lectura técnica fluida, documentación y comunicación oral.

Instrumental

- Osciloscopios
- Analizador de Redes Vectoriales
- Analizador de espectro
- Generadores de RF

Software / lenguajes

- Vivado
- Verilog
- KiCad
- LTSpice
- Python (NumPy, Matplotlib, scikit-rf, Jupyter)
- C / C++
- Keysight ADS
- CST Studio Suite
- Rust (en aprendizaje)

CONOCIMIENTOS TÉCNICOS

RF / Microondas

Diseño, simulación, fabricación y caracterización de circuitos y antenas en alta frecuencia, con experiencia práctica de punta a punta. Trabajo en diseño y optimización de circuitos RF en **Keysight ADS** y simulación electromagnética 3D de antenas en **CST Studio Suite**, fabricación de **PCB RF en Rogers** mediante **CNC**, y caracterización experimental con **VNA Rohde & Schwarz** y mediciones en **cámara anecoica**, con análisis posterior en **Python** (scikit-rf, NumPy, Matplotlib).

Proyectos:

- **Divisor Wilkinson 1 GHz - diseño, fabricación y validación experimental**
- **Simulación y análisis de antenas en CST**

Electrónica Analógica & Diseño de Circuitos

Desarrollo de sistemas analógicos desde el análisis y la simulación hasta el prototipado y el diseño de PCB. Experiencia en banco de pruebas, simulación en **LTSpice** y diseño en **KiCad**, incluyendo un **PCB multicapa de 6 capas para un sistema de control satelital analógico**, con gestión de señales sensibles y clases de nets.

- **Proyecto PCB de 6 capas**

Diseño Digital con FPGA & Verilog

Diseño de sistemas digitales en **Verilog** para FPGA **Artix-7**, cubriendo el flujo completo en **Vivado**: simulación, síntesis, implementación de IPs y prototipado físico.

- **Proyectos de máquinas de estado, ALU, sistemas de control**

Sistemas Embebidos & Desarrollo

Desarrollo de firmware y sistemas embebidos en **C** y **ensamblador** para **PIC** y **ESP32**, con manejo de periféricos y protocolos (**ADC**, **I2C**, **UART**), integración de conectividad **WiFi** y servidores web embebidos. Experiencia en configuración de redes con **MikroTik**, uso de **Python** para análisis de mediciones e instrumentación, y trabajo en entorno **GNU/Linux** con **Git**.

Proyectos:

- **Configurador WiFi ESP32**
- **Desarrollo en PIC / ASM**

Análisis Geoespacial / Teledetección

Experiencia introductoria en teledetección y análisis ambiental mediante índices espectrales (NDVI, SAVI, NBR) utilizando **Google Earth Engine**, **QGIS** y **SNAP**. -- **Proyecto: análisis de teledetección ambiental**

PORTAFOLIO TÉCNICO

RF

Antenas Simuladas - Compilación de Diseños

simonaulet.github.io/portfolio/es/antenas

Divisor de Potencia Wilkinson – 1 GHz

simonaulet.github.io/portfolio/es/wilkinson

Analógica

Diseño de PCB 6 Capas - Sistema de Control Satelital Analógico

simonaulet.github.io/portfolio/es/PCB

Digitales

FPGA & Digital Systems Design Portfolio

simonaulet.github.io/portfolio/es/FPGA

Programación

Sistema de Configuración Web para Dispositivos Embebidos

simonaulet.github.io/portfolio/es/ESP32

Fundamentos de Sistemas Embebidos con PIC

simonaulet.github.io/portfolio/es/pic

Análisis de Teledetección Ambiental

simonaulet.github.io/portfolio/es/teledeteccion

EXPERIENCIA LABORAL

Café Delirante 2016 - Actualidad

Mi camino acá tuvo dos etapas bien distintas, ambas definidas por decisiones claras.

- **Encargado (2017 - 2021)** Me hice cargo de manejar **6 cafeterías** en un momento de expansión de la empresa (pasamos de ser una cafetería a una tostadería que provee a terceros, franquicias y locales propios). Mi trabajo era **poner en marcha y hacer que funcionara** cada nueva apertura: desde **armar y entrenar el equipo** (de más de 20 personas) hasta resolver cualquier problema del día a día. Fue un entrenamiento intensivo en **llevar una visión estratégica a la práctica, bajo presión constante**.
- **Responsable de Tueste & Máquinas (2021 - Actualidad)** En 2021 elegí cambiar el rumbo para avanzar con la ingeniería. Reduje la participación en la gestión para meterme de lleno en la parte técnica del negocio:
 - **Tueste:** Soy el **responsable del proceso de tostado**. Diseño las recetas y produzco la mayor parte del café que la empresa vende, supervisando la producción restante. Son más de **3000 horas** de uso de la máquina, totalmente enfocado en el proceso.
 - **Mantenimiento & Gestión Técnica:** Soy el **responsable integral del funcionamiento del parque de maquinaria** (desde la tostadora especializada hasta el equipo de cafeterías). Esto incluye desde la **selección y compra de nuevos equipos** y el **mantenimiento de un stock de repuestos**, hasta la **ejecución o coordinación de todas las reparaciones e instalaciones**. Mi conocimiento profundo de los equipos clave (como la tostadora principal) evita dependencias externas costosas y garantiza la continuidad operativa.

Es la combinación que buscaba: un trabajo técnico práctico que respeta el tiempo y la energía que le dedico a convertirme en ingeniero.

Trabajos Varios 2010 - 2016

Antes de eso, mi formación fue **práctica y directa**: atención al público, cocina, reposición y operaciones en distintos negocios (Chocolatería Del Turista, Resto Puerto Petunia, entre otros). Ahí aprendí a moverme en ambientes dinámicos y a resolver en el momento.