

Sistemas Electrónicos Digitales - Curso 2021/2022 **Rúbrica de Evaluación - Trabajo de VHDL**



Grupo:

Condiciones mínimas que se deben cumplir para el aprobado

- ✓ Realizar varios testbenches:
- ✓ Dividir el trabajo en entidades:
 - o Número:
 - o Distribución:
 - o Uso de genéricos (no repetición de código).
- ✓ Realizar un diagrama de bloques/entidades:
- ✓ Utilización de E/S:
 - Pulsadores
 - o LEDs
 - Displays
 - Otros
- ✓ Distribución del trabajo por:
 - o Roles
 - Entidades
 - Tareas
- ✓ Funcionamiento básico correcto:
- ✓ Uso de repositorio Git y actividad periódica:

Condicionantes de la calificación final

- √ Funcionalidades implementadas
- ✓ Documentación:
 - o Claridad
 - Código comentado
- ✓ Exposición del trabajo (presentación)
- ✓ Mejoras realizadas:
 - 1.
 - 2.
 - 3.
- ✓ Problemas resueltos:
 - 1.
 - 2.
 - 3.
- ✓ Otros: