Kapitel 3 – Kombinatorische Logik

- 1. Kombinatorische Schaltkreise
- 2. Boolesche Algebren
- 3. Boolesche Ausdrücke, Normalformen, zweistufige Synthese
- 4. Berechnung eines Minimalpolynoms
- 5. Arithmetische Schaltungen
- 6. Anwendung: ALU von ReTI

Albert-Ludwigs-Universität Freiburg

Prof. Dr. Christoph Scholl Institut für Informatik WS 2015/16

Arithmetische Schaltungen

- Addieren nach der Schulmethode: Carry-Ripple-Addierer.
- Effizienteres Addieren: Conditional-Sum-Addierer.
- Addition von Zweierkomplement-Zahlen.
- Subtrahierer.
- Multiplizierer.



Kosten von Schaltkreisen

Um unterschiedliche Schaltkreise, die eine Funktion (z.B. Addierer) implementieren, miteinander zu vergleichen, benötigt man ein Kostenmaß.

Definition

Die Kosten C(SK) eines Schaltkreises SK sind durch die Anzahl seiner Gatter gegeben.

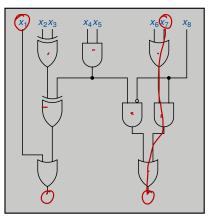
 Deutet auf die Fläche und den Energieverbrauch des resultierenden Hardware-Blocks hin.

Definition

Die <u>Tiefe depth(SK)</u> eines Schaltkreises ist die maximale Anzahl von Gattern auf einem Pfad von einem beliebigen Eingang zu einem beliebigen Ausgang von SK.

 Deutet auf die Signallaufzeit durch SK und somit die maximal mögliche Taktfrequenz (Geschwindigkeit) des Schaltkreises hin.

Beispiel: Kosten und Tiefe



$$C(SK) = 8$$

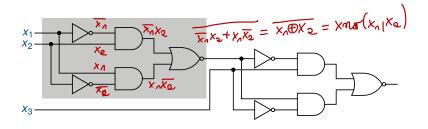
$$Depth(SK) = 3$$

(matt nur dann kinn i wenn die Gotter aus der Gotterbibliother BIB in do Reslität älnliche Koste (Fide) und abortide Verogrung laber.

 $\mathcal{P} \cdot \mathcal{B}$. $\mathcal{B} \mid \mathcal{B} = \mathcal{B}_{\mathcal{A}} \vee \mathcal{B}_{\mathcal{A}}$

Teilschaltkreise, hierarchischer Entwurf (informell)

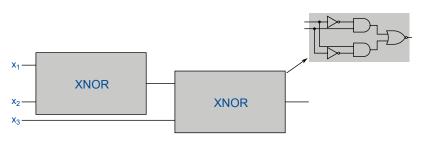
■ Illustration eines Teilschaltkreises.





Hierarchische Schaltkreise

- In hierarchischen Schaltkreisen sind Teilschaltkreise durch Symbole ersetzt.
- Den zugehörigen ("flachen") Schaltkreis erhält man, indem man die Symbole durch Einsetzen der Teilschaltkreise wieder entfernt.



Wiederholung Zahlendarstellung

Sei $a = \underline{a_{n-1} \dots a_0}$ eine Folge von Ziffern, $a_i \in \{0, 1\}$.

■ Binärdarstellung:
$$\langle a \rangle = \sum_{i=0}^{n-1} a_i 2^i$$

■ Zweierkomplement:
$$[\underline{a_n}a_{n-1}\dots a_0] = \sum_{i=0}^{n-1} a_i 2^i - \underline{a_n} 2^n$$

■ Rechenregel:
$$-[a] = [\overline{a}] + 1$$

$$\operatorname{mit} \overline{a} = \overline{a}_n \overline{a}_{n-1} \dots \overline{a}_0.$$



Addierer für nichtnegative Zahlen

Gegeben:

2 positive Binärzahlen $\langle a \rangle = \langle a_{n-1} \dots a_0 \rangle, \langle b \rangle = \langle b_{n-1} \dots b_0 \rangle$ mit Eingangsübertrag $c \in \{0,1\}$.

Gesucht:

Schaltkreis, der Binärdarstellung \underline{s} von $\underline{\langle a \rangle + \langle b \rangle + c}$ berechnet.

■ Wegen $\langle a \rangle + \langle b \rangle + c \leq 2 \cdot (2^n - 1) + 1 = 2^{n+1} - 1$ genügen n+1 Stellen für die Darstellung von s, d.h. der Schaltkreis hat n+1 Ausgänge.



Formale Definition *n*-Bit-Addierer

Ein n-Bit-Addierer ist ein Schaltkreis, der die folgende boolesche Funktion berechnet:

$$+_{n}: \mathbb{B}^{2n+1} \to \mathbb{B}^{n+1},$$

$$+_{n}: (a_{n-1}, \dots, a_{0}, b_{n-1}, \dots, b_{0}, c) = (s_{n}, \dots, s_{0})$$

$$\text{mit } \langle s \rangle = \underbrace{\langle s_{n} \dots s_{0} \rangle}_{s_{n}} = \langle a_{n-1} \dots a_{0} \rangle + \langle b_{n-1} \dots b_{0} \rangle + c$$

$$\underbrace{\sum_{s_{n} \in \mathcal{S}} b_{s_{n}} 2^{s_{n}}}_{s_{n} = \sum_{s_{n} \in \mathcal{S}}} a_{s_{n}} 2^{s_{n}} + \sum_{s_{n} \in \mathcal{S}} b_{s_{n}} 2^{s_{n}} + c$$

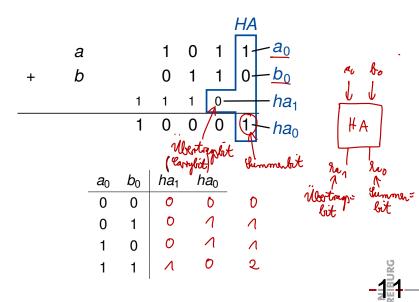


Addieren nach der Schulmethode (1/4)

- Wir werden im Folgenden den einfachsten Addierertypen einführen, der die "Schulmethode" umsetzt.
- Hierzu werden einige Grundschaltungen (Halb- und Volladierer) notwendig sein.
- Beispiel für die Schulmethode:



Addieren nach der Schulmethode (2/4)



Halbaddierer (Half Adder, HA)

- Ein Halbaddierer dient zur Addition zweier 1-Bit-Zahlen ohne Eingangsübertrag.
- Er berechnet die Funktion $ha: \underline{\mathbb{B}}^2 \to \underline{\mathbb{B}}^2 \text{ mit}$ $ha(a_0, b_0) = (ha_1, ha_0),$ wobei $2ha_1 + ha_0 = a_0 + b_0.$ $\langle h_{a_1} h_{a_0} \rangle = a_0 + b_0.$

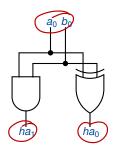
a_0	b_0	ha ₁	ha_0
0	0	0	0
0	1	0	1
1	0	0	1
1	1	1	0

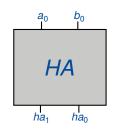
$$ha_0(a_0,b_0) = a_0 \oplus b_0$$

 $ha_1(a_0,b_0) = a_0 \wedge b_0$



Schaltkreis eines Halbaddierers



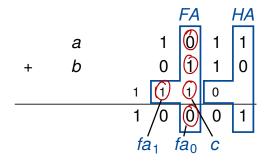


dabei gilt:

$$C(HA) = 2$$
, $depth(HA) = 1$



Addieren nach der Schulmethode (3/4)





Volladierer (Full Adder, *FA*)

- Ein Volladdierer dient zur Addition zweier 1-Bit-Zahlen mit Eingangsübertrag.
- Er berechnet die Funktion

$$fa: \mathbb{B}^3 \to \mathbb{B}^2$$
 mit $fa(a_0,b_0,c)=(fa_1,fa_0)$ wobei $2fa_1+fa_0=a_0+b_0+c$

 a_0

 b_0

Volladdierer als Funktion von HAs



Aus der Tabelle folgt:

$$fa_0 = \underline{a_0 \oplus b_0 \oplus c} = (a_0 \oplus b_0) \oplus c$$
$$= ha_0(c, \underline{ha_0(a_0, b_0)})$$

$$fa_1 = (\underline{a_0 \land b_0}) \lor (\underline{c \land (a_0 \oplus b_0)})$$

= $ha_1(a_0, b_0) + ha_1(c, ha_0(a_0, b_0))$

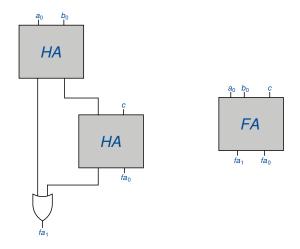
Kosten und Tiefe eines FA:

$$C(FA) = 5$$
, $depth(FA) = 3$

ι ν _ο	a_0	b_0	С	fa ₁	fa_0
•	0	0	0	0	0
	0	0	1	0	1
	0	1	0	0	1
	0	1	1	1	0
	1	0	0	0	1
	1	0	1	1	0
	1	1	0	1	0

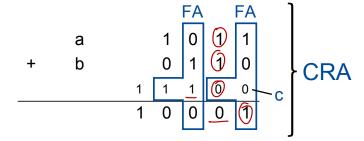


Schaltkreis eines Volladdierers



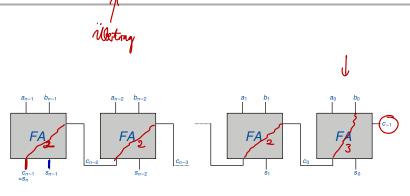


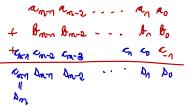
Addieren nach der Schulmethode (4/4)





Aufbau eines Carry-Ripple-Addierers

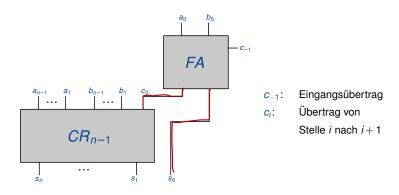




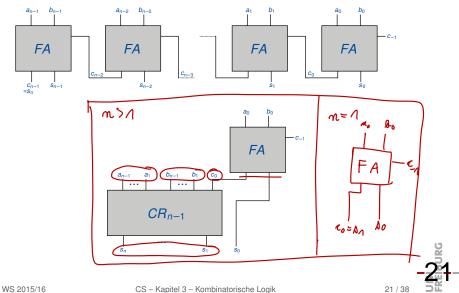


Induktive Definition des Carry-Ripple-Addierers CR

- Für $n = 1 : CR_1 = FA$
- Für n > 1: Folgender Schaltkreis:



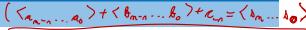
Zwei (identische) Darstellungen von CR



Carry-Ripple-Addierer

Satz

CR_n ist ein n-Bit-Addierer.



Beweis (durch Induktion):

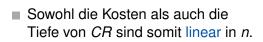
$$\blacksquare$$
 $n=1$ ($CR_1=FA$) \checkmark

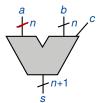
- $\begin{array}{l} \blacksquare \quad n-1 \rightarrow n: \mbox{Eingabe an } CR_n: (\underline{a_{n-1},\ldots,a_0},\underline{b_{n-1},\ldots,b_0},\underline{c_{-1}}) \\ \mbox{Zeige für Ausgabe } (\underline{s_n,\ldots,s_0}) \mbox{ von } CR_n: \\ \mbox{$\langle s\rangle = \langle s_n,\ldots s_0 \rangle = \langle a_{n-1}\ldots a_0 \rangle + \langle b_{n-1}\ldots b_0 \rangle + c_{-1}.} \end{array}$
- Nach Induktionsvoraussetzung gilt für CR_{n-1} : $\langle s_n \dots s_1 \rangle = \langle a_{n-1} \dots a_1 \rangle + \langle b_{n-1} \dots b_1 \rangle + c_0 \dots (a)$ Wegen FA-Eigenschaft gilt $\langle c_0, s_0 \rangle = a_0 + b_0 + c_{-1} \dots (b)$
- Insgesamt: $\langle s_n \dots s_n \rangle = 2 \cdot \langle s_n \dots s_1 \rangle + s_0$ $\stackrel{\text{(a)}}{=} 2 \cdot (\langle a_{n-1} \dots a_1 \rangle + \langle b_{n-1} \dots b_1 \rangle + c_0) + s_0$ $= 2 \cdot (\langle a_{n-1} \dots a_1 \rangle + \langle b_{n-1} \dots b_1 \rangle) + 2 \cdot c_0 + s_0$ $\stackrel{\text{(b)}}{=} 2 \cdot \langle a_{n-1} \dots a_1 \rangle + a_0 + 2 \cdot \langle b_{n-1} \dots b_1 \rangle + b_0 + c_{-1}$ $= \langle a \rangle + \langle b \rangle + c_{-1}$

$$\begin{pmatrix}
\langle \lambda_{n}, \dots \lambda_{6} \rangle = \\
\sum_{\lambda=0}^{n} \lambda_{\lambda}, \lambda^{\lambda} = \sum_{\lambda=1}^{n} \lambda_{\lambda}, \lambda^{\lambda} + \lambda_{0} \\
= \sum_{\lambda=0}^{n} \lambda_{\lambda+1}, \lambda^{\lambda} + \lambda_{0} \\
= 2 \cdot \sum_{\lambda=0}^{n} \lambda_{\lambda+1}, \lambda^{\lambda} + \lambda_{0} \\
= 2 \cdot \sum_{\lambda=0}^{n} \lambda_{\lambda+1}, \lambda^{\lambda} + \lambda_{0}$$

Schaltbild und Komplexität von CR

- $C(CR_n) = n \cdot C(FA) = \underline{5n}.$
- $depth(CR_n) = 3 + 2(n-1)$.





- Es gibt (asymptotisch) bessere Addierer. Wir werden hier den <u>Conditional-Sum-Addierer</u> kennen lernen, für den wir wieder eine Hilfsschaltung (<u>Multiplexer</u>) benötigen.
- Eine weitere wichtige Schaltung ist der Inkrementer.



n-Bit-Inkrementer

Definition

Ein *n*-Bit-Inkrementer *INC_n* berechnet die Funktion

$$inc_n: \mathbb{B}^{n+1} \to \underline{\mathbb{B}^{n+1}}$$

$$inc_n(\underline{a_{n-1},\ldots,a_0},\underline{c})=\underline{(s_n,\ldots,s_0)}$$
 mit $\underline{\langle s_n\ldots s_0\rangle}=\underline{\langle a\rangle}+\underline{c}$

- Ein Inkrementer ist ein Addierer mit $b_i = 0$ für alle i. \Rightarrow Ersetze in CR_n die FA durch FA.
- Kosten und Tiefe:

$$C(INC_n) = n \cdot C(HA) = \underline{2n}$$

$$\blacksquare \ depth(INC_n) = \underline{n \cdot depth(HA)} = \underline{n}$$



n-Bit-Multiplexer

Definition

Ein *n*-Bit-Multiplexer *MUX_n* berechnet die Funktion

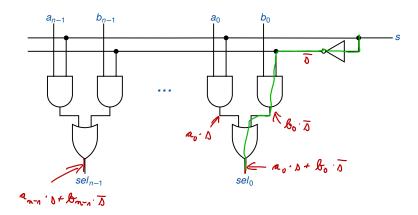
$$sel_n: \underline{\mathbb{B}^{2n+1}} \to \underline{\mathbb{B}^n}$$

$$sel_n(\underline{a_{n-1}, \dots, a_0}, \underline{b_{n-1}, \dots, b_0}, \underline{\hat{\mathbb{S}}}) = \begin{cases} \underline{(a_{n-1} \dots a_0)}, & \text{falls } \underline{s=1} \\ \underline{(b_{n-1} \dots b_0)}, & \text{falls } \underline{s=0} \end{cases}$$

■ Es gilt:
$$(sel_n)_i = \underline{s \cdot a_i + \overline{s} \cdot b_i}$$

 $b = 1 : (sel_m)_i (a_{m-n_1 \cdots n_0} b_{m-n_1 \cdots n_0} b_{0} | 1) = 1 \cdot a_n + \overline{1} \cdot b_n = \underline{a_n}$
 $b = 0 : (sel_m)_i (a_{m-n_1 \cdots n_0} b_{m-n_1 \cdots n_0} b_{0} | 0) = 0 \cdot a_n + \overline{0} \cdot b_n = 0 + 1 \cdot b_n = \underline{b_n}$

Aufbau von MUX_n

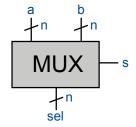




Schaltbild und Kosten MUX_n

Kosten und Tiefe:

$$C(MUX_n) = 3n + 1$$
. $depth(MUX_n) = 3$.





Rückkehr zum Addierer

Gibt es billigere Addierer als CR_n ?

Notation: Sei $f \in \mathbb{B}_n$.

Dann sind C(f) und $\underline{depth}(f)$ wie folgt definiert:

$$C(f) := \min\{C(\underline{SK}) \mid f_{SK} = f\}$$

$$depth(f) := min\{depth(\underline{SK}) \mid f_{SK} = f\}$$

(Wir legen hier die Bibliothek $BIB = \underline{\mathbb{B}}_1 \cup \mathbb{B}_2$ zugrunde.)

Untere Schranken:

$$C(\underline{+_n}) \ge 2 \cdot n$$
, $depth(\underline{+_n}) \ge \log(n) + 1$

Binäre Bäume mit 2n+1 Blättern haben 2n innere Knoten. Binäre Bäume mit n Blättern haben mindestens Tiefe $\lceil \log(n) \rceil$.

Im Folgenden sei $n = 2^k$.



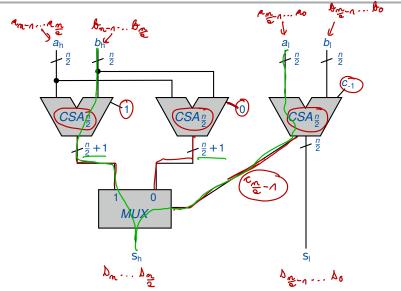
Conditional-Sum-Addierer (CSA)

Idee: Nutze Parallelverarbeitung, um Tiefe zu reduzieren!

- \blacksquare $CSA_1 = FA$.
- CSA_n: Siehe nächste Folie.
- Im Folgenden sei $n = 2^k$.



Aufbau von CSA_n





Komplexität von CSA_n : Tiefe

Satz

 CSA_n hat Tiefe $\leq 3\log(n) + 3$.

Beweis:

$$\underline{n=1} : depth(CSA_1) = depth(FA) = \underline{3}.$$

■
$$n > 1$$
: $depth(CSA_n) \le depth(CSA_{\frac{n}{2}}) + (depth(MUX_{\frac{n}{2}+1}))$
 $\le depth(CSA_{\frac{n}{3}}) + 3$
 $\le depth(CSA_{\frac{n}{3}}) + 3 + 3 + 3$
 \dots
 $\le depth(CSA_{\frac{n}{2}}) + k \cdot 3$
 $= depth(CSA_{\frac{n}{1}}) + k \cdot 3 = 3 + k \cdot 3$
 $\le 3 \cdot (k+1) = 3\log(n) + 3$.



Komplexität von *CSA_n*: Kosten

Satz

$$C(CSA_n) = 10n^{\log(3)} - 3n - 2$$
 $\approx 10n^{1.51} - 3n - 2$

Every Series: ...

$$\frac{C(CSA_m) = 3 \cdot C(CSA_m) + \frac{3}{2} \cdot m + 4}{C(CSA_m) = 3 \cdot C(CSA_m) + \frac{3}{2} \cdot m + 4}$$

$$= 3 \cdot C(CSA_m) + \frac{3}{2} \cdot m + 4 + \frac{3}{2} \cdot \frac{m}{2} + 4 + \frac$$

$$= 3^{4} \cdot C(CSA_{m}) + \frac{3}{2}m + 4 + 3 \cdot (\frac{3}{2}\frac{m}{2} + 4) + 3^{2} \cdot (\frac{3}{2}\frac{m}{4} + 4) + 3^{3} \cdot (\frac{3}{2}\cdot\frac{m}{8} + 4)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 2^{2} = C(CSA_{n}) = 5$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 2^{2} = C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4) \quad (Reverse durit Intertion with R)$$

$$= 3^{2} \cdot C(CSA_{m}) + \sum_{i=0}^{2^{n}} 3^{i} (\frac{3}{2}\frac{m}{2^{n}} + 4)$$

Kosten und Tiefe von Addierern

Man kann den hier vorgestellten CSA in einfacher Weise modifizieren, so dass

- Tiefe = $O(\log(n))$,
- Kosten = $O(n \cdot \log(n))$.
- Es gibt auch Addierer mit linearen Kosten und logarithmischer Tiefe.
 - Carry-Lookahead-Addierer (*CLA*).
 - $C(CLA_n) \leq 11n$
 - $depth(CLA_n) \le 4 \cdot \log(n) + 2$.



Addition von Zweierkomplementzahlen

$$\begin{bmatrix} a_m \dots a_0 \end{bmatrix}_2 = \underbrace{\sum_{n=0}^{n-1} a_n \cdot 2^n - a_n \cdot 2^n}_{p_0}$$

$$\begin{bmatrix} b_n \dots b_0 \end{bmatrix}_2 = \underbrace{\sum_{n=0}^{n-1} b_n \cdot 2^n - b_n \cdot 2^n}_{p_0}$$

Auszurechnen ist:

Auszurechnen ist:
$$[a_n a_{n-1} \dots a_0] + [b_n b_{n-1} \dots b_0] = (-a_n 2^n) + (-b_n 2^n) + \sum_{i=0}^{n-1} a_i 2^i + \sum_{i=0}^{n-1} b_i 2^i$$

- \blacksquare Im Fall von (n+1)-Bit-Zweierkomplementzahlen können Ergebnisse im Bereich $R_n = \{-2^n, ..., 2^n - 1\}$ dargestellt werden; andernfalls kommt es zu einem Überlauf.
- Der Satz auf der nächsten Folie sagt aus:
 - Kommt es bei der Addition nicht zu einem Überlauf, so kann man den "gewöhnlichen" Binäraddierer zur Addition von Zweierkomplementzahlen benutzen.
 - Ob es zu einem Überlauf kommt, lässt sich anhand von Werten a_n , b_n und sn im Binäraddierer entscheiden.



Zweierkomplement-Addition formal

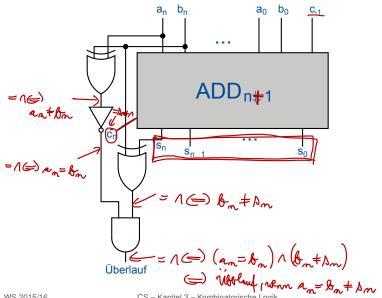
Satz Seien $a,b \in \mathbb{B}^{n+1}, \ c_{-1} \in \{0,1\} \text{ und } s \in \{0,1\}^{n+1},$ so dass $\langle c_n,s \rangle = \langle a \rangle + \langle b \rangle + c_{-1}.$ Dann gilt: (i) $[a] + [b] + c_{-1} \notin H_n \Leftrightarrow \underbrace{a_n = b_n) \wedge (b_n \neq s_n)}_{b_n}$ (ii) $[a] + [b] + c_{-1} \in H_n \Rightarrow [a] + [b] + c_{-1} = [s]$

- Beweis durch Fallunterscheidung ([a],[b] beide positiv, beide negativ, [a] positiv / [b] negativ) und Nachrechnen
- Man kann einen alternativen Überlauftest zeigen:

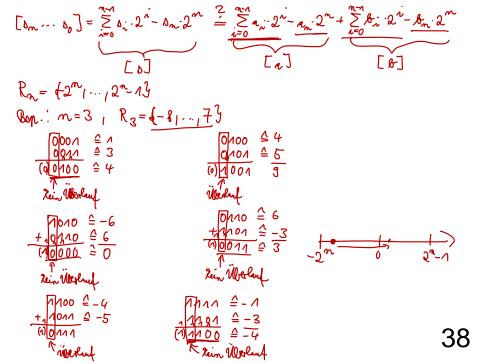
$$[a] + [b] + c_{-1} \notin R_n \Leftrightarrow c_n \neq c_{n-1}$$



Addierer für (n+1)-Bit-Zweierkomplement-Zahlen







Bevisio:

$$a_{m} \stackrel{A_{m-n} \dots A_{0}}{b_{m}}$$
 $b_{m} \stackrel{A_{m-n} \dots b_{0}}{b_{m}}$
 $c_{m} \stackrel{A_{m}}{b_{m}} \stackrel{A_{m}}{b_{n}} \stackrel{A_{0}}{b_{0}}$

See $a' = a_{m-n} \dots a_{0}$
 $b' = b_{m-n} \dots b_{0}$
 $b' = b_{m-n} \dots b_{0}$

Denot gilt: $\langle a' \rangle + \langle b' \rangle + c_{-n} = \langle c_{m-n} b' \rangle$
 $c_{m-n} = 1 \iff \langle a' \rangle + \langle b' \rangle + c_{-n} \geqslant 2^{m} \iff a_{m-n} = 1 \implies \langle a' \rangle - a_{m} = 1 \implies \langle a' \rangle - a$

[b] = <b'>-bn 2~

Fill 1.1: cn-=1 @ (a1) + (b1)+c, >2" Qui) Esgilt a) an= bn=0, Nor on=1 => an= bn + sn b) [a]+[b]+en=(a)>+(b)>+en>2m <a'>-m2n <6'>-bn2n =) [a]+[b]+c_n € R_ = This dien Fall wit i) goziet. en ii) Widts on seign I da wir grnif tallan

Fill 1: an= bn=0

0 ann ... 20

Pn= (-2m, ..., 2n-1)

Fill
$$1.2$$
: $c_{mn} = 0 \iff \langle a' \rangle + \langle b' \rangle + c_{-n} \langle 2^m \rangle$

But i) the ext $a_m = b_m = 0$ $b_m = 0$

By $[a] + [b] + c_{-n} = \langle a' \rangle + \langle b' \rangle + c_{-n} \langle 2^m \rangle$

much tellarnshue

(Auferdam $\langle a' \rangle + \langle b' \rangle + c_{-n} \rangle = 0$
 $\Rightarrow 0 \in [a] + [b] + c_{-n} < 2^m$

Exp. $a_m = b_m = 0$

Due to tellarnshue fift $[a] + [b] + c_{-n} \in R_{n-1} d.3$.

2. D. $[a] + [b] + c_{-n} = [a]$
 $[a] + [b] + c_{-n} = \langle a' \rangle + \langle b' \rangle + c_{-n}$
 $[a] + [b] + c_{-n} = \langle a' \rangle + \langle b' \rangle + c_{-n}$
 $[a] + [b] + [a] + [a]$

2. Fill: $a_{m} = 1$, $b_{m} = 0$ 3. Fill: $a_{m} = 0$, $b_{m} = 1$ Exercise Fall: $a_{m} = 1$, $a_{m} = 1$

Subtraktion

Wegen -[b] = [b] + 1 kann [a] - [b] zurückgeführt werden auf $[a]+[\overline{b}]+1.$

Beispiel:

$$[a] = [0110] = 6_{10}, \quad [b] = [0111] = 7_{10}, \quad [\overline{b}] = [1000]$$

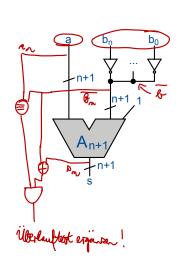
$$\begin{bmatrix} 0 & 1 & 1 & 0 \\ + & 1 & 0 & 0 \\ + & 1 & 1 \end{bmatrix}$$

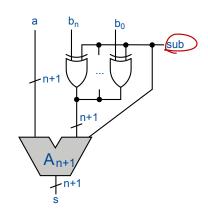
$$1111 = (-1)_{10}$$

- Den Schaltkreis für Subtraktion gewinnt man aus einem Addierer.
- Kombinierter Addierer/Subtrahierer.



Subtrahierer





$$\begin{array}{ll} b_i \oplus 0 = \underline{b}_i & sub = 0 : \underline{[a] + \underline{[b] + 0}} \\ b_i \oplus 1 = \overline{b}_i & sub = 1 : \underline{[a] + [\overline{b}] + 1} = \underline{[a] - [b]} \end{array}$$

