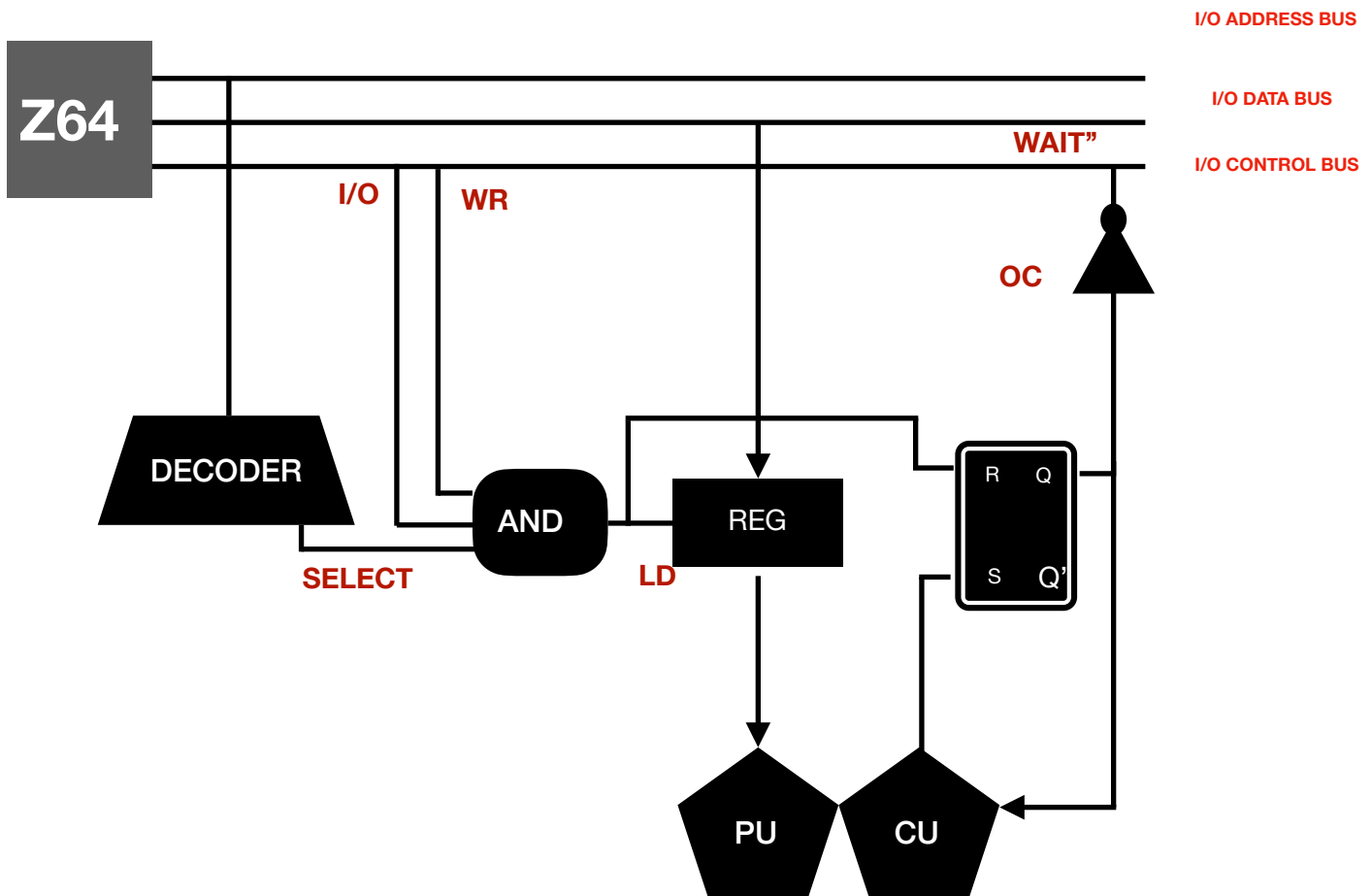


INTERFACCIA DI OUTPUT PER CONNESSIONE DI PIÙ DISPOSITIVI. Il processore trasferisce dati verso il dispositivo.



Il processore scriverà i dati sul data bus e tutti i device attaccati al processore vedranno questi dati. Soltanto uno deve essere il processore che li acquisisce.

Il processore scriverà sull'address bus l'indirizzo del dispositivo verso cui interagire.

Se l'indirizzo è associato a quel dispositivo viene abilitato il segnale $SELECT = 1$.

Si attivano i segnali di $I/O = 1$ e $WR = 1$ e l'AND vale 1: in questo modo abilitiamo la scrittura sul registro.

Ora informiamo la CU che c'è un dato che può essere consumato dal dispositivo stesso.

Quindi nel periodo successivo la CU controlla se la variabile di condizione $WAIT$ è 1 o 0.

Se la PU ha consumato quel dato, allora $WAIT = 0$, quindi $WAIT = Q = 1$.

Per fare questo setta $S = 1$ (La CU).

Se la PU non ha ancora finito di consumare il dato allora $WAIT = 1$, quindi $WAIT = Q = 0$, e il device va in attesa indefinita, loop.

Dopodiché i segnali di I/O e WR vengono reimpostati a 0 alla fine del periodo di Clock.