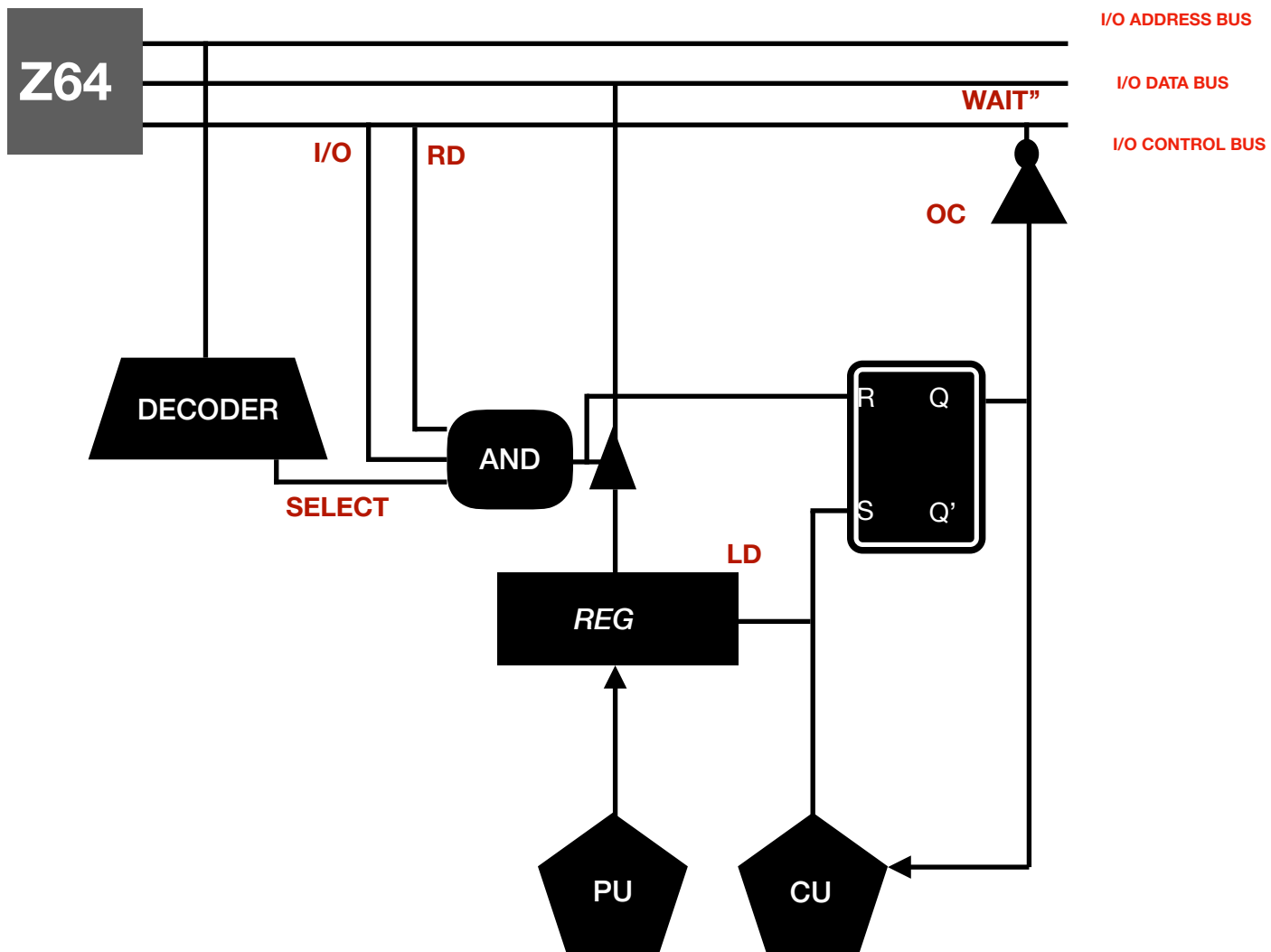


**INTERFACCIA DI INPUT PER CONNESSIONE DI PIÙ DISPOSITIVI.**  
Il dispositivo trasferisce dati verso il processore.



Ogni dispositivo ha un decoder.

Il decoder serve a ricevere dall'address bus un indirizzo.

Se l'indirizzo è associato a quel dispositivo viene abilitato il segnale  $SELECT = 1$ .

È il processore che metterà sull'address bus l'indirizzo del device.

Ora il dato deve fluire dal device al processore perciò quest'ultimo imposta i segnali  $I/O = 1$  ed  $RD = 1$ , l'and dei 3 segnali vale 1 e viene abilitato il buffer three-state.

In questo modo il contenuto del registro può fluire verso il processore.

Nel mentre i dati vengono prodotti dall'unità di processamento il processore deve rimanere in stallo - bisogna aspettare che il dato venga prodotto.

Se la PU ha completato il suo lavoro, allora  $WAIT = 0$ , quindi  $WAIT = Q = 1$ , quindi la CPU uscirà dalla fase di stallo perché il dato è stato prodotto e il device si blocca. Per fare questo setta  $S = 1$  (La CU).

Se la PU non ha ancora finito di produrre il dato allora  $WAIT = 1$ , quindi  $WAIT = Q = 0$ . Dopodiché i segnali di  $I/O$  e  $RD$  vengono reimpostati a 0 alla fine del periodo di Clock.