

项目名称：为 SimpleCPU 增加 Supervisor 和 User 态支持

项目详细方案：

首先安装工作环境，熟悉 SimpleCPU 源码以及对 RISC-V 特权态规范进行调研。随后补充实现部分 CSR 寄存器，实现基础的例外功能。再根据 RISC-V 相关规范对 Supervisor 及 User 特权态相关 CSR 寄存器及例外机制进行实现。与此同时设计并实现相应测试用例，对实现的特权态及例外机制进行测试，保证正确性。

项目开发时间计划：

- |                      |                             |
|----------------------|-----------------------------|
| 1、7 月 1 日——7 月 7 日   | 安装工作环境并调研 RISC-V 相关规范       |
| 2、7 月 8 日——7 月 10 日  | 阅读熟悉 SimpleCPU 源码           |
| 3、7 月 11 日——7 月 20 日 | 补充实现部分 CSR 寄存器，实现基础的例外功能    |
| 4、7 月 21 日——8 月 4 日  | 实现 User 特权态                 |
| 5、8 月 5 日——8 月 15 日  | 对 User 特权态实现测试用例并进行测试       |
| 6、8 月 16 日——8 月 31 日 | 实现 Supervisor 特权态           |
| 7、9 月 1 日——9 月 15 日  | 对 Supervisor 特权态实现测试用例并进行测试 |