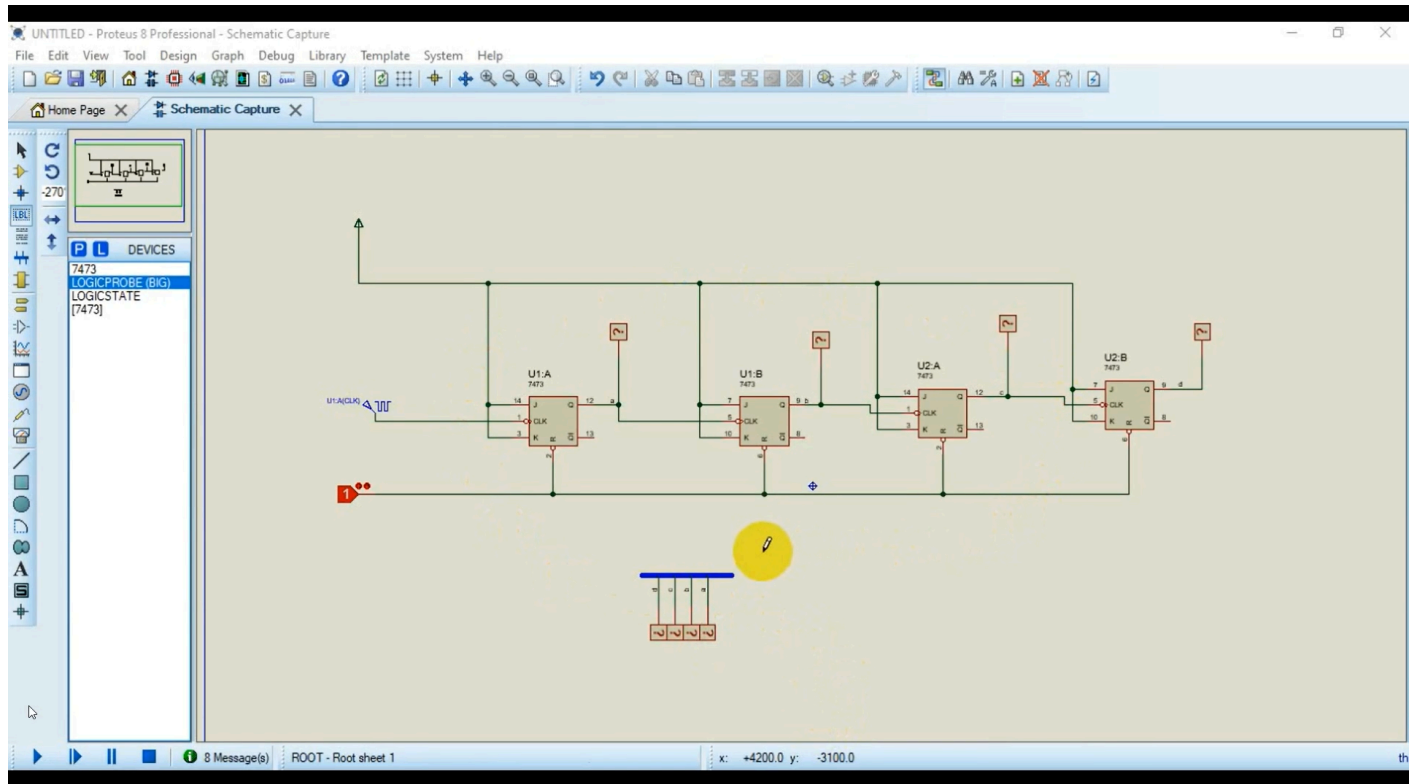


به نام خدا

جزوه آزمایشگاه معماری کامپیوتر _ قسمت 21 _ طراحی شمارنده 4 بیتی آسنکرون



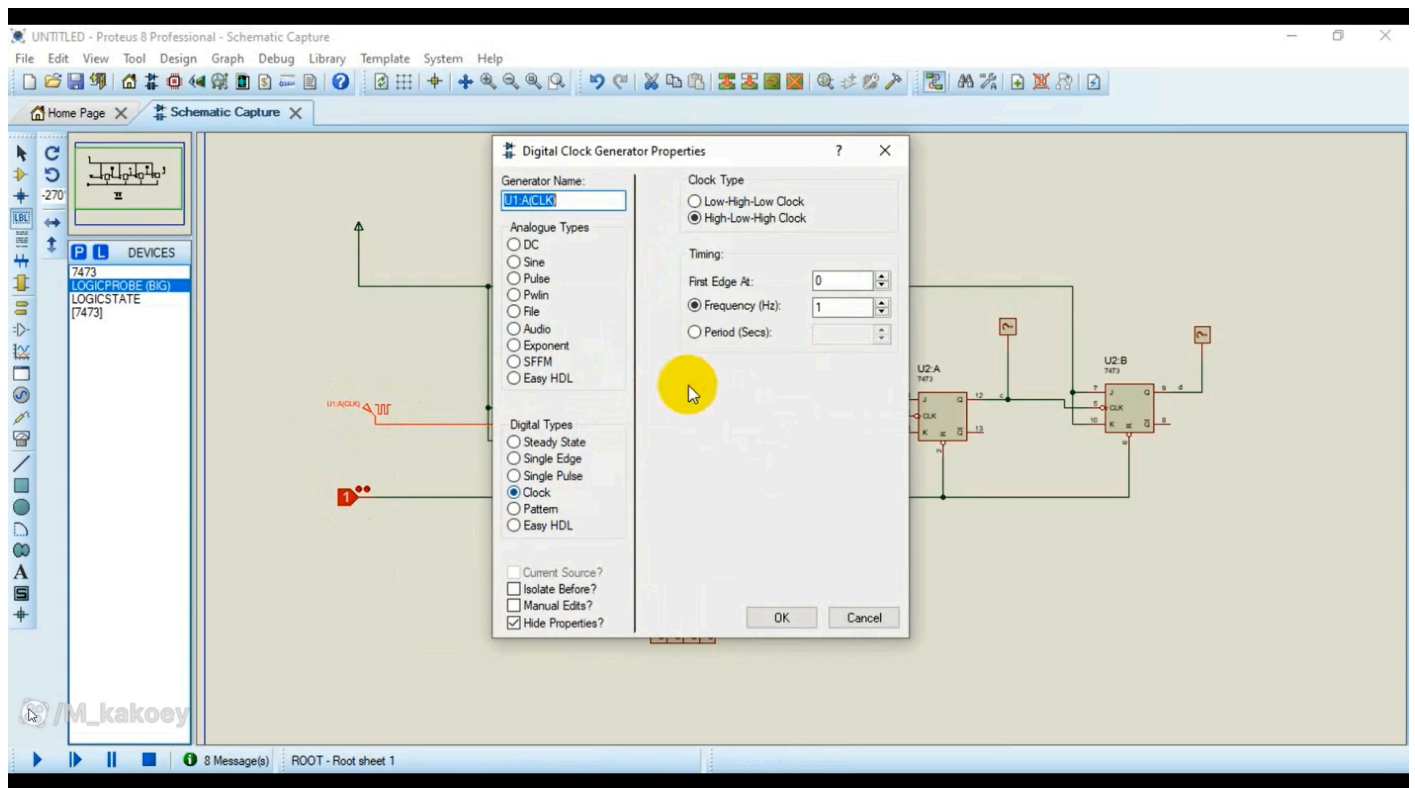
از قطعه 7473 برای فلیپ فلاپ jk استفاده کردیم.

الته ما برای طراحی این نوع شمارنده از فلیپ فلاپ نوع T استفاده میکنیم.

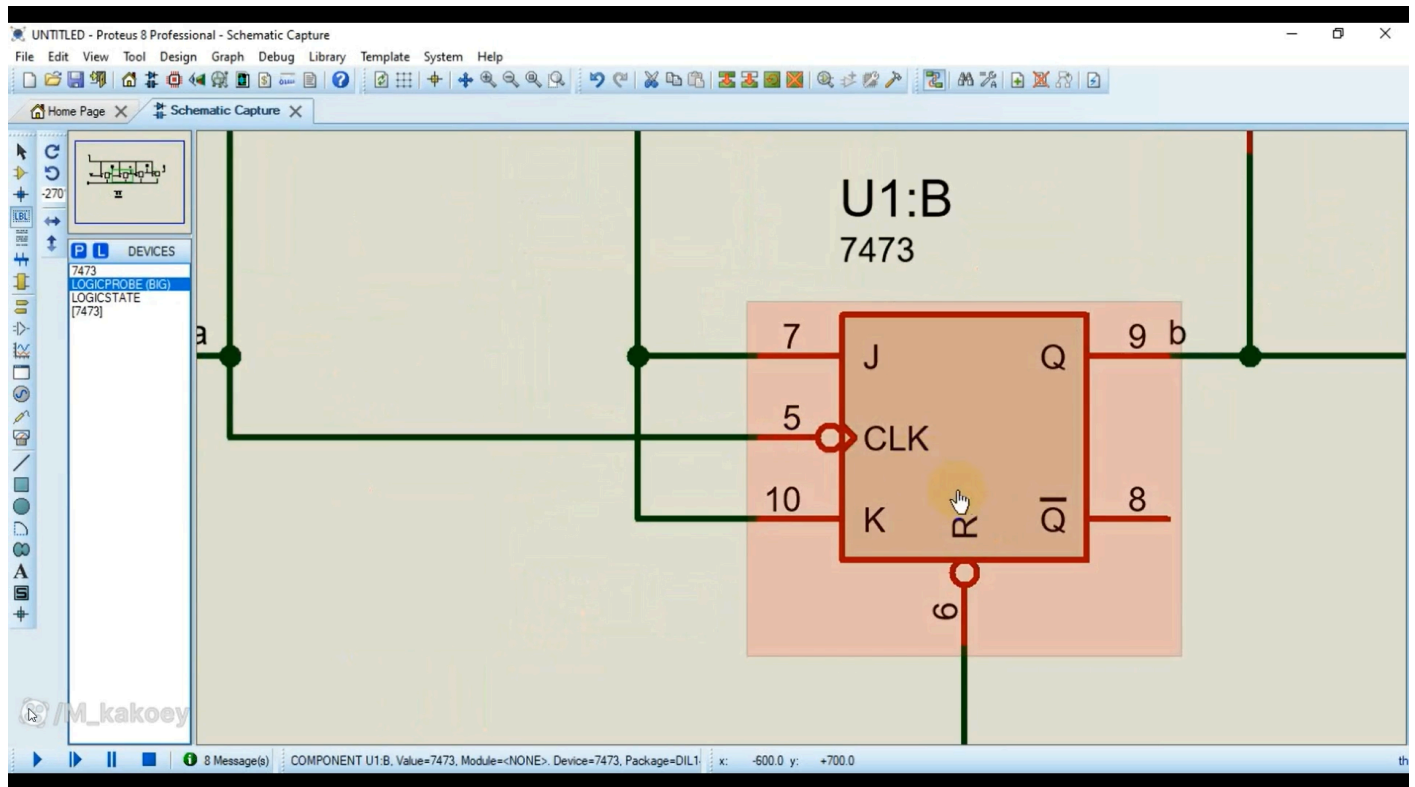
بنابراین برای اینکه فلیپ فلاپ jk را تبدیل به نوع T کنیم ، کافیت پایه های J و K آن را به یکدیگر متصل کنیم.

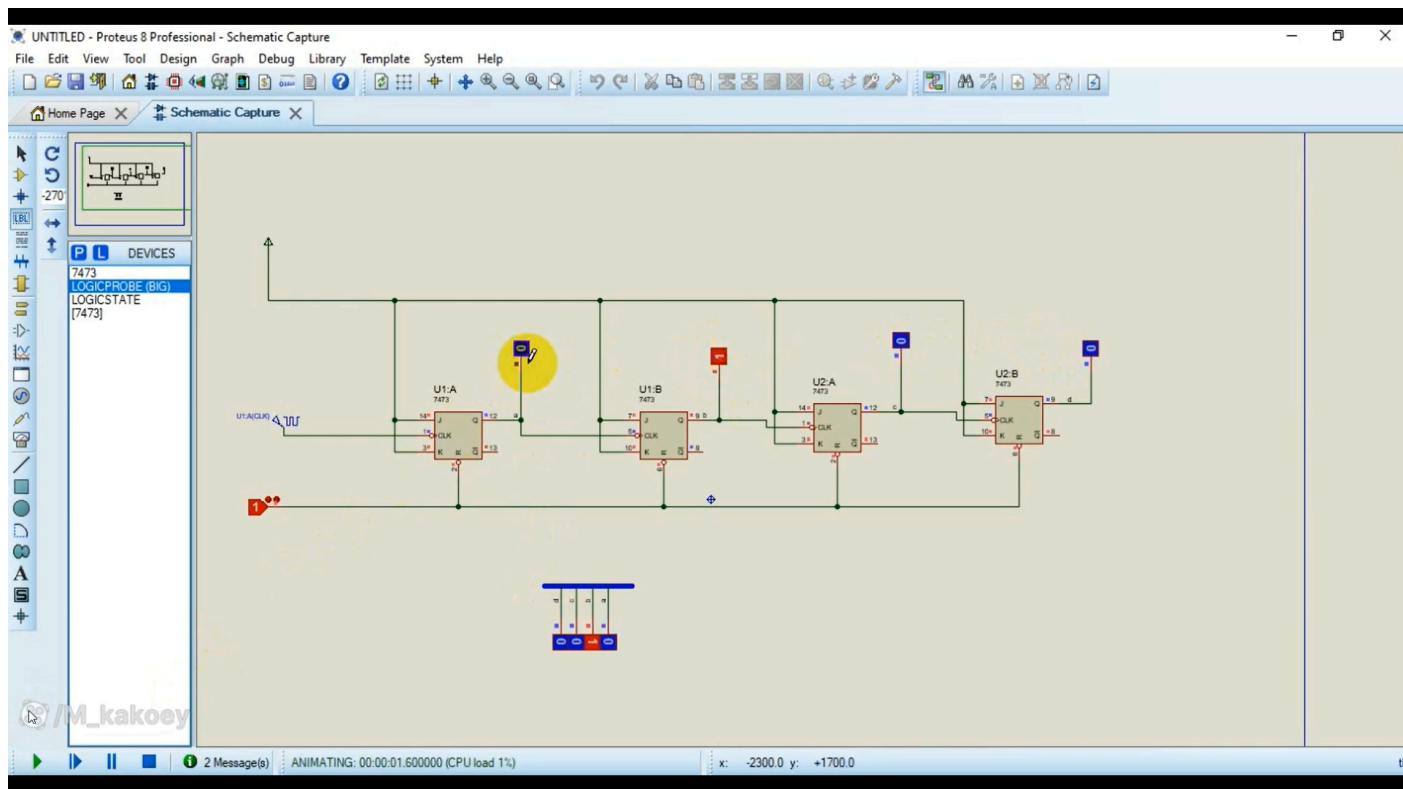
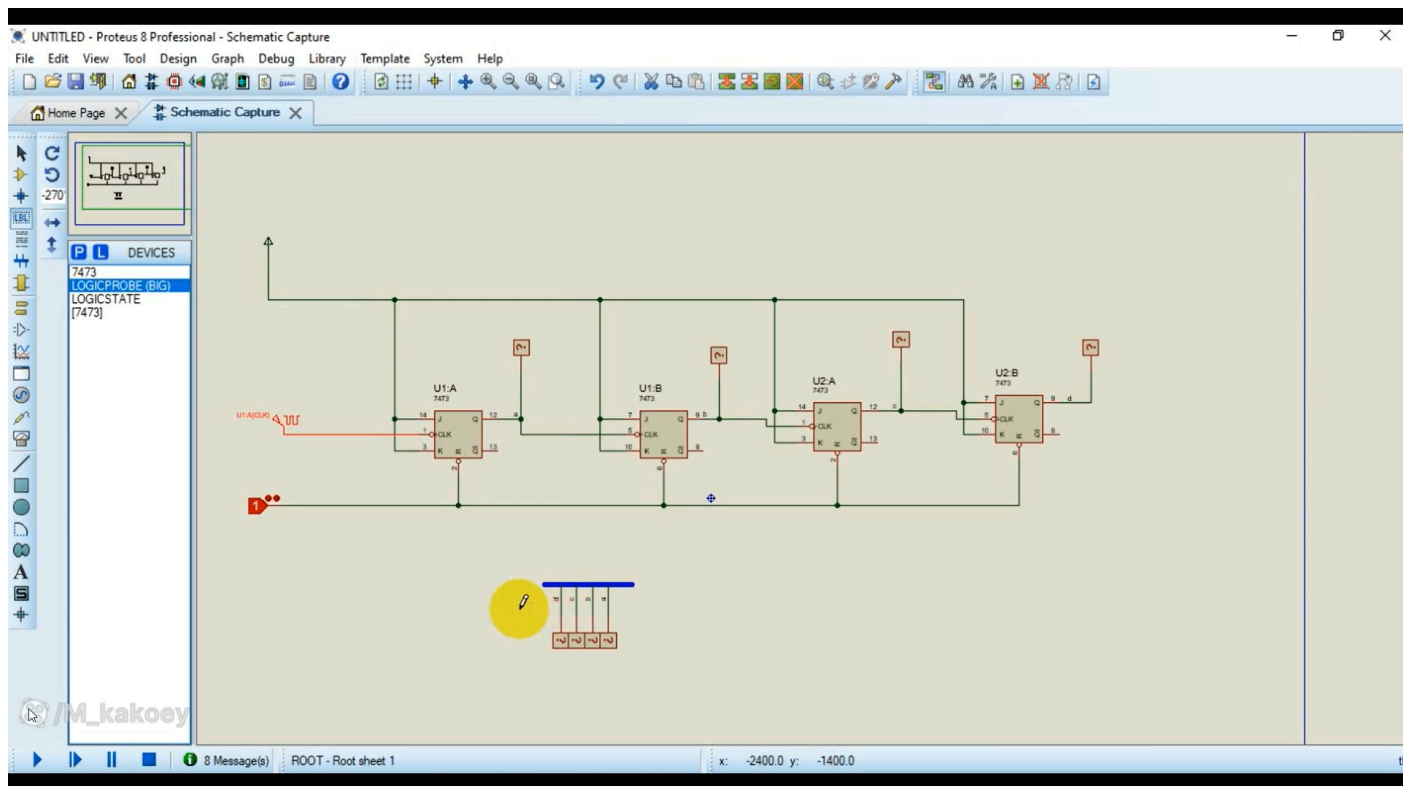
به پایه reset یک Logicstate متصل کردیم ، که هرگاه 0 شود کل فلیپ فلاپ ها را صفر میکند.

به فلیپ فلاپ اول یک clock puls متصل کردیم. جزئیات آن را میتوانید در زیر مشاهده کنید :



فرکانس این کلاک پالس 1 است. بدین معنا که هر یک ثانیه یک پالس ارسال میکند.
اگر لبه کلاک پالس مثلث داشته باشد، بدین معناست که با لبه پایین رونده کار میکند.





Print