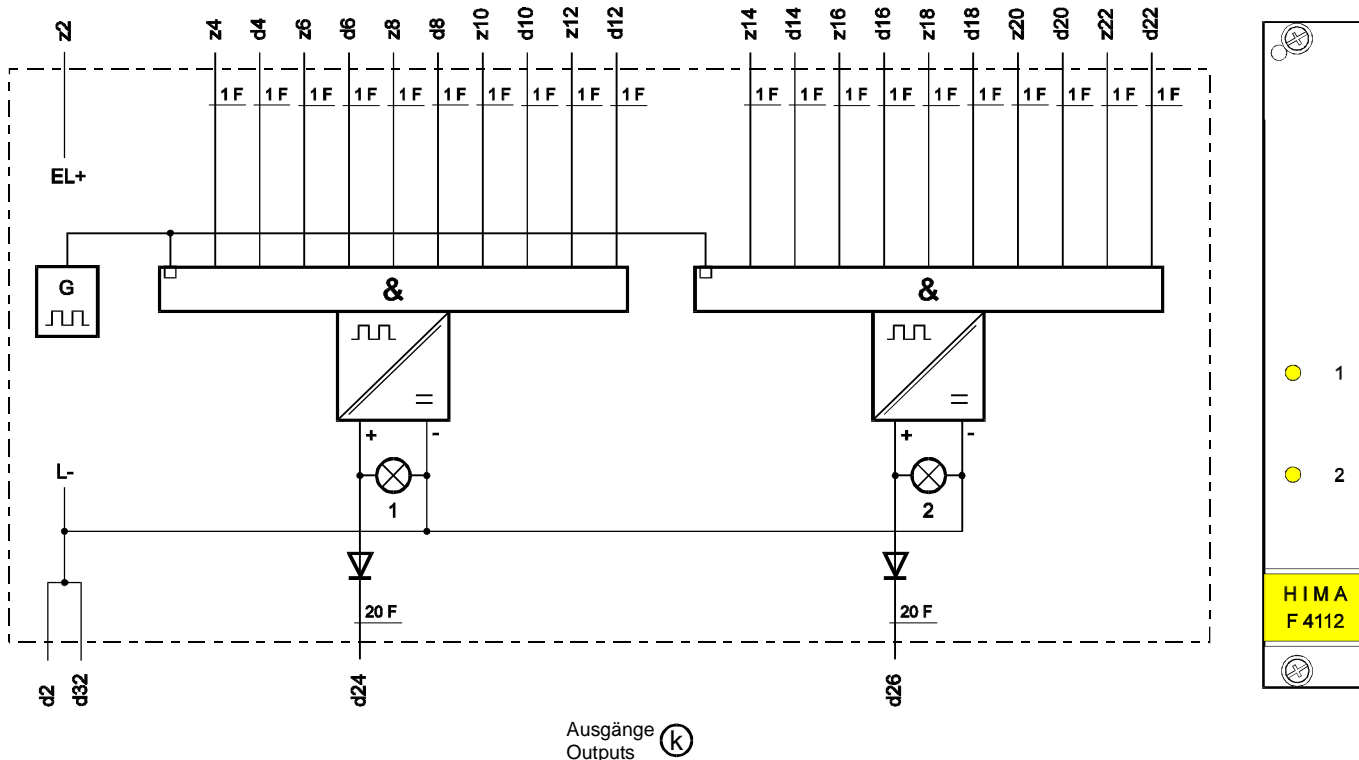


2fach fehlersicheres UND-Glied F4112
 mit je zehn Eingängen

2-fold fail-safe AND gate module F4112
 with ten inputs each



Die Baugruppe ist geprüft nach DIN VDE 160, DIN VDE 0116 und DIN V 19250 (Anforderungsklassen 1...6).

The module is tested according to DIN VDE 0160, DIN VDE 0116 and DIN V 19250 (requirement classes 1...6).

Die Schaltung verwirklicht UND-Funktionen mit je 10 Eingängen.

The circuit realizes AND functions with 10 inputs each.

Die Ausgänge sind durch Dioden entkoppelt; durch Parallelschaltung können ODER-Verknüpfungen gebildet werden.

The outputs are decoupled by diodes; for OR functions (wired OR) they can be connected in parallel.

Schaltzeit ca. 4 ms
 Rückstellzeit ca. 12 ms
 Betriebsdaten 24 V = / -15...+20 %, $w_{ss} < 15\%$, 75 mA
 Umgebungsklima -25...+70 °C
 Raumbedarf 4 TE - H 100 F 32.101

Switching time approx. 4 ms
 Reset time approx. 12 ms
 Operating data 24 V DC / -15...+20 %, $r_{pp} < 15\%$, 75 mA
 Ambient conditions -25...+70 °C
 Space requirement 4 TE - H 100 F 32.101