F 3334 HI 803 060 D (1838)

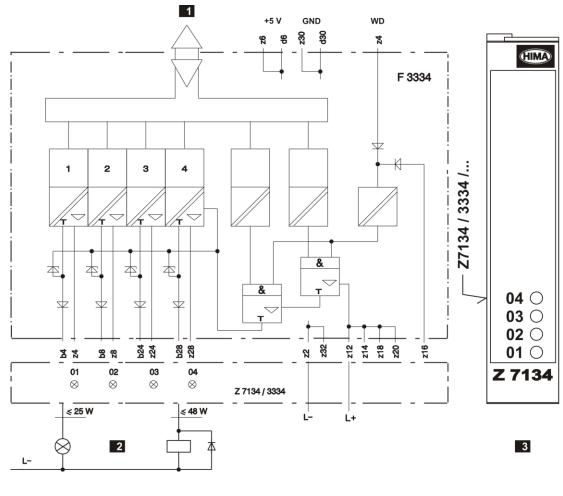




F 3334: Ausgangsmodul

sicherheitsbezogen, TÜV geprüft nach IEC 61508 für Anwendungen bis SIL 3

- 4 Kanäle für ohmsche oder induktive Last bis 2 A (48 W).
- Leuchtmelder-Anschluss bis 25 W.
- Mit integrierter Sicherheitsabschaltung, mit sicherer Trennung.
- Mit Leitungsbruch-Überwachung.
- Kein Ausgangssignal bei Leitungsbruch in der Einspeisung L-.
- Für HlQuad X (SILworX) und HlQuad (ELOP II, erfordert Funktionsbaustein **HB-BLD-3** oder **HB-BLD-4**).



1 E/A-Bus

3 Kabelstecker Frontansicht

2 Lampe oder Last (ohmsch oder induktiv)

Bild 1: Blockschaltbild des Moduls und Frontansicht des Kabelsteckers

Das Modul wird während des Betriebs automatisch und vollständig getestet. Die wesentlichen Tests sind:

- Schaltfähigkeit der Sicherheitsabschaltung.
- Zurücklesen der Ausgangssignale. Die Schaltschwelle für zurückgelesene Low-Signale beträgt ≤ 6,5 V. Im Fehlerfall kann der Pegel des Low-Signals bis zu diesem Wert ansteigen, ohne dass dies erkannt wird.
- Übersprechen der Ausgänge (Walking-Zero: Die Kanäle werden einzeln nacheinander auf 0 gezogen und nur 1 Kanal darf diesen Wert haben).

Die LEDs des Kabelsteckers werden nicht getestet.

Technische Daten

Ausgänge 2 A pro Kanal, kurzschlussfest

Interner Spannungsabfall Max. 2 V bei 2 A Last

Zulässiger Leitungswiderstand Max. 3,6 Ω

(Hin + Rück)

Überwachte Schaltzeit (ELOP II) Max. 250 µs (ohne Verlängerung durch den Funkti-

onsbaustein)

Überwachte Schaltzeit (SILworX) Max. 250 μs (wenn maximale Testimpulsdauer = 0)

Raumbedarf 4 TE

Stromaufnahme 130 mA bei 5 VDC (über Rückwandbus)

130 mA bei 24 VDC zuzüglich Last (über Kabelste-

cker)

Verdrahtung

Die Adernkennzeichnung der folgenden Kabelstecker ist den entsprechenden Tabellen zu entnehmen:

- Kabelstecker Z 7134/3334/Cx für den einpoligen Anschluss (Tabelle 1).
- Kabelstecker Z 7134/3334/Cx/P2 f
 ür den zweipoligen Anschluss (Tabelle 2).

Kanal	Pin	Farbe	Anschluss				
1	b4	WH					
2	b8	BN	Kabel: LiYY 4 x 1,5 mm²				
3	b24	GN	Napel. Liff 4 x 1,5 iiiiii				
4	b28	YE					
L-	z2	BK	Flachsteckhülse 2,8 x 0,8 mm ²				
L+	z12	RD	$q = 1 \text{ mm}^2$, $I = 750 \text{ mm}$				

Tabelle 1: Adernkennzeichnung Kabelstecker Z 7134/3334/Cx

Seite 2 von 10 HI 803 060 D Rev. 1.01

Kanal	Pin	Farbe	Anschluss
1	b4	BN	
	x4	WH	
2	b8	YE	
	x8	GN	Kabel: LiYY 8 x 1,5 mm ²
3	b24	PK	
	x24	GY	
4	b28	RD	
	x28	BU	
L-	z2	BK	Flachsteckhülse 2,8 x 0,8 mm ²
L+	z12	RD	$q = 1 \text{ mm}^2$, $I = 750 \text{ mm}$

Tabelle 2: Adernkennzeichnung Kabelstecker Z 7134/3334/Cx/P2 für 2-poligen Anschluss

Allgemeine Projektierungshinweise

- Die Ausgänge sind ohne externe Entkopplungsdioden parallel schaltbar.
- Es dürfen nur 2 Kanäle gleichzeitig mit dem maximal zulässigen Strom (2 A pro Kanal)
 belastet werden. Bei Belastung mit 1 A können alle Kanäle gleichzeitig verwendet werden.
- Für induktive Lasten ist eine geeignete Freilaufdiode einzusetzen.
- Der Anschluss rein kapazitiver Lasten ist nicht gestattet.
- Die Leitungslänge darf bis zu 3 km betragen, sofern die Leitungskapazität 1 μF nicht übersteigt.
- Die Standardabsicherung der Module im Rack beträgt 4 A (Träge).
- In einem Rack dürfen maximal 10 Ausgangsmodule mit Nennlast betrieben werden.
- Das Ausgangsmodul F 3334 detektiert ab dem Hardware-Ausgabestand AS03 keinen Leitungsschluss mehr. Projektierungshinweise für ELOP II
- Für den einkanaligen Betrieb wird in ELOP II der Funktionsbaustein HB-BLD-3 benötigt, für den zweikanaligen Betrieb der Funktionsbaustein HB-BLD-4. Weitere Informationen zu den Funktionsbausteinen siehe die ELOP II Online-Hilfe.
- Die Funktionsbausteine bieten für die Leitungsüberwachung notwendige Konfigurationsmöglichkeiten.
- Bei Lampenlasten ist eine Verzögerung der Leitungsschluss-Überwachung im Funktionsbaustein einzustellen, die für alle Kanäle wirksam ist. Die Verzögerung der Leitungsschluss-Überwachung wird am Eingang Max Zeit LB/LS in ms des Funktionsbausteins im Bereich von 1 ... 50 ms eingestellt.
- Ab Ausgabestand AS03 ist ein Widerstand 5 Ω / 1 W in Reihe zur Lampe zu schalten.
- Die Leitungsbruch-Überwachung erfordert eine Last von mindestens 10 mA.
- Leitungsschluss und Leitungsbruch können im Anwenderprogramm über den Funktionsbaustein ausgewertet werden. Eine Auswertung des Leitungsbruchs erfolgt mit SIL 1.

HI 803 060 D Rev. 1.01 Seite 3 von 10

Projektierungshinweise für SILworX

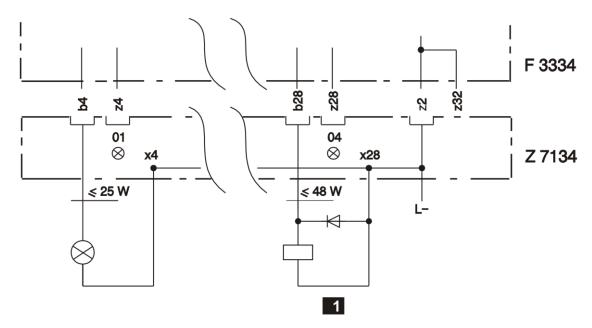
- In SILworX kann die Leitungsüberwachung konfiguriert werden.
- Bei Lampenlasten ist eine Verzögerung der Leitungsschluss-Überwachung im Hardware-Editor einzustellen, die für alle Kanäle wirksam ist. Die Verzögerung der Leitungsschluss-Überwachung wird mit dem Parameter Max. Testimpulsdauer [ms] im Bereich von 0 ... 50 ms eingestellt.
- Die Leitungsbruch-Überwachung erfordert eine Last von mindestens 10 mA.
- Leitungsschluss und Leitungsbruch können unter Verwendung globaler Variablen im Anwenderprogramm ausgewertet werden. Die Auswertung des Leitungsbruchs erfolgt mit SIL 1.

Projektierungshinweise für den redundanten Einsatz von F 3334

- Bei einem Leitungsschluss kann der doppelte Strom über die Ausgangslast fließen, bis der Leitungsschluss diagnostiziert wird.
- Damit kein Leitungsbruch angezeigt wird ist der erforderliche minimale Strom doppelt so hoch (20 mA).
- Bei einer Unterbrechung der Versorgungsleitung L- ist die sichere Abschaltung der Ausgänge nicht mehr gewährleistet.

2-poliger Anschluss an den Ausgängen

Für den 2-poligen Anschluss an den Ausgängen ist der Kabelstecker Z 7134/3334/Cx/P2 zu verwenden.



1 Induktive Last mit Freilaufdiode

Bild 2: 2-poliger Anschluss

Seite 4 von 10 HI 803 060 D Rev. 1.01

1 Konfiguration in SILworX

Das Modul wird im Hardware-Editor des Programmierwerkzeugs SILworX konfiguriert.

Bei der Konfiguration sind die folgenden Punkte zu beachten:

- Zur Diagnose des Moduls und der Kanäle können zusätzlich zum Messwert die Systemparameter im Anwenderprogramm ausgewertet werden. Nähere Informationen zu den Systemparametern sind in den Tabellen ab Kapitel 1.1 zu finden.
- Werden Redundanzgruppen angelegt, so erfolgt deren Konfiguration in den zugehörigen Registern. Die Register von Redundanzgruppen unterscheiden sich von denen der Module, siehe nachfolgende Tabellen.

Zur Auswertung müssen die Systemparameter im Anwenderprogramm globalen Variablen zugewiesen werden. Die erforderlichen Schritte sind im Hardware-Editor in der Detailansicht des Moduls durchzuführen.

Die nachfolgenden Tabellen listen die Systemparameter des Moduls in der gleichen Reihenfolge wie im Hardware-Editor.

1.1 Register Modul

Das Register Modul enthält die folgenden Systemparameter:

Systemparameter	Datentyp	S 1)	R/W	Beschreibung		
Name			W	Name des Moduls.		
Störaustastung	BOOL	J	W	Störaustastung durch das System zulassen (Aktiviert/Deaktiviert).		
				Nach einer transienten Störung verzögert das System die Fehlerreaktion bis zur Sicherheitszeit. Der letzte gültige Prozesswert bleibt für das Anwenderprogramm bestehen.		
				Standardeinstellung: Aktiviert		
				Details zur Störaustastung siehe Systemhandbuch HI 803 210 D.		
Testintervall [ms]	UDINT	J	W	Intervall der Testimpulse.		
				Wertebereich: (1000 MAXUDINT) ms		
				Granularität: 1000 ms		
				Standardwert: 1000 (1 s)		
· · · · · · · · · · · · · · · · · · ·		Maximale Dauer eines Testimpulses.				
[ms]				Wertebereich: 0 50 ms		
	I Decreased and " account			Standardwert: 0		
Die folgenden Status und Parameter können globalen Variablen zugewiesen und im Anwenderprogramm verwendet werden.						
Explizites Auslösen des Wiederanlaufs benötigt	BOOL	J	R	TRUE Das Modul benötigt eine Aufforderung für den Wiederanlauf.		
				FALSE Das Modul führt einen nötigen Wiederanlauf automatisch durch. Modul in STOP. Verbindungsverlust.		
Hintergrundtest-	BOOL	J	R	TRUE Ein Hintergrundtest hat einen Fehler erkann		
Störaustastung aktiv				FALSE Die Hintergrundtests haben keinen Fehle erkannt.		
				Modul in STOP.		
				Verbindungsverlust.		

HI 803 060 D Rev. 1.01 Seite 5 von 10

Systemparameter	Datentyp	S 1)	R/W	Beschreib	oung		
Initialisierung aktiv	BOOL	J	R	TRUE	Das Modul führt momentan initiale Tests durch.		
				FALSE	 Die Durchführung der initialen Tests ist abgeschlossen. Modul in STOP. Verbindungsverlust. 		
Modul OK	BOOL	J	R	TRUE	Das System hat keinen internen Fehler festgestellt.		
				FALSE	 Das System hat einen internen Fehler festgestellt. Modul in STOP. Verbindungsverlust. 		
Modul-Prozesswert OK	BOOL	J	R	TRUE	Das System hat keinen Kanalfehler festgestellt.		
				FALSE	 Das System hat mindestens einen Kanalfehler festgestellt. Modul in STOP. Verbindungsverlust. 		
Restart bei Fehler unterdrücken	BOOL	J	W		nder kann den automatischen Wiederanlauf ern unterdrücken.		
				Fehler durd länger als	automatische Wiederanlauf nach einem chgeführt wird, muss der Systemparameter die Sicherheitszeit der F-CPU den Wert genommen haben (gilt nicht für Feldfehler).		
				TRUE	Kein automatischer Wiederanlauf nach einem Modul- oder Kanalfehler.		
				FALSE	Automatischer Wiederanlauf nach einem Modul- oder Kanalfehler.		
	Standardeinstellung: FALSE						
Systemparameter wird vom Betriebssystem sicherheitsbezogen behandelt, ja (J) oder nein (N).							

Tabelle 3: Register **Modul** im Hardware-Editor

Seite 6 von 10 HI 803 060 D Rev. 1.01

1.2 Register F 3334_1: Kanäle

Das Register **F 3334_1: Kanäle** enthält für jeden Kanal die folgenden Systemparameter:

Systemparameter	Datentyp	S 1)	R/W	Beschreibung		
Kanal-Nr.			R	Kanalnummer, fest vorgegeben.		
Kanalwert [BOOL] ->	BOOL	J	R	Binärwert gemäß der Schaltpegel LOW (dig) und HIGH (dig).		
				TRUE Kanal eingeschaltet.		
				FALSE Kanal ausgeschaltet.		
-> Prozesswert OK [BOOL]	BOOL	J	R	TRUE Fehlerfreier Kanal. Kein interner oder feldseitiger Fehler erkannt. Die Initialisierung des Moduls ist erfolgreich abgeschlossen. FALSE Fehlerhafter Kanal. Interner oder feldseitiger Fehler erkannt. Die Durchführung der initialen Tests ist nicht abgeschlossen. Modul in STOP. Verbindungsverlust.		
-> Kanal OK [BOOL]	BOOL	J	R	TRUE Fehlerfreier Kanal. Der Kanalwert ist gültig. FALSE Fehlerhafter Kanal. Modul in STOP. Verbindungsverlust.		
LS/LB aktiv	BOOL	J	W	Leitungsschluss- und Leitungsbruch-Überwachung (Aktiviert/Deaktiviert) Standardeinstellung: Aktiviert		
LS/LB-Modus [UINT] ->	UINT	J	R	Modus Beschreibung		
				Keine Leitungsüberwachung LS/LB für diesen Kanal, Fehlermeldungen werden unterdrückt. Nicht belegte Eingänge werden wie Modus = 0 behandelt. Leitungsüberwachung LS/LB für diesen		
				1 Leitungsüberwachung LS/LB für diesen Kanal aktiv.		
				 2 "Inverse" Leitungsüberwachung LS/LB: ■ LS des Kanal → FALSE ■ Kein LS am Kanal → TRUE. Der Ausgangskreis soll offen sein. 		
-> LB [BOOL]	BOOL	J	R	TRUE Leitungsbruch.		
				FALSE		
-> LS [BOOL]	BOOL	J	R	TRUE Leitungsschluss. FALSE		

HI 803 060 D Rev. 1.01 Seite 7 von 10

Systemparameter	Datentyp	S 1)	R/W	Beschreibung		
redund.	BOOL	J	R	Vorausset existieren	tzung: Es muss ein redundantes Modul	
				TRUE	Kanalredundanz für diesen Kanal aktiviert.	
				FALSE	Kanalredundanz für diesen Kanal deaktiviert.	
				Standarde	einstellung: TRUE	
¹⁾ Systemparameter wird vom Betriebssystem sicherheitsbezogen behandelt, ja (J) oder nein (N).						

Tabelle 4: Register **F 3334_1: Kanäle** im Hardware-Editor

Den Systemparametern mit -> können globale Variablen zugewiesen werden, die im Anwenderprogramm verwendet werden können. Für die Systemparameter ohne -> müssen die Werte direkt definiert werden.

Seite 8 von 10 HI 803 060 D Rev. 1.01

1.3 Beschreibung Diagnoseeintrag

Das Modul wird während des Betriebs automatisch und vollständig auf sicherheitsrelevante Fehler getestet. Der Diagnoseeintrag ist ungleich 0, wenn auf dem Modul ein oder mehrere Fehler festgestellt wurden.

Defekte Module sind gegen intakte Module des gleichen Typs oder eines zugelassenen Ersatztyps auszutauschen.

Bit	Codierung 1)	Beschreibung					
0	0x0000001	Modulfehler Hardware					
1	0x00000002	Das Modul im Steckplatz wurde nicht erkannt. Der Steckplatz ist entweder leer oder mit einem falschen Modultyp bestückt!					
2	0x00000004						
		Modul defekt (Fehlercode nur für interne Zwecke).					
31	0x80000000						
	Der Status kann aus mehreren Codierungen bestehen, z. B: Modulstatus = 0x80000001 (0x00000001 + 0x80000000).						

Tabelle 5: Codierung des Diagnoseeintrags

1.3.1 Kanalstatus

Das Kanalstatus-Byte im Diagnoseeintrag zeigt folgenden Status:

Bit	Codierung 1)	Beschreibung				
0	0x01	Kanalfehler Hardware.				
		Anzeige F-IOP: Dauerlicht der Kanal-LED.				
1	0x02	Leitungsschluss (LS).				
		Abhilfe: Kanal-Beschaltung Limit-Werte prüfen.				
		Anzeige F-IOP: Blinken1 der Kanal-LED.				
2	0x04	Leitungsbruch (LB).				
		Abhilfe: Kanal-Beschaltung Limit-Werte prüfen.				
		Anzeige F-IOP: Blinken1 der Kanal-LED.				
5	0x20	Temperatur überschritten oder Betriebsspannung unterschritten.				
6	0x40	Kanalfehler Hardware. (Fehlercode nur für interne Zwecke)				
7	0x80	Anzeige F-IOP: Dauerlicht der Kanal-LED.				
	Der Status kann aus mehreren Codierungen bestehen, z. B: Kanalstatus = 0x81 (0x01 + 0x80)					

Tabelle 6: Kanalstatus F 3334

HI 803 060 D Rev. 1.01 Seite 9 von 10

Seite 10 von 10 HI 803 060 D Rev. 1.01