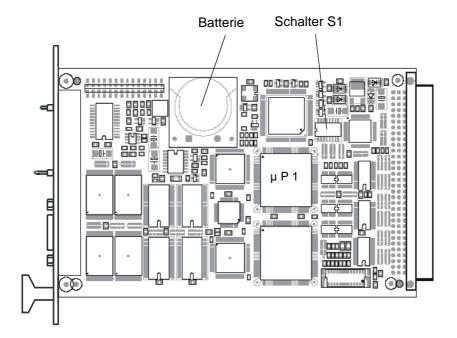


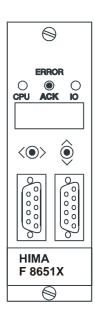
F 8651X

( (

# F 8651X: Zentralbaugruppe

Einsatz in den PES H51q-M, -H, -HR





**Abbildung 1: Ansicht** 

Mikroprozessoren INTEL 386EX, 32 Bit

Taktfrequenz 25 MHz

Speicher pro Mikroprozessor:

Betriebssystem Flash-EPROM 1 MB Anwenderprogramm Flash-EPROM 1 MB \*

Datenspeicher SRAM 1 MB \*

\* Nutzungsgrad von Betriebssystemversion abhängig

Schnittstellen Zwei serielle Schnittstellen RS 485

mit galvanischer Trennung

Diagnoseanzeige Vierstellige Matrixanzeige mit abrufbaren Informationen

Fehlerabschaltung Sicherer Watchdog mit 24-V-Ausgang, belastbar bis 500 mA, kurzschlussfest Aufbau Zwei Platinen im Europakartenformat,

eine Platine für Diagnoseanzeige

Raumbedarf 8 TE Betriebsdaten 5 V / 2 A

## Einstellung der Busstationsnummer mit Schalter S1-1/2/3/4/5/6/7:

Posi	tion Schalter N					
	Schalter I	On DOME Nr.	Schalter Nr.		Schalter Nr.	Schalter Nr.
	Nr. 1 2 3 4	5 Station nicht zulässig 8	Nr. 1 2 3 4 5 On [ ] [ ] [ ] [ ] Off [ ] [ ] [ ] [ ]	Station N	Nr. 1 2 3 4 5 On 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	Station Nr. 1 2 3 4 5 24 On
0	Off III III III	9	Off	17	Off	24 Off
2	Off U	■ 9 ■ 10	Off I I I I I I I I I I I I I I I I I I	18	On □ ■ □ □ ■	$O_0 \square \blacksquare \square \blacksquare \blacksquare$
3	On <b>   </b>	■ 10 ■ 11	On ■ ■ □ ■ □	19	On ■ ■ □ □ ■	07 On ■ ■ □ ■ ■
4	Off Off Off	■ '' □ 12	On □ □ ■ ■ □	20	On □ □ ■ □ ■	On [] [ <b>-</b>   <b>-</b>
5	On ■ □ ■ □	13	Off III II		On ■ □ ■ □ ■	oo On ■ □ ■ ■
6	Off D D D D D D D D D D D D D D D D D D	■ 14	On □ ■ ■ □ □	22	Off	20 On 🗆 🔳 🔳
7		15	Off	23	On	31 On
	O# L L L ■	•	O# 0 0 0 0 ■		0#1111111	O# L L L L
Posit	tion Schalter N					
	Schalter I	On Off Off Off Off Off Off Off Off Off O	Schalter Nr.		Schalter Nr.	Schalter Nr.
Station	Nr. 1 2 3 4	5 Station	Nr. 1 2 3 4 5	Station N	Nr. 1 2 3 4 5	Station Nr. 1 2 3 4 5
32		40	On Off	48	On O	56 On
33	On Off	<b>⊌</b> 41	On Off Off Off Off Off Off Off Off Off O	49	On Off Off Off Off Off Off Off Off Off O	5/ Off 🗌 🗎 🗎 🗎
34	On Off	<b>⊌</b> 42	On Off	50	On Off	58 On
35	On Off On Off	<b>⊌</b> 43	On Off Off Off Off Off Off Off Off Off O	51	On O	59 Off □ ■ □ □
36	Off ■ ■ □ ■	<b>Ы</b> 44	Off	52	On Off	00 Off ■ ■ □ □
37	Off ∐ ■ ∐ ■	<b>⊌</b> 45	On	53	On Off Off Off Off Off Off Off Off Off O	61 On
38	On Off	<b>⊌</b> 46	Off ■ □ □ □ ■	54	On Off	62 On
39	On Off	<b>⊌</b> 47	On Off	55	On Off	63 On
Posit	tion Schalter N	Nr. 6 7				
		On Off				
Station	Schalter I Nr. 1 2 3 4		Schalter Nr. Nr. 1 2 3 4 5	Station N	Schalter Nr. Nr. 1 2 3 4 5	Schalter Nr. Station Nr. 1 2 3 4 5
64	On Off	72	On D D D D D D D	80	On Off	88 Off
65	On Off	73	On Off	81	On Off	89 Off
66	On Off	74	On Off	82	On Off	90 On
67	On Off U	,,	0	83	On Off	91 Off
68	On Off		011 =	84	On Off	92 On
69	On Off		On Off	85	On Off	93 On
70	On Off		011	86	On Off	94 On
71	On Off	79	On Off U	87	On Off	95 On
Posit	tion Schalter N		_egende:			
	Schalter I	On Off	Positionen weiß	ar Schalta	pr-	$\neg$
	Nr. 1 2 3 4	5 D	- OSILIONEN WEIIS	ei Schaile	1.	
96 97	On Off Off Off Off Off Off Off Off Off O	<b>■</b>   ;	on Bit gesetzt		Bit nicht geset	tzt
98	On Off Off Off Off Off Off Off Off Off O		Weißer Scha Position OFF		Weißer Schalter i Position ON	in
98	On Off On Off		1 OSIGOTI OT I		r osition ON	
33	On Off	•				

## Einstellung der Übertragungsrate mit Schalter S1-8:

1 2 3 4 5 6 7 8	1 2 3 4 5 6 7 8
on of B B B B B B B S1-8 ON = 9600 bps	on of the state o

Pin	RS 485	Signal	Bedeutung
1	-	-	nicht belegt
2	-	RP	5 V, mit Dioden entkoppelt
3	A/A'	RxD/TxD-A	Empfangs-/Sendedaten A
4	-	CNTR-A	Steuersignal A
5	C/C'	DGND	Datenbezugspotential
6	-	VP	5 V, Pluspol Versorgungsspannung
7	-	-	nicht belegt
8	B/B'	RxD/TxD-B	Empfangs-/Sendedaten B
9	-	CNTR-B	Steuersignal B

Tabelle 1: Pin-Belegung der Schnittstelle RS 485, 9-polig

Für die serielle Schnittstelle können nur die Busstationsnummern 1-31 eingestellt werden. Innerhalb eines Ethernet-Netzwerkes kann die Busstationsnummer zwischen 1-99 gewählt werden. Dazu müssen zusätzlich zu den Schaltern S1-1/2/3/4/5 noch die Schalter S1-6/7 eingestellt werden.

Die Anzahl der Kommunikationsteilnehmer in einem Netzwerk bleibt dabei auf 64 beschränkt. Diese erweiterte Einstellung der Busstationsnummer ist erst ab dem Betriebssystem BS41q/51q V7.0-8 (05.31) der Zentralbaugruppe möglich.

#### Anwendungen zusammen mit Kommunikationsbaugruppe F 8627X:

- Verbindung der Zentralbaugruppe zu einem PADT (ELOP II TCP)
- Verbindung zu anderen Kommunikationsteilnehmern in einem Ethernet-Netzwerk (Safe**ethernet**, Modbus TCP)

Die Kommunikation geht dabei von der Zentralbaugruppe über den Rückwandbus zur Kommunikationsbaugruppe F 8627X und von den Ethernet-Anschlüssen der F 8627X in das Ethernet-Netzwerk sowie in umgekehrter Richtung.

#### Besonderheiten der Zentralbaugruppe:

- Self-education: ab Betriebssystem BS41q/51q V7.0-8 (05.31)
- ELOP II TCP: ab Betriebssystem BS41q/51q V7.0-8 (05.31)

Weitere Informationen zur Busstationsnummer, ELOP II TCP, Laden von Betriebssystemen und Anwenderprogrammen (self-education) u.a. bezüglich der Zentralbaugruppe finden Sie im Datenblatt der F 8627X sowie dem Betriebssystem-Handbuch von H41q/H51q und dem Sicherheitshandbuch H41q/H51q.



Vor dem Ziehen einer Zentralbaugruppe müssen ihre Befestigungsschrauben vollständig gelöst und frei beweglich sein. Die Baugruppe durch Drücken des Auswurfhebels von oben aus den Führungsschienen lösen und zügig ziehen, damit keine fehlerhaften Signale im System ausgelöst werden!

Zum Stecken die Baugruppe auf der Anschlussleiste aufsetzen und dann zügig bis zum Anschlag eindrücken, um fehlerhafte Signale im System zu vermeiden!

### Funktion des Auswurfhebels mit Typenschild

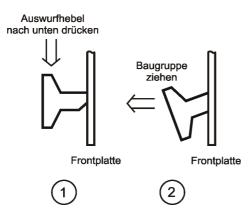


Abbildung 2: Funktion des Auswurfhebels

#### Diagnoseanzeige der Zentralbaugruppe

- Vierstellige alphanumerische Anzeige,
- zwei LEDs für allgemeine Fehleranzeige (CPU für Zentralbaugruppe, IO für testbare Ein-/ Ausgangsbaugruppen),
- zwei Umtaster zum Aufruf weiterer Informationen,
- Taste ACK für Rücksetzen der Fehlerkennung;
   im Fehlerstopp wirkt ACK wie ein Zuschalten des Systems.

Weitere Informationen über die Diagnoseanzeige und Fehlercodelisten siehe Beschreibung der "Funktionen des Betriebssystems BS 41q/51q" (auch auf ELOP II-CD).

#### Hinweise zur Inbetriebnahme und Wartung

- Lebensdauer der Pufferbatterie (ohne Spannungsversorgung):
   1000 Tage bei T<sub>U</sub> = 25 °C,
   200 Tage bei T<sub>U</sub> = 60 °C.
- Ein Wechsel der Pufferbatterie (CPU in Betrieb) wird spätestens nach 6 Jahren empfohlen. Bei Anzeige BATI im Display soll ein Batteriewechsel innerhalb der nächsten drei Monate vorgenommen werden (Lithium-Batterie, z. B. Typ CR 2477N, HIMA-Teilenr. 44 0000018).
  - Busstationsnummer und Übertragungsrate an Schalter S1 auf richtige Einstellung prüfen.
- Die F 8651X kann als Ersatz für die Vorgänger F 8651, F 8651A und F 8651E eingesetzt werden!