

Vzorový príklad č. 1 pre MIPSIM

LW \$1,0(\$0) načítame hodnotu z adresy 0h s offsetom 0 do registra R1
NOP
NOP
NOP
ADD \$3,\$1,\$2 $R3 = R1 + R2$
SUB \$4,\$1,\$2 $R4 = R1 - R2$
OR \$5,\$1,\$2 $R5 = R1 \text{ OR } R2$

Obsah registrov pred a po vykonaní programu:

Register

R0	00000000	R16	00000000
R1	00000000	R17	00000000
R2	00000003	R18	00000000
R3	00000000	R19	00000000
R4	00000000	R20	00000000
R5	00000000	R21	00000000
R6	00000000	R22	00000000
R7	00000000	R23	00000000
R8	00000000	R24	00000000
R9	00000000	R25	00000000
R10	00000000	R26	00000000
R11	00000000	R27	00000000
R12	00000000	R28	00000000
R13	00000000	R29	00000000
R14	00000000	R30	00000000
R15	00000000	R31	00000000

Clear

Load

Save

Register

Očakávaná hodnota v R3 je 8.

Vzorový príklad č. 2 pre MIPSIM

LW \$1,0(\$0) načítame hodnotu z adresy 0h s offsetom 0 do registra R1
NOP
ADD \$3,\$1,\$2 $R3 = R1 + R2$
SUB \$4,\$1,\$2 $R4 = R1 - R2$
OR \$5,\$1,\$2 $R5 = R1 \text{ OR } R2$

Obsah registrov pred a po vykonaní programu:

Register	
R0	00000000
R1	00000000
R2	00000003
R3	00000000
R4	00000000
R5	00000000
R6	00000000
R7	00000000
R8	00000000
R9	00000000
R10	00000000
R11	00000000
R12	00000000
R13	00000000
R14	00000000
R15	00000000
R16	00000000
R17	00000000
R18	00000000
R19	00000000
R20	00000000
R21	00000000
R22	00000000
R23	00000000
R24	00000000
R25	00000000
R26	00000000
R27	00000000
R28	00000000
R29	00000000
R30	00000000
R31	00000000

Register	
R0	00000000
R1	00000005
R2	00000003
R3	00000013
R4	00000002
R5	00000007
R6	00000000
R7	00000000
R8	00000000
R9	00000000
R10	00000000
R11	00000000
R12	00000000
R13	00000000
R14	00000000
R15	00000000
R16	00000000
R17	00000000
R18	00000000
R19	00000000
R20	00000000
R21	00000000
R22	00000000
R23	00000000
R24	00000000
R25	00000000
R26	00000000
R27	00000000
R28	00000000
R29	00000000
R30	00000000
R31	00000000

Očakávaná hodnota v R3 je 8. Nesprávna hodnota je zapríčinená údajovým hazardom (hodnota v R1 pre inštrukciu ADD nebola včas pripravená).

Pamäť údajov pre oba príklady pred aj po spustení programu:

data memory				
address	data memory			
00000000	00000005	00000000	00000000	00000000
00000010	00000000	00000000	00000000	00000000
00000020	00000000	00000000	00000000	00000000
00000030	00000000	00000000	00000000	00000000
00000040	00000000	00000000	00000000	00000000