

Ausarbeitung Rechnerarchitektur Wintersemester 2021/22

Assembler-Implementierung eines bitweisen LSB-Radix-Sort

Name: Mustermann

Vorname: Erika

Studiengang: Angewandte Scholastik

Matrikelnummer: 0123456789

Hiermit erkläre ich, dass ich das Programm und die vorliegende Ausarbeitung selbstständig verfasst habe. Ich habe keine anderen Quellen als die angegebenen benutzt und habe die Stellen in Programm und in der Ausarbeitung, die anderen Quellen entnommen wurden, in jedem Fall unter Angabe der Quelle als Entlehnung kenntlich gemacht. Diese Erklärung gilt auch ohne meine Unterschrift, sobald ich das Programm und die Ausarbeitung über die E-Prüfung der Vorlesung Rechnerarchitektur im Lernraum des eKVV an der Universität Bielefeld und unter Angabe meiner Matrikelnummer in der Ausarbeitung eingereicht habe.

“So macht man Anführungszeichen”, aber so geht es nicht”.

1 Implementation des gesamten Sortiervorgangs

Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.

2 Implementation des Sortierdurchgangs für ein Bit

Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.

3 Beibehalten der Reihenfolge bei gleichem Bit

Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.

4 Behandlung von Vorzeichen und Betrag der Keys

Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.

Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.
Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein. Fügen Sie hier Ihren Text ein.

Quellen

- [1] Möller, Ralf: Skript Rechnerarchitektur, AG Technische Informatik, Technische Fakultät, Universität Bielefeld, Wintersemester 2021/22
- [2] Einstein, Albert: Zur Elektrodynamik bewegter Körper. Annalen der Physik 322(10):891-921, 1905
- [3] Wikipedia entry “Radix sort”, konsultiert am 20. Februar 2022, https://en.wikipedia.org/wiki/Radix_sort

Dies bitte löschen:

textwidth in cm: 15.99773cm

textheight in cm: 23.3419cm