

Digitální technika (B2B32DITA)

5. cvičení (23. 10. 2024):

**Demonstrační úloha:
realizace multiplexoru**

Náplň cvičení

- Informace k příštímu cvičení
- Vstupní test na zkoušku
- Pár slov úvodem k úloze...
- Demonstrační laboratorní úloha

Informace k **příštímu** cvičení

- Téma: Měření parametrů log. hradel TTL a CMOS, hazardy v logických obvodech
- **Účast povinná**
- **Nebudeme** pracovat s FPGA
- Práce s logickými IO TTL a CMOS
- Nepájivé pole
- Měření zpoždění hradla
- Demontrace a odstranění hazardu
- Zapojení multiplexoru

Vstupní test

Heslo: **pokus**

Demonstrační laboratorní úloha

- Pár slov úvodem...
- Vlastní úloha