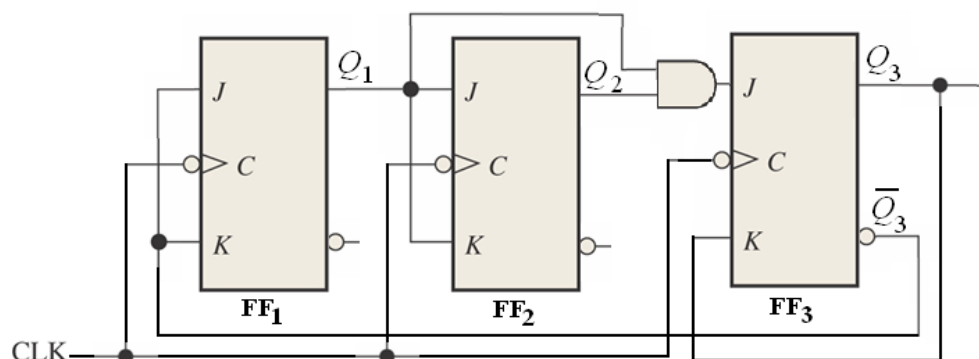
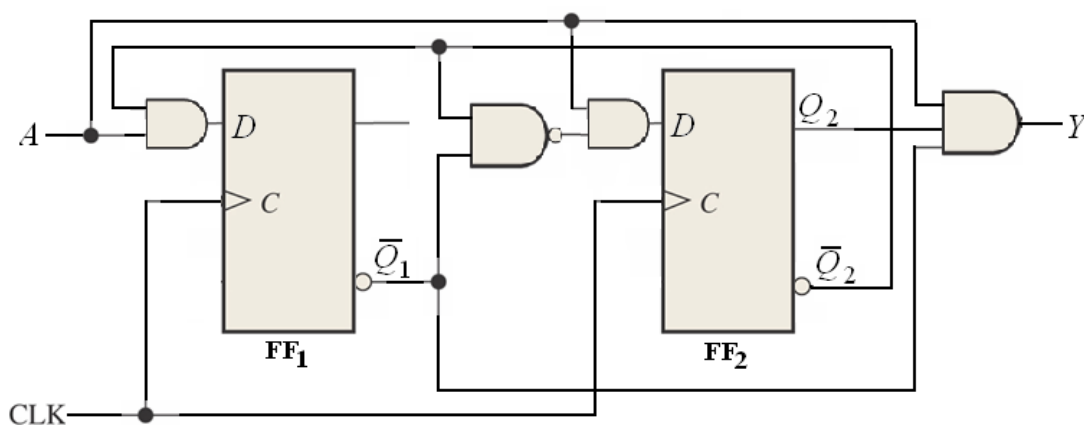


## 时序电路分析与设计补充习题

1. 分析图示电路的逻辑功能，写出电路的驱动方程、状态方程和输出方程，列出状态转换真值表，画出状态转换图。



2. 分析图示电路的逻辑功能，写出电路的驱动方程、状态方程和输出方程，画出电路的状态转换图。A 为输入逻辑变量。



3. 用 D 触发器设计一个同步五进制计数器，并检查设计的电路能否自启动。

4. 设计一个串行数据检测电路。当连续出现四个和四个以上的 1 时，检测输出信号为 1，其余情况下的输出信号为 0。