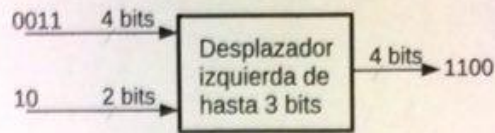


Diseñar un desplazador de bits a la izquierda que permita realizar un desplazamiento de hasta 3 posiciones para la ristra de 4 bits que recibirá como entrada. Es decir, el desplazador dispondrá de 2 entradas, una con la palabra de 4 bits sobre la cual se quiere realizar la operación de desplazamiento, y otra de dos bits con la cantidad de desplazamiento (el número de bits a desplazar, de 0 a 3). Para la realización del circuito se dispone de multiplexores 4 a 1. La figura de abajo muestra el diagrama lógico del circuito pedido, junto con un caso de uso.



ESQUEMA DE IMPLEMENTACIÓN DEL DESPLAZADOR IZQUIERDA DE 3 BITS

