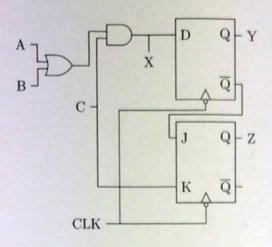
## MARIA LUISA PASCUAL DEL RIQUEME

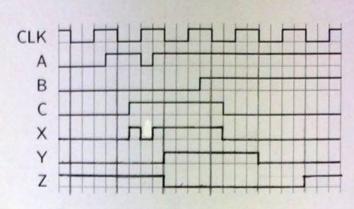
## ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES (2016/17)

Actividad Semana 2 - Grupo 4

Fecha tope de entrega: 14 de febrero

Dado el circuito que se muestra a la izquierda, complete el cronograma de la derecha y calcule la frecuencia máxima del circuito, justificando la respuesta. Suponga que el retardo de una puerta AND u OR es de 10 ns y el de un flip-flop es de 30 ns.





RETARDO = 10 +10 +30 = 50 us