

Examen de rattrapage

Matière : Technologie des Circuits Numériques

Durée : 2 heures

Documents non autorisés

- 1- Donner les schémas de base d'une porte NON-ET et NON-OU CMOS et leur fonctionnement respectif.
- 2- Donner les schémas de base d'une porte TTL sorties à collecteur ouvert. Donner son fonctionnement. Quel est le problème de ce circuit ?
- 3- Donner les schémas de base d'un circuit TTL à 3 états et donner son fonctionnement. Donner un exemple d'utilisation de ce circuit.
- 4- Décrire une porte de transmission CMOS
- 5- Décrire 3 façons d'interfacer une sortie CMOS avec des entrées TTL.