PERCOBAAN 3.

PENYEDERHANAAN RANGKAIAN LOGIKA (MENGGUNAKAN ATURAN BOOLEAN)

# TUJUAN:

Setelah menyelesaikan percobaan ini mahasiswa diharapkan mampu

* Membuat sebuah rangkaian logika sederhana melalui persamaan Boolean dan Tabel Kebenaran yang diketahui.
* Mendisain rangkaian logika sederhana

# PERALATAN:

1. Protobord : 1 buah
2. Power supply : 1buah
3. IC TTL (7408, 7432,7404, 7400, 7402, 7486, 74266) : @1 buah
4. LED : 2 buah
5. Kabel konektor
6. Resistor 100 ohm : 2 buah
7. Multimeter : 1 buah

# TEORI:

Aljabar Boolean memuat aturan-aturan umum (postulat) yang menyatakan hubungan antara input-input suatu rangkaian logika dengan output-outputnya. Aturan-aturan itu dinyatakan dalam sebuah persamaan Boolean, seperti Tabel 3-1 :

*Tabel 3-1. Aturan-aturan Boolean*

|  |  |  |  |
| --- | --- | --- | --- |
| 1 | Identitas | **X + 0 = X** | **X . 1 = X** |
| 2 | Komplemen | **X + X' = 1** | **X . X' = 0** |
| 3 |  | **X + X = X** | **X . X = X** |
| 4 |  | **X + 1 = 1** | **X . 0 = 0** |
| 5 | Involution | **(X')'= X** | |
| 6 | Commutative | **X + Y = Y + X** | **X . Y = Y . X** |
| 7 | Associative | **X + (Y + Z) = (X + Y) + Z** | **X.(Y.Z) = (X.Y).Z** |
| 8 | Distributive | **X.(Y+ Z) = (X.Y)+(X.Z)** | **X+(Y.Z) = (X+Y).(X+Z)** |
| 9 | De Morgan | **(X+Y)' = X' . Y'** | **(XY)' = X' + Y'** |
| 10 | Absorption | **X + X.Y = X** | **X.(X+Y) = X** |

Dengan aturan-aturan di atas, sebuah persamaan logika yang rumit bisa disederhanakan dan nilai logika yang didapatkan tidak berubah.

*Sebagai contoh :*

Sederhanakan persamaan logika berikut ini dan gambarkan rangkaian hasil penyederhanaannya :

*X*  *AB*.( *A*  *C*)  *AB*.*A*  *B*  *C*

(3-1)

*Jawab :*

Dengan aturan De Morgan, ubahlah persamaan-persamaan di bawah garis bar :

*X*  *AB*  *A*  *C*  *AB*.( *A*.*B*.*C*)

*X*  ( *A*  *B*)  *A*.*C*  *AB*.( *ABC*)

*X*  *A*  *B*  *AC*  *ABC*

*X*  *A*(1  *C*)  *B*  *ABC*

Aturan nomor 4, jika variabel dijumlahkan satu hasilnya sama dengan satu, maka :

*X*  *A*  *B*(1  *AC*)

*X*  *A*  *B*



A

X

B

Gambar 3-1.Rangkaian Hasil Penyederhanaan

# PROSEDUR :

1. Buatlah rangkaian logika pada Trainer sesuai dengan persamaan berikut ini:
   1. *W*  *AB*  *A*  *C*
   2. *Y*  *AB*  *CD*  *ACD*

Buat Tabel kebenaran untuk masing-masing persamaan.

1. Sederhanakan persamaan-persamaan di atas (tulis pada kertas buram) hingga didapatkan hasil yang paling sederhana. Periksakan hasil yang anda dapatkan pada instruktur.
2. Jika hasil anda dinyatakan benar, rangkailah kembali pada Trainer menggunakan persamaan hasil penyederhanaan. Buat Tabel Kebenarannya.
3. Bandingkan output dari Tabel Kebenaran pada masing-masing persamaan (Output pada rangkaian sebelum disederhanakan dan sesudah disederhanakan).
4. Berilah komentar dari perbandingan di atas.
5. Buat persamaan logika dari rangkaian 1 pada gambar 3-2. Rangkai di trainer, buat Tabel Kebenarannya.



A

B

Y

C

Gambar 3-2. Rangkaian 1

1. Sederhanakan persamaan di atas, rangkai hasil penyederhanaan di trainer. Dapatkan Tabel Kebenarannya. Bandingkan hasil pada langkah 6 dan 7. Beri komentar.

# TUGAS :

Sederhanakan persamaan berikut ini, buatlah rangkaian hasil penyederhanaannya dan tulis Tabel Kebenarannya :

1. *X*

 *A*.*B*  *A*.( *A*  *C*)

1. *X*  ( *AB*.*C*  *D*).*AB*
2. Sederhanakan rangkaian berikut ini :



A

B

C

X

D

Gambar 3-3. Rangkaian 2