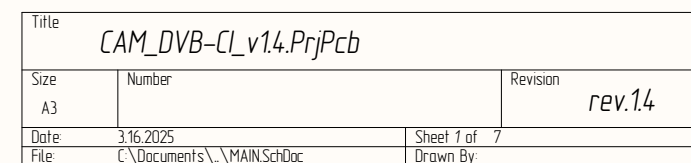
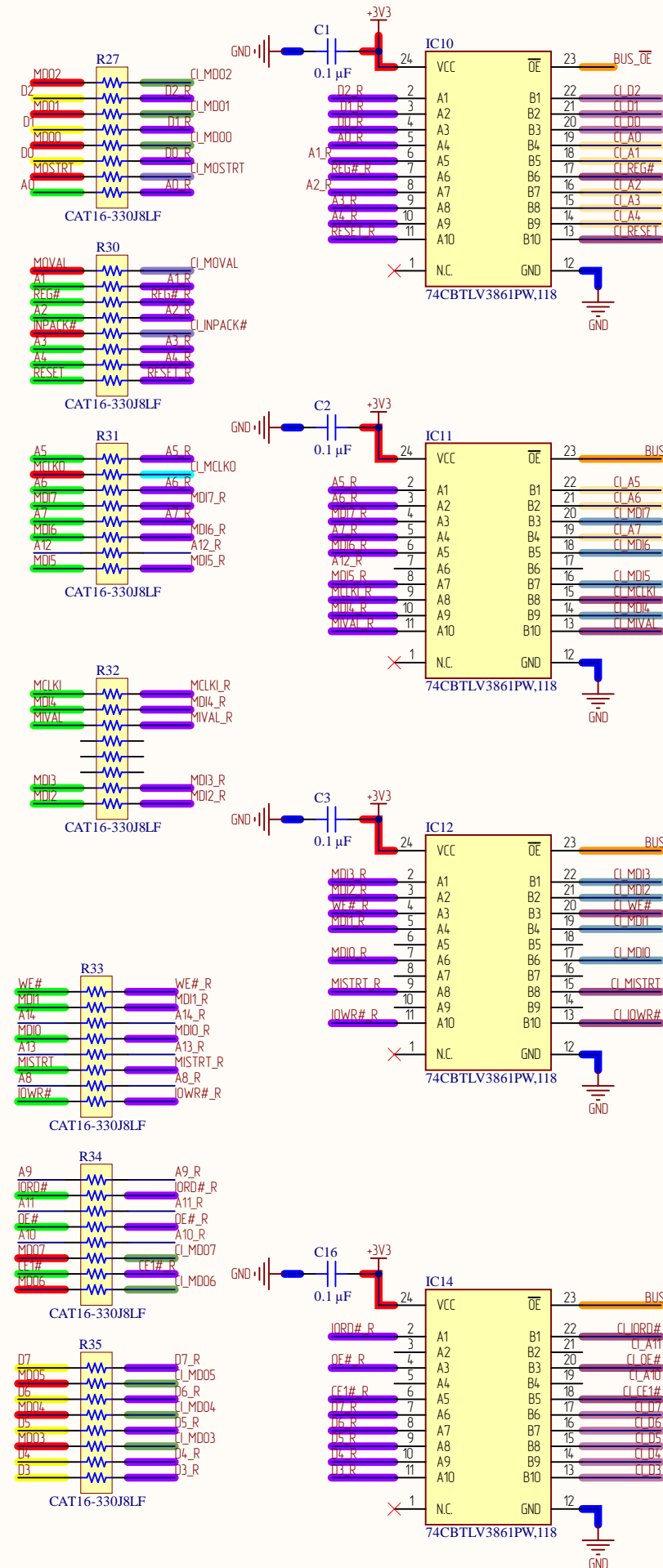
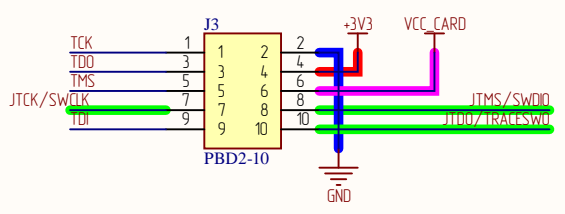
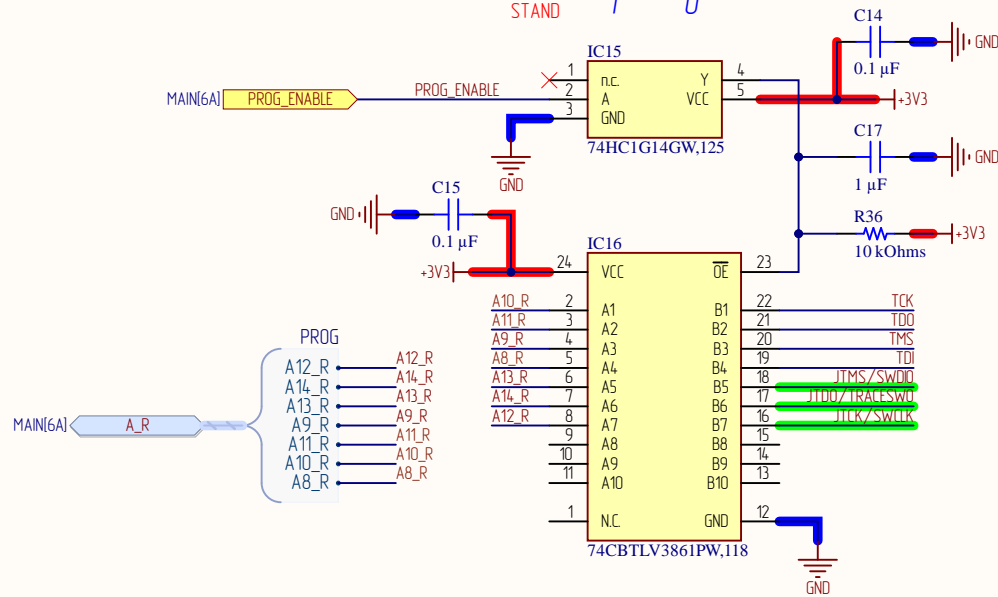
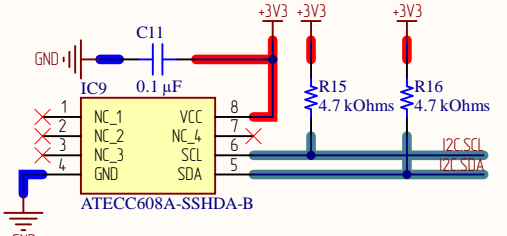
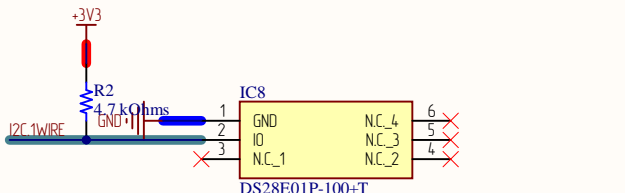
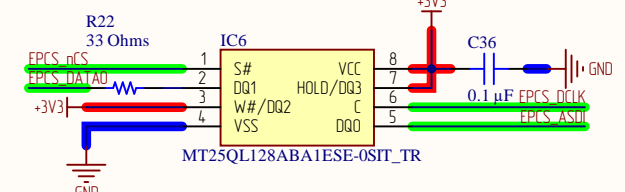
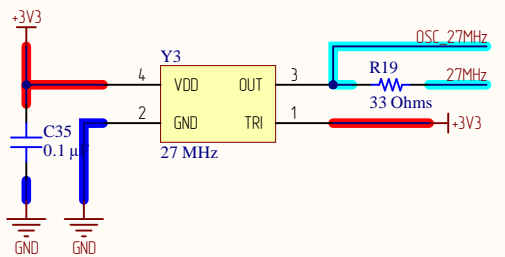
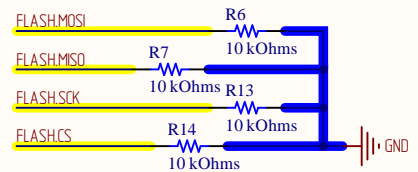
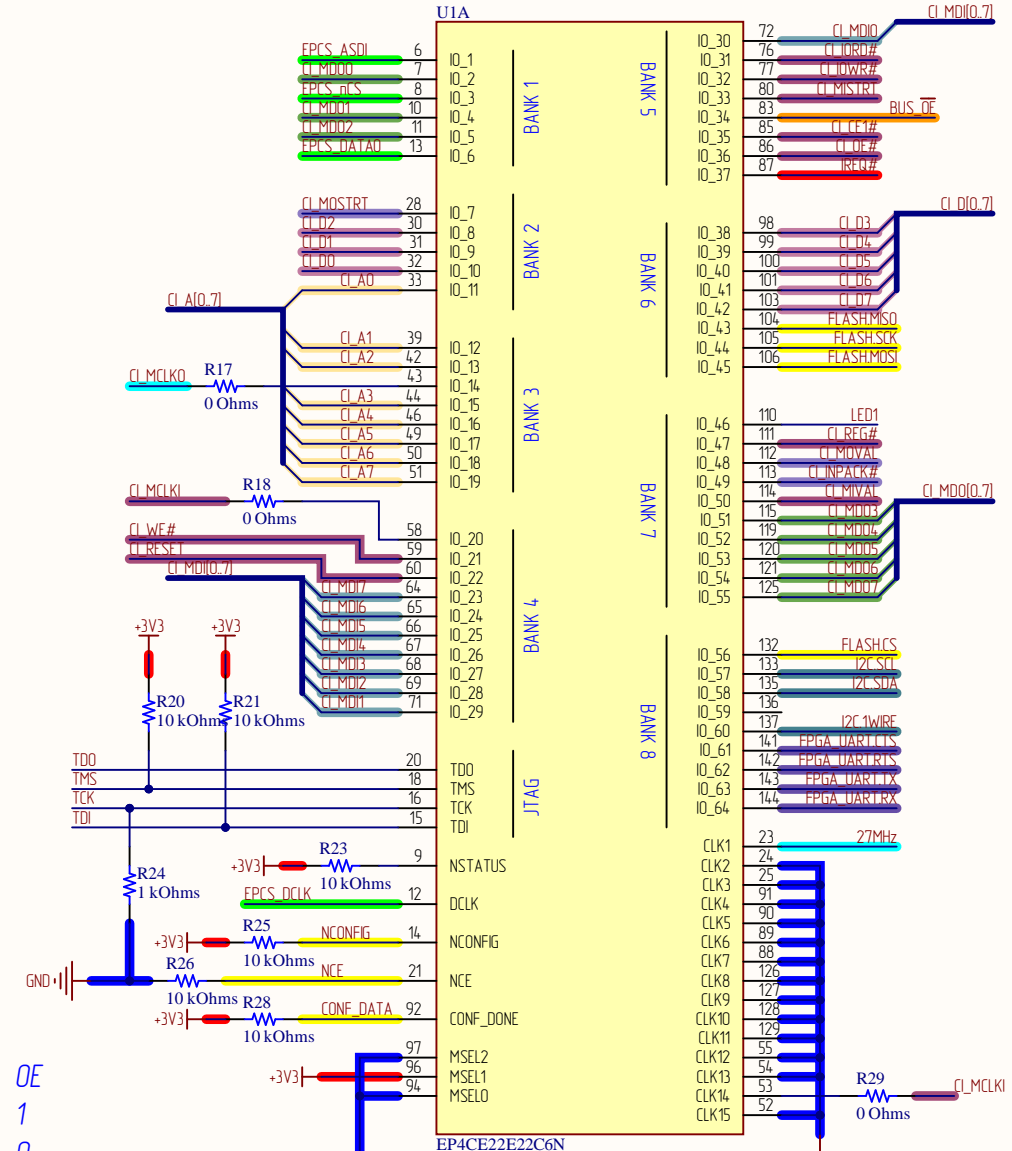
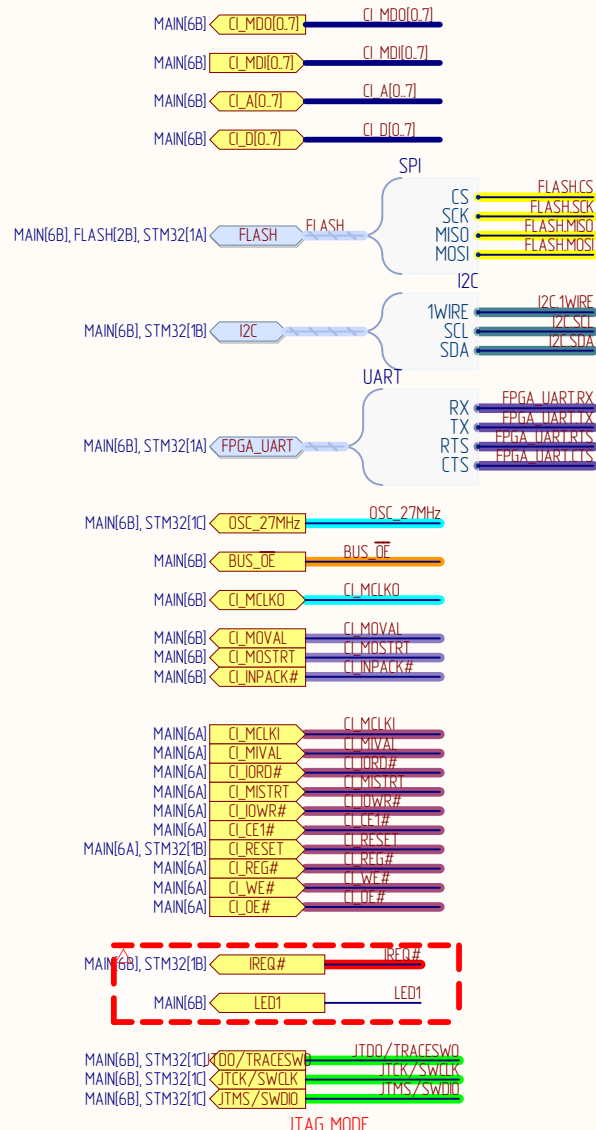
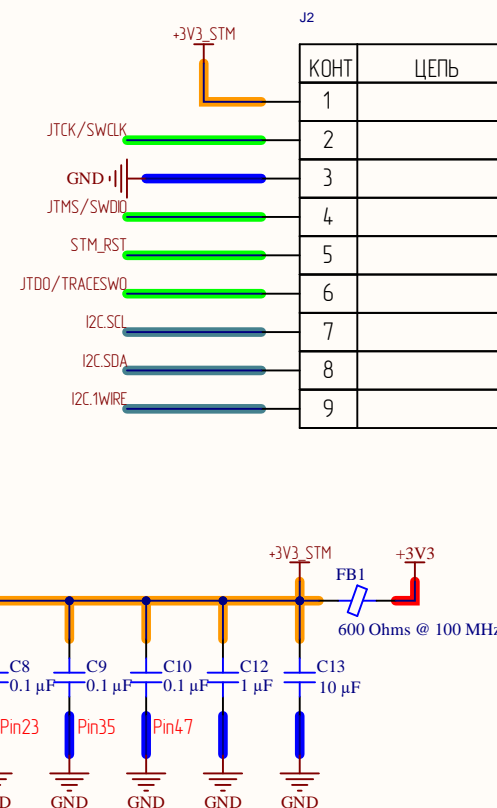
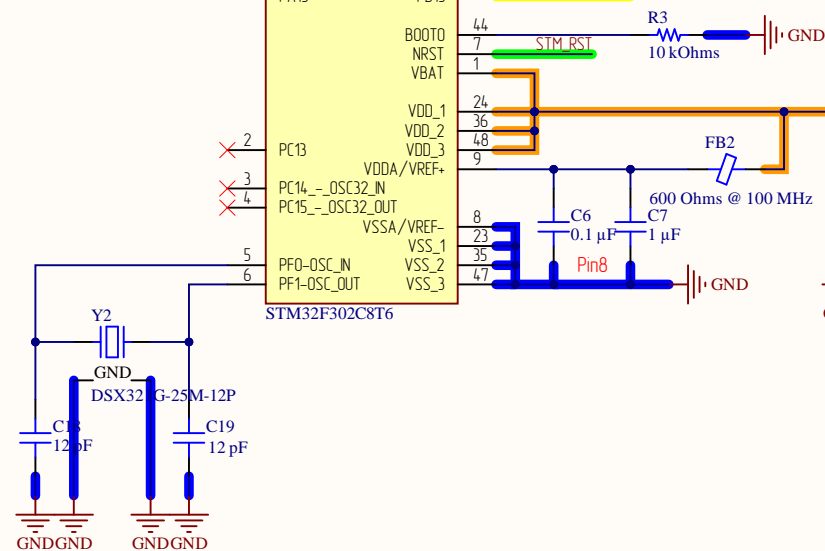
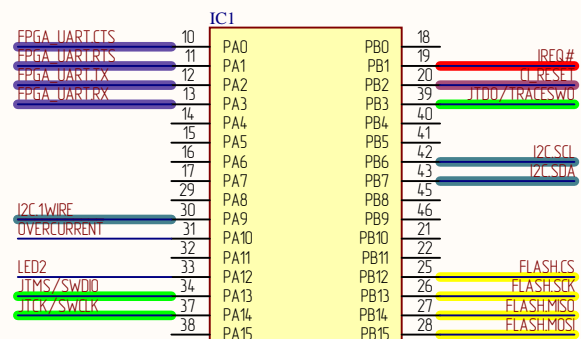
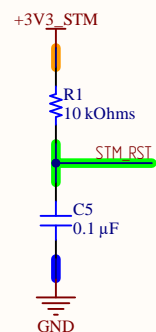
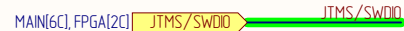
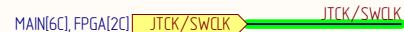
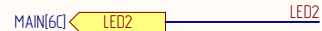
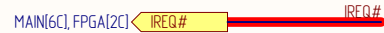
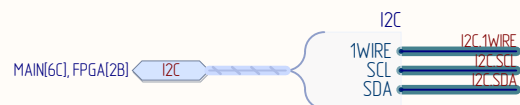
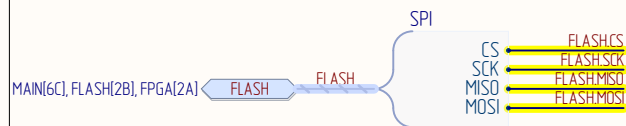


	GND	34
way:	IOIS1	33
I/O	D2	32
I/O	DI	31
I/O	DO	30
I	AO	29
I	A1	28
I	A2	27
I	A3	26
I	A4	25
I	A5	24
I	A6	23
I	A7	22
I	A12	21
R	MCLK	20
I	MIVA	19
tagc	VPP1	18
	VCC	17
O	IREQ	16
I	WE#	15
I	A14	14
I	A13	13
I	A8	12
I	A9	11
I	All	10
I	OE#	9
I	A10	8
I	CE1#	7
I/O	D7	6
I/O	D6	5
I/O	D5	4
I/O	D4	3
I/O	D3	2
	GND	1

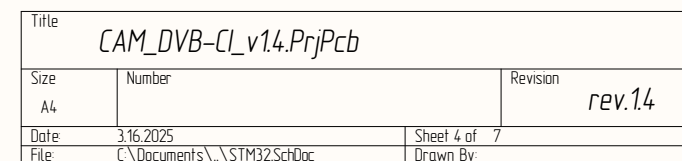


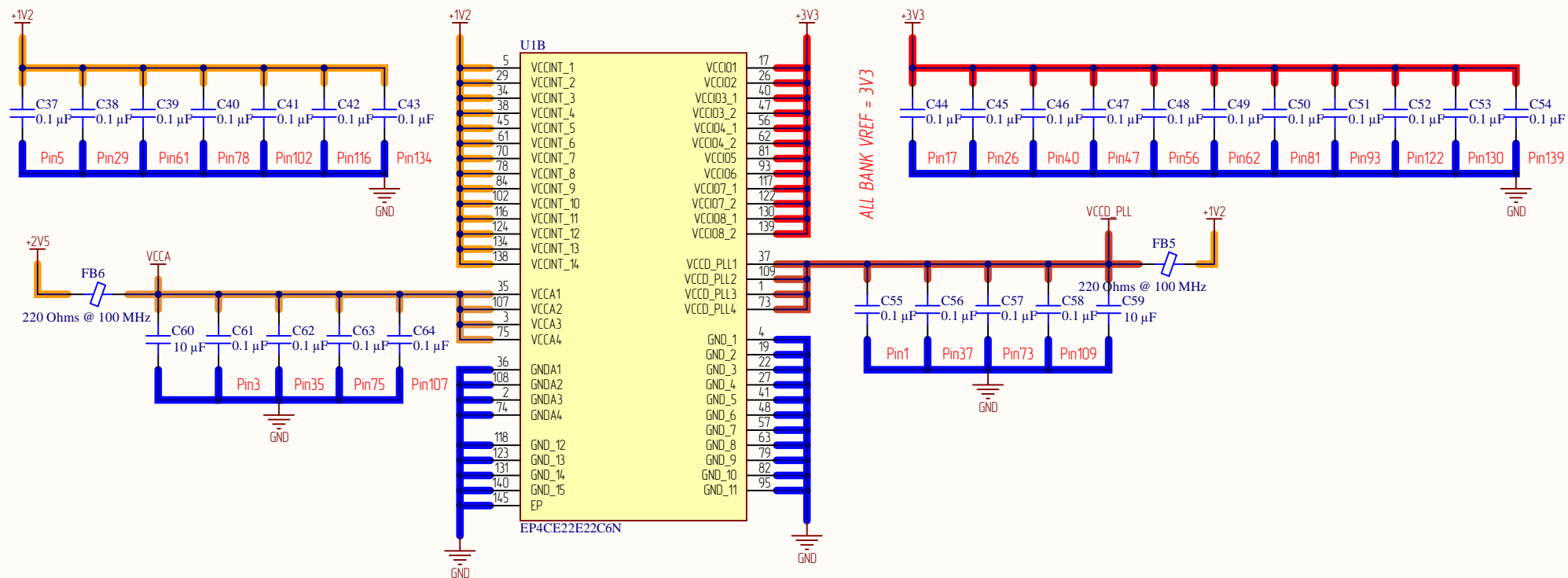


Title			CAM_DVB-CL_v14.PrjPcb	
Size	A3	Number	Revision	
Date	3.16.2025	Sheet 2 of 7	rev.14	
File	C:\Documents\...\FPGA.SchDoc	Drawn By:		

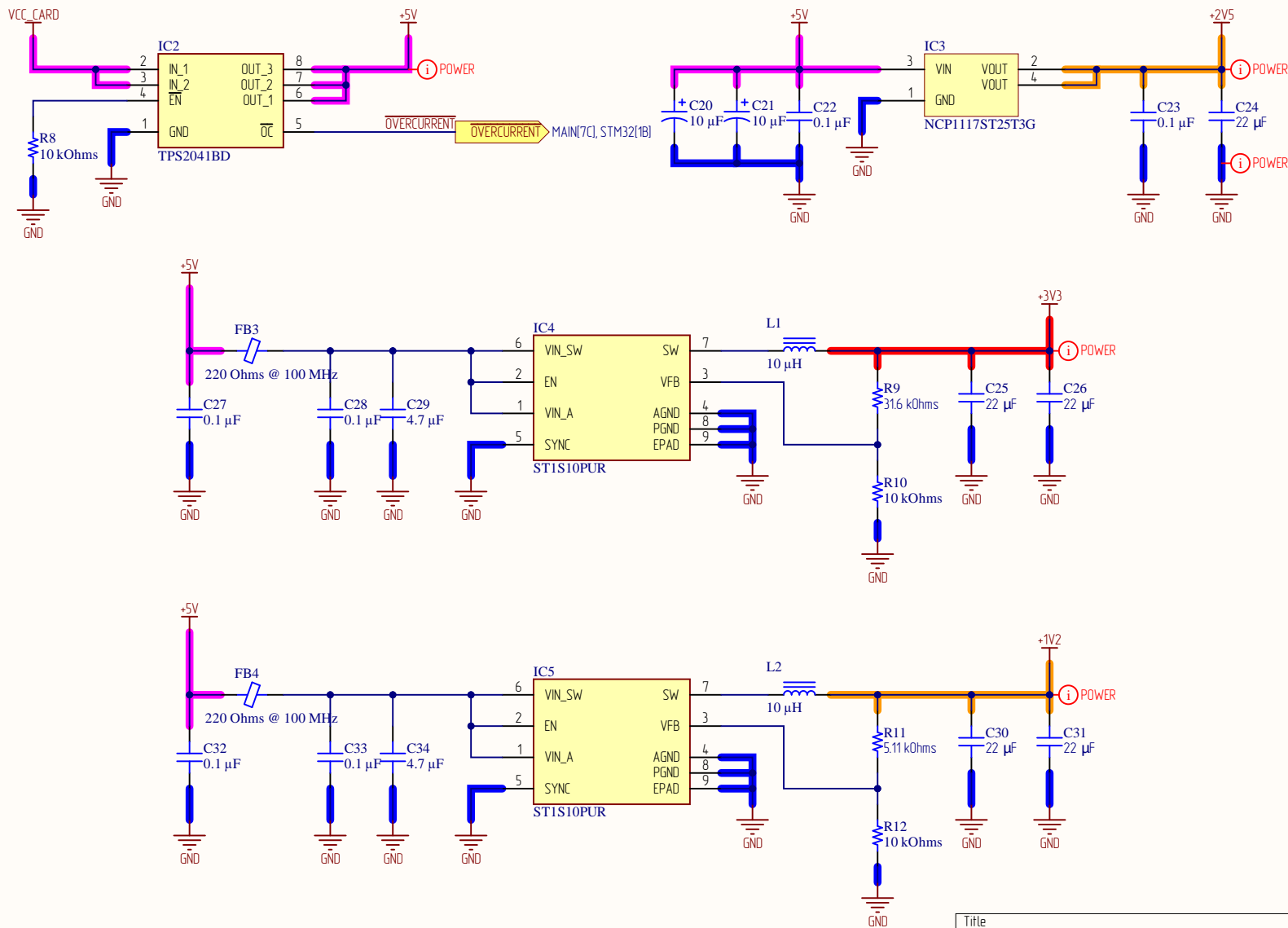


КОИТ	ЦЕПЬ
1	
2	
3	
4	
5	
6	
7	
8	
9	

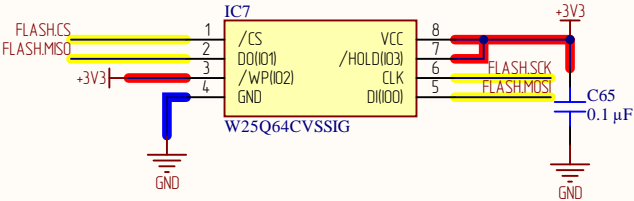
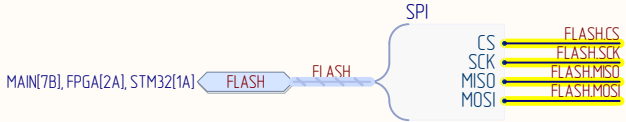




Title		
CAM_DVB-CL_v14.PrjPcb		
Size	Number	Revision
A4		rev.14
Date	3/16/2025	Sheet 3 of 7
File	C:\Documents\...\FPGA_POWER.SchDoc	Drawn By:



Title CAM_DVB-CL_v14.PrjPcb		
Size A4	Number	Revision rev.14
Date 3.16.2025	Sheet 5 of 7	
File C:\Documents\...\POWER.SchDoc	Drawn By:	



Title			CAM_DVB-CI_v1.4.PrjPcb	
Size	Number		Revision	
A4			rev.14	
Date	3.16.2025		Sheet 6 of 7	
File	C:\Documents\...\FLASH.SchDoc		Drawn By:	

	1	2	3	4																										
A	<div>rev.1first release</div> <div>rev.11SCHEMATIC</div> <div>signal BUS_OE to U1 pin 83 (R30, R31, R33, R34, R35 удалены)</div> <div>пины ПЛИС 94, 96, 97 удалены DNP резисторы, 0 Ohm подключены к GND напрямую</div> <div>удалены разъемы J2 (программирования флэш), J4 (AS mode ПЛИС)</div> <div>R8 корректно подключен с пина 4 IC2 на GND (был на VCC)</div> <div>RN1 – RN12 заменены с 330 Ом на 33 Ома</div> <div>R6, R7 удалены (поддержка STM32F1 отсутствует)</div> <div>LED1 переключен на ПЛИС</div> <div>X1 -> заменен на J2 -> заменен на PBS2-6</div> <div>VPP и VCC разделены. Пины 18 и 52 (VPP) отключены от шины питания VCC.</div>		<div>rev.14</div> <div>– шинные преобразователи заменены на прямые</div> <div>– добавлен шинный преобразователь коммутации РСМСuA разъема для программирования</div>		A																									
B	<div>PCB</div> <div>PCB сжать до 50*75</div> <div>корректное подключение полигона 3V3 рядом с DCDC</div> <div>STACKUP Total 0.86mm</div> <div>Copper 1oz</div> <div>IMPEDANCE Width 0.15mm – S75 – Imp 68.2(-9%) Standart = 60-90 Ohm</div> <div>ADD "POWER" class with VIA 0.6/0.3</div>				B																									
C	<div>rev.111STM_RCC_OUT удален с ПЛИС и CTM, на 5 OSC_IN заведен сигнал с генератора у3</div> <div>rev.12</div>				C																									
D	<div>rev.13</div> <div>– заменен stm32 на qfp32</div> <div>– заменена загрузочная память на MT25 128Mbit в SOIC16(промежуточно на EPCS64 в SOIC16)</div> <div>– добавлено 2 криптопроцессора</div> <div>– SWD линии STM32 выведены на 10 разъем</div> <div>– добавлено питание 5В на 10 пиновый разъем</div> <div>– удалено тактирование от 27MHz OSC на STM32</div>			<table><tr><td colspan="3">Title</td><td colspan="2">CAM_DVB-CI_v14.PrjPcb</td></tr><tr><td>Size</td><td colspan="2">Number</td><td colspan="2">Revision</td></tr><tr><td>A4</td><td colspan="2"></td><td colspan="2">rev.14</td></tr><tr><td>Date:</td><td colspan="2">3.16.2025</td><td colspan="2">Sheet7 of 7</td></tr><tr><td>File:</td><td colspan="2">C:\Documents\...\INFO.SchDoc</td><td colspan="2">Drawn By:</td></tr></table>	Title			CAM_DVB-CI_v14.PrjPcb		Size	Number		Revision		A4			rev.14		Date:	3.16.2025		Sheet7 of 7		File:	C:\Documents\...\INFO.SchDoc		Drawn By:		D
Title			CAM_DVB-CI_v14.PrjPcb																											
Size	Number		Revision																											
A4			rev.14																											
Date:	3.16.2025		Sheet7 of 7																											
File:	C:\Documents\...\INFO.SchDoc		Drawn By:																											
	1	2	3	4																										