













	1	2	3	4																			
A	rev.1 rev.11	first release <b>SCHEMATIC</b> signal BUS_OE to U1 pin 83 (R30, R31, R33, R34, R35 убраны) пины ПЛИС 94, 96, 97 убраны DNP резисторы, 0 Ohm подключены к GND напрямую убраны разъемы J2 (программирования флэш), J4 (AS mode ПЛИС) R8 корректно подключен с пина 4 IC2 на GND (был на VCC) RN1 – RN12 заменены с 330 Ом на 33 Ома R6, R7 убраны (поддержка STM32F1 отсутствует) LED1 переключен на ПЛИС X1 -> заменен на J2 -> заменен на PBS2-6 VPP и VCC разделены. Пины 18 и 52 (VPP) отключены от шины питания VCC.			A																		
B		<b>PCB</b> PCB сжать до 50*75 корректное подключение полигона 3V3 рядом с DCDC STACKUP Total 0.86mm Copper 1oz IMPEDANCE Width 0.15mm – S75 – Imp 68.2(-9%) Standart = 60-90 Ohm ADD "POWER" class with VIA 0.6/0.3			B																		
C	rev.11  rev.12	STM_RCC_OUT убран с ПЛИС и CTM, на 5 OSC_IN заведен сигнал с генератора у3  – заменен stm32 на qfp32 – заменена загрузочная память на MT25 128Mbit в SOIC16( промежуточно на EPCS64 в SOIC16) – добавлено 2 криптопроцессора – SWD линии STM32 выведены на 10 разъем – добавлено питание 5В на 10 пиновый разъем – убрана тактирование от 27MHz OSC на STM32			C																		
D				<table><tr><td colspan="3">Title</td></tr><tr><td colspan="3">CAM_DVB-ClPrjPcb</td></tr><tr><td>Size</td><td>Number</td><td>Revision</td></tr><tr><td>A4</td><td></td><td>rev.13</td></tr><tr><td>Date:</td><td>2.11.2025</td><td>Sheet7 of 7</td></tr><tr><td>File:</td><td>C:\documents\...\INFO.SchDoc</td><td>Drawn By:</td></tr></table>	Title			CAM_DVB-ClPrjPcb			Size	Number	Revision	A4		rev.13	Date:	2.11.2025	Sheet7 of 7	File:	C:\documents\...\INFO.SchDoc	Drawn By:	D
Title																							
CAM_DVB-ClPrjPcb																							
Size	Number	Revision																					
A4		rev.13																					
Date:	2.11.2025	Sheet7 of 7																					
File:	C:\documents\...\INFO.SchDoc	Drawn By:																					
	1	2	3	4																			