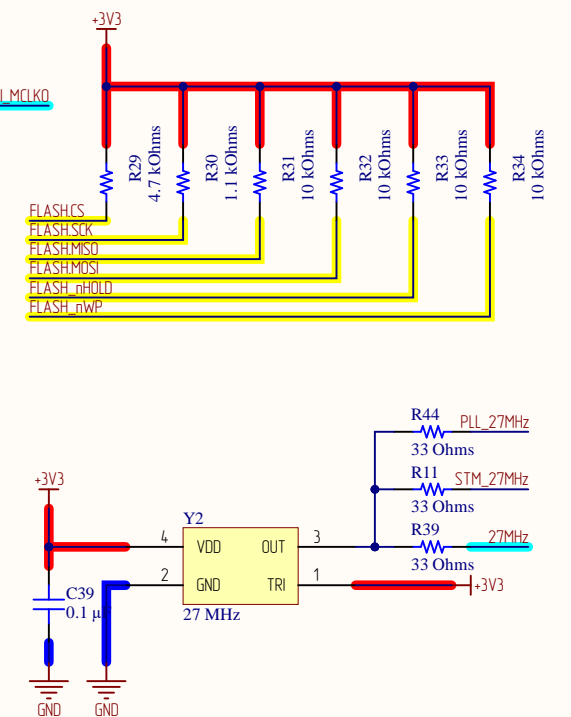
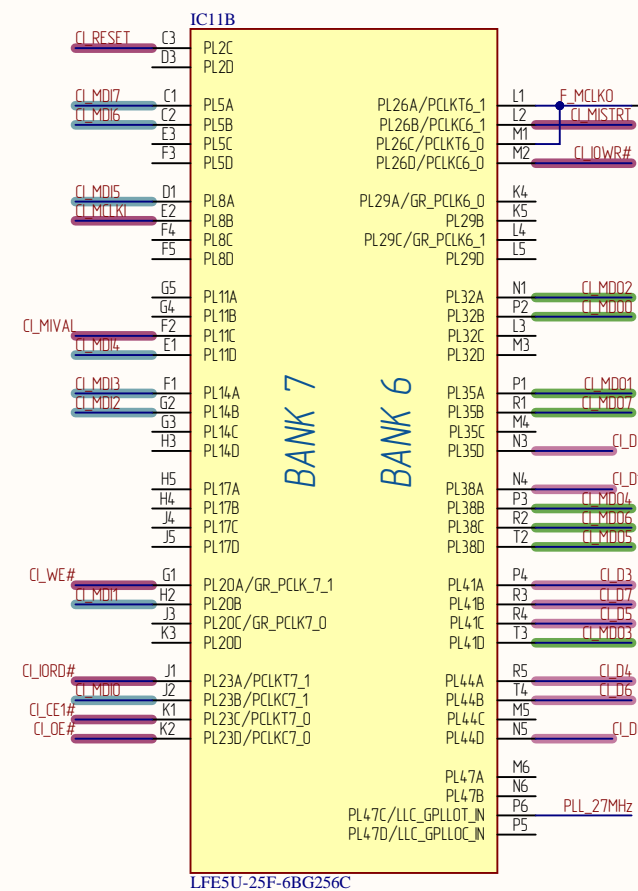
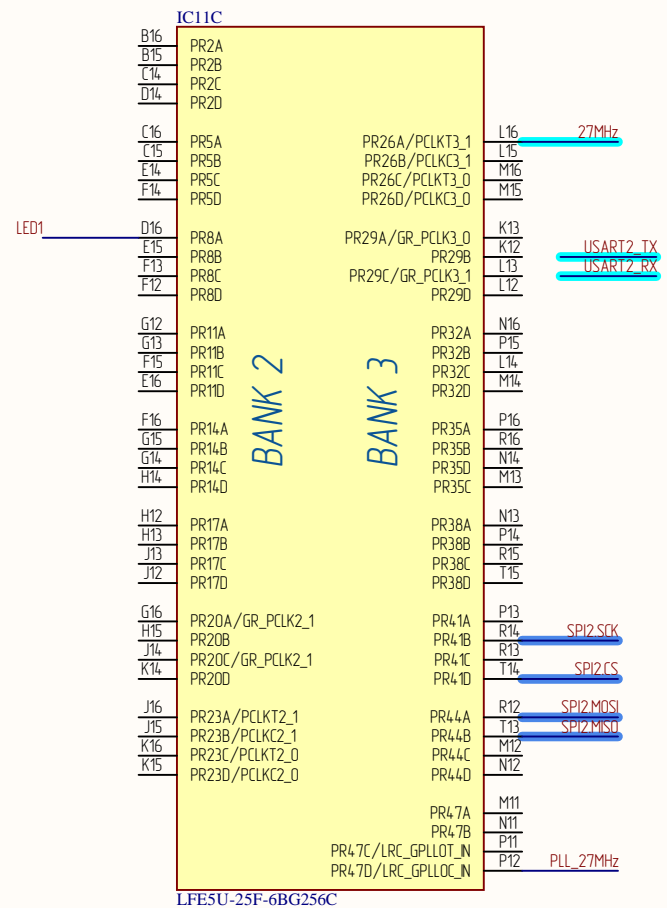
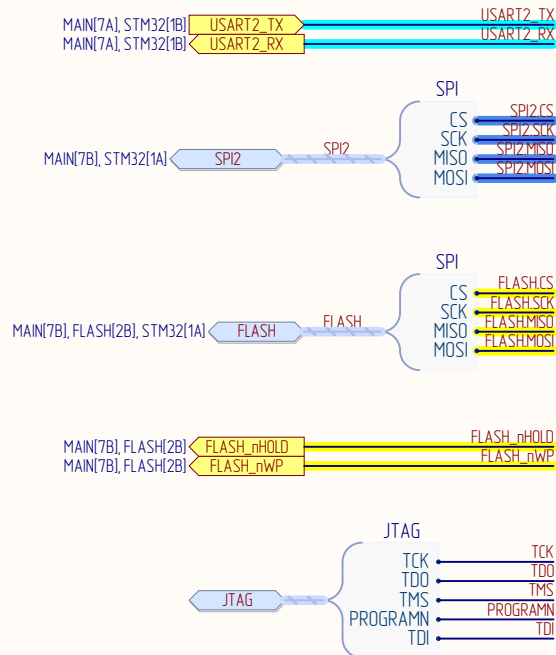
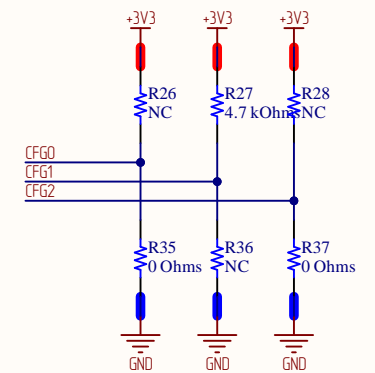
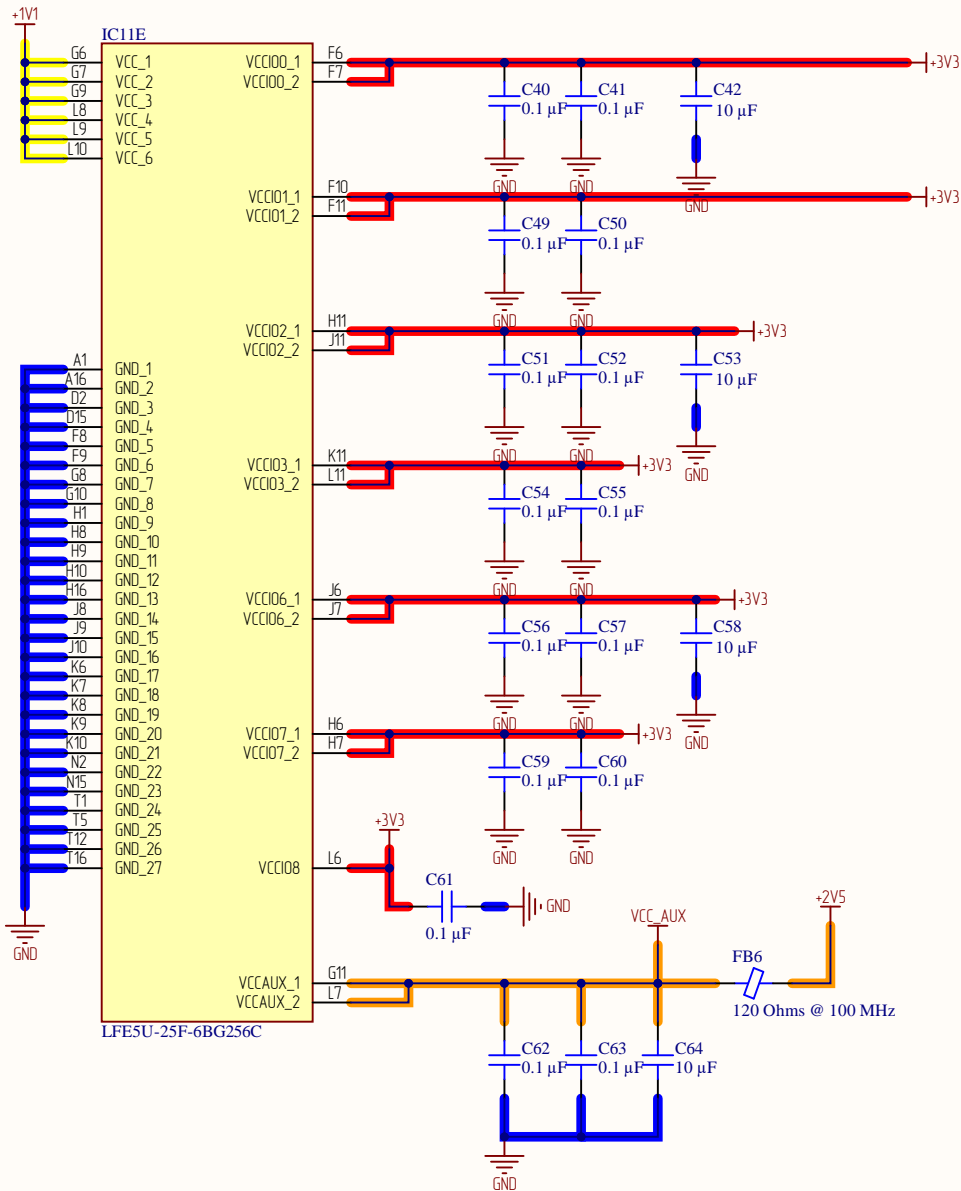
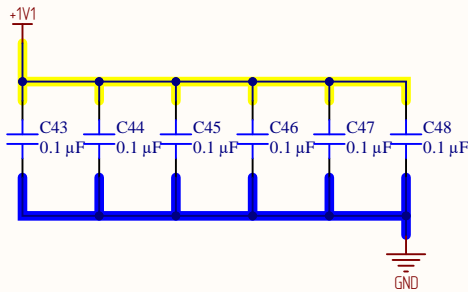
Table 6.3. Configuration Pins Needed per Programming Mode¹

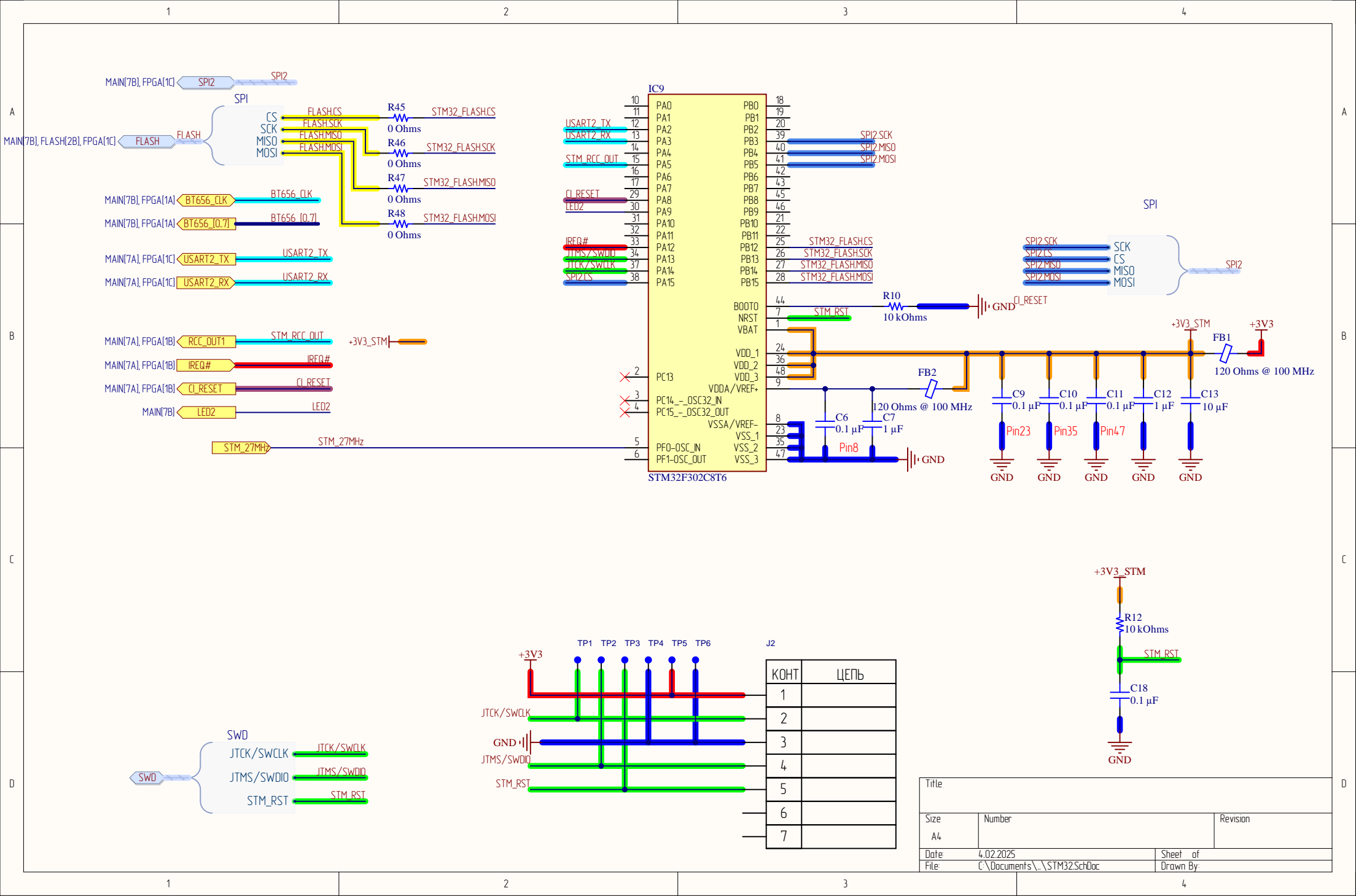
Configuration Mode	Bit Size	Dedicated CFG[2:0]	Clock			Shared Pins	Dedicated Pins
			Pin	I/O			
SSP1	1 Bit	001	CLK	Input	MISO, MOSI, S1, DOUT,	PROGRAMN, INITN, DONE	
MSP1	1 Bit	010	MCLK	Output	MISO, MOSI, CSSPIN, DOUT	PROGRAMN, INITN, DONE	
	2 Bits				D[1:0], CSSPIN, DOUT		
	4 Bits				D[3:0], CSSPIN, DOUT		
SCM	1 Bit	101	CLK	Input	DI, DOUT	PROGRAMN, INITN, DONE	
SPCM (Parallel)	8 Bits	111	CCLK	Input	D[7:0], DOUT, CS0N, BUSY, WRITEN, CSN, CS1N	PROGRAMN, INITN, DONE	
JTAG	1 Bit	xxx	TCK	Input	—	TCK, TMS, TDI, TDO	

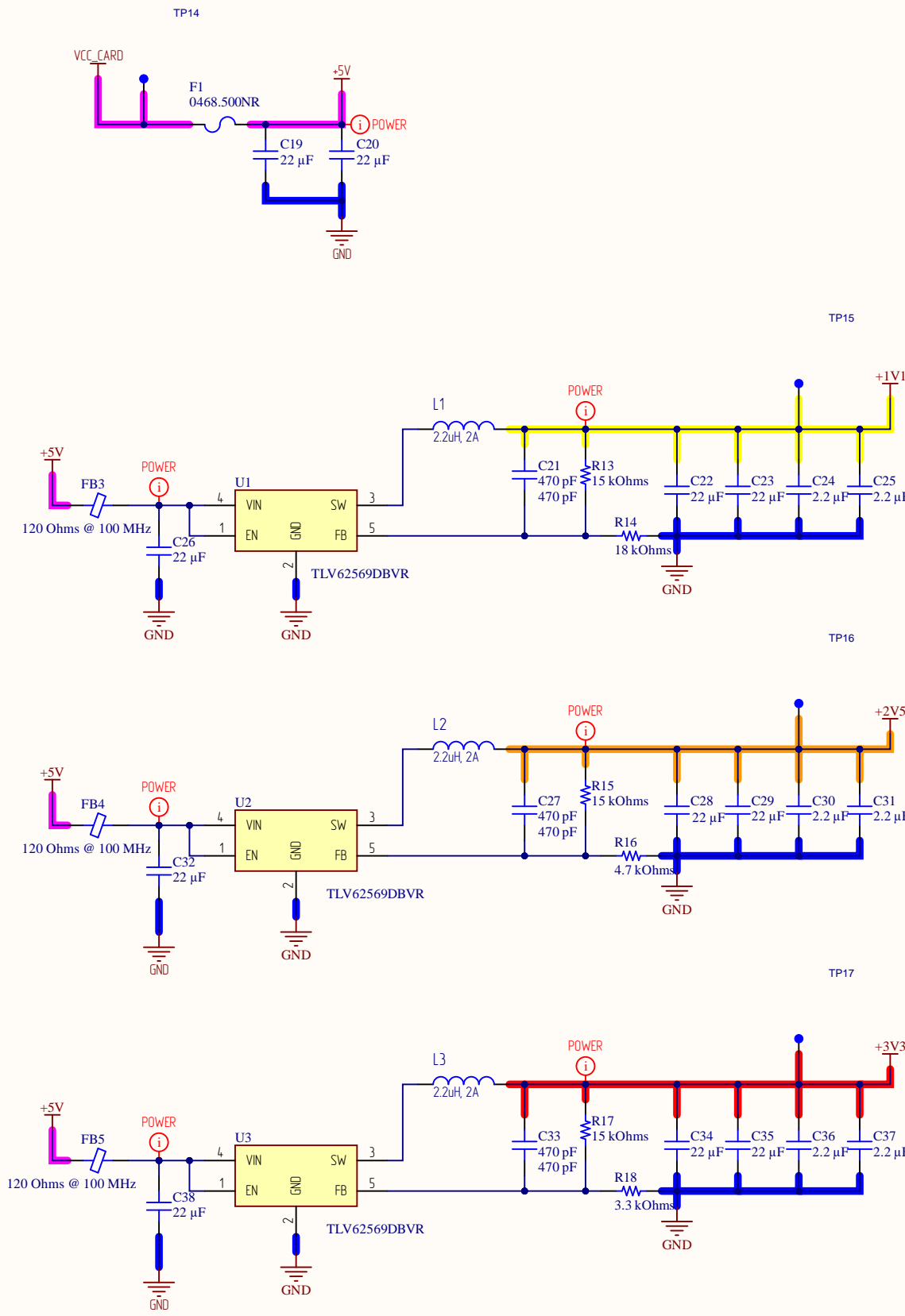


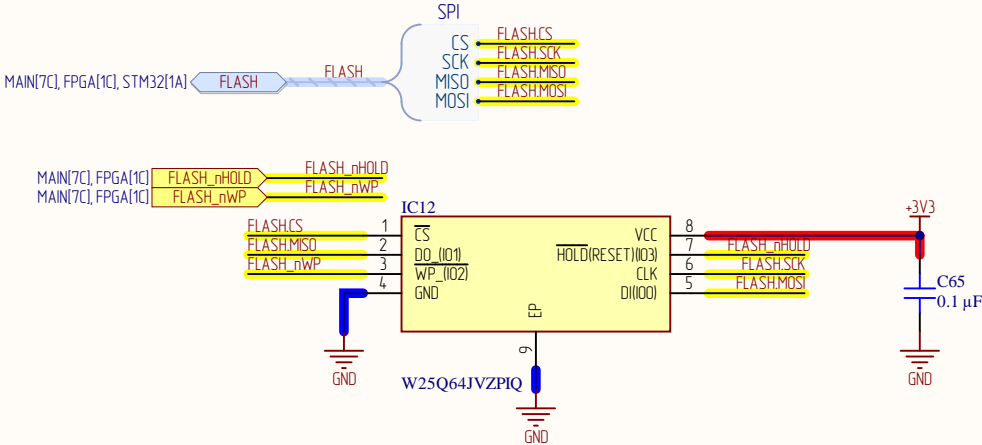
Title			
Size A3	Number		Revision
Date	4.02.2025	Sheet	of
File	C:\Documents\...\FPGA.SchDoc	Drawn By:	



Title		
Size A3	Number	Revision
Date: File:	4.02.2025 C:\Documents\...\FPGA_POWER\SchDoc	Sheet of Drawn By:







Title		
Size A4	Number	Revision
Date 4.02.2025	Sheet of	
File C:\Documents\...\FLASH.SchDoc	Drawn By:	

1	2	3	4
A	<div>rev.1 first release</div> <div>rev.1.1 SCHEMATIC</div> <div>signal BUS_OE to U1 pin 83 (R30, R31, R33, R34, R35 удалены)</div> <div>пины ПЛИС 94, 96, 97 удалены DNP резисторы, 0 Ohm подключены к GND напрямую</div> <div>удалены разъемы J2 (программирования флэш), J4 (AS mode ПЛИС)</div> <div>R8 корректно подключен с пина 4 IC2 на GND (был на VCC)</div> <div>RN1 – RN12 заменены с 330 Ом на 33 Ома</div> <div>R6, R7 удалены (поддержка STM32F1 отсутствует)</div> <div>LED1 переключен на ПЛИС</div> <div>X1 -> заменен на J2 -> заменен на PBS2-6</div> <div>VPP и VCC разделены. Пины 18 и 52 (VPP) отключены от шины питания VCC.</div>	<div>rev.2.0 Lattice FP caBGA256</div> <div>recommend 0.45 0.53</div> <div>example 0.35 0.5 0.100/0.100 0.4/0.15</div> <div>current 0.42 0.54 0.125/0.125 0.4/0.2</div> <div>update BOM</div> <div>SN74CBTLV1G125DCKR</div>	
B	<div>PCB</div> <div>PCB сжать до 50*75</div> <div>корректное подключение полигона 3V3 рядом с DCDC</div> <div>STACKUP Total 0.86mm</div> <div>Copper 1oz</div> <div>IMPEDANCE Width 0.15mm – S75 – Imp 68.2(-9%) Standart = 60-90 Ohm</div> <div>ADD "POWER" class with VIA 0.6/0.3</div>		
C	<div>rev.1.1.1 STM_RCC_OUT удален с ПЛИС и CTM, на 5 OSC_IN заведен сигнал с генератора у3</div>		
	<div>TODO разобратся с питанием ПЛИС, лишние домены с DCDC убрать</div>		
D			<div><div>Title</div><div><div>Size</div><div>A4</div></div><div><div>Number</div><div></div></div><div><div>Revision</div><div></div></div></div> <div><div>Date:</div><div>4.02.2025</div><div>Sheet of</div><div></div></div> <div><div>File:</div><div>C:\Documents\...\INFO.SchDoc</div><div>Drawn By:</div><div></div></div>