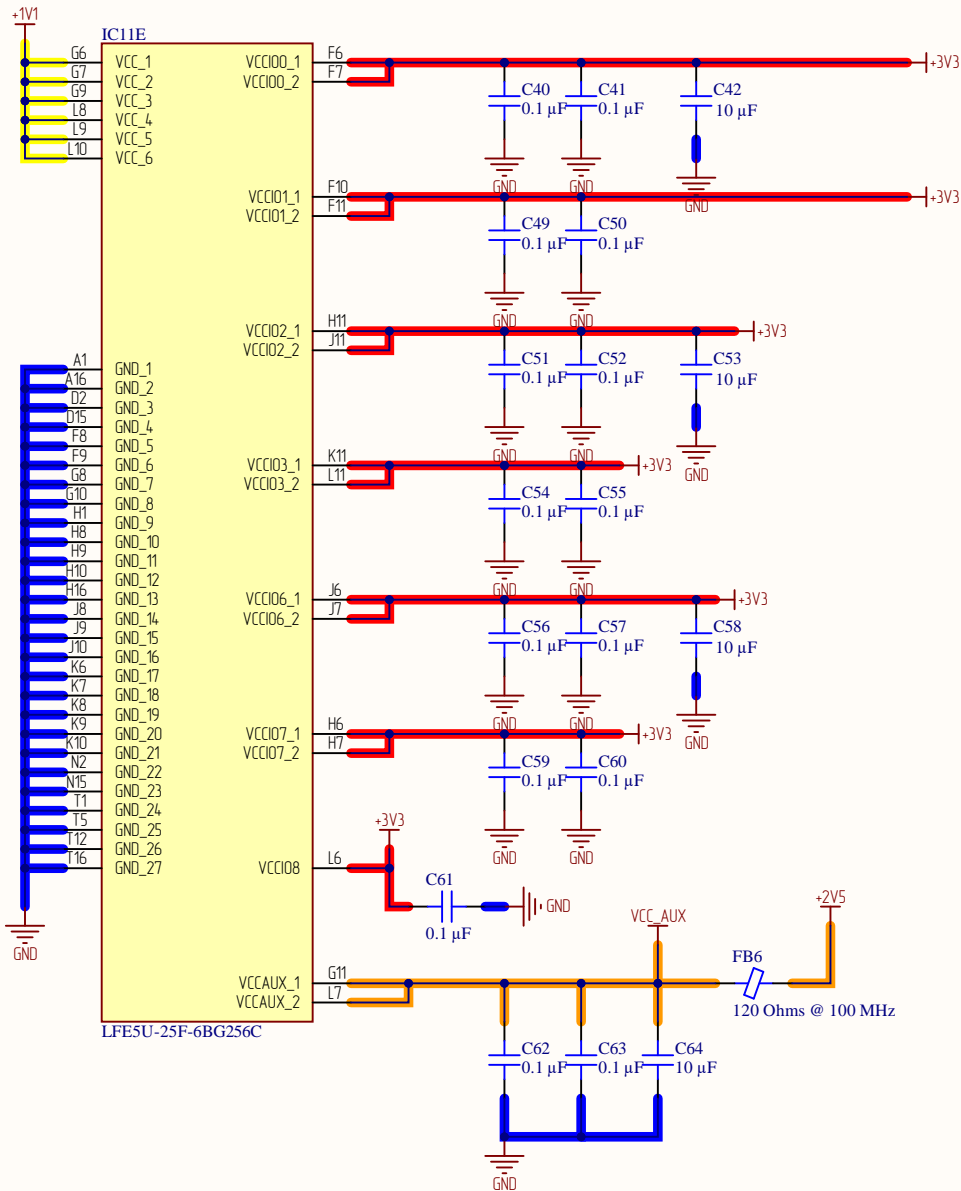
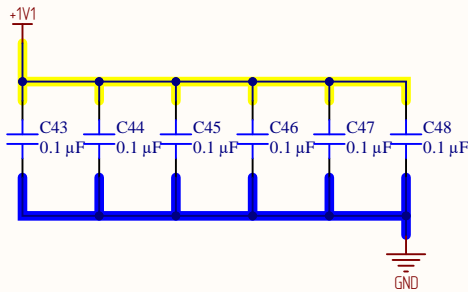


R42
0 Ohms

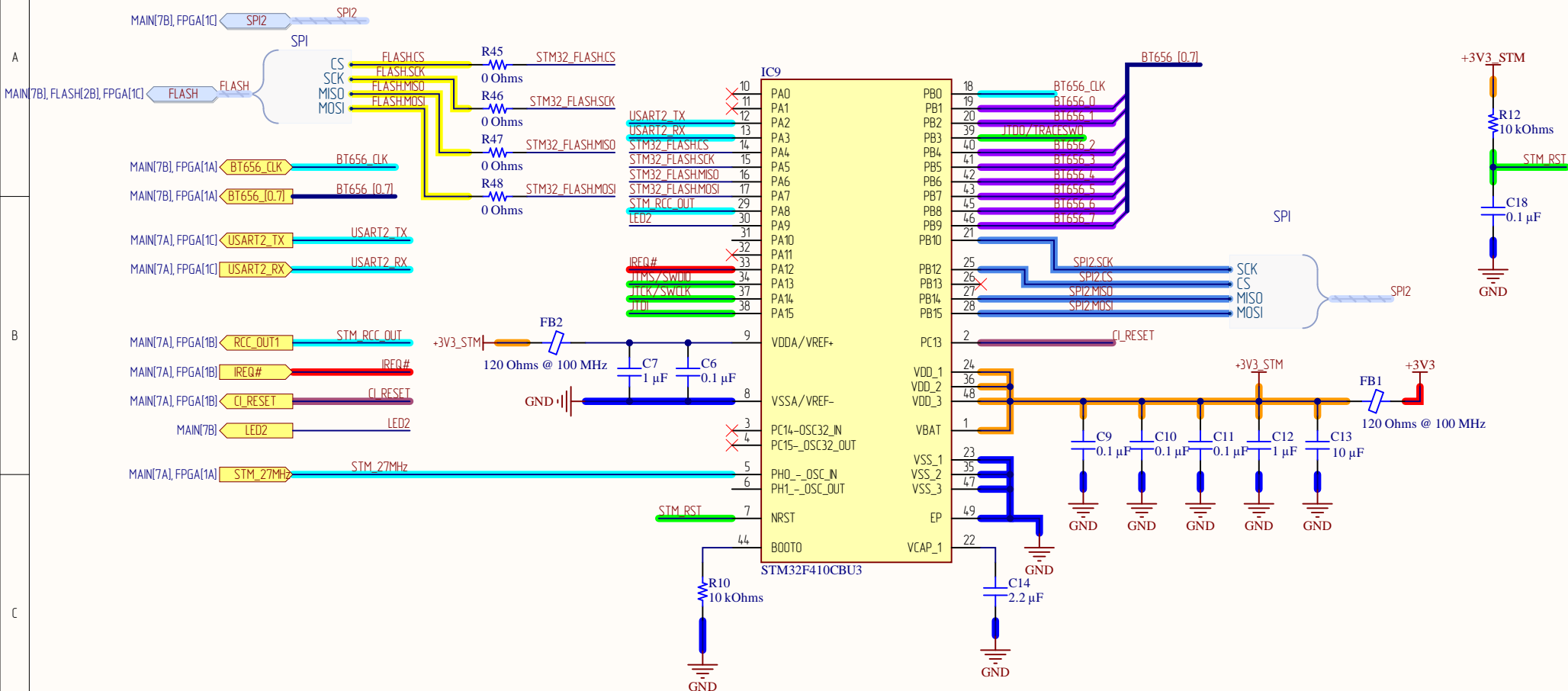
R43
0 Ohms



7	8
---	---

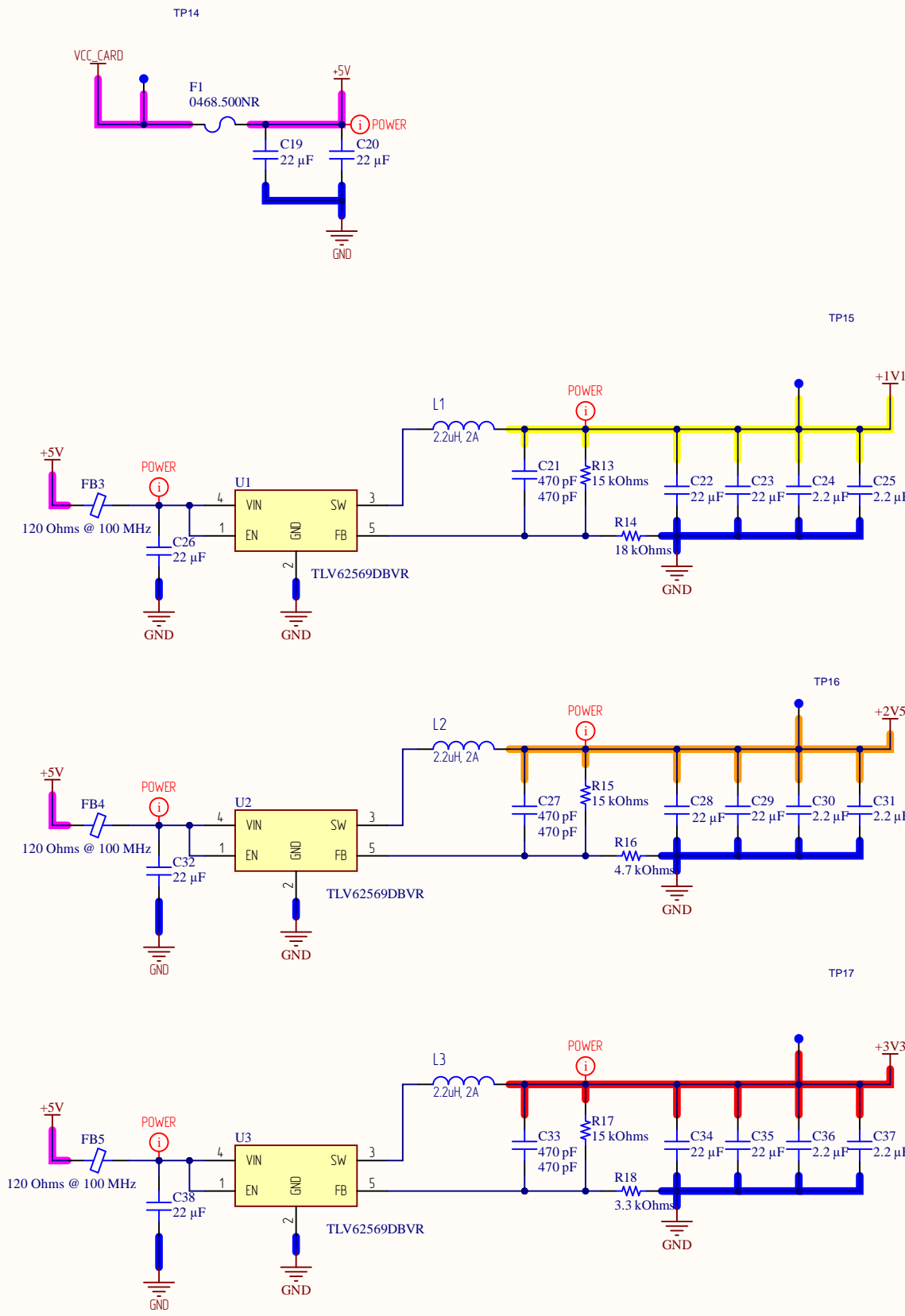


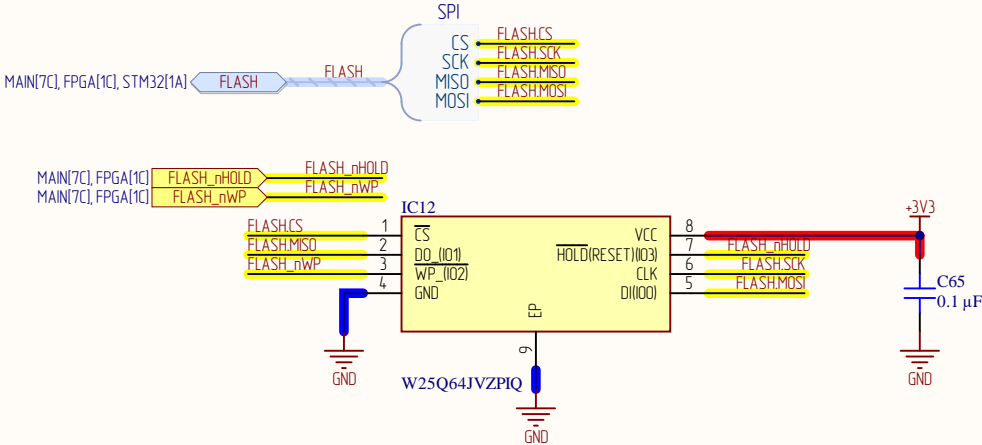
Title		
Size A3	Number	Revision
Date: File:	3.16.2025 C:\Documents\...\FPGA_POWER.SchDoc	Sheet of Drawn By:



КОИТ	ЦЕПЬ
1	
2	
3	
4	
5	
6	
7	

Title		
Size A4	Number	Revision
Date 3.16.2025	File C:\Documents\STM32\SchDoc	Sheet of Drawn By:





Title		
Size A4	Number	Revision
Date 3/16/2025	Sheet of	
File C:\Documents\...\FLASH.SchDoc	Drawn By:	

	1	2	3	4																				
A	<div>rev.1first release</div> <div>rev.1.1SCHEMATIC</div> <div>signal BUS_OE to U1 pin 83 (R30, R31, R33, R34, R35 убраны)</div> <div>пины ПЛИС 94, 96, 97 убраны DNP резисторы, 0 Ohm подключены к GND напрямую</div> <div>убраны разъемы J2 (программирования флэш), J4 (AS mode ПЛИС)</div> <div>R8 корректно подключен с пина 4 IC2 на GND (был на VCC)</div> <div>RN1 – RN12 заменены с 330 Ом на 33 Ома</div> <div>R6, R7 убраны (поддержка STM32F1 отсутствует)</div> <div>LED1 переключен на ПЛИС</div> <div>X1 -> заменен на J2 -> заменен на PBS2-6</div> <div>VPP и VCC разделены. Пины 18 и 52 (VPP) отключены от шины питания VCC.</div>	<div>rev.2.0Lattice FP caBGA256</div> <div>recommend0.450.53</div> <div>example0.350.50.100/0.1000.4/0.15</div> <div>current0.420.540.125/0.1250.4/0.2</div>		A																				
B	<div>PCB</div> <div>PCB сжать до 50*75</div> <div>корректное подключение полигона 3V3 рядом с DCDC</div> <div>STACKUPTotal 0.86mm</div> <div>Copper 1oz</div> <div>IMPEDANCEWidth 0.15mm – S75 – Imp 68.2(-9%)Standart = 60-90 Ohm</div> <div>ADD "POWER" class with VIA 0.6/0.3</div>			B																				
C	<div>rev.1.11STM_RCC_OUT убран с ПЛИС и CTM, на 5 OSC_IN заведен сигнал с генератора у3</div>			C																				
D	<div>TODOразобраться с питанием ПЛИС, лишние домены с DCDC убрать</div>			D																				
	1	2	3	4																				
<table><tr><td colspan="4">Title</td></tr><tr><td>Size</td><td colspan="2">Number</td><td>Revision</td></tr><tr><td>A4</td><td colspan="2"></td><td></td></tr><tr><td>Date:</td><td colspan="2">3.16.2025</td><td>Sheet of</td></tr><tr><td>File:</td><td colspan="2">C:\Documents\...\INFO.SchDoc</td><td>Drawn By:</td></tr></table>					Title				Size	Number		Revision	A4				Date:	3.16.2025		Sheet of	File:	C:\Documents\...\INFO.SchDoc		Drawn By:
Title																								
Size	Number		Revision																					
A4																								
Date:	3.16.2025		Sheet of																					
File:	C:\Documents\...\INFO.SchDoc		Drawn By:																					

Title			
Size	Number		Revision
A4			
Date:	3.16.2025		Sheet of
File:	C:\Documents\...\INFO.SchDoc		Drawn By: