



第九章 频率合成技术

9.1 引言（自学）

频率合成器的主要技术指标：

- 1) 频率范围：频率合成器的输出频率最小值 $f_{o\min}$ 和最大值 $f_{o\max}$ 之间的变化范围，即频率合成器的工作频率范围。也可以用频率覆盖系数 $k = f_{o\max} / f_{o\min}$ 表示。
- 2) 频率间隔（分辨率） 相邻频率之间的最小间隔为频率合成器的频率间隔。



用途不同，要求的频率间隔不同。

如：对短波单边带通信来说，多取频率间隔为100Hz有的甚至取为10Hz、1Hz乃至0.1Hz。

对超短波通信来说，频率间隔多取为50kHz或10kHz。

3) 频率转换时间 从一个工作频率转换到另一个工作频率并达到稳定工作所需要的时间。

4) 频率稳定度与准确度

频率稳定度是指在规定的时间内，合成器频率偏离标称值的程度。



频率准确度是指实际工作频率偏离标称值的数值，即频率误差。

5) 频谱纯度 频谱纯度是指输出信号接近正弦波的程度，是频域指标。

理想的正弦信号的频谱只有一根谱线，但实际的正弦信号由于噪声的影响不可能只有一根谱线。在有用信号频谱的两边，总有一些不需要的离散谱和连续谱，这些离散谱称为杂波，连续谱称为噪声。

实现频率合成的方法：有直接合成法、间接合成法（锁相环路法）以及直接数字频率合成法。



9.2 直接频率合成技术（自学）

采用单个或多个不同频率的晶体振荡器作为基准信号源，经过具有加减乘除四则运算功能的混频器、倍频器、分频器和具有选频功能的滤波器的不同组合来实现频率合成的方法，一般称为直接频率合成法。

利用不同组合的四则运算，可以产生大量的、频率间隔较小的离散频率系列。

根据**参考频率源的数目和四则运算电路组合的不同**，**直接式频率合成器有着许多不同的形式**。如由较多晶体振荡器或频率源同时提供基准频率的**多基准频率合成方式**，或仅由一个或少数几个晶体振荡器，提供**基准频率的频率合成方式**。



图9.2.1所示为后一种合成方式的最基本组成，称为直接式频率合成的基本单元。

图中仅由一个石英晶体振荡器提供基准频率。 M 表示倍频器的倍频次数， N 表示分频器的分频次数。频率相加器是由混频器和带通滤波器构成的，用以输出混频后的和频分量。

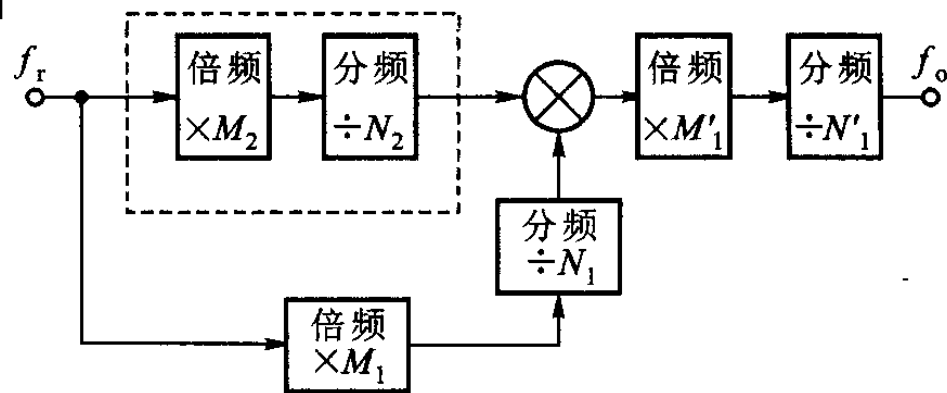


图9.2.1 频率合成器的基本单元

当输入基准频率为 f_r 时，合成器的输出频率为 f_o 。

$$f_o = \frac{M_1'}{N_1'} \left(\frac{M_1}{N_1} + \frac{M_2}{N_2} \right) f_r \quad (9.2.1)$$



式中： $\frac{M_2}{N_2}$ 称为分频比的余数，代表该频率最低位，其值应为一简单的整数比。

式 (9.2.1) 说明：

$$f_o = \frac{M'_1}{N'_1} \left(\frac{M_1}{N_1} + \frac{M_2}{N_2} \right) f_r \quad (9.2.1)$$

尽管合成器仅输入一个参考频率 f_r ，但只需改变各倍频次数和分频器的分频数，即可获得一系列的离散频率。



例9.2.1 某频率合成器的输出频率 $f_o=2.2\text{MHz}$ ，分辨率为 0.1MHz 。若 $f_r=1\text{MHz}$ ，试用上述方法确定各 M 、 N 的数值。如果使分辨率提高为 0.01MHz ，则该合成器是否也能应用？

解：由已知条件求得总分频比为

$$n = \frac{f_o}{f_r} = \frac{2.2}{1} = 2.2$$

$$\text{由式 (9.2.1)} \quad f_o = \frac{M'_1}{N'_1} \left(\frac{M_1}{N_1} + \frac{M_2}{N_2} \right) f_r$$

知，取 $\frac{M_1}{N_1} = 2$ $\frac{M_2}{N_2} = 0.2$ 即可满足要求。



令图9.2.1中 $M'_1=1, N'_1=1$ ，即省略这两个倍频、分频器，合成后的信号由混频器、窄带带通滤波器直接输出。

根据式 (9.2.1) 中各项 M 和 N 的比值应为一整数比的原则，取

$$M_1 = 2 \quad N_1 = 1 \quad M_2 = 2 \quad N_2 = 10$$

$$f_o = \frac{M'_1}{N'_1} \left(\frac{M_1}{N_1} + \frac{M_2}{N_2} \right) f_r = \left(\frac{2}{1} + \frac{2}{10} \right) \times 1 \text{ MHz} = 2.2 \text{ MHz}$$

如改变倍频次数使 $M_2 = 1 \sim 9$ 即可获得频率间隔

$\Delta f = 0.1 \text{ MHz}$ 、频率范围为 $2.1 \sim 2.9 \text{ MHz}$ 的离散频率系列。



若要求 $\Delta f = 0.01 \text{ MHz}$, 则 f_0 是一个三位数, 这时如仍取上述方案, 式 (9.2.1) 中的余项 M_2/N_2 就不再是一个简单的整数比, 仅用上述一个基本单元就难以完成上述运算要求。

由上例不难看出, 为满足更高的分辨率要求, 必须继续将 M_2/N_2 分解, 使

$$f_0 = \frac{M'_1}{N'_1} \left[\frac{M_1}{N_1} + \frac{M'_2}{N'_2} \left(\frac{M_2}{N_2} + \frac{M_3}{N_3} \right) \right] f_r \quad (9.2.2)$$

即用一个由 M_2 、 M'_2 、 M_3 、 N_2 、 N'_2 、 N_3 组成的新的频率合成器基本单元, 置换单元中的 M_2N_2 , 使新的余数 M_3/N_3 为一简单的整数比。如此周而复始, 直到满足要求为止。



$$f_o = \frac{M'_1}{N'_1} \left\{ \frac{M_1}{N_1} + \frac{M'_2}{N'_2} \left[\frac{M_2}{N_2} + \frac{M'_3}{N'_3} \left(\frac{M_3}{N_3} + \dots \right) \right] \right\} f_r \quad (9.2.3)$$

数学上每进行一次分解，合成器就需要多增加一节图9.2.1所示的基本单元。这说明分频比的位数越多，合成器需接入基本合成单元数也越多，合成系统也越复杂。

例9.2.2 已知基准频率 $f_r = 1\text{MHz}$ 应采用几个基本合成单元组成的频率合成器，可使输出频率 $f_o = 2.0825\text{MHz}$ ，此时最小频率间隔为多少？

解：将分频比2.0825进行分解，可列出运算式

$$\left\{ 2 + \frac{1}{10} \left[\frac{8}{10} + \frac{1}{10} \left(\frac{2}{10} + \frac{5}{100} \right) \right] \right\} \times 1\text{MHz} = 2.0825 \text{ MHz}$$



由此可知，需用三节基本合成单元构成能实现上述要求的频率合成器。其一般式为

$$f_o = \left\{ \frac{M_1}{N_1} + \frac{M'_2}{N'_2} \left[\frac{M_2}{N_2} + \frac{M'_3}{N'_3} \left(\frac{M_3}{N_3} + \frac{M_4}{N_4} \right) \right] \right\} f_r$$

当要求离散频率数不很多时，仅需改变 M_4 (或 N_4)，即可获得最小频率间隔的离散频率，其值为 f_o 的最后一位数，如以 Δf_{\min} 表示最小频率间隔，则其值为

$$\Delta f_{\min} = 100\text{Hz}$$



9.3 锁相频率合成技术

锁相频率合成是应用锁相环路的频率合成方法，从一个高稳定性和高准确度的基准频率合成大量的离散频率，基准频率产生器提供一个或几个参考频率，锁相环路利用其良好的窄带跟踪特性，使压控振荡器的输出频率准确地稳定在参考频率或某次谐波上。

9.3.1 锁相频率合成器的基本构成

锁相频率合成的方法有多种，其中主要有

- 1、脉冲控制锁相法
2. 数字锁相合成法



9.3.2 锁相频率合成器的实际构成方案

1、单环频率合成器

1) 带有前置分频器的数字频率合成器

图6.8.1为带有前置分频器的数字频率合成器。固定分频器的工作频率一般高于可变分频器的工作频率。

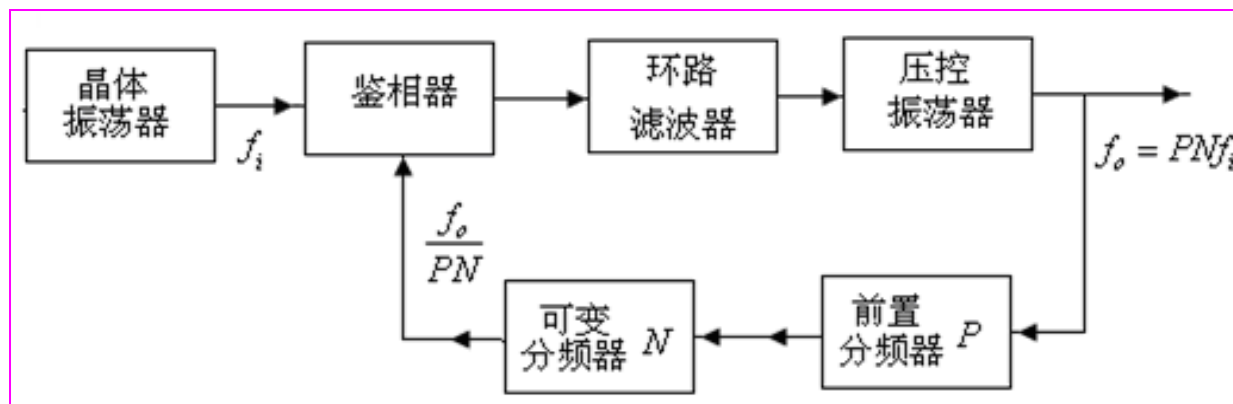


图6.8.1 带有前置分频器的数字频率合成器框图



环路锁定时，输出频率为 $f_o = NPf_i$

当改变可变分频器时，就可以输出不同的合成频率。
频率合成器的频率分辨率为 $\Delta f = Pf_i$ ，即频率分辨率降低了P倍。

这种加大频率间隔的方法，是以降低分辨率为代价换取输出频率的提高。解决这一问题的方法是采用下变频和双模前置分频法来保持频率分辨率不变。



2) 设置前置混频器的频率合成器

图6.8.2为设置前置混频器的频率合成器

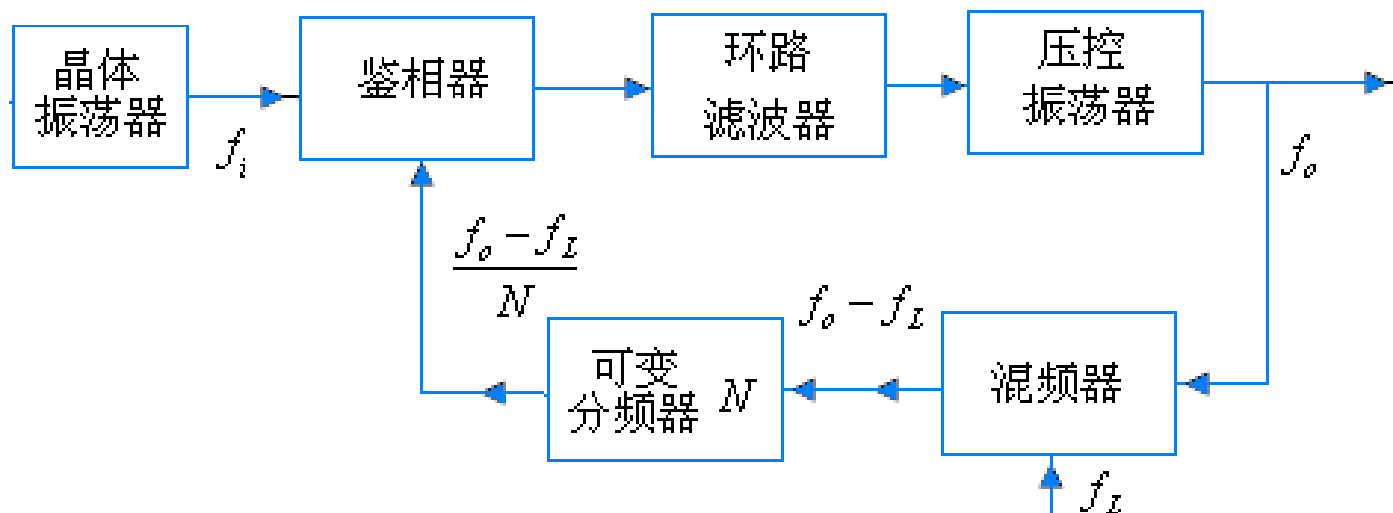


图6.8.2 设置前置混频器的频率合成器



由图知，电路是对压控振荡器的输出频率进行混频并取差频，从而降低可变分频器的输入信号的频率。

由图知，可变分频器的输入信号的频率为 $f_o - f_L$

当环路锁定时， $f_i = (f_o - f_L) / N$

输出频率为 $f_o = f_L + Nf_i$



可见这时频率分辨率仍然为 f_i ，这种方法提高了频率合成器的输出频率，但并没有降低频率分辨率，这种频率合成器只是用混频器把频率 Nf_i 搬移到了 f_L 频率两边。

但因为在锁相环路中插入混频器和滤波器，使锁相环路的电路复杂，滤波器会使环路性能变坏，混频过程必然会产生组合频率分量，造成输出信号的频谱纯度下降。为此，可以采用吞脉冲频率合成器。



2、吞脉冲频率合成器

吞脉冲频率合成器（双模前置分频器型单环频率合成器）：将前置分频器用双模分频器（Two-Modulus Divider）取代，以保持频率间隔为 f_i 的前提下 提高输出频率，组成框图为

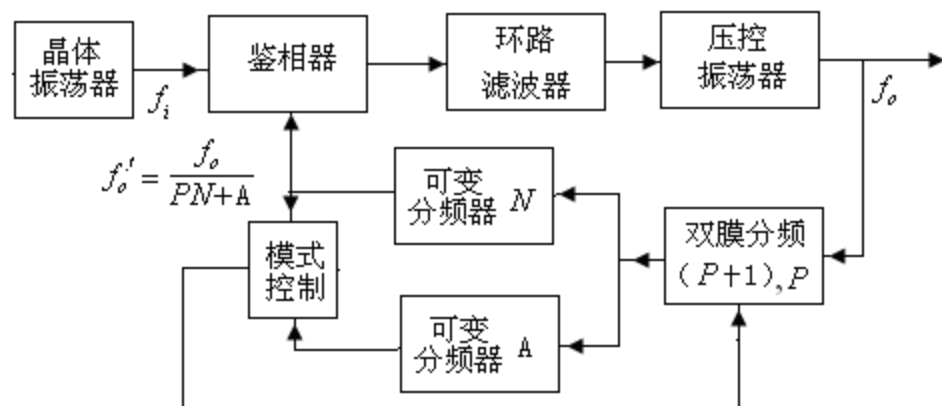


图6.8.3 吞脉冲频率合成器组成框图



在一个计数周期内，总计脉冲数即分频比为

$$N_t = (P+1)A + P(N-A) = A + PN$$

频率合成器的输出频率为

$$f_o = N_t f_i = (A + PN) f_i$$

上式表明，与简单的频率合成器相比， f_o 提高了P倍，

而频率分辨率仍保持为 f_i 。其中A为个位分频器，又称尾数分频器。



(4) 集成频率合成器件

图6.8.4为采用MC145152和双模分频器MC3393P构成的吞脉冲型频率合成器电路。

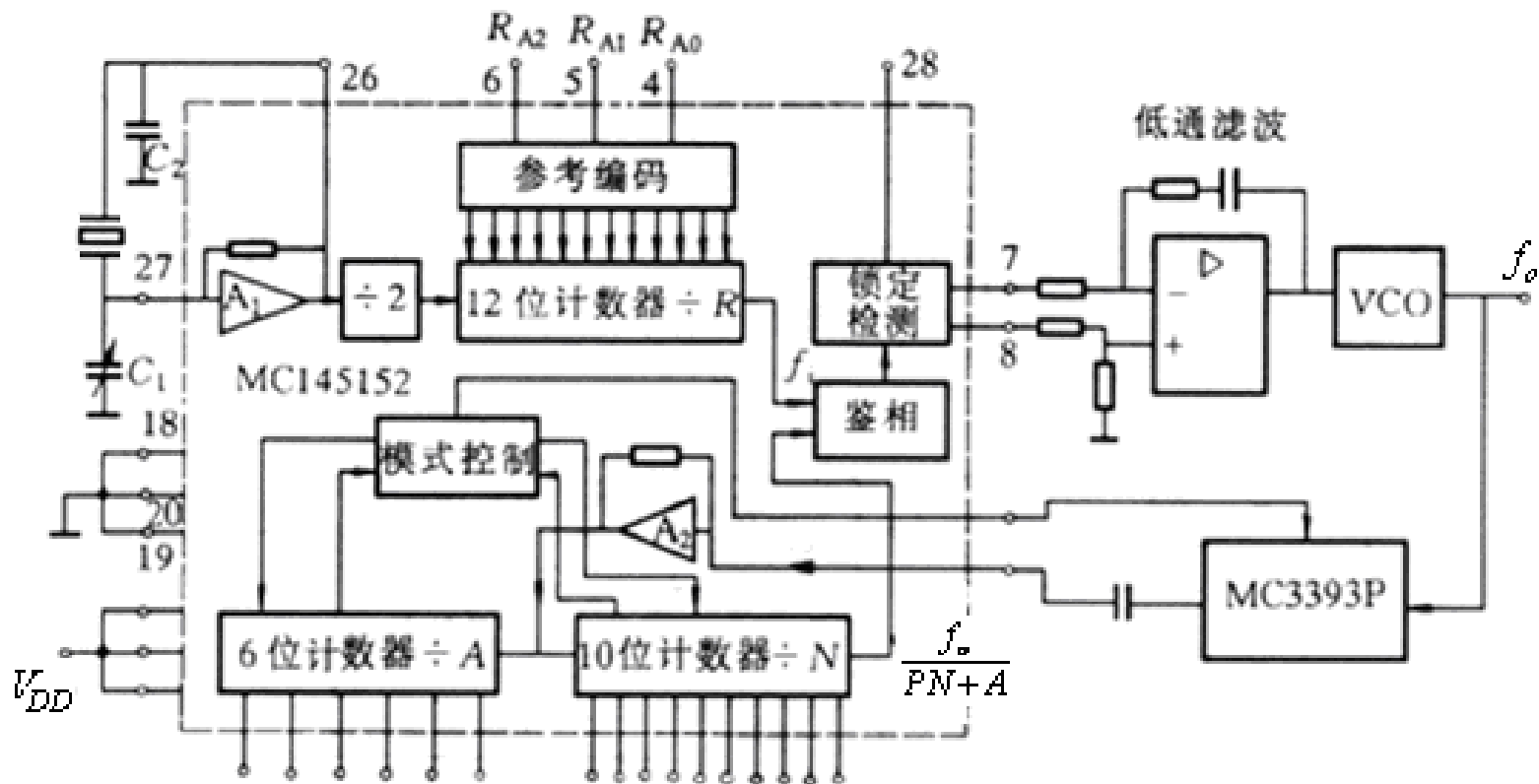


图6.8.4 采用MC145152构成的吞脉冲型频率合成器



2、多环频率合成器

在不降低参考频率的情况下，提高频率分辨率的一个方法就是采用多环频率合成的方法，常见的有双环和三环的频率合成器。

图6.8.5所示是一个三环频率合成器框图，它由三个锁相环路和一个混频电路构成，设环路A输出频率为 f_a 。

经过一个M倍的固定分频器后得到 f_A

$$f_A = \frac{f_a}{M} = \frac{N_A}{M} f_i$$

频率分辨率为 $\Delta f_A = \frac{1}{M} f_i$



显然比单环合成器的频率分辨率提高了M倍。

因此一般称环路A为高分辨率环。

设环路B的输出频率为 f_B

$$f_B = N_B f_i$$

频率分辨率为 $\Delta f_B = f_i$

环路C是混频相加环，将环路B的输出频率和环路C的输出频率混频之后得到 $(f_o - f_B)$ ，并送到鉴相器和 f_A 做相位比较，可得到输出频率

$$f_o = f_A + f_B = \frac{N_A}{M} f_i + N_B f_i$$

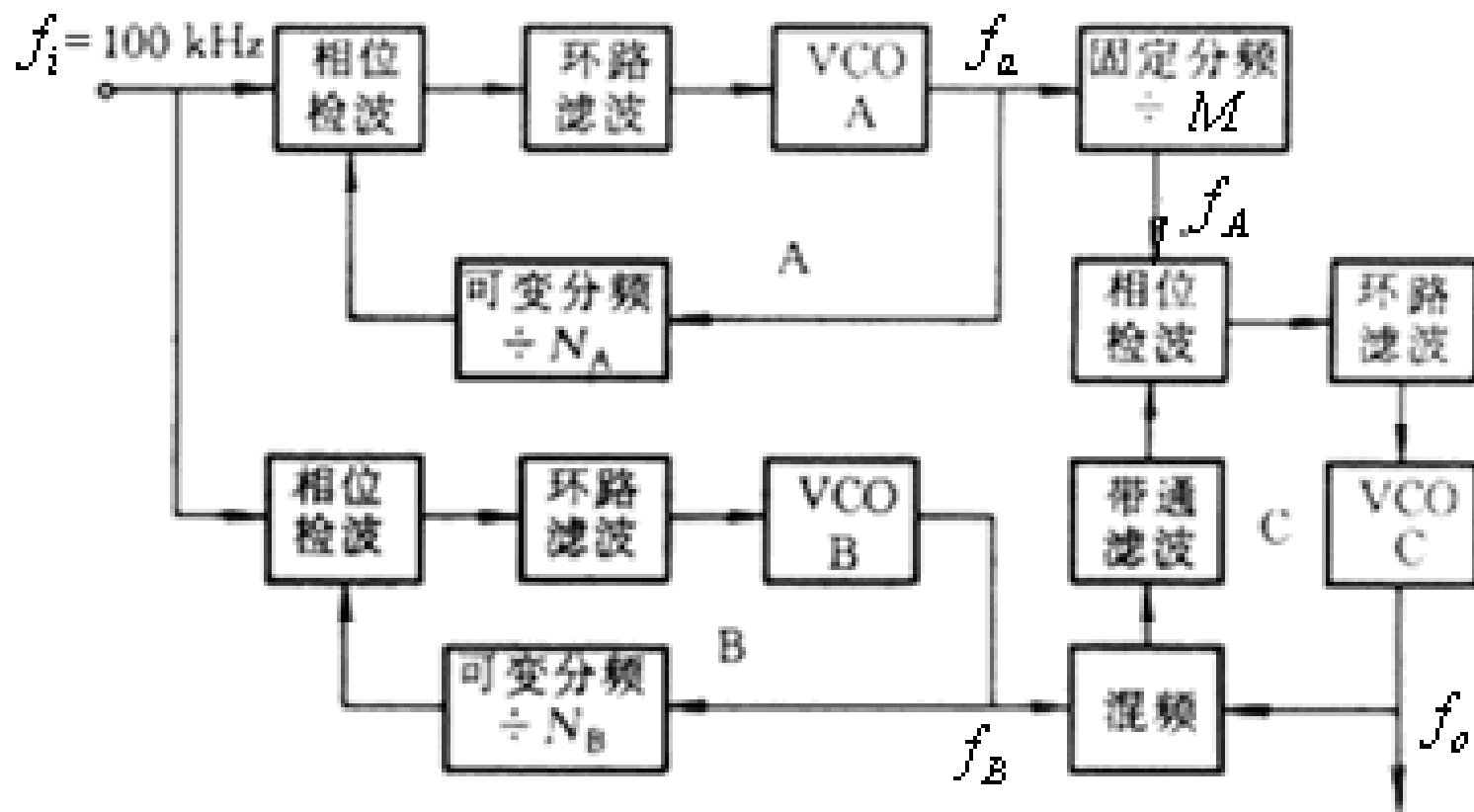


图6.8.5 三环频率合成器框图



9.4 直接数字频率合成技术（自学）

（Digital Direct Synthesizer，简称为DDS）

P.340

9.6 9.7 9.9