

南开大学

计算机学院

编译原理实验报告

了解编译器及 LLVM IR 编程

2011763 黄天昊

年级: 2020 级

专业:计算机科学与技术

指导教师:王刚

摘要

本次实验主要探究了完整编译过程各个阶段的具体工作,对编译器阶段进行了详细的调试和了解,包括词法分析,语法分析和语义分析等多部分内容,探究的编译器为 gcc 编译器。此外,在了解编译器的基础上,还进一步实现了中间代码和 LLVM IR 编程。

关键字: 编译过程, gcc 编译器, LLVM IR 编程

景目

一、 约	扁译过程	探究									1
(-)	完整	的编译过程	 	 	 	 	 		 		1
()	预处:	里器	 	 	 	 	 		 		1
(三)	编译	足	 	 	 	 	 		 		4
	1.	词法分析	 	 	 	 	 		 		4
	2.	语法分析	 	 	 	 	 		 		
	3.	语义分析	 	 	 	 	 		 		7
	4.	中间代码生成	 	 	 	 	 		 		7
	5.	代码优化	 	 	 	 	 		 		8
	6.	代码生成	 	 	 	 	 		 		1(
(四)	汇编	度	 	 	 	 	 		 		16
(五)	链接	器加载器	 	 	 	 	 		 		18
(六)	gcc 约	译器开启 O2 优化	 	 	 	 	 		 	. 2	24
=', I	LVM	R 编程								2	25
= , }	总结									2	29

一、 编译过程探究

(一) 完整的编译过程

如图1所示,为完整编译过程的流程图

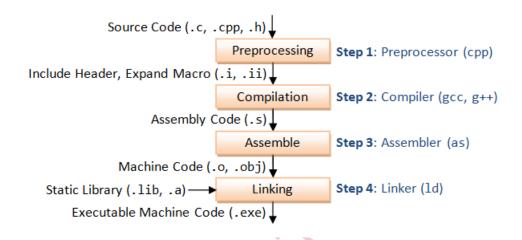


图 1: 编译过程流程图

编译过程分为几个阶段:

- 1. 词法分析
- 2. 语法分析
- 3. 语义分析
- 4. 中间代码生成
- 5. 代码优化
- 6. 目标代码生成

接下来的各部分中将会分析从源程序到目标机器代码的各个阶段,并且对编译过程的各个阶段进行调试和分析。

(二) 预处理器

C 预处理器不是编译器的组成部分,但是它是编译过程中一个单独的步骤。简言之,C 预处理器是一个文本替换工具,它们会指示编译器在实际编译之前完成所需的预处理。

简单来说, 预处理就是将要包含 (include) 的文件插入原文件中、将宏定义展开、根据条件编译命令选择要使用的代码, 最后将这些代码输出到一个".i" 文件中等待进一步处理。

预编译过程主要处理那些源代码文件中以"#"开始的预编译指令。比如"#include"、"#define"等,主要处理规则如下:

- 将所有的"#define" 删除, 并且展开所有的宏定义
- 处理所有条件预编译指令, 比如"#if"、"#ifdef"、"#elif"、"#else"、"#endif"

- 处理"#include" 预编译指令,将被包含的文件插入到该预编译指令的位置。这个过程是递归进行的,也就是说被包含的文件可能还包含其他文件删除所有的注释"//"和"/**/"
- 添加行号和文件名标识, 比如 #2 "hello.c" 2, 以便于编译时编译器产生调试用的行号信息 及用于编译时产生编译错误或警告时能够显示行号
- 保留所有的 #pragma 编译器指令, 因为编译器需要使用它们

经过预编译后的.i 文件不包含任何宏定义,因为所有的宏已经被展开,并且包含的文件也已经被插入到.i 文件中。所以当我们无法判断宏定义是否正确或头文件包含是否正确的时候,可以查看预编译后的文件来确定问题。

我使用的程序为斐波那契数列, 代码如下:

```
#include<stdio.h>
   int main() {
        {\color{red}\textbf{int}}~a,~b,~i\,,~t\,,~n;
        a = 0;
        b = 1;
        i = 1;
        scanf("%d", &n);
        printf("%d\n", a);
        printf("%d\n", a);
        while (i < n) {
             t = b;
             b = a + b;
             printf("%d\n", b);
             a = t;
             i = i + 1;
        return 0;
18
   }
```

通过命令

gcc main.c —E —o main.i

来进行对 main.c 程序的预处理

观察预处理文件,可以发现文件长度远大于源文件,这就是将代码中的头文件进行了替代导致的结果。如图2所示

```
# 0 "main.c"
# 0 "<built-in>"
          # 1 "/usr/include/stdc-predef.h" 1 3 4
# 0 "<command-line>" 2
           # 1 "main.c"
           # 1 "/usr/include/stdio.h" 1 3 4
           # 27 "/usr/include/stdio.h" 3 4
           # 1 "/usr/include/x86_64-linux-gnu/bits/libc-header-start.h" 1 3 4
           # 33 "/usr/include/x86_64-linux-gnu/bits/libc-header-start.h" 3 4
          # 1 "/usr/include/features.h" 1 3 4
# 392 "/usr/include/features.h" 3 4
# 1 "/usr/include/features-time64.h" 1 3 4
12
13
14
           # 20 "/usr/include/features-time64.h" 3 4
           # 1 "/usr/include/x86_64-linux-gnu/bits/wordsize.h" 1 3 4
# 21 "/usr/include/features-time64.h" 2 3 4
           # 1 "/usr/include/x86_64-linux-gnu/bits/timesize.h" 1 3 4
          # 1 "/usr/include/x86 64-linux-gnu/bits/timesize.h" 1 3 4
# 19 "/usr/include/x86 64-linux-gnu/bits/timesize.h" 3 4
# 1 "/usr/include/x86 64-linux-gnu/bits/timesize.h" 1 3 4
# 20 "/usr/include/x86 64-linux-gnu/bits/timesize.h" 2 3 4
# 22 "/usr/include/features-time64.h" 2 3 4
# 393 "/usr/include/features.h" 2 3 4
# 486 "/usr/include/y86 64 linux gnu/css/cdefs.h" 1 3 4
# 1 "/usr/include/y86 64 linux gnu/css/cdefs.h" 1 3 4
19
20
22
          # 1 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 1 3 4
# 559 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 3 4
# 1 "/usr/include/x86_64-linux-gnu/bits/wordsize.h" 1 3 4
# 560 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 2 3 4
24
26
          问题 输出 调试控制台 端口
                             angtianhao-virtual-machine:~/Desktop$ gcc main.c -E -o main.i
angtianhao-virtual-machine:~/Desktop$ []
```

图 2: 生成预处理后的 main.i 文件部分代码

此外, 我还使用命令

cpp main.c main_i.i

即直接使用 cpp.exe 来对 main.c 进行预处理。

结果发现其与之前得到的预处理结果相同,如图3所示

```
# 0
                 # 0 "<built-in>
                 # 0 "<command-line>"
# 1 "/usr/include/stdc-predef.h" 1 3 4
                              "<command-line>" 2
               # 0 "ccommand-lines" 2
# 1 "main.c"
# 1 "/usr/include/stdio.h" 1 3 4
# 27 "/usr/include/stdio.h" 3 4
# 1 "/usr/include/s86_64-linux-gnu/bits/libc-header-start.h" 1 3 4
# 33 "/usr/include/x86_64-linux-gnu/bits/libc-header-start.h" 3 4
# 1 "/usr/include/features.h" 1 3 4
# 392 "/usr/include/features.h" 1 3 4
# 392 "/usr/include/features.h" 3 4
                  # 20 "/usr/include/features-time64.h" 3 4
                 # 10 /usr/include/x86_64-linux-gnu/bits/wordsize.h" 1 3 4 # 1 "/usr/include/k86_64-linux-gnu/bits/timesize.h" 1 3 4 # 1 "/usr/include/x86_64-linux-gnu/bits/timesize.h" 1 3 4 # 19 "/usr/include/x86_64-linux-gnu/bits/timesize.h" 3 4 # 1 "/usr/include/x86_64-linux-gnu/bits/timesize.h" 3 4
  19
                # 1 "/usr/include/x86_64-linux-gnu/bits/wordsize.h" 1 3 4
# 20 "/usr/include/x86_64-linux-gnu/bits/timesize.h" 2 3 4
# 22 "/usr/include/features-time64.h" 2 3 4
# 393 "/usr/include/features.h" 2 3 4
# 486 "/usr/include/features.h" 3 4
# 1 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 1 3 4
# 559 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 3 4
# 1 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 3 4
  22
  23
                 # 559 "/usr/include/x86_64-linux-gnu/sys/cdefs.h" 3 4
# 1 "/usr/include/x86_64-linux-gnu/bits/wordsize.h" 1 3 4
                 # 560 "/usr/include/x86 64-linux-gnu/sys/cdefs.h" 2 3 4
                问题 輸出 调试控制台 端口
终端
                                             ngtianhao-virtual-machine:~/Desktop$ gcc main.c -E -o main.i
ngtianhao-virtual-machine:~/Desktop$ cpp main.c main_i.i
ngtianhao-virtual-machine:~/Desktop$ [
```

图 3: 使用 cpp.exe 生成预处理后的 main_i.i 文件部分代码

(三) 编译器

1. 词法分析

在一个编译器中,词法分析的作用是将输入的字符串流进行分析,并按一定的规则将输入的字符串流进行分割,从而形成所使用的源程序语言所允许的记号 (token) 获得 token 序列,在这些记号序列将送到随后的语法分析过程中,与此同时将不符合规范的记号识别出来,并产生错误提示信息。

源代码程序被输入到扫描器(Scanner),扫描器对源代码进行简单的词法分析,运用类似于有限状态机(Finite State Machine)的算法可以很轻松的将源代码字符序列分割成一系列的记号(Token)。

词法分析产生的记号一般可以分为如下几类:关键字、标识符、字面量(包含数字、字符串等)和特殊符号(如加号、等号)。在识别记号的同时,扫描器也完成了其他工作,比如将标识符存放到符号表,将数字、字符串常量存放到文字表等,以备后面的步骤使用。

词法分析可以使用 lex 工具。

对于 LLVM, 通过

 ${\tt clang -\!E -\!Xclang -\!dump-tokens \ main.c}$

获得 token 序列, 结果如图4所示

```
C main.c
        #include<stdio.h>
        int main() {
             int a, b, i, t, n;
  5
             a = 0;
             scanf("%d", &n);
printf("%d\n", a);
printf("%d\n", a);
  8
  9
             while (i < n) {
 11
终端
semi ';'
extern 'extern'
int 'int'
identifier '__u
                            Loc=</usr/include/stdio.h:874:49>
                    int 'int'
r_paren ')'
semi ';'
semi ';'
int 'int'
 identifier 'main
l_paren '('
r_paren ')'
l_brace '{'
int 'int'
                             Loc=<main.c:3:10>
                    [LeadingSpace] Loc=<main.c:3:10>
[startOfLine] [LeadingSpace] Loc=<main.c:4:5>
[LeadingSpace] Loc=<main.c:4:10>

Loc=<main.c:4:10>
identifier 'a'
 comma ','
identifier 'b'
                    [LeadingSpace] Loc=<main.c:4:12>
```

图 4: 词法分析结果

可以发现输出得到的信息包含 LeadingSpace 和 StartOfLine 等位置信息,其中 StartOfLine 表示的是一个新的 line 开始的位置,而 LeadingSpace 则是表示一个新的切分得到的 token 的开始的位置,其中的计数的 index 是从 1 开始计数,且在计算位置的时候将空格和缩进都包含了进去。

同时,我们也可以发现 clang 词法分析后,已经将 identifier 和 comma 不同的符号类标识了出来。

2. 语法分析

语法分析的过程是分析词法分析产生的记号序列,并按一定的语法规则识别并生成中间表示形式,以及符号表。符号表记录程序中所使用的标识符及其标识符的属性。同样,将不符合语法规则的记号识别出其位置并产生错误提示语句。目前大多数开源编译器使用的语法分析方法有两类,一种是自顶向下(Top-Down Parsing)的分析方法,另一种是自底向上(Bottom-Up Parsing)的分析方法。

LLVM 可以通过如下命令获得相应的 AST:

```
clang -E -Xclang -ast-dump main.c
```

结果如图5和图6所示

```
_int128_t
<<invalid sloc>> <invalid sloc> implicit __uint128_t 'unsigned __int128'
     salid sloc>> <invalid sloc> implicit __NSConstantString 'struct __NSConstantString_tag'
           alid sloc>> <invalid sloc> implicit referenced __builtin_va_list 'struct __va_list_tag[1]'
       list_tag'
lib/llvm-14/lib/clang/14.0.0/include/stddef.h:46:1, col:23> col:23 referenced size_t 'unsigned long'
   orbigica long
psr/lib/llvm-14/lib/clang/14.0.0/include/stdarg.h:14:1, col:27> col:27 va_list '__builtin_va_list':'struct __va_list_tag
    _builtin_va_list' sugar
                  __va_list_tag[1]' 1
list tag'
      va_list_tag'
ya_list_tag'
132:1, col:27> col:27 referenced __gnuc_va_list '__builtin_va_list':'struct __va_list_tag[1]'
   _builtin_va_list'
     va_list_tag'
/va_list_tag'
/include/x86_64-linux-gnu/bits/types.h:31:1, col:23> col:23 __u_char 'unsigned char
 dine:32:1, col:28> col:28 <u>u_short</u> 'unsigned short'
col:22> col:22 __u_int 'unsigned int'
col:27 __u_long 'unsigned long
c unsigned long
cline:37:1, col:21> col:21 referenced int8 t 'sig
```

图 5: 语法分析部分结果

图 6: 语法分析部分结果

我们可以看到,在图5中,主要是一些预编译得到的结果生成的语法分析,大多来自于包含的 stdio.h 的内容。而图6中,是 main 函数的语法分析结果。我们可以发现 clang 语法分析之后,不仅标记了在文本之中代码的行列的值,函数包含的行号等信息,还包含了具体的程序加载地址的值,以及各种符号的含义和参数。

此外,输入命令

gcc -fdump-tree-original-raw main.c

可以得到文本格式的 AST 输出, 如图7

图 7: 二进制文本格式的 AST

但是由于其是二进制文件, 我们并不能直观地看到整棵 AST。

3. 语义分析

语义分析是编译过程的一个逻辑阶段,语义分析的任务是对结构上正确的源程序进行上下文有关性质的审查,进行类型审查。语义分析是审查源程序有无语义错误,为代码生成阶段收集类型信息。比如语义分析的一个工作是进行类型审查,审查每个算符是否具有语言规范允许的运算对象,当不符合语言规范时,编译程序应报告错误。如有的编译程序要对实数用作数组下标的情况报告错误。又比如某些程序规定运算对象可被强制,那么当二目运算施于一整型和一实型对象时,编译程序应将整型转换为实型而不能认为是源程序的错误。

语义分析的地位:编译程序最实质性的工作;第一次对源程序的语义作出解释,引起源程序 质的变化。

4. 中间代码生成

目前大多数编译器前端会将源程序转换成中间代码的表示形式,本实验中是将要转化为 LLVM IR 的形式。我们可以通过-fdump-tree-all-graph 和-fdump-rtl-all-graph 两个 gcc flag 获得中间代码生成的多阶段的输出。也可以通过 LLVM,运行指令:

```
clang -S -emit-llvm main.c
```

来生成 LLVM IR。

如图8

图 8: 中间代码生成

可以看到,首先是几句赋值语句,中间代码中,变量不用字母表示,而是使用%i 的形式。i32 说明是 int 类型, align 4 表示分配 4 字节的内存空间。在这里, %1 应该是 argv 等 main 函数的变量, %2 - %6 是我们分别声明的五个变量。

之后的几句 store 代码即为几个变量赋值。21 - 25 行,调用了 scanf 和 printf 函数。 之后 br 即跳转到分支指令,开始 while 循环。 通过命令 gcc -fdump-tree-all-graph main.c -o main

可以得到控制流图,如图9

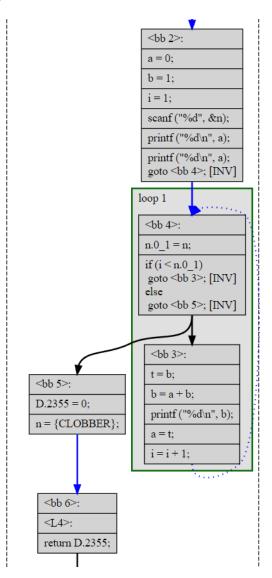


图 9: 控制流图

5. 代码优化

进行与机器无关的代码优化步骤改进中间代码、生成更好的目标代码。

代码优化按照优化的代码块尺度分为:局部优化、循环优化和全局优化。常见的代码优化技术有:删除多余运算、合并已知量和复写传播,删除无用赋值等。通过指令

llc -print-before-all -print-after-all main.ll > a.log 2>&1

我们可以看到每个阶段后 LLVM IR 中间代码的变化,并且整个 log 文件的后半部分会给出具体到不同 machine code 的过程 log 展示,所以文件的体量较大。如图10

图 10: 中间代码优化结果

对于重定向的问题,有以下几点知识点:

- 程序运行后会打开三个文件描述符,分别是标准输入,标准输出和标准错误输出。
- 在调用脚本时,可使用 2>&1 来将标准错误输出重定向。
- 只需要查看脚本的错误时,可将标准输出重定向到文件,而标准错误会打印在控制台,便 于查看。
- »log.txt 会将重定向内容追加到 log.txt 文件末尾。
- 通过查看/proc/进程 id/fd 下的内容, 可了解进程打开的文件描述符信息。

详见博客如何理解 Linux shell 中的"2>&1"

在 LLVM 官网对所有 pass 的分类中,共分为三种: Analysis Passes、Transform Passes 和 Utility Passes。Analysis Passes 用于分析或计算某些信息,以便给其他 pass 使用,如计算支配边界、控制流图的数据流分析等; Transform Passes 都会通过某种方式对中间代码形式的程序做某种变化,如死代码删除,常量传播等。其使用的命令是

```
opt — module name > <test.bc > /dev/null
```

这里我们需要的是 bc 文件格式,可以使用如下命令实现 LLVM 的 ll 文件与 bc 文件互转:

```
llvm-dis a.bc -o a.ll # bc 转换为 ll
llvm-as a.ll -o a.bc # ll 转换为 bc
```

6. 代码生成

以中间表示形式作为输入,将其映射到目标语言输入如下命令:

```
gcc main.i -S -o main.S # 生成 x86 格式目标代码
arm-linux-gnueabihf-gcc main.i -S -o main.S # 生成 arm 格式目标代码
llc main.ll -o main.S # LLVM 生成目标代码
```

使用 gcc 处理后, 生成了 main.s 和 main.S 两个文件, 经查阅得知, 这两种文件都是汇编代码, 其区别在于:

- .s 格式的汇编文件中,只能包含纯粹的汇编代码,汇编器只对其进行汇编操作,没有预处 理操作
- .S 格式的汇编文件中,还可以使用预处理命令,汇编器会先进行预处理,然后再进行汇编 gcc 编译下的汇编代码为:

```
.text
         . file
                   "main.c"
          . globl main
                                                          # - Begin function main
                             4, 0x90
          .p2align
                   main, @function
          .type
                                                 # @main
main:
          .cfi_startproc
# %bb.0:
         pushq
                   %rbp
          .\ cfi\_def\_cfa\_offset\ 16
         .cfi_offset %rbp, -16
         movq
                   %rsp, %rbp
         .cfi_def_cfa_register %rbp
                   $32, %rsp
         subq
                   90, -24(\% \text{rbp})
         movl
                   90, -8(\% \text{rbp})
         movl
                   1, -4(\% \text{rbp})
         movl
                   1, -12(\% \text{rbp})
         movl
         movabsq $.L.str, %rdi
                   -16(\%rbp), \%rsi
         leaq
                   $0, %al
         movb
         callq
                     \__{isoc99\_scanf@PLT}
                   -8(\%\text{rbp}), \%\text{esi}
         movl
         movabsq $.L.str.1, %rdi
         movb
                   $0, %al
                   printf@PLT
         callq
                   -8(\%\text{rbp}), \%\text{esi}
         movl
         movabsq $.L.str.1, %rdi
         movb
                   $0, %al
                   printf@PLT
         callq
.LBB0_1:
                                                 #=>This Inner Loop Header: Depth=1
                   -12(\%\text{rbp}), \%\text{eax}
         movl
                   -16(\%rbp), \%eax
         cmpl
```

```
.LBB0 3
             jge
   # %bb.2:
                                                         in Loop: Header=BB0_1 Depth=1
                                                    #
             movl
                       -4(\%rbp), %eax
             movl
                       \%eax, -20(\%rbp)
                       -8(\%\text{rbp}), \%\text{eax}
             movl
                       -4(\%rbp), \%eax
             addl
                       \%eax, -4(\%rbp)
             movl
                       -4(\%\text{rbp}), \%\text{esi}
             movl
             movabsq $.L.str.1, %rdi
                       $0, %al
             movb
             callq
                       printf@PLT
             movl
                       -20(\%\text{rbp}), \%\text{eax}
             movl
                       \%eax, -8(\%rbp)
             movl
                       -12(\%rbp), \%eax
             addl
                       $1, %eax
             movl
                       \%eax, -12(\%rbp)
                       . LBB0\_1
             jmp
    .LBB0_3:
51
                       %eax, %eax
             xorl
                       \$32, \%rsp
             addq
                       % \operatorname{rbp} 
             popq
             .cfi_def_cfa %rsp, 8
55
    .Lfunc end0:
             .size
                       main, .Lfunc_end0-main
             .cfi_endproc
                                                          End function
60
                       .L.str,@object
                                                              # @.str
             .type
61
             .section
                                 .rodata.str1.1, "aMS", @progbits,1
62
    .L.str:
                       "%d"
             .asciz
             . size
                       .L.str, 3
                       .L.str.1,@object
                                                              # @.str.1
             .type
    .L.str.1:
             . asciz
                       "%d\n"
             .size
                       .L.str.1, 4
70
                       "Ubuntu clang version 14.0.0-1ubuntu1"
             .ident
                                 ".note.GNU-stack", "", @progbits
             . section
```

arm 格式目标代码为:

```
.arch armv7—a
.fpu vfpv3—d16
.eabi_attribute 28, 1
.eabi_attribute 20, 1
.eabi_attribute 21, 1
.eabi_attribute 23, 3
```

```
.eabi attribute 24, 1
              .eabi_attribute 25, 1
              .eabi_attribute 26, 2
              .eabi_attribute 30, 6
              .eabi_attribute 34, 1
              .eabi_attribute 18, 4
              . file
                        "main.c"
              . text
              .section
                                   . rodata
15
              . align
    .LC0:
              . ascii
                        "%d\000"
              . align
                        2
19
    .LC1:
                        "%d\012\000"
              . ascii
              .text
              .align 1
              .global main
              .syntax unified
              .\,\mathrm{thumb}
              . thumb\_func
              .type
                        main, %function
    main:
              @ args = 0, pretend = 0, frame = 24
30
              @ frame_needed = 1, uses_anonymous_args = 0
31
                        \{r7, lr\}
              push
                        sp, sp, #24
              \operatorname{sub}
              add
                        r7\;,\;\;sp\;,\;\;\#0
              ldr
                        r2\;,\quad .\,L6
    .LPIC4:
                        r2, pc
              add
              ldr
                        r3, L6+4
              l\,d\,r
                        r3, [r2, r3]
              ldr
                        r3, [r3]
                        r3, [r7, #20]
              \operatorname{str}
              mov
                        r3, #0
              movs
                        r3, #0
43
                        r3, [r7, #4]
              \operatorname{str}
                        r3, #1
              movs
                        r3, [r7, #8]
              \operatorname{str}
                        r3, #1
              movs
                        r3\;,\;\;[\;r7\;,\;\;\#12]
              \operatorname{str}
                        r3, r7
              mov
                        r1, r3
              mov
50
                        r3, L6+8
              l\,d\,r
    .LPIC0:
              add
                        r3, pc
              mov
                        r0, r3
```

```
__isoc99_scanf(PLT)
                bl
                            r1, [r7, #4]
                ldr
                l\,d\,r
                            ^{\rm r3}\;,\;\; .\,{\rm L6+12}
57
     .LPIC1:
58
                add
                            r3, pc
                            r0, r3
                mov
                            printf (PLT)
                bl
61
                            r1, [r7, #4]
                l\,d\,r
62
                ldr
                            r3, L6+16
63
     . LPIC2:
64
                add
                           r3, pc
65
                mov
                            r0, r3
66
                bl
                            printf (PLT)
67
                b
                            . L2
68
     .L3:
69
                l\,d\,r
                           r3, [r7, #8]
                           r3, [r7, #16]
                \operatorname{str}
                           r2, [r7, #8]
                l\,d\,r
                l\,d\,r
                           r3, [r7, #4]
                           r3, r3, r2
                add
                           r3, [r7, #8]
                {\rm st}\, {\rm r}
                l\,d\,r
                            r1, [r7, #8]
76
                            r3, .L6+20
                l\,d\,r
77
     .LPIC3:
78
                add
                           r3, pc
                mov
                            r0, r3
80
                bl
                            printf (PLT)
81
                           r3, [r7, #16]
                ldr
                \operatorname{str}
                           r3, [r7, #4]
                           r3, [r7, #12]
                l\,d\,r
                           r3\;,\;\;r3\;,\;\;\#1
                adds
85
                           r3, [r7, #12]
                {\rm st}\, {\rm r}
     .L2:
                ldr
                           r3, [r7]
                l\,d\,r
                           r2, [r7, #12]
                            r2, r3
                cmp
                blt
                            . L3
91
                movs
                           r3, #0
92
                ldr
                           r1, L6+24
93
     .LPIC5:
94
                add
                           r1, pc
95
                           r2\ ,\quad .\,L6{+}4
                l\,d\,r
96
                l\,d\,r
                           r2, [r1, r2]
                l\,d\,r
                           r1, [r2]
                           r2, [r7, #20]
                l\,d\,r
                           r1, r2, r1
                eors
                           r2, #0
101
                mov
                            .\,\mathrm{L}5
102
                beq
```

一、 编译过程探究

```
bl
                       __stack_chk_fail(PLT)
    .L5:
104
                      r0, r3
             mov
                      r7, r7, #24
             adds
             mov
                      sp, r7
107
             @ sp needed
                      {r7, pc}
             pop
109
    .L7:
110
             . align
                      2
    .L6:
             . word
                      _GLOBAL_OFFSET_TABLE_-(.LPIC4+4)
                      __stack_chk_guard(GOT)
             . word
             . word
                      .LC0-(.LPIC0+4)
             . word
                      .LC1-(.LPIC1+4)
             . word
                      .LC1 - (.LPIC2 + 4)
                      .LC1 - (.LPIC3 + 4)
118
             . word
                      _GLOBAL_OFFSET_TABLE_-(.LPIC5+4)
             . word
                      main, .-main
             . size
                      "GCC: (Ubuntu 11.2.0-17ubuntu1) 11.2.0"
             .ident
                                . note.GNU-stack, "", %progbits
             .section
```

LLVM clang 编译下的 x86 目标代码:

```
.text
         . file
                   "main.c"
                                                         # — Begin function main
         .globl
                   main
                             4.0x90
         . p2align
                   main, @function
         .type
main:
                                                # @main
         .cfi\_startproc
# %bb.0:
                   %rbp
         pushq
         .\,cfi\_def\_cfa\_offset 16
         .cfi_offset %rbp, −16
                  %rsp, %rbp
         movq
         .cfi_def_cfa_register %rbp
                   $32, %rsp
         subq
         movl
                   $0, -24(\% \text{rbp})
                   90, -8(\% \text{rbp})
         movl
         movl
                   $1, -4(\% \text{rbp})
                   1, -12(\% \text{rbp})
         movl
         movabsq $.L.str, %rdi
                   -16(\%rbp), \%rsi
         leaq
                   $0, %al
         movb
                   __isoc99_scanf@PLT
         callq
                   -8(\%\text{rbp}), \%\text{esi}
         movl
         movabsq $.L.str.1, %rdi
         movb
                   $0, %al
         callq
                   printf@PLT
```

```
-8(\%\text{rbp}), \%\text{esi}
              movl
              movabsq $.L.str.1, %rdi
              movb
                        $0, %al
              callq
                        printf@PLT
                                                      # =>This Inner Loop Header: Depth=1
    .LBB0_1:
              movl
                        -12(\%\text{rbp}), \%\text{eax}
              cmpl
                        -16(\%\text{rbp}), \%\text{eax}
33
                        . LBB0\_3
              jge
   # %bb.2:
                                                           in Loop: Header=BB0_1 Depth=1
                        -4(\%rbp), \%eax
              movl
              movl
                       \%eax, -20(\%rbp)
              movl
                        -8(\%\text{rbp}), \%\text{eax}
              addl
                        -4(\%\text{rbp}), \%\text{eax}
              movl
                       \%eax, -4(\%rbp)
                        -4(\%\text{rbp}), \%\text{esi}
              movl
              movabsq $.L.str.1, %rdi
                        $0, %al
              movb
                        printf@PLT
              callq
                        -20(\%rbp), %eax
              movl
                       \%eax, -8(\%rbp)
              movl
                        -12(\%rbp), \%eax
              movl
                        $1, %eax
              addl
              movl
                        \%eax, -12(\%rbp)
49
                        .LBB0 1
              jmp
    .LBB0 3:
                        %eax, %eax
              xorl
                        $32, %rsp
              addq
                       %rbp
              popq
              .cfi_def_cfa %rsp, 8
              retq
    . Lfunc_end0:
57
                        main, .Lfunc_end0-main
              . size
              .\ cfi\_endproc
                                                      # -- End function
              .type
                        .L.str,@object
                                                                # @.str
61
              .section
                                  . \ {\tt rodata.str1.1} \ , \verb"aMS" \ , @progbits \ , 1
62
    .L.str:
63
              . asciz
                        "%d"
64
                        .L.str, 3
              .size
                        .L.str.1,@object
                                                                # @.str.1
              .type
67
    .L.str.1:
68
                        "%d\n"
              .asciz
              .size
                        .L.str.1, 4
                        "Ubuntu clang version 14.0.0-1ubuntu1"
              .ident
                                  ".note.GNU-stack", "", @progbits
              . section
```

(四) 汇编器

汇编过程实际上是把汇编语言程序代码翻译成目标机器指令的过程。其最终生成的是可重 定位的机器代码。这一步一般被视为编译过程的"后端"。

- 1. 指令选择 (Instruction selection)
- 2. 寄存器分配 (Register allocation)
- 3. 指令调度 (Instruction scheduling)
- 4. 指令编码 (Instruction encoding)

x86 格式汇编可以直接用 gcc 完成汇编器的工作, 如使用下面的命令:

```
gcc main.S -c -o main.o
```

结果为图11

图 11: gcc 汇编结果

由于该文件为二进制文件, 我们可以使用指令

```
objdump -d main.o > main-anti-obj.S
```

来对其进行反汇编

得到的反汇编代码为:

```
main.o: file format elf64-x86-64

Disassembly of section .text:
```

5												
6	0000000	0000	0000	000	<m< th=""><th>ain</th><th>>:</th><th></th><th></th><th></th><th></th><th></th></m<>	ain	>:					
7	0:	f3	0 f	$1\mathrm{e}$	fa				endbr6	4		
8	4:	55							push	%rbp		
9	5:	48	89	e5					mov	$% \operatorname{rsp} , % \operatorname{rbp} $		
10	8:	48	83	$_{\rm ec}$	20				sub	0x20,%rsp		
11	c:	64	48	8b	04	25	28	00	mov	% fs:0x28,% rax		
12	13:	00	00									
13	15:	48	89	45	f8				mov	%rax, -0 x $8(%$ rbp)		
14	19:	31	c0						xor	%eax, $%$ eax		
15	1b:	c7	45	e8	00	00	00	00	movl	0x0,-0x18(%rbp)		
16	22:	c7	45	ec	01	00	00	00	movl	0x1,-0x14(%rbp)		
17	29:	c7	45	f0	01	00	00	00	movl	0x1,-0x10(%rbp)		
18	30:	48	8d	45	e4				lea	-0x1c(%rbp),%rax		
19	34:		89						mov	%rax,% rsi		
20	37:				00	00	00	00	lea	0x0(%rip),%rax	# 3e <main+0x3e></main+0x3e>	
21	3e:		89						mov	%rax,%rdi		
22	41:	b8	00	00	00	00			mov	\$0x0,%eax		
23	46:				00	00			call	4b < main + 0x4b >		
24	4b:		45	e8					mov	-0x18(%rbp),%eax		
25	4e:		с6						mov	%eax,%esi		
26	50:				00	00	00	00	lea	0x0(%rip),%rax	# 57 <main+0x57></main+0x57>	
27	57:		89						mov	%rax,%rdi		
28	5a:				00				mov	\$0x0,%eax		
29	5 f :				00	00		4	call	$64 < \text{main} + 0 \times 64 >$		
30	64:		45	e8					mov	-0x18(%rbp),%eax		
31	67:	89			0.0	0.0	0.0	0.0	mov	%eax,% esi	// T O	
32	69:				00	00	00	00	lea	0x0(% rip),% rax	# 70 $< main + 0x70 >$	
33	70:		89		0.0	0.0			mov	%rax,%rdi		
34	73:		00						mov	\$0x0,%eax		
35	78:			UU	00	00			call	7d <main+0x7d></main+0x7d>		
36	7d:		2 f						jmp	ae <main+0xae></main+0xae>		
37	7f:		45						mov	-0x14(%rbp),%eax		
38	82:		45						mov	%eax, -0 xc($%$ rbp) -0x18($%$ rbp), $%$ eax		
39	85:		45 45						mov add	-0x16(%15p),%eax $%eax,-0x14(%rbp)$		
40	88: 8b:		45							-0x14(%rbp), $%eax$		
41	8e:		c6	ec					mov mov	%eax,%esi		
42	90:			05	00	00	00	00	lea	0x0(%rip),%rax	# 97 <main+0x97></main+0x97>	
43	97:		89		00	00	00	00	mov	%rax,%rdi	# 91 \mann+0x91>	
44	9a:				00	00			mov	\$0x0,%eax		
45	9f:				00				call	a4 <main+0xa4></main+0xa4>		
46	a4:		45		00	00			mov	-0xc(%rbp),%eax		
47	a4: a7:		45							%eax,-0x18(%rbp)		
48	aa:			f0	01				mov addl	\$0x1,-0x10(%rbp)		
49	ae:		45		UI				mov	-0x1c(%rbp),%eax		
50 51	b1:		45						cmp	%eax, -0 x10(%rbp)		
	b4:		c9	10					jl	7f < main + 0x7f >		
52	D4.	10	CB						Jт	, 1 \main+0x(1/		

```
b6:
      b8 00 00 00 00
                                          $0x0.\%eax
                                  mov
bb:
      48 8b 55 f8
                                         -0x8(\%rbp),\%rdx
                                  mov
bf:
      64 48 2b 14 25 28 00
                                         %fs:0x28, %rdx
                                  sub
      00 00
c6:
      74 05
                                          cf <main+0xcf>
c8:
                                  jе
                                          cf <main+0xcf>
ca:
      e8 00 00 00 00
                                  call
cf:
      c9
                                  leave
d0:
      c3
                                  ret
```

arm 和 LLVM 的代码在此由于篇幅限制不再展开。

在代码生成阶段得到的.S 格式的文件是程序在 Linux 系统下存储的格式,而在汇编过程进行反编译得到的.S 格式的文件中包含的则是汇编器过程得到的具体的汇编指令。

通过与代码生成部分的对比,我们可以看到指令选择的部分,例如使用了更为简洁的 mov 指令代替了部分 movl 操作长字的指令。而在左侧我们也能够清晰地看到指令的编址以及指令的 具体机器代码。

可以看到具体的寄存器分配和寄存器的地址计算,也可以看到将函数的名称换成了具体的 < 地址 + main 的地址 > 与此同时我们可以发现一部分代码调度上的不同编译器的不同,在示例的斐波那契数列代码之中,while 循环判断时,在 gcc 编译之中将 i 的判断条件放在了程序后侧,使用了 jmp 指令进行了跳转,而 LLVM 则是在程序前部直接进行了 cmp 判断。除此之外,LLVM 在 add 指令的处理上和 gcc 也不同,gcc 编译器会直接在寻址的位置进行 add 加法操作,而 LLVM 操作时则需要借助 eax 寄存器的帮助。

gcc 中的 add 操作

```
aa : 83 45 f0 01 addl $0x1, -0x10(\%rbp)
```

LLVM clang 中的 add 操作

```
92: 8b 45 f8 mov -0x8(%rbp ),%eax
95: 83 c0 01 add $0x1,%eax
```

98: 89 45 f8 mov %eax ,-0x8(%rbp)

(五) 链接器加载器

由汇编程序生成的目标文件不能够直接执行。大型程序经常被分成多个部分进行编译,因此,可重定位的机器代码有必要和其他可重定位的目标文件以及库文件链接到起,最终形成真正在机器上运行的代码。进而连接器对该机器代码进行执行生成可执行文件。

使用命令:

```
gcc main.o -o main
clang main.c -o main
```

就可以分别获得 gcc 和 clang 下的可执行文件

在 terminal 中可以直接运行该文件, 结果如图12

一、 编译过程探究 并行程序设计实验报告

```
huangtianhao@huangtianhao-virtual-machine:~/Desktop$ ./main

huangtianhao@huangtianhao-virtual-machine:~/Desktop$ ./main

huangtianhao@huangtianhao-virtual-machine:~/Desktop$ ./main

huangtianhao@huangtianhao-virtual-machine:~/Desktop$ ./main

huangtianhao@huangtianhao-virtual-machine:~/Desktop$ ./main
```

图 12: 运行生成的可执行文件

通过执行反编译命令:

```
objdump -d main > main-anti-exe.S
```

可以得到将该可执行文件反汇编的结果。 gcc 可执行文件反汇编结果:

```
main:
               file format elf64-x86-64
   Disassembly of section .init:
   0000000000001000 < _init >:
        1000:
                      f3 Of 1e fa
                                                  endbr64
        1004:
                      48 83 ec 08
                                                  \operatorname{sub}
                                                          $0x8,%rsp
                                                                                       # 3
        1008:
                      48 8b 05 d9 2f 00 00
                                                          0x2fd9(%rip),%rax
                                                  mov
            fe8 < \underline{gmon\_start} \underline{@Base} >
        100f:
                      48 85 c0
                                                  test
                                                          %rax,%rax
                      74 02
        1012:
                                                          1016 <_init+0x16>
                                                  jе
        1014:
                      ff d0
                                                          *\%rax
12
                                                  call
                                                          $0x8,%rsp
        1016:
                      48 83 c4 08
                                                  \operatorname{add}
        101a:
                      c3
                                                  ret
   Disassembly of section .plt:
16
   0000000000001020 <.plt >:
18
        1020:
                      ff 35 8a 2f 00 00
                                                  push
                                                          0x2f8a(%rip)
                                                                                 # 3fb0 <
19
            _GLOBAL_OFFSET_TABLE_+0x8>
        1026:
                      f2 ff 25 8b 2f 00 00
                                                  bnd jmp *0x2f8b(\%rip)
                                                                                    # 3fb8 <
            _GLOBAL_OFFSET_TABLE_+0x10>
        102d:
                      0f 1f 00
                                                  nopl
                                                          (\% rax)
21
```

```
1030:
                     f3 Of 1e fa
                                               endbr64
        1034:
                     68 00 00 00 00
                                               push
                                                       \$0x0
                     f2 e9 e1 ff ff ff
        1039:
                                               bnd jmp 1020 < init +0x20 >
       103f:
                     90
                                               nop
25
        1040:
                     f3 Of 1e fa
                                               endbr64
                     68 01 00 00 00
                                               push
        1044:
                                                       \$0x1
                     f2 e9 d1 ff ff ff
        1049:
                                               bnd jmp 1020 < init +0x20 >
       104f:
                     90
                                               nop
       1050:
                     f3 Of 1e fa
                                               endbr64
        1054:
                     68 02 00 00 00
                                               push
                                                       \$0x2
                     f2 e9 c1 ff ff ff
        1059:
                                               bnd jmp 1020 < init+0x20>
       105 f:
                                               nop
   Disassembly of section .plt.got:
   0000000000001060 <\_\_cxa\_finalize@plt>:
37
       1060:
                     f3 Of 1e fa
                                               endbr64
        1064:
                     f2 ff 25 8d 2f 00 00
                                               bnd jmp *0x2f8d(%rip)
                                                                              # 3ff8 <
            \_\_cxa\_finalize@GLIBC\_2.2.5>
                    0f 1f 44 00 00
                                                       0x0(\%rax,\%rax,1)
       106b:
                                               nopl
   Disassembly of section .plt.sec:
42
   0000000000001070 < stack chk fail@plt>:
44
                     f3 Of 1e fa
        1070:
                                               endbr64
45
        1074:
                     f2 ff 25 45 2f 00 00
                                               bnd jmp *0x2f45(\%rip)
                                                                              # 3fc0 <
46
            __stack_chk_fail@GLIBC_2.4>
                    0f 1f 44 00 00
       107b:
                                               nopl
                                                      0x0(\%rax,\%rax,1)
47
   00000000000001080 <printf@plt >:
        1080:
                     f3 Of 1e fa
                                               endbr64
                     f2 ff 25 3d 2f 00 00
                                               bnd jmp *0x2f3d(\%rip)
        1084:
                                                                              # 3fc8 <
            printf@GLIBC_2.2.5 >
                    0f 1f 44 00 00
                                                      0x0(\%rax,\%rax,1)
       108b:
                                               nopl
   0000000000001090 < _isoc99_scanf@plt >:
                    f3 Of 1e fa
       1090:
                                               endbr64
                     f2 ff 25 35 2f 00 00
        1094:
                                               bnd jmp *0x2f35(\%rip)
                                                                              # 3fd0 <
             \_isoc99\_scanf@GLIBC\_2.7>
                    0f 1f 44 00 00
                                                      0x0(\%rax,\%rax,1)
       109b:
                                               nopl
58
   Disassembly of section .text:
   000000000000010a0 < _start >:
61
                     f3 Of 1e fa
       10a0:
                                               endbr64
                     31 ed
       10a4:
                                                      %ebp,%ebp
                                               xor
                    49 89 d1
                                                      %rdx,%r9
       10a6:
                                               mov
       10a9:
                                                      %rsi
                     5e
                                               pop
```

```
10aa:
                       48 89 e2
                                                   mov
                                                           %rsp,%rdx
         10ad:
                                                           $0xfffffffffffff,%rsp
                       48 83 e4 f0
                                                   and
                                                           %rax
         10b1:
                       50
                                                   push
68
                                                           %rsp
         10b2:
                       54
                                                   push
         10b3:
                       45 \ 31 \ c0
                                                   xor
                                                           %r8d,%r8d
                                                           %ecx,%ecx
         10b6:
                       31 c9
                                                   xor
                       48 8d 3d ca 00 00 00
                                                           0xca(%rip),%rdi
                                                                                      # 1189
         10b8:
                                                   lea
             <main>
                       ff 15 13 2f 00 00
                                                                                    # 3fd8 <
         10 bf:
                                                   call
                                                           *0x2f13(\%rip)
             \_\_libc\_start\_main@GLIBC\_2.34>
         10c5:
                       f4
                                                   hlt
74
         10c6:
                       66 2e 0f 1f 84 00 00
                                                   cs nopw 0x0(\%rax,\%rax,1)
         10cd:
                       00 00 00
    00000000000010d0 < deregister\_tm\_clones >:
78
         10d0:
                       48 8d 3d 39 2f 00 00
                                                           0x2f39(%rip),%rdi
                                                   lea
                                                                                        #
             4010 < \text{TMC END} >
                       48\ 8d\ 05\ 32\ 2f\ 00\ 00
                                                           0x2f32(%rip),%rax
                                                   lea
         10d7:
                                                                                        #
             4010 < TMC END >
         10\,\mathrm{de}:
                       48 39 f8
                                                   cmp
                                                           %rdi,%rax
                       74 15
                                                           10f8 <deregister_tm_clones+0
         10e1:
                                                   jе
             x28>
         10e3:
                       48 8b 05 f6 2e 00 00
                                                           0x2ef6(%rip),%rax
                                                                                        # 3
                                                   mov
83
             fe0 < ITM deregisterTMCloneTable@Base>
         10ea:
                       48 85 c0
                                                   test
                                                           %rax,%rax
84
         10ed:
                       74 09
                                                           10\,\mathrm{f8} <deregister_tm_clones+0
                                                   je/
85
             x28>
         10 \, \text{ef}:
                       ff e0
                                                           *%rax
                                                   jmp
         10f1:
                       0f 1f 80 00 00 00 00
                                                           0x0(\%rax)
                                                   nopl
         10f8:
                       c3
                                                   \operatorname{ret}
         10f9:
                       Of 1f 80 00 00 00 00
                                                           0x0(\%rax)
                                                   nopl
    000000000001100 <register_tm_clones>:
         1100:
                       48 8d 3d 09 2f 00 00
                                                           0x2f09(%rip),%rdi
                                                   lea
                                                                                        #
             4010 < TMC END >
                       48\ 8d\ 35\ 02\ 2f\ 00\ 00
         1107:
                                                   lea
                                                           0x2f02(%rip),%rsi
                                                                                        #
93
             4010 < \text{TMC END} >
         110e:
                       48 29 fe
                                                   \operatorname{sub}
                                                           %rdi,%rsi
94
         1111:
                       48 89 f0
                                                           %rsi,%rax
                                                   mov
         1114:
                                                           $0x3f,%rsi
                       48 c1 ee 3 f
                                                   shr
                       48 c1 f8 03
                                                           $0x3.%rax
         1118:
                                                   sar
97
         111c:
                       48 01 c6
                                                   add
                                                           %rax,%rsi
98
         111f:
                       48 d1 fe
                                                           %rsi
                                                   sar
         1122:
                       74 14
                                                           1138 < \texttt{register\_tm\_clones} + 0x38 >
                                                   jе
                                                           0x2ec5(%rip),%rax
         1124:
                       48\ 8b\ 05\ c5\ 2e\ 00\ 00
                                                   mov
                                                                                        # 3
             ff0 <_ITM_registerTMCloneTable@Base>
         112b:
                       48 85 c0
                                                           %rax,%rax
                                                   test
         112e:
                       74 08
                                                           1138 <register_tm_clones+0x38>
                                                   jе
103
```

```
1130:
                       ff e0
                                                           *%rax
                                                   jmp
104
                                                           0x0(\%rax,\%rax,1)
         1132:
                       66 Of 1f 44 00 00
                                                   nopw
         1138:
                       c3
                                                   \operatorname{ret}
         1139:
                       0f 1f 80 00 00 00 00
                                                           0x0(\%rax)
                                                   nopl
108
    000000000001140 < do_global_dtors_aux > :
                       f3 Of 1e fa
                                                   endbr64
         1140:
                       80 3d c5 2e 00 00 00
         1144:
                                                           0x0,0x2ec5(\%rip)
                                                   cmpb
                                                                                         #
             4010 < TMC END >
         114b:
                       75 2b
                                                   jne
                                                           1178 < _{doglobal_dtors_aux+0}
             x38>
         114d:
                       55
                                                           %rbp
                                                   push
         114e:
                       48 83 3d a2 2e 00 00
                                                   cmpq
                                                           0x0,0x2ea2(\%rip)
                                                                                        # 3
                      cxa finalize@GLIBC 2.2.5 >
                       00
         1155:
         1156:
                       48 89 e5
                                                           %rsp,%rbp
                                                   mov
         1159:
                       74 0c
                                                           1167 < \_\_do\_global\_dtors\_aux + 0
                                                   jе
117
             x27>
                       48\ 8b\ 3d\ a6\ 2e\ 00\ 00
                                                           0x2ea6(%rip),%rdi
         115b:
                                                                                        #
                                                   mov
                       _dso_handle>
             4008 <_
                       e8 f9 fe ff ff
                                                            1060 < cxa finalize@plt>
         1162:
                                                   call
         1167:
                       e8 64 ff ff ff
                                                            10d0 <deregister_tm_clones>
                                                   call
120
         116c:
                       c6 05 9d 2e 00 00 01
                                                   movb
                                                            0x1,0x2e9d(\%rip)
             4010 < \text{TMC END} >
         1173:
                       5d
                                                   pop
                                                           %rbp
         1174:
                       c3
                                                   ret
                       0f 1f 00
         1175:
                                                   nopl
                                                           (\% rax)
124
         1178:
                       c3
                                                   ret
                       0f 1f 80 00 00 00 00
                                                           0x0(\%rax)
         1179:
                                                   nopl
    000000000001180 < frame_dummy>:
128
         1180:
                       f3 Of 1e fa
                                                   endbr64
                       e9 77 ff ff ff
         1184:
                                                           1100 <register_tm_clones>
                                                   jmp
130
    0000000000001189 <main>:
132
         1189:
                       f3 Of 1e fa
                                                   endbr64
         118d:
                       55
                                                   push
                                                           %rbp
134
         118e:
                       48 89 e5
                                                           %rsp,%rbp
                                                   mov
         1191:
                       48 83 ec 20
                                                           $0x20,%rsp
                                                   sub
         1195:
                       64 48 8b 04 25 28 00
                                                           %fs:0x28,%rax
                                                   mov
         119c:
                       00 00
138
         119e:
                       48 89 45 f8
                                                           %rax, -0x8(%rbp)
                                                   mov
         11a2:
                       31 c0
                                                           %eax,%eax
                                                   xor
140
         11a4:
                       c7 45 e8 00 00 00 00
                                                           $0x0,-0x18(\%rbp)
                                                   movl
141
                                                           \$0x1, -0x14(\%rbp)
         11ab:
                       c7 	ext{ } 45 	ext{ } ec 	ext{ } 01 	ext{ } 00 	ext{ } 00 	ext{ } 00
                                                   movl
142
         11b2:
                       c7 45 f0 01 00 00 00
                                                   movl
                                                           $0x1,-0x10(\%rbp)
                                                           -0x1c(\%rbp),\%rax
         11b9:
                       48 8d 45 e4
                                                   lea
                       48 89 c6
                                                           %rax,%rsi
         11bd:
                                                   mov
145
```

```
48 8d 05 3d 0e 00 00
                                                           0xe3d(%rip),%rax
         11c0:
                                                   lea
                                                                                      # 2004
146
              < IO stdin used+0x4>
         11c7:
                       48 89 c7
                                                           %rax,%rdi
                                                  mov
147
         11ca:
                       b8 00 00 00 00
                                                           $0x0,\%eax
                                                  mov
148
                                                           1090 < _{isoc99\_scanf@plt>
         11 cf:
                       e8 bc fe ff ff
                                                   call
149
         11d4:
                       8b 45 e8
                                                           -0x18(\%rbp),\%eax
                                                  mov
                                                           %eax,%esi
         11d7:
                       89 c6
                                                  mov
         11d9:
                       48 8d 05 27 0e 00 00
                                                           0xe27(%rip),%rax
                                                                                      # 2007
                                                   lea
              <_IO_stdin_used+0x7>
                       48 89 c7
                                                           %rax,%rdi
         11e0:
                                                   mov
         11e3:
                       b8 00 00 00 00
                                                           $0x0,\%eax
154
                                                  mov
         11e8:
                       e8 93 fe ff ff
                                                           1080 <printf@plt>
                                                   call
         11ed:
                       8b 45 e8
                                                  mov
                                                           -0x18(\%rbp),\%eax
         11 \, \text{f0}:
                       89 c6
                                                  mov
                                                           %eax,%esi
         11f2:
                       48 8d 05 0e 0e 00 00
                                                   lea
                                                           0xe0e(%rip),%rax
                                                                                      # 2007
158
              <_IO_stdin_used+0x7>
         11f9:
                       48 89 c7
                                                           %rax,%rdi
                                                  mov
         11 fc:
                       b8 00 00 00 00
                                                           $0x0,\%eax
                                                  mov
160
         1201:
                       e8 7a fe ff ff
                                                           1080 <printf@plt>
                                                   call
161
         1206:
                       eb 2f
                                                           1237 < main + 0xae >
                                                  jmp
         1208:
                       8b 45 ec
                                                           -0x14(\%rbp),\%eax
                                                  mov
                                                           \%eax,-0xc(\%rbp)
         120b:
                       89 45 f4
                                                  mov
164
         120e:
                       8b 45 e8
                                                  mov
                                                           -0x18(\%rbp),\%eax
         1211:
                       01 \ 45 \ ec
                                                   add
                                                           \%eax, -0x14(%rbp)
         1214:
                       8b 45 ec
                                                  mov
                                                           -0x14(\%rbp),\%eax
                       89 c6
                                                           %eax,%esi
168
         1217:
                                                   mov
                       48 8d 05 e7 0d 00 00
                                                           0xde7(%rip),%rax
                                                                                      # 2007
         1219:
                                                   lea
              <_IO_stdin_used+0x7>
         1220:
                       48 89 c7
                                                           %rax,%rdi
                                                  mov
         1223:
                       b8 00 00 00 00
                                                           90x0,\%eax
                                                  mov
         1228:
                       e8 53 fe ff ff
                                                           1080 <printf@plt>
172
                                                   call
         122d:
                                                           -0xc(\%rbp),\%eax
                       8b 45 f4
                                                  mov
         1230:
                       89 45 e8
                                                           \%eax, -0x18(%rbp)
                                                  mov
174
                                                           0x1,-0x10(\%rbp)
         1233:
                       83 45 f0 01
                                                   addl
         1237:
                       8b 45 e4
                                                  mov
                                                           -0x1c(\%rbp),\%eax
176
         123a:
                       39 45
                             f0
                                                  cmp
                                                           \%eax, -0x10(%rbp)
177
         123d:
                       7c c9
                                                   jl
                                                           1208 < main + 0x7f >
178
         123f:
                       b8 00 00 00 00
                                                           $0x0,\%eax
                                                  mov
         1244:
                       48 8b 55 f8
                                                           -0x8(\%rbp),\%rdx
                                                  mov
180
                       64 48 2b 14 25 28 00
                                                           %fs:0x28,%rdx
         1248:
                                                   \operatorname{sub}
181
                       00 00
         124 f:
182
         1251:
                       74 05
                                                           1258 < main + 0xcf >
                                                   jе
183
                         18 fe ff ff
                                                           1070 < \__stack\_chk\_fail@plt>
         1253:
                       e8
                                                   call
184
         1258:
                       c9
                                                   leave
185
         1259:
                       c3
                                                   ret
    Disassembly of section .fini:
189
```

一、 编译过程探究

```
    190
    00000000000125c <_fini>:

    191
    125c:
    f3 0f 1e fa
    endbr64

    192
    1260:
    48 83 ec 08
    sub $0x8,%rsp

    193
    1264:
    48 83 c4 08
    add $0x8,%rsp

    194
    1268:
    c3
    ret
```

可以发现在原有的基础上多了许多其他的函数模块, 这些模块都是从其他的库文件中进行加载的。

(六) gcc 编译器开启 O2 优化

O2 优化的具体内容: gcc 将执行几乎所有的不包含时间和空间折中的优化。当设置 O2 选项时,编译器并不进行循环打开 () loop unrolling 以及函数内联。与 O1 比较而言,O2 优化增加了编译时间的基础上,提高了生成代码的执行效率。

通过如下的命令过程得到经过 O2 优化过后的汇编代码:

```
gcc main.i -O2 -S -o gcc-o2.S
gcc gcc-o2.S -O2 -c -o gcc-o2.o
objdump -d gcc-o2.o > gcc-o2-anti-obj.S
```

结果如下:

```
file format elf64-x86-64
gcc-o2.o:
Disassembly of section .text.startup:
f3 Of 1e fa
                                    endbr64
   0:
                                           \%r13
   4:
         41 \ 55
                                    push
         48 8d 3d 00 00 00 00
                                    lea
                                           0x0(%rip),%rdi
                                                                    \# d < main + 0xd >
        4c 8d 2d 00 00 00 00
                                   lea
                                           0x0(\%rip),\%r13
                                                                    # 14 <main+0x14>
        41 \ 54
                                           \%r12
  14:
                                    push
                                           %rbp
  16:
         55
                                    push
  17:
         53
                                           %rbx
                                    push
  18:
         48 83 ec 18
                                    \operatorname{sub}
                                           0x18,\%rsp
         64 48 8b 04 25 28 00
                                           %fs:0x28,%rax
  1c:
                                    mov
  23:
         00 00
  25:
                                           \%rax, 0x8(\%rsp)
         48 89 44 24 08
                                    mov
                                           %eax,%eax
  2a:
         31 c0
                                    xor
                                           0x4(\% rsp),\% rsi
  2c:
         48 8d 74 24 04
                                    lea
  31:
         e8 00 00 00 00
                                    call
                                           36 < main + 0x36 >
                                           %esi,%esi
  36:
         31 f6
                                    xor
                                           %r13,%rdi
  38:
        4c 89 ef
                                    mov
  3b:
         31 c0
                                           %eax,%eax
                                    xor
  3d:
         e8 00 00 00 00
                                    call
                                           42 < main + 0x42 >
                                           %esi,%esi
  42:
         31 f6
                                    xor
                                           %eax,%eax
  44:
         31 c0
                                    xor
  46:
         4c 89 ef
                                           %r13,%rdi
                                    mov
  49:
         e8 00 00 00 00
                                           4e < main + 0x4e >
                                    call
```

29	4e:	$83\ 7c\ 24\ 04\ 01$	cmpl \$0x1,0x4(%rsp)
30	53:	7e 30	jle 85 <main+0x85></main+0x85>
31	55:	bd 01 00 00 00	mov $$0x1,%ebp$
32	5a:	bb 01 00 00 00	mov $$0x1,%ebx$
33	5 f:	31 c0	xor %eax,%eax
34	61:	0f 1f 80 00 00 00 00	nopl $0x0(\%rax)$
35	68:	41 89 dc	mov %ebx,%r12d
36	6b:	01 c3	add %eax,%ebx
37	6d:	4c 89 ef	mov %r13,%rdi
38	70:	31 c0	xor %eax,%eax
39	72:	89 de	mov % ebx ,% esi
40	74:	83 c5 01	add \$0x1,%ebp
41	77:	e8 00 00 00 00	call 7c <main+0x7c></main+0x7c>
42	7c:	44 89 e0	mov %r12d,%eax
43	7 f :	39 6c 24 04	cmp $\%ebp, 0x4(\%rsp)$
44	83:	7 f e3	jg 68 <main+0x68></main+0x68>
45	85:	48 8b 44 24 08	mov $0x8(\%rsp),\%rax$
46	8a:	64 48 2b 04 25 28 00	sub %fs:0x28,%rax
47	91:	00 00	
48	93:	75 0d	jne a2 <main+0xa2></main+0xa2>
49	95:	48 83 c4 18	add \$0x18,%rsp
50	99:	31 c0	xor %eax,%eax
51	9b:	5b	pop %rbx
52	9c:	5d	pop %rbp
53	9d:	41 5c	pop %r 12
54	9 f :	41 5d	pop %r13
55	a1:	c3	ret
56	a2:	e8 00 00 00 00	call a7 <.LC1+0xa4>

我们可以清晰地看到,在函数调用的过程之中,解决了在代码生成部分的问题,不再单纯的使用 rip 寄存器寻址再存到 rax 寄存器中,而是使用了如 r13 等寄存器,直接将其赋值给 rdi 或者 rsi 进行传参,O2 优化后代码会更加精简,它会在编译期间占用更多的内存和编译时间。

二、 LLVM IR 编程

使用 LLVM IR 中间语言编写简单的程序,体现 SysY 语言的各个语言特性。SysY 语言特性如下:

- 1. 数据类型: int 整型
- 2. 变量声明、常量声明,常量、变量的初始化
- 3. 语句: 赋值(=)、表达式语句、语句块、if、while、return
- 4. 表达式: 算术运算(+、-、*、/、%, 其中+、-都可以是单目运算符)、关系运算(==, >, <, >=, <=, !=)和逻辑运算(&&(与)、||(或)、!(非))
- 5. 注释
- 6. 输入输出

- 7. 函数、语句块(函数声明、函数调用、变量、常量作用域)
- 8. 数组:数组(一维、二维、)的声明和数组元素访问
- 9. 浮点数: 浮点数常量识别、变量声明、存储、运算

我和费泽锟将会分别编写 LLVM IR 小程序,来体现 sysY 语言特性。 我编写的代码如下:

```
#include<stdio.h>
float add(float a, float b) {
    return a+b;
}

int main() {
    float a[5][5];
    for(int i=0;i<5;i++){
        for(int j=0;j<5;j++){
            a[i][j]=i+j+i*j;
        }
}

int n;
scanf("%d",&n);
a[3][3]=add(a[3][3],n);
printf("%f",a[3][3]);
return 0;
}
</pre>
```

该程序主要是进行了函数的定义与调用,以及二维数组的声明与赋值,算术运算。 其中包含的 sysY 语言特性有:

- 1. 数据类型: int 整型
- 2. 变量声明、常量声明,常量、变量的初始化
- 3. 语句: 赋值(=)、表达式语句、语句块、for、return
- 4. 表达式: 算术运算 + *, 逻辑运算 <
- 5. 输入输出
- 6. 函数、语句块(函数声明、函数调用、变量、常量作用域)
- 7. 二维数组的声明和数组元素访问
- 8. 浮点数: 浮点数常量识别、变量声明、存储、运算

相应的 LLVM 中间代码为:

```
@.str = private unnamed_addr constant [3 x i8] c"%d\00", align 1
@.str.1 = private unnamed_addr constant [3 x i8] c"%f\00", align 1

; Function Attrs: noinline nounwind optnone uwtable
define dso_local float @add(float noundef %0, float noundef %1) #0 {
```

```
\%3 = alloca float, align 4
     \%4 = alloca float, align 4
      store float %0, float* %3, align 4
      store float %1, float * %4, align 4
     \%5 = load float, float* \%3, align 4
     \%6 = load float, float* \%4, align 4
     \%7 = fadd float \%5, \%6
      ret float %7
                                                ; add函数实现
    ; Function Attrs: noinline nounwind optnone uwtable
   define dso_local i32 @main() #0 {
     \%1 = alloca i32, align 4
     \%2 = \text{alloca} \left[5 \times \left[5 \times \text{float}\right]\right], \text{ align } 16
     \%3 = alloca i32, align 4
     \%4 = alloca i32, align 4
     \%5 = alloca i32, align 4
      store i32 0, i32* %1, align 4
      store i32 0, i32* %3, align 4
                                               ;跳转到for循环
     br label %6
     \%7 = \text{load i32}, i32* \%3, align 4
     \%8 = icmp slt i32 \%7, 5
                                               ; i 与5比较
     br i1 %8, label %9, label %35
                                               :分支指令
   9:
      store i32 0, i32* %4, align 4
     br label %10
34
   10:
     \%11 = load i32, i32*\%4, align 4
     \%12 = icmp slt i32 \%11, 5
                                               ;j与5比较
     br i1 %12, label %13, label %31
                                               ;分支指令
   13:
     \%14 = load i32, i32 * \%3, align 4
42
     \%15 = load i32, i32*\%4, align 4
     \%16 = \text{add nsw i} 32 \%14, \%15
     \%17 = load i32, i32* \%3, align 4
     \%18 = \text{load i} 32, i32*\%4, align 4
     %19 = \text{mul nsw i} 32 \%17, \%18
     \%20 = add nsw i32 \%16, \%19
     \%21 = sitofp i32 \%20 to float
     \%22 = load i32, i32*\%3, align 4
     \%23 = \text{sext i} 32 \%22 \text{ to i} 64
     \%24 = \text{getelementptr inbounds} [5 \times [5 \times \text{float}]], [5 \times [5 \times \text{float}]] * \%2, i64
          0, i64 \%23
```

```
\%25 = load i32, i32*\%4, align 4
      \%26 = \text{sext i} 32 \%25 \text{ to i} 64
      %27 = getelementptr inbounds [5 x float], [5 x float] * %24, i64 0, i64 %26
      store float %21, float* %27, align 4
      br label %28
    28:
      \%29 = load i32, i32*\%4, align 4
      \%30 = \text{add nsw i} 32 \%29, 1
61
      store i32 %30, i32* %4, align 4
      br label %10, !llvm.loop !6
63
64
    31:
65
      br label %32
66
    32:
68
      \%33 = load i32, i32*\%3, align 4
      \%34 = \text{add nsw i} 32 \%33, 1
70
      store i32 %34, i32* %3, align 4
      br label %6, !llvm.loop !8
74
    35:
      %36 = call i32 (i8*, ...) @__isoc99_scanf(i8* noundef getelementptr
          inbounds ([3 x i8], [3 x i8]* @.str, i64 0, i64 0), i32* noundef %5)
      \%37 = \text{getelementptr inbounds} [5 \times [5 \times \text{float}]], [5 \times [5 \times \text{float}]] * \%2, i64
      \%38 = \text{getelementptr inbounds} [5 \text{ x float}], [5 \text{ x float}] * \%37, i64 0, i64 3
      \%39 = load float, float* \%38, align 4
      \%40 = load i32, i32*\%5, align 4
      \%41 = sitofp i32 \%40 to float
      %42 = call float @add(float noundef %39, float noundef %41)
      \%43 = \text{getelementptr inbounds} [5 \times [5 \times \text{float}]], [5 \times [5 \times \text{float}]] * \%2, i64
          0, i643
      \%44 = \text{getelementptr inbounds} [5 \times \text{float}], [5 \times \text{float}] * \%43, i64 0, i64 3
      store float %42, float* %44, align 4
      \%45 = \text{getelementptr inbounds} [5 \times [5 \times \text{float}]], [5 \times [5 \times \text{float}]] * \%2, i64
      \%46 = \text{getelementptr inbounds} [5 \times \text{float}], [5 \times \text{float}] * \%45, i64 0, i64 3
      \%47 = load float, float* \%46, align 4
      \%48 = \text{fpext} float \%47 to double
      %49 = call i32 (i8*, ...) @printf(i8* noundef getelementptr inbounds ([3 x
          i8], [3 x i8]* @.str.1, i64 0, i64 0), double noundef %48)
      ret i32 0
    }
    declare i32 @__isoc99_scanf(i8* noundef, ...) #1
93
    declare i32 @printf(i8* noundef, ...) #1
```

经过几条指令之后, 可以得到最终的可执行文件。

```
    huangtianhao@huangtianhao-virtual-machine:~/Desktop$ llc test.ll -o test.S
    huangtianhao@huangtianhao-virtual-machine:~/Desktop$ gcc test.S -c -o test.o
    huangtianhao@huangtianhao-virtual-machine:~/Desktop$ gcc test.o -o test
```

图 13: 生成最终可执行文件的指令

在 terminal 运行该文件,测试表明准确无误。

图 14: 运行结果

三、 总结

通过本次实验,全面深入地了解了编译过程的具体步骤以及每一步的运行结果,初步了解了LLVM IR 的编程,能够初步使用 LLVM IR 语言表现其余编程语言的特性。