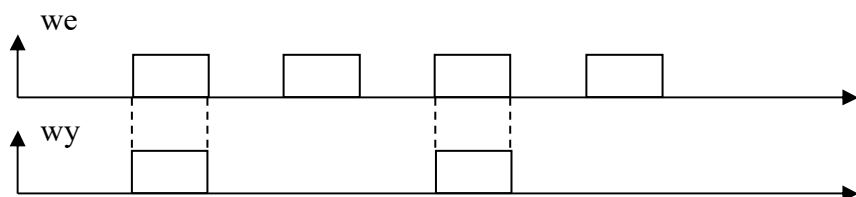


8**Stanowisko 8 (układy asynchroniczne)**

- 1) Zbudować przerzutnik synchroniczny typu D wyzwalany narastającym zboczem zegara C.
Dostępne są bramki NAND (2, 3 i 4 we) oraz przerzutniki asynchroniczne SR.
- 2) Zbudować układ przepuszczający na wyjście co drugi impuls z wejścia.
(Uwaga: można tu wykorzystać zbudowany przerzutnik D i dodatkowe bramki NAND / NOT).



Dostępne są bramki NAND (2, 3 i 4 we) oraz przerzutniki asynchroniczne SR.

(Wskazówki i pomoc: plik UC-wykl_5v0 oraz materiały z zajęć projektowych)

9**Stanowisko 9 (szyna danych)**

Napisać i zakodować program (może być maksymalnie 8 instrukcji):

- wczytać dwie liczby 4-bitowe A i B (do rejestrów RA i RB),
- wykonać dodawanie arytmetyczne ($A + B$) i wynik wysłać do rejestru RC,
- wykonać operację logiczną AND ($A \cdot B$) i wynik wysłać do rejestru Rwy.

(Wskazówki i pomoc: plik UC-lab-info oraz materiały papierowe do laboratorium)