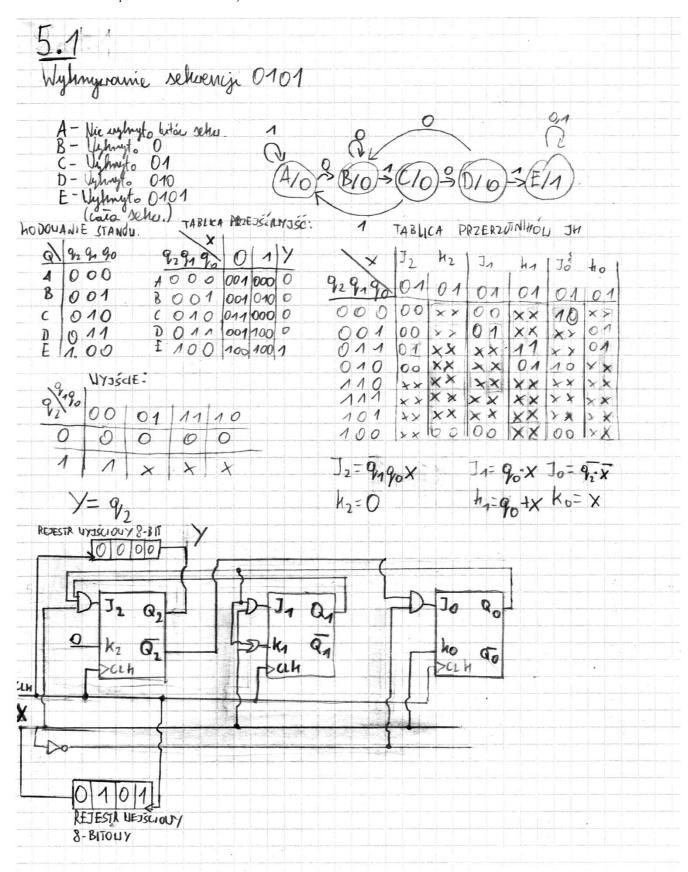
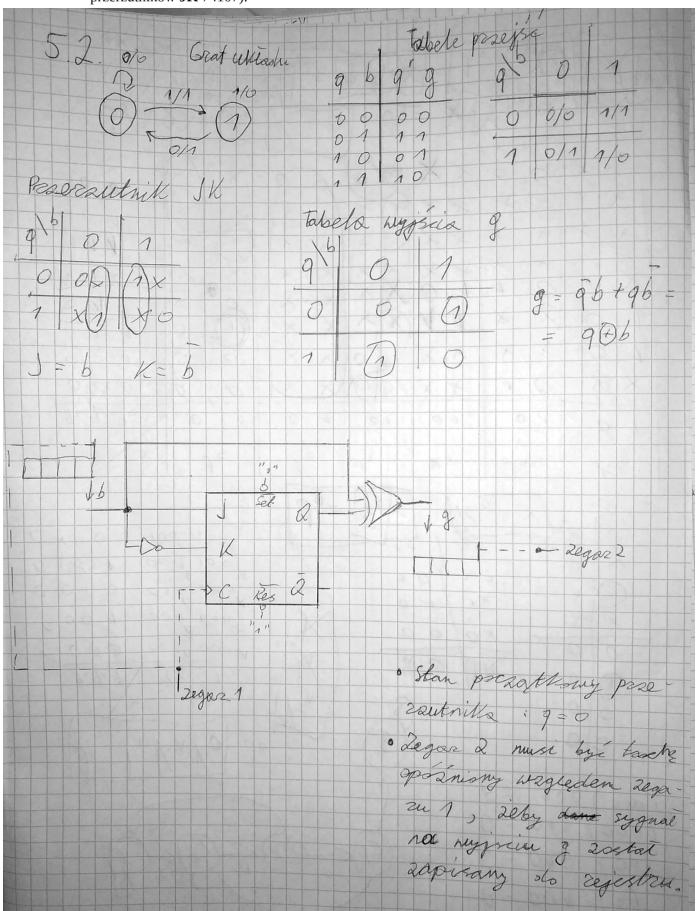
1) Zbudować układ wykrywający w binarnym ciągu wejściowym sekwencję **0101**. Po wykryciu sekwencji na wyjściu układu powinna pojawić się jedynka.
Dane we/wy są w rejestrach 8-bitowych 74164. (Dostępne są różne bramki logiczne i 5 przerzutników **JK** 74107).



2) Zbudować synchroniczny układ konwersji kodu binarny na kod Gray'a. Dane we/wy są w rejestrach 8-bitowych 74164. (Dostępne są różne bramki logiczne i 5 przerzutników **JK** 74107).



3) Zbudować rewersyjny licznik synchroniczny modulo 9 (stany: 8, 7, 6, 5, 4, 3, 2, 1, 0) . (Dostępne są różne bramki logiczne i 5 przerzutników **JK** 74107).

