

ĆWICZENIE 7 - REJESTRY SCALONE

Na stanowisku dydaktycznym dostępne są:

- rejestry przesuwne z szeregowym wejściem i równoległym wyjściem 74164 (2 szt.),
- rejestry przesuwne z równoległym wejściem i szeregowym wyjściem 74165 (2 szt.),
- rejestry przesuwne z równoległym wejściem i równoległym wyjściem 74198 (2 szt.),
- sumator iteracyjny 1-bitowy,
- sumator 4-bitowy: układ 7483,
- przerzutniki synchroniczne D (4 szt.): układ 74175,
- bramki NAND 2 wejściowe (4 szt.),
- bramki XOR 2 wejściowe (8 szt.),
- bramki NOT (4 szt.),
- przełączniki (8 szt.) do zadawania stałych logicznych (0 i 1).

Łączenie układów odbywa się za pomocą przewodów bananowych.

ĆWICZENIE 8 - UKŁADY ASYNCHRONICZNE

Na stanowisku dydaktycznym dostępne są:

- bramki NAND 4 wejściowe (4 szt.),
- bramki NAND 3 wejściowe (6 szt.),
- bramki NAND 2 wejściowe (12 szt.),
- bramki NOT (6 szt.),
- przerzutniki asynchroniczne SR (4 szt.),
- rejestry (3 szt.) do wprowadzania sekwencji binarnych (sygnały wejściowe).

Na stanowisku dostępny jest oscyloskop umożliwiający obserwację 4 przebiegów TTL.

Łączenie układów odbywa się za pomocą przewodów bananowych.