# 第二章 运算方法与实现电路

#### 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数

本章主要讨论数据在机器内部的表示方法、运算方法、算术逻辑部件构成、数据校验码等。

重点:数据表示,运算,ALU构成

难点: 浮点数表示,二进制乘/除法运算,进位链传递。

思考问题: 1、数据在计算机中如何存储? 数学中的整数/

实数怎么样存储? 2、数据运算在计算机中如何实现?

#### 数值型数据的表示

一般的,若有m+n位的r进制无符号数

$$a_{m-1}a_{m-2}...a_2a_1a_0.a_{-1}a_{-2}...a_{-n}$$

则它的值为:

$$a_{m-1} \times r^{m-1} + a_{m-2} \times r^{m-2} + \dots + a_1 \times r^1 + a_0 \times r^0 + a_{-1} \times r^{-1} + \dots + a_{-n} \times r^{-n}$$
 例如:

$$6543.21=6\times10^{3}+5\times10^{2}+4\times10^{1}+3\times10^{0}$$
  
 $+2\times10^{-1}+1\times10^{-2}$ 

#### 不同进制数的转换

- 二、八、十六进制数之间的转换
  - ▶八、十六进制数都是由二进制数演变而来的,由3位二进制数对应1位八进制数,由4位二进制数对应1位十六进制数。对于有整数和小数部分的数来说,以小数点为界限,对小数点前后的两部分分别进行处理,不足的部分在两侧用0补上,对于整数部分0补在最左侧,对于小数部分0补在最右侧,这样数值不会发生变化。
  - ▶将八、十六进制转换成二进制时,只要把每一位对应写 成3位、4位二进制即可。

#### 例题

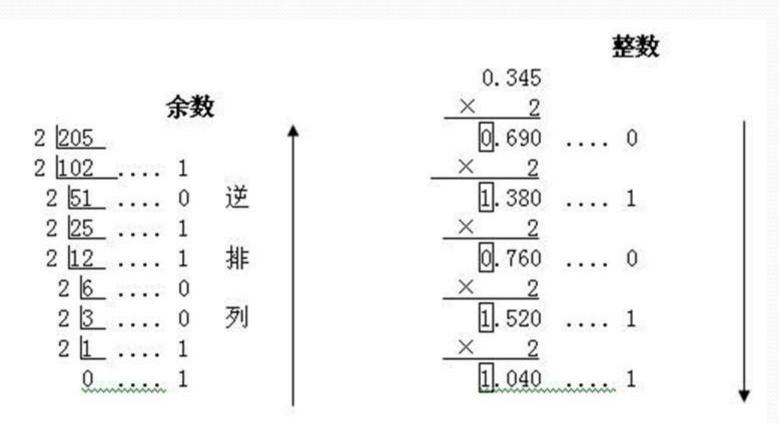
- (1)  $(\underline{10} \ \underline{0101}.\underline{1001})_{2}$ =  $(\underline{0010} \ \underline{0101}.\underline{1001})_{2}$ =  $(25.9)_{16}$
- (2)  $(12.5)_{8} = (\underline{001} \, \underline{010.101})_{2}$ =  $(1010.101)_{2}$
- (3)  $(2A.3)_{16} = (\underline{0010} \underline{1010.0011})_{2}$ =  $(101010.011)_{2}$

#### 十进制到二进制转换

- 进行转换时,通常是将数的整数部分与小数部分分别 转换,然后再合并。
- 整数部分一般采用除2取余法,规则如下:将十进制整数除以2,所得的余数(0或1)即为对应二进制数最低位的值。然后对上次所得到的商再除以2,所得到的余数即为二进制数次低位的值,依次进行下去,直到商等于0为止,最后得到的余数是二进制数的最高位的值。
- 小数部分一般采用乘2取整法,规则同上。

#### 例题

请将十进制数205.345转换成二进制数。



因此: 205.345 = 11001101.01011。

#### BCD码一有权码

• BCD码(Binary-Coded Decimal)亦称二进码十进数或二-十进制代码。用4位二进制数来表示1位十进制数中的0~9这10个数码。是一种二进制的数字编码形式,用二进制编码的十进制代码。BCD码这种编码形式利用了四个位元来储存一个十进制的数码,使二进制和十进制之间的转换得以快捷的进行。

用BCD码求57+14=?	0	1	0	1	(	)	1	1	1
首先将两数用BCD码表示为: + 0101 0111+0001 0100其相加结	0	0	0	1	(	)	1	0	0
		1	4	•				4	
果如右。	0	1	1	0		Ĺ	0	1	1
加法需要调整: 当本位运算结 +					(	)	1	1	0
果超过1001或者产生进位时,——	•			4					
需要做加6调整	0	1	1	1		)	U	0	1

#### BCD码一无权码

无权码是指表示一个十进制数位的二进制码的每一位没有确定的权。

$$(36)_{10} + (27)_{10} = (63)_{10}$$

采用余3码进行运算的过程为 右所示。

相加结果需要调整:当两个 余3码相加不产生进位时,应 从结果减去0011;产生进位 时,应将进位信号送高位, 本位加0011

0 1 1 0 1 0 0 1

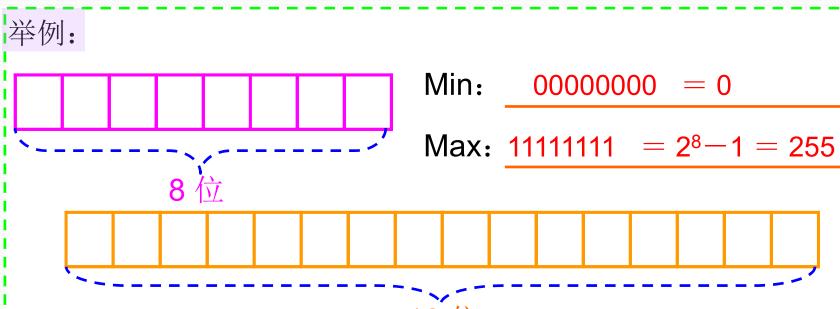
#### 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数
- 2.5 定点数运算方法
- 2.6 浮点数运算方法
- 2.7 数据校验码

#### 无符号数

含义: 没有符号的数,所有数位均用以表示数值。

基本常识: 机器字长===CPU中寄存器的位数



16 位

Min: 00...0000 = 0

Max:  $11...1111 = 2^{16} - 1 = 65535$ 

#### 有符号数

含义: 用一位作为符号位,其余位为数值。通常 { 0 表示正数 1 表示负数

#### (一) 机器数与真值

1. 真值: 真正的数值,即带"+"、"一"号的数。

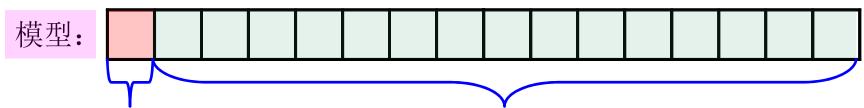
+0.1001 +1001

-0.0101 -1100

精髓: (即日常数学计算中所用到的数字表示形式)

思考: 如何将这些真值连同符号位在计算机中表示呢?

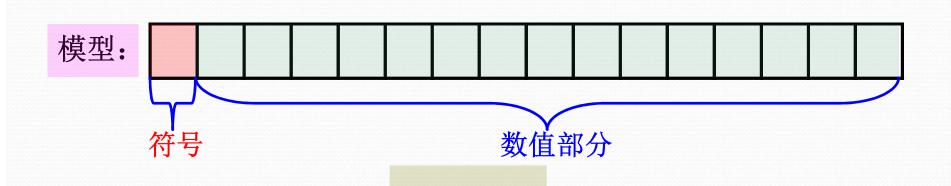
2. 机器数: 将符号数字化之后的数。(用于存储在计算机中)



符号位

数值部分

#### 有符号数



一种新的编码

(保证编码后的数可以进行高效的各种运算)

依据编码方案不同,机器数分为:

重难点

#### 原码表示法一定点小数

①公式 
$$[x]_{\mathbb{R}} = \left\{ \begin{array}{ccc} x & 1 > x \geq 0 \\ 1 - x & 0 \geq x > -1 \end{array} \right.$$
 其中 
$$[x]_{\mathbb{R}} : \text{ 机器数的原码表示形式}$$

$$X = +0.1001$$
,则 $[x]_{\mbox{\tiny $\beta$}} = 0.1001$   
 $X = -0.1001$ ,则 $[x]_{\mbox{\tiny $\beta$}} = 1+0.1001=1.1001$ 

#### ③规律

#### 原码表示法一定点整数

①公式 
$$[x]_{\text{原}} = \begin{cases} 0, & x & 2^n > x \ge 0 \\ 2^n - x & 0 \ge x > -2^n \end{cases}$$
 其中  $[x]_{\text{原}}$ 为机器数的原码表示形式  $n$  为整数的位数

$$^{2\pi M}X = + 1001$$
,则 $[x]_{\cite{M}} = 0,1001$   
 $X = - 1001$ ,则 $[x]_{\cite{M}} = 10000 - (-1001) = 1,1001$ 

# 

## 综合举例

## 原码〈一)真值

例 1 已知  $[x]_{\mathbb{R}} = 1.0011$  求 x

解: 由定义得

$$x = 1 - [x]_{\text{fi}} = 1 - 1.0011 = -0.0011$$

例 2 已知  $[x]_{\mathbb{R}} = 1.0101$  求 x

解: 由定义得

$$x = 1 - [x]_{\text{fi}} = 1 - 1.0101 = -0.0101$$

例 3 已知  $[x]_{\mathbb{R}} = 1$ , 1010 求 x

解: 由定义得

$$x = 2^4 - [x]_{\text{fg}} = 10000 - 1,1010 = -1010$$

#### 原码特点

优点:简单、直观、易懂

缺点: 加法运算复杂 {同号则直接相加

异号,则要进行减法运算。比较绝对值的大小 然后大的减去小的,最后还要给结果加上恰当 的符号。

能否找到一个与负数相等价的正数呢??

减法运算转换成加法运算

#### 补码表示法

• 补数的概念



我们称: +9是-3以12为模的补数

记作:  $-3 \equiv +9 \pmod{12}$ 

同理:  $-4 \equiv +8 \pmod{12}$ 

 $-5 \equiv +7 \pmod{12}$ 

减法运算 | 加法运算

结论:确定了"模",一个负数有其相等价的正数。 转化为

#### 补码表示法

• 补数的概念

```
例2: X = 1101 , Y= 1001 ,
     求X - Y \pmod{2^4}
      1101 - 1001 = 1101 + 0111
      = 10100 \pmod{2^4}
               + 0100 (mod 2<sup>4</sup>)
      = 0100
```

结论:

- 1)一个负数加上"模"即得该负数的补数。
- ②两个互为补数的数 它们绝对值之和即为 模数。 ③正数的补数即为其本身。

#### 补码表示法一定点小数

```
例1: 已知\mathbf{x} = 0.1100,则 [\mathbf{x}]_{\stackrel{}{\mathbb{A}}} = 0.1100 例2: 已知\mathbf{x} = -0.1100,则 [\mathbf{x}]_{\stackrel{}{\mathbb{A}}} = 2 - 0.1100 = 1.0100 例3: 已知[\mathbf{x}]_{\stackrel{}{\mathbb{A}}} = 0.1010 则 \mathbf{x} = 0.1010 例4: 已知[\mathbf{x}]_{\stackrel{}{\mathbb{A}}} = 1.1010 则 \mathbf{x} = -0.0110 例5: [+0.0000]_{\stackrel{}{\mathbb{A}}} = 0.0000 = 0.0000 例6: [-0.0000]_{\stackrel{}{\mathbb{A}}} = 10.0000 - 0.0000 = 10.0000 \pmod{2} = 0.0000
```

## 补码表示法一定点整数

$$[x]_{\stackrel{}{\uparrow}} = \begin{cases} 0, & x & 2^n > x \ge 0 \\ 2^{n+1} + x & 0 > x \ge -2^n \pmod{2^{n+1}} \end{cases}$$

$$= \begin{cases} x \text{ 为真值} \\ n \text{ 为整数的位数} \\ [x]_{\stackrel{}{\uparrow}} \text{ 为机器数的补码形式} \end{cases}$$

例1: 已知 
$$\mathbf{x} = +1001$$
,则[ $\mathbf{x}$ ]<sub>补</sub> = 0,1001  
例2: 已知  $\mathbf{x} = -1001$ ,则[ $\mathbf{x}$ ]<sub>补</sub> =  $\mathbf{2}^{4+1} - 1001$  = 100000

1, 0111

#### 求补码的快捷方式

① 若
$$\mathbf{x} = +0.\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$$
,则【 $\mathbf{x}$ 】 $_{\mathbb{R}} = 0.\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  【 $\mathbf{x}$ 】 $_{\mathbb{A}} = 0.\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  【 $\mathbf{x}$ 】 $_{\mathbb{A}} = 0.\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  【 $\mathbf{x}$ 】 $_{\mathbb{R}} = 1.\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  【 $\mathbf{x}$ 】 $_{\mathbb{A}} = 1.\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n + 0.00...1$  ② 若 $\mathbf{x} = +\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  ,则【 $\mathbf{x}$ 】 $_{\mathbb{A}} = 0$ , $\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  【 $\mathbf{x}$ 】 $_{\mathbb{A}} = 0$ , $\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  】 $_{\mathbb{A}} = 0$  《 $\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  》 $_{\mathbb{A}} = 0$  《 $\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  】 $_{\mathbb{A}} = 0$  《 $\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  》 $_{\mathbb{A}} = 0$  《 $\mathbf{x}_1\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  》 $_{\mathbb{A}} = 0$  《 $\mathbf{x}_1\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  》 $_{\mathbb{A}} = 0$  《 $\mathbf{x}_1\mathbf{x}_1\mathbf{x}_2...\mathbf{x}_n$  》 $_{\mathbb{A}} = 0$ 

#### 综合举例

#### • 例:

结论: 当真值为负时,补码可用原码除符号位外 每位取反,末位加1求得

## 综合举例

真值	$[x]_{ eqh}$	[x] <sub>原</sub>				
x = +70 = 1000110	0, 1000110					
x = -70 = -1000110	1, 0111010	1,1000110				
x = 0.1110	0.1110	0.1110				
x = -0.1110	1.0010	1.1110				
$x = \boxed{+0.0000} \ [+0]_{\mbox{$1 \neq 1$}} = \boxed{-}$	$0]_{i}$ 0.0000	0.0000				
x = -0.0000	0.0000	1.0000				
x = -1.0000	1.0000	不能表示				

由小数补码定义

$$[-1]_{3} = 2 + x = 10.0000 -1.0000 = 1.0000$$

#### 反码表示法一定点小数

$$[x]_{\overline{\mathbb{D}}} = \begin{cases} x & 1 > x \ge 0 \\ (2 - 2^{-n}) + x & 0 \ge x > -1 \text{ (mod } 2 - 2^{-n}) \end{cases}$$
 其中 
$$\begin{cases} x \text{ 为真值} \\ \text{n为整数的位数} \\ [x]_{\overline{\mathbb{D}}} \text{为机器码的反码表示} \end{cases}$$

#### 反码表示法一定点整数

例1: 已知 
$$x = +1001$$
,则【 $x$ 】 $_{反} = 0$ ,1001 例2: 已知  $x = -1001$ ,则【 $x$ 】 $_{\boxed{D}} = 2^{4+1} - 1 - 1001$  100000 010111  $-1001$  010111 1, 0110

#### 反码表示规律

定点 小数

若 
$$x = +0.x_1x_2.....x_n$$
 则 【x】  $_{\mathbb{Z}} = 0.x_1x_2.....x_n$ 

若 
$$x = -0.x_1x_2....x_n$$
 则 【x】  $_{ \bigcirc } = 1.x_1x_2.....x_n$ 

定点 整数

若 
$$\mathbf{x} = + \mathbf{x}_1 \mathbf{x}_2 \dots \mathbf{x}_n$$
 则 【  $\mathbf{x}$  】  $\mathbf{x} = \mathbf{0}, \mathbf{x}_1 \mathbf{x}_2 \dots \mathbf{x}_n$ 

若 
$$x = -x_1x_2...x_n$$
 则【x】<sub>反</sub> = 1,  $x_1x_2...x_n$ 

## 原码、补码、反码对照

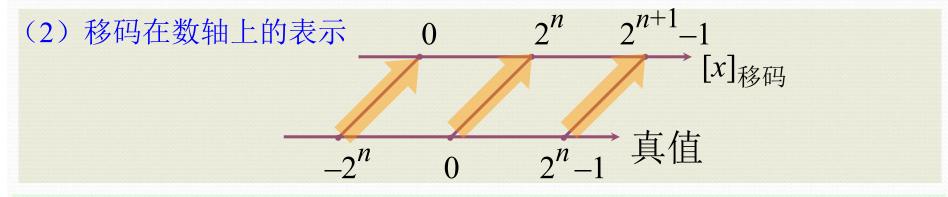
二进制代码	无符号数 对应的真值	原码对应 的真值	补码对应 的真值	反码对应 的真值
00000000	0	+0	<u>±0</u>	+0
00000001	1	+1	+1	+1
00000010	2	+2	+2	+2
	•			
01111111	127	<del>+</del> 127	+127	+127
10000000	128	-0	-128	-127
10000001	129		-127	126
		<b>オン</b> 木		<b>-</b>
11111101	253	-125/	-3	-2
11111110	254	-126	-2	<b>7</b> -1
11111111	255	-127	-1	-0

#### 移码表示法

#### 补码表示很难直接判断其真值大小

如 十进制 二进制 补码 
$$x = +21$$
  $+10101$   $0,10101$  错  $x = -21$   $-10101$   $1,01011$  大  $x = +31$   $+11111$   $0,11111$  错  $x = -31$   $-11111$   $1,00001$  大  $x + 2^5$   $+10101 + 100000 = 110101$  大 正确  $x = -11111 + 100000 = 000001$  大 正确

#### 移码表示法



(3) 示例

$$x = 10100$$
 $[x]_{8} = 2^{5} + 10100$ 
 $= 1,10100$ 
 $x = -10100$ 
 $= 1,10100$ 
用逗号将符号位和数值位隔开
 $[x]_{8} = 2^{5} - 10100$ 
 $= 0,01100$ 

## 移码和补码比较

设 
$$x = +1100100$$
; 字长为8 
$$[x]_{3} = 2^{7} + 1100100 = 1,1100100$$
 
$$[x]_{3} = \mathbf{0},1100100$$
 设  $x = -1100100$  
$$[x]_{3} = 2^{7} - 1100100 = 0,0011100$$
 
$$[x]_{3} = 1,0011100$$

可见: 补码与移码只差一个符号位!

## 补码、移码对照

真值 x (n=5)			[x] <sub>移</sub> 对应的 十进制整数
-100000 -111111 -11110 :: -00001	1 0 0 0 0 0 1 0 0 0 1 1 0 0 0 1 0 1 1 1 1	000000 00001 000010 011111	0 1 2 : : 31
<pre>± 00000 + 00001 + 00010</pre>	0 0 0 0 0 1 0 0 0 0 1 0 0 0 0 1 0 0 1 1 1 1	1 6 0 0 0 0 - 1 1 0 0 1 0 - 1 1 1 1 1 1 1 - 1 1 1 1	*32 *33 *34 : : *62 *63

#### 移码的特点

已知 
$$X = 0$$
,则【x】<sub>移</sub> =

$$[+0]_{8} = 2^{5} + 0 = 1,00000$$

$$[-0]_{38} = 2^5 - 0 = 1, 00000$$

当 
$$n=5$$
 时 最小的真值为  $-2^5$ 

= -100000

$$[-100000]_{8} = 2^{5} - 100000$$

$$=2^{5}-100000$$

= 000000

可见,最小真值的移码为全0

移码的符号位: < "0" 表示负数 "1"表示正数

#### 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数
- 2.5 定点数运算方法
- 2.6 浮点数运算方法
- 2.7 数据校验码

## 其他编码

- ASCII码
- 汉字编码
- 国标码=区位码+2020H
- 汉字内码=国标码+8080H
- Unicode(自行查阅网上相关资料)
- BCD码 (8421/2421/余3码/格雷码)
- 十进制数串

#### ASCII 字符代码表 一

7.5	四位	ASCII非打印控制字符						ASCII 打印字符																
/	11-112		0000					0001			0010 0011 2 3		0100		0101		0110		0111					
O) E C	1							1					3		4		5		6		7			
低四	位	十進制	宇符	ctrl	代码	字符解释	十进制	字符	ctrl	代码	字符解释	十进制	字符	十進制	字符	十进制	字符	十进制	宇符	十进制	字符	十进制	字符	ctrl
0000	0	0	BLANK NULL	^@	NUL	至	16	•	^P	DLE	数据链路转意	32		48	0	64	@	80	P	96		112	р	
0001	1	1	0	^A	SOH	头标开始	17	•	^Q	DC1	设备控制 1	33	1	49	1	65	Α	81	Q	97	а	113	q	
0010	2	2		^в	STX	正文开始	18	1	^R	DC2	设备控制 2	34	111	50	2	66	В	82	R	98	b	114	r	
0011	3	3	٧	^c	ETX	正文结束	19	!!.	^s	DC3	设备控制 3	35	#	51	3	67	С	83	S	99	С	115	s	
0100	4	4	٠	^ D	EOT	传输结束	20	1	^ T	DC4	设备控制 4	36	\$	52	4	68	D	84	T	100	d	116	t	
0101	5	5	*	^E	ENQ	查询	21	9	ាប	NAK	反确认	37	%	53	5	69	E	85	U	101	е	117	u	
0110	б	6	٨	^ F	ACK	确认	22	•	^ V	SYN	同步空闲	38	&	54	6	70	F	86	V	102	f	118	V	
0111	7	7	•	^G	BEL	震铃	23	1	~ W	ETB	传输块结束	39		55	7	71	G	87	w	103	g	119	w	
1000	8	8		^H	BS	退格	24	1	^ X	CAN	取消	40	(	56	8	72	Н	88	Х	104	h	120	х	
1001	9	9	0	ŶΙ	TAB	水平制表符	25	1	^ Y	EM	媒体结束	41	)	57	9	73	1	89	Y	105	i	121	У	
1010	A	10	0	^J	LF	换行/新行	26	$\rightarrow$	^ Z	SUB	替换	42	*	58	:	74	J	90	Z	106	j	122	z	
1011	В	11	ď	^K	VI	<b>竖直制表符</b>	27	4	^ I	ESC	转意	43	+	59	;	75	K	91	1	107	k	123	{	
1100	С	12	Q	٠L	FF	換页/新页	28	ᆫ	^1	FS	文件分隔符	44	,	60	<	76	L	92	١	108	1	124	1	
1101	D	13	₽	^n	CR	回车	29	↔	^]	GS	组分隔符	45	-	61	=	77	M	93	1	109	m	125	}	
1110	E	14	.1	^N	SO.	移出	30	<b>A</b>	^6	RS	记录分隔符	46		62	>	78	N	94	^	110	n	126	~	
1111	37.	15	ŢĮ.	10	SI	移入	31	•	^-	US	单元分隔符	47	1	63	?	79	0	95		111	0	127	Δ	Back Space

注:表中的ASCII字符可以用:ALT + "小键盘上的数字键" 輸入

# 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数
- 2.5 定点数运算方法
- 2.6 浮点数运算方法
- 2.7 数据校验码

# 定点表示

$$S_f$$
  $S_1S_2 \cdots S_n$  或  $S_f$   $S_1S_2 \cdots S_n$  数 数值部分 符 数点位置 小数点位置

定点机	小数定点机	整数定点机
原码	$-(1-2^{-n})\sim +(1-2^{-n})$	$-(2^n-1)\sim+(2^n-1)$
补码	$-1 \sim +(1-2^{-n})$	$-2^{n} \sim + (2^{n}-1)$
反码	$-(1-2^{-n})\sim+(1-2^{-n})$	$-(2^n-1)\sim+(2^n-1)$

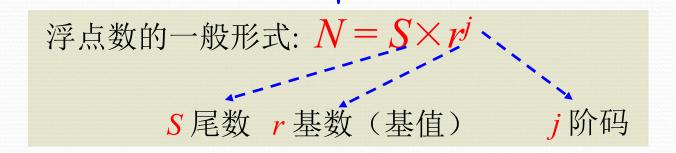
#### 浮点表示

含义:小数点的位置是浮动的,不是固定的。

N = 111.010101011 N = 456789.1

 $N = 11.10101010111 \times 2^{1}$   $N = 45.67891 \times 10^{4}$ 

 $N = 1.110101010111 \times 2^{10} N = 4.567891 \times 10^{5}$ 

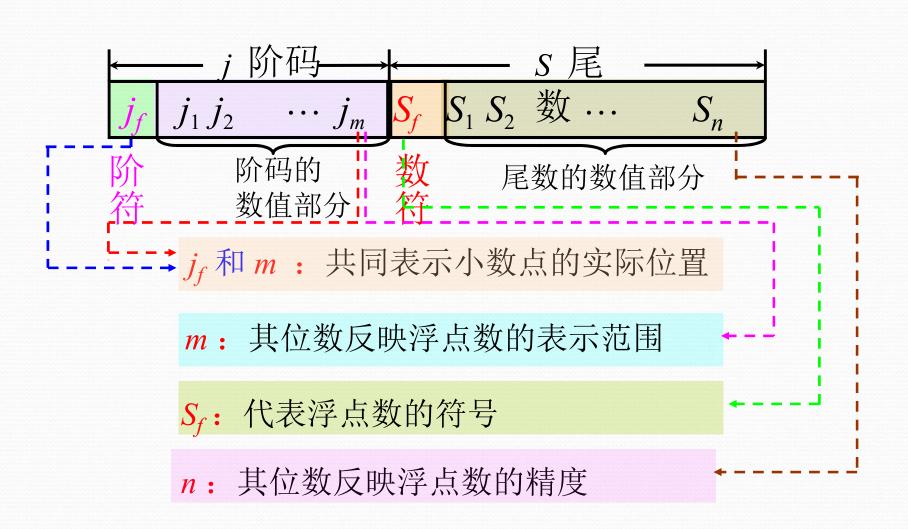


①计算机中r取 2、4、8、16 等

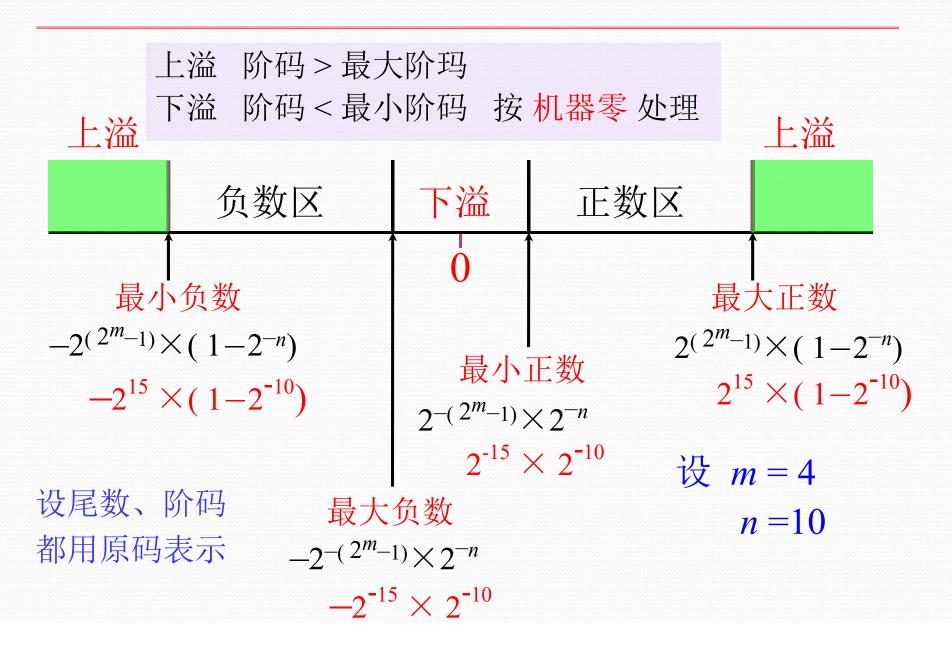
②计算机中 5 小数、可正可负

③计算机中 j 整数、可正可负

#### 浮点数的表示形式



#### 浮点数的表示范围



# 练习

设机器数字长为24位, 欲表示±3万范围内的十进制数, 试问在保证数的最大精度的前提下, 除阶符、数符各取1位外, 阶码、尾数各取几位?请给出计算过程

解: 
$$2^{14} = 16384$$
  $2^{15} = 32768$ 

:. 15 为二进制数可反映 ±3 万之间的十进制数

$$2^{15} \times 0.\times \times \times \cdots \times \times \times \times \\ m = 4, 5, 6, \dots$$

满足最大精度可取m = 4,n = 18

#### 规格化浮点数

目的: 为了提高精度, 统一将浮点数表示成为 N = 0.11011×2<sup>10101</sup> 这种形式。此时精度最高。

办法: 比如,N = 0.001011×2<sup>1101</sup>

比如, N = 1011.11×2<sup>1001</sup>

左规: 尾数左移 1位, 阶码减 1 右规: 尾数右移 1位, 阶码加 1

规格化形式: 0.1011×21011

规格化形式:0.101111×21101

#### 规格化浮点数

#### 浮点数的规格化形式

```
r=2 尾数最高位为1
```

r=4 尾数最高 2 位不全为 0 基数不同, 浮点数的

r=8 尾数最高3位不全为0 规格化形式不同

#### 浮点数的规格化

r=2 左规 是数左移 1 位,阶码减 1

右规 尾数右移1位,阶码加1

r=4 左规 足数左移 2 佐,阶码减 1

右规 尾数右移 2 位, 阶码加 1

r=8 左规 是数左移 3 位,阶码减 1

右规 尾数右移 3 位, 阶码加 1

基数 r 越大, 可表示的浮点数的范围越大

## 表数范围

例如:设是数、阶码均用原码表示,其中m=4,n=10,r=2

尾数规格化后的浮点数表示范围

10 个 1

#### 例题

解: 
$$x = + \frac{19}{128}$$

二进制形式	x = 0.0010011
定点表示	$x = 0.0010011 \ 000$
浮点规格化形式	$x = 0.10011000000 \times 2^{-10}$
定点机中	$[x]_{\text{fi}} = [x]_{\text{fi}} = [x]_{\text{fi}} = 0.0010011000$
	$[x]_{\text{$\mathbb{R}$}} = 1,0010; \ 0.1001100000$
浮点机中	$[x]_{\not \models h} = 1, 1110; 0.1001100000$
	$[x]_{\mathbb{K}} = 1,1101; 0.1001100000$

#### 例题

将-58表示成二进制定点数和浮点数,并写出它在定点机和浮点机中的三种机器数及阶码为移码,尾数为补码的形式(其他要求同上例)。

解: 
$$x = -58$$

二进制形式	x = -111010
定点表示	x = -0000111010
浮点规格化形式	$x = -(0.1110100000) \times 2^{110}$

定点机中	浮点机中
$[x]_{\mathbb{R}} = 1,0000111010$	$[x]_{\mathbb{R}} = 0,0110; 1.1110100000$
$[x]_{n} = 1, 1111000110$	$[x]_{\nmid h} = 0, 0110; 1.0001100000$
$[x]_{\text{1}} = 1, 1111000101$	$[x]_{\mathbb{R}} = 0,0110; 1.0001011111$
	$[x]_{\text{mb}, \text{key}} = 1,0110; 1.0001100000$

# 机器零

- 当浮点数尾数为 0 时,不论其阶码为何值 按机器零处理
- > 当浮点数 阶码等于或小于它所表示的最小数 时, 不论尾数为何值,按机器零处理

$$4 \circ m = 4 \qquad n = 10$$

当阶码和尾数都用补码表示时, 机器零为:

$$\times, \times \times \times \times; \quad 0.00 \quad \cdots \quad 0$$

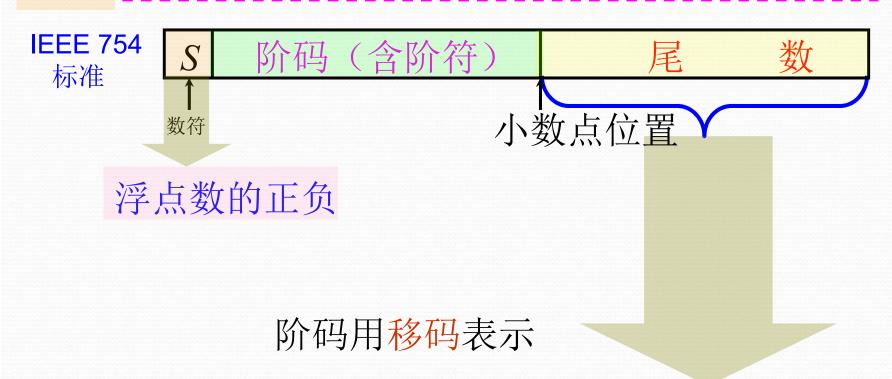
(阶码 = -16) 1, 0 0 0 0; ×.×× ··· ×

当阶码用移码, 尾数用补码表示时, 机器零为

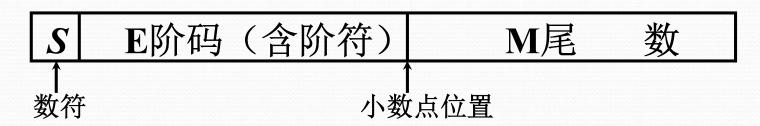
$$0,0000; 0.00 \cdots 0$$

有利于机器中"判0"电路的实现

常识: 采用浮点数表示形式的计算机中,浮点数一般有规定的格式标准。



尾数采用规格化形式



尾数:规格化表示,原码形式,非"0"的有效位最高位为"1"(隐含);阶码:移码(偏移量不同)

对短实数,表示的数值v=(-1)<sup>S</sup>×1.M×2<sup>E-127</sup>

符	号位 $S$	阶码	偏移量	尾数	总位数
短实数	1	8	7FH	23	32
长实数	1	11	3FFH	52	64
临时实数	1	15	3FFFH	64	80

例1: 将(100.25)10转换成短浮点数格式

解:

- (1) 将十进制转换成二进制数
- (2) 规格化二进制数
- (3) 计算阶码的移码值
- (4) 以IEEE 754标准浮点数形式存储
- $(1) \qquad (100.25)_{10} = (1100100.01)_2$
- (2)  $1100100.01 = 1.10010001 \times 2^{110}$
- (3) 11111111+110=10000101

例2: 将短浮点数C1C90000H转换成十进制数

解:

(1) 将机器数分离出数符、阶码、尾数

(2) 计算阶码真值

E=10000011-1111111=100

- (3) 以规格化形式写出数据
  - $-1.1001001 \times 2^{100}$
- (4) 写出二进制形式: -11001.001
- (5) 转换结果: -25.125

对短实数,表示的数值 $v=(-1)^S \times 1.M \times 2^{E-127}$ 

其中,S代表符号位,E为用移码表示的阶码,M表示尾数的小数部分

阶码真值为了表示一些特殊的数值,E的最小值0和最大值保留。因此E的取值在1~254之间,对应的阶码真值为-126~+127之间

机器0:当E和M为全0时

±∞:当E为全1, M为全0时, 根据符号位表示

NaN(非数, Not A Number): E为全1, M非全零

非规格化数:E为全零,M为非零

作业: P.289-291: 6.5,6.6,6.12,6.14,6.16,6.17

## 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数
- 2.5 定点数运算方法
- 2.6 浮点数运算方法
- 2.7 数据校验码

#### 移位运算



888<sub>10</sub> 88800 <u>左移两位</u>

右移两位→8.88

当某个十进制数相对于小数点 左移n位时,相当于该数乘以 10<sup>n</sup>;右移n位时,相当于该数 除以10<sup>n</sup>。 101101<sub>2</sub> 10110100 ← 左移两位

<u> 右移两位</u> 1011.01

当某个二进制数相对于小数点 左移n位时,相当于该数乘以 2<sup>n</sup>;右移n位时,相当于该数 除以2<sup>n</sup>。

意义: 在计算机中,移位与加减配合,能够实现乘除运算。

#### 算术移位规则

含义:有符号数的移位。有符号数 机器码/机器数 符号位 数值位(数值部分) 机器数模型: 给定的机器数 0 0 0 左移怎么移呢? 右移怎么移呢?

# 算术移位规则

总原则: 符号位不变

	码制	添补代码
正数	原码、补码、反码	0
	原码	0
负数	补码	左移添0
	补码	右移添1
	反 码	1

#### 例题

设机器数字长为 8 位(含一位符号位),写出A = +26时,三种机器数左、右移一位和两位后的表示形式及对应的真值,并分析结果的正确性。

解:	$A=+26$ $\qquad$ 则 $[A]_{ ext{原}}=[A]$	$= +11010$ $ _{R} = [A]_{\overline{\bowtie}} = 0,0011010$		
	移位操作	机 器 数 [A] <sub>原</sub> =[A] <sub>补</sub> =[A] <sub>反</sub>	对应的真值	
	移位前	0,0011010	+26	
	<b>←</b> 1	0,0110100	+ 52	正确
	<b>←</b> 2	0,1101000	+104	
	<b>→</b> 1	0, <mark>0</mark> 001101	+13	F1 112
	<b>→</b> 2	0, <mark>00</mark> 00110	+ 6	影响精度

#### 例题

设机器数字长为 8 位(含一位符号位),写出 A = -43 时的原码、补码、反码及三种机器数左、右移一位和两位后的表示形式及对应的真值,并分析结果的正确性。

A真值	<del>-</del> 101011
【A】 <sub>原</sub>	1,0101011
【A】 <sub>补</sub>	1,1010101
【A】 <sub>反</sub>	1,1010100

原码

移位操作	机器数	对应真值	
移位前	1,0101011	<del>-43</del>	T 7/4
左移1位	1,101011 <mark>0</mark>	<del>-</del> 86	→正确
左移2位	1,01011 <mark>00</mark>	<del>-44</del>	→错误
右移1位	1, <mark>0</mark> 010101	-21	影响
右移2位	1, <mark>00</mark> 01010	-10	精度

衤	
配	1

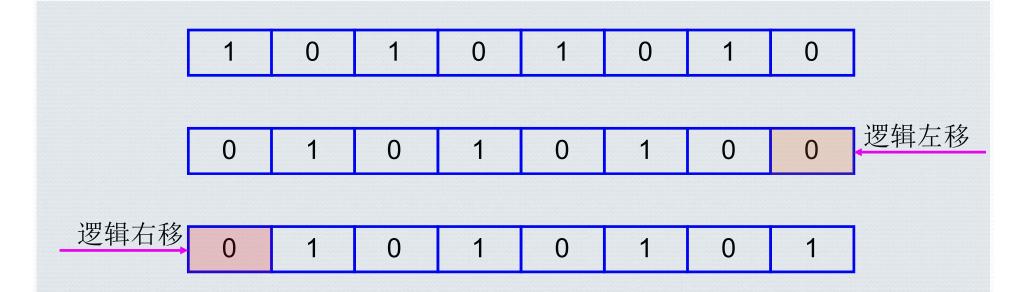
	移位操作	机器数	对应真值	
	移位前	1,1010101	<b>-43</b>	<b>→ +</b>
补	左移1位	1,010101 <mark>0</mark>	-86	正确
码	左移2位	1,10101 <mark>00</mark>	<del>-44</del>	→错误
ΗJ	右移1位	1, <mark>1</mark> 101010	-22	影响
	右移2位	1, <mark>11</mark> 10101	<del>-</del> 11	精度

	移位操作	机器数	对应真值	
	移位前	1,1010100	<del>-43</del>	→正确
反	左移1位	1,010100 <mark>1</mark>	<del>-86</del>	
石工	左移 <b>2</b> 位	1,10100 <mark>11</mark>	<del>-44</del>	→错误
'μ <b>–</b> √	右移1位	1, <mark>1</mark> 101010	<del>-21</del>	影响
	右移 <b>2</b> 位	1, <mark>11</mark> 10101	<del>-</del> 10	精度

## 逻辑移位规则

(1) 含义: 无符号数的移位

(2) 规则:逻辑左移时,高位移出,低位添0;逻辑右移时,低位移出,高位添0



## 补码运算规则

当补码加减运算的结果不超出机器范围时,有以下的运算规则:

- (1)参加运算的两个操作数均用补码表示
- (2) 符号位作为数的一部分参加运算
- (3) 减法运算时,将转换成加法运算
- (4)运算结果为补码
- (5) 符号位相加后产生的进位为模值,自然丢掉

#### 补码加法公式

整数

 $[A]_{\nmid h} + [B]_{\nmid h} = [A+B]_{\nmid h} \pmod{2^{n+1}}$ 

(1) 含义:

小数

 $[A]_{\nmid h} + [B]_{\nmid h} = [A+B]_{\nmid h} \pmod{2}$ 

#### 精髓:

#### 和的补码等于补码的和

两个用补码表示的数在进行加法运算时,可以把符号位与数值位同等处理,运算后的结果按2或2n+1取模,即得本次运算结果。

即在模2(或模2n+1)意义下,任意两数的补码之和等于两数之和的补码。

#### 示例

例: 已知X=+0.10011, Y=+0.01001, 求X+Y。

解:  $[X]_{\uparrow\uparrow}+[Y]_{\uparrow\downarrow}=0.10011+0.01001=0.11100$ 

 $[X+Y]_{k} = [0.10011+0.01001]_{k} = 0.11100$ 

这里X和Y均为正数,得到

 $[X]_{*}+[Y]_{*}=[X+Y]_{*}$ ,符合补码加法规律。

例: 已知X=-0.10011, Y=+0.10001, 求X+Y。

解: [X] \*=1.01101 [Y] \*=0.10001 [X] \*+[Y] \*=1.01101+0.10001 =1.11110 [X+Y] \*=[-0.10011+0.10001] \*=[-0.00010] \*=1.11110

这里X和Y为一负一正,同样有:[X]¾+[Y]¾=[X+Y]¾。

#### 补码减法运算

解:

$$[X]_{i}=0.11001, [Y]_{i}=0.10011, y[-Y]_{i}=1.01101$$

$$[X-Y]_{i} = [X]_{i} + [-Y]_{i} = 0.11001 + 1.01101 = 10.00110$$

#### 补码运算溢出判断

例: 已知 x = +0.1011, y = +0.1001, 求x+y。

解

$$[x]_{k} = 0.1011 \quad [y]_{k} = 0.1001$$

$$[x + y]_{3} = [x]_{3} + [y]_{3}$$

$$= 0.1011$$

$$+ 0.1001$$

$$= 1.0100$$



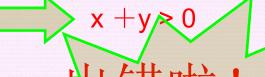
 $x + y \leq 0$ 

例: 已知 x = -0.1101, y = -0.1011, 求x+y。

解

$$[x]_{k} = 1.0010 \quad [y]_{k} = 1.0101$$

$$[x + y]_{i} = [x]_{i} + [y]_{i}$$



出错啦

## 溢出判断方法

当运算结果超出机器数所能表示的范围时, 称 为溢出。很显然, 若两个异号数相加或两个同号 数相减时, 其结果是不会产生溢出的。仅当两个 同号数相加或异号数相减时才有可能产生溢出, 一旦产生溢出, 则结果就是不正确的。

- 一般的判断溢出的方法有:
  - (1) 进位判别法
  - (2) 双符号位判别法
  - (3) 其他判别法

#### 进位判别法

例: 设A = 
$$-0.1000$$
,B =  $-0.1000$  求【A+B】 $_{1}$  解【A】 $_{1}$  =  $1.1000$  【B】 $_{1}$  =  $1.1000$  【A+B】 $_{1}$  =  $1.1000$  — —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1000$  —  $1.1$ 

两个操作数符号均为1,结果的符号为1,二者相同故未溢出。

硬件实现 最高有效位的进位 符号位的进位 = 1 溢出

$$\begin{array}{c} \begin{array}{c} \begin{array}{c} \begin{array}{c} \begin{array}{c} \begin{array}{c} \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \begin{array}{c} \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \\\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \end{array}\\ \end{array}\\ \begin{array}{c} \end{array}\\ \\\\ \end{array}\\ \end{array}\\ \\\\ \end{array}\\ \\\\ \end{array}\\ \end{array}\\$$

#### 双符号位判别法

例: 
$$x = +\frac{11}{16}$$
,  $y = +\frac{3}{16}$ ,  $x = +\frac{3}{16}$ ,

$$[x + y]_{3h} = [x]_{3h} + [y]_{3h}$$

$$= 00.1011$$

$$+ 00.0011$$

$$= 00.1110$$

- ① 两个符号位"00",表示未溢出;
- ② 结果正确,结果为 0.1110

例: 
$$x = -\frac{11}{16}$$
,  $y = -\frac{7}{16}$ ,  $x = -\frac{7}{16}$ ,

解

$$[x]_{n} = 11.0101 [y]_{n} = 11.1001$$

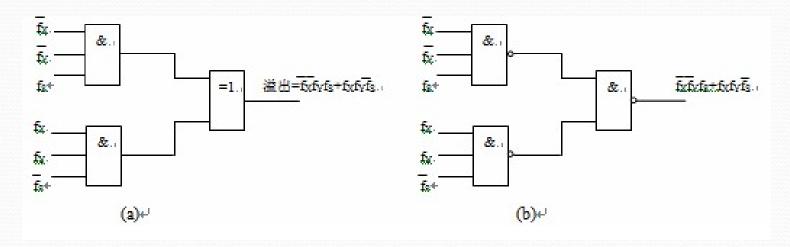
$$[x + y]_{i} = [x]_{i} + [y]_{i}$$

- ①两个符号位出现"10",表示已溢出, 即结果小于1;
- ②但最高符号位"1",是正确的。
- ①上述方法及结论对于整数同样试用之。
  - 通过逻辑电路可自动检查出这种溢出,并进行中断处理。

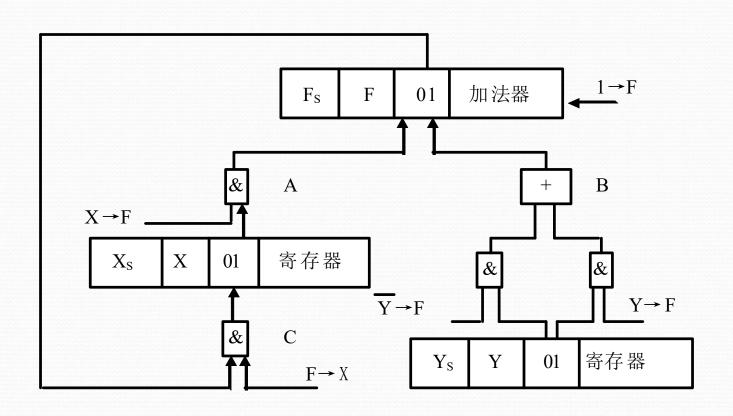
#### 其他判别法

当符号相同的两个数相加时,如果结果的符号与加数(或被加数)符号不同,则说明溢出。即溢出条件为:

$$\overline{f}_A \overline{f}_B f_S + f_A f_B \overline{f}_S$$



## 补码加减法运算实现



# 定点乘法运算

- 笔算乘法分析
- 原码乘法
- 补码乘法\*
- 并行乘法

#### 分析笔算乘法

$$A = -0.1$$

$$A \times B = -$$

$$0.1101$$

$$\times 0.101$$

$$1101$$

$$1101$$

$$0000$$

$$1101$$

$$0.10001111$$

- A = -0.1101 B = 0.1011
- $A \times B = -0.10001111$  乘积的符号心算求得
  - ✔ 符号位单独处理
  - ✓ 乘数的某一位决定是否加被乘数
  - ? 4个位积一起相加
  - ✓ 乘积的位数扩大一倍

## 笔算乘法改进

$$A \cdot B = A \cdot 0.1011$$
 $= 0.1A + 0.00A + 0.001A + 0.0001A$ 
 $= 0.1A + 0.00A + 0.001(A + 0.1A)$ 
 $= 0.1A + 0.01[0 \cdot A + 0.1(A + 0.1A)]$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]\}$ 
 $= 0.1\{A + 0.1[0 \cdot A + 0.1(A + 0.1A)]$ 

# 改进后的乘法过程(竖式)

部分积	乘数	说 明
0.0000	1 0 1 1	初态,部分积=0
+ 0 . 1 1 0 1		乘数为1,加被乘数
0.1101		
0.0110	1 1 0 <u>1</u>	→1,形成新的部分积
+0.1101	_	乘数为1,加被乘数
1.0011	1	
0.1001	1 1 1 0	→ 1,形成新的部分积
+ 0.0000		乘数为0,加0
0.1001	1 1	
0.0100	1 1 1 <u>1</u>	→1,形成新的部分积
+ 0.1101		乘数为1,加被乘数
1.0001	1 1 1	
0.1000	1 1 1 1	→1,得结果

#### 小结

- ▶乘法运算可用加和移位实现 n=4,加4次,移4次
- ▶由乘数的末位决定被乘数是否与原部分积相加,然后右移1位形成新的部分积,同时乘数右移1位(末位移丢),空出高位存放部分积的低位。
- ▶被乘数只与部分积的高位相加
  硬件 3个寄存器,具有移位功能
  1个全加器

## 定点乘法运算

- 笔算乘法分析
- 原码乘法
  - ▶原码一位乘法
  - ▶原码两位乘法
- 补码乘法\*
- 并行乘法

#### 原码一位乘法运算规则

以小数为例

设
$$[x]_{\mathbb{R}} = x_0. x_1 x_2 \cdots x_n$$

$$[y]_{\mathbb{R}} = y_0. y_1 y_2 \cdots y_n$$

$$[x \cdot y]_{\mathbb{R}} = (x_0 \oplus y_0).(0. x_1 x_2 \cdots x_n)(0. y_1 y_2 \cdots y_n)$$

$$= (x_0 \oplus y_0). x^* y^*$$
式中  $x^* = 0. x_1 x_2 \cdots x_n$  为  $x$  的绝对值
$$y^* = 0. y_1 y_2 \cdots y_n$$
 为  $y$  的绝对值

乘积的符号位单独处理  $x_0 \oplus y_0$  数值部分为绝对值相乘  $x^* \cdot y^*$ 

#### 原码一位乘法递推公式

$$x^* \cdot y^* = x^* (0.y_1 y_2 \dots y_n)$$

$$= x^* (y_1 2^{-1} + y_2 2^{-2} + \dots + y_n 2^{-n})$$

$$= 2^{-1} (y_1 x^* + 2^{-1} (y_2 x^* + \dots 2^{-1} (y_n x^* + 0) \dots))$$

$$\vdots$$

$$z_0 = 0$$

$$z_1 = 2^{-1} (y_n x^* + z_0)$$

$$z_2 = 2^{-1} (y_{n-1} x^* + z_1)$$

$$\vdots$$

$$z_n = 2^{-1} (y_1 x^* + z_{n-1})$$

例题: 已知 x = -0.1110 y = 0.1101 求  $[x \cdot y]_{\mathbb{R}}$ 

	y 0.11	
解: 数值部分	的运算	
部分积	乘数	说明
0.0000	1 1 0 1	部分积 初态 $z_0 = 0$
+ 0.1110	_	+ <b>x</b> *
0.1110		
逻辑右移 0.0111	0110	<b>→</b> 1,得 z <sub>1</sub>
+ 0.0000	_	+ 0
逻辑右移 0.0111 0.0011	0	
这年石移 0.0011	1 0 1 <u>1</u>	→1, 得 z <sub>2</sub> + x*
+ 0.1110	_	$+\chi*$
1.0001	1 0	
逻辑右移 0.1000	1 1 0 <u>1</u>	→ 1, 得 Z <sub>3</sub> + x*
+ 0.1110	_	+x*
1.0110	1 1 0	
逻辑右移 0.1011	0 1 1 0	→1, 得 z <sub>4</sub>

## 例题结果

- ① 乘积的符号位  $x_0 \oplus y_0 = 1 \oplus 0 = 1$
- ② 数值部分按绝对值相乘

$$x^* \cdot y^* = 0.10110110$$

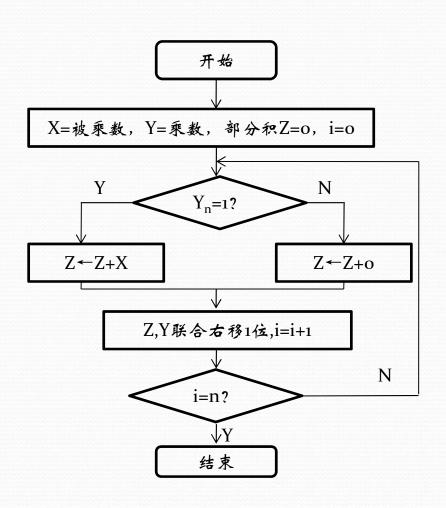
则 
$$[x \cdot y]_{\mathbb{R}} = 1.10110110$$

特点 绝对值运算

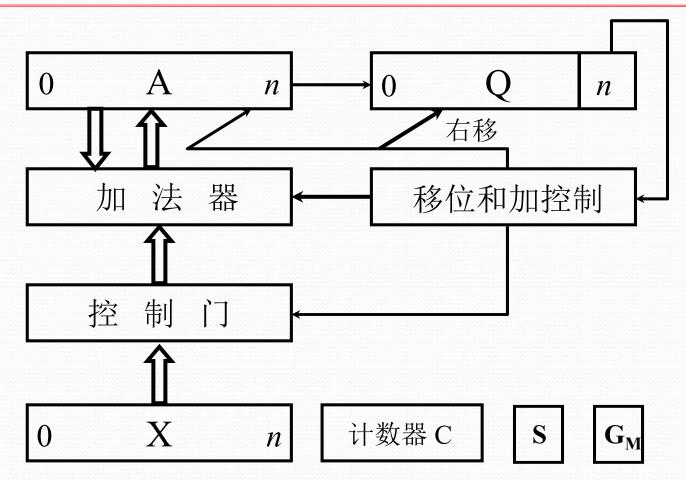
用移位的次数判断乘法是否结束

逻辑移位

## 原码一位乘法流程



#### 原码一位乘法硬件配置



A、X、Q均n+1位

移位和加受末位乘数控制

## 定点乘法运算

- 笔算乘法分析
- 原码乘法
  - ▶原码一位乘法
  - ▶原码两位乘法
- 补码乘法\*
- 并行乘法

#### 原码两位乘法

原码乘

符号位和 数值位部分分开运算

两位乘

每次用乘数的2位判断原部分积是否加和如何加被乘数

乘数 <i>y<sub>n-1</sub> y<sub>n</sub></i>	新的部分积			
0 0	加 "0" → 2			
0 1	加1倍的被乘数 → 2			
1 0	加 2 倍的被乘数 → 2			
1 1	加 3 倍的被乘数 → 2			

先 减 1 倍 的被乘数 再 加 4 倍 的被乘数 例题: 已知 x = 0.1111111 y = -0.111001 求  $[x \cdot y]_{\mathbb{R}}$ 

解:数值部分的运算

部分积	乘数	$C_j$	说 明
沙 000.00000	00.111001	0	初态 $z_0 = 0$
码 +000.111111			$+x^*$ , $C_j=0$
右 移 000.111111			
000.001111	11 001110	0	<b>→</b> 2
沙+001.111110			$+2x*, C_{j}=0$
码 010.001101	1 1		
右 移 2000.100011	0111 0011	0	<b>→</b> 2
+111.00001			$-x^*$ , $C_j = 1$
沙 111.100100	0 1 1 1		
码 111.111001	000111 00	1	<b>→</b> 2
右 +000.111111 移 -000.111000			$+x^*$ , $C_j=0$
000.111000	000111		

## 例题结果

- ① 乘积的符号位  $x_0 \oplus y_0 = 0 \oplus 1 = 1$
- ② 数值部分的运算

$$x^* \cdot y^* = 0.1110000001111$$

则 
$$[x \cdot y]_{\mathbb{R}} = 1.111000001111$$

特点 绝对值的补码运算

用移位的次数判断乘法是否结束

算术移位

#### 比较

原码一位乘

原码两位乘

符号位

 $x_0 \oplus y_0$ 

 $x_0 \oplus y_0$ 

操作数

绝对值

绝对值的补码

移位

逻辑右移

算术右移

移位次数

n

 $\frac{n}{2}$ (n为偶数)

最多加法次数

n

 $\frac{n}{2}$ +1 (n为偶数)

思考 n为奇数时,原码两位乘 移?次最多加?次

## 定点乘法运算

- 笔算乘法分析
- 原码乘法
- 补码乘法\*
  - ▶补码一位乘法 (Booth算法)
  - >补码两位乘法
- 并行乘法

## 运算规则

以小数为例 设被乘数  $[x]_{\uparrow h} = x_0. x_1 x_2 ... x_n$  乘数  $[y]_{\uparrow h} = y_0. y_1 y_2 ... y_n$ 

- ① 被乘数任意,乘数为正同原码乘但加和移位按补码规则运算乘积的符号自然形成
- ② 被乘数任意,乘数为负 乘数[y]<sub>补</sub>,去掉符号位 最后 加[-x]<sub>补</sub>,校正

## Booth算法

## Booth算法递推公式

$$\begin{split} &[z_0]_{\nmid h} = 0 \\ &[z_1]_{\nmid h} = 2^{-1} \{ (y_{n+1} - y_n)[x]_{\nmid h} + [z_0]_{\nmid h} \} \qquad y_{n+1} = 0 \\ &\vdots \\ &[z_n]_{\nmid h} = 2^{-1} \{ (y_2 - y_1)[x]_{\nmid h} + [z_{n-1}]_{\nmid h} \} \end{split}$$

$$[x \cdot y]_{n} = [z_n]_{n} + (y_1 - y_0)[x]_{n}$$

#### 最后一步不移位

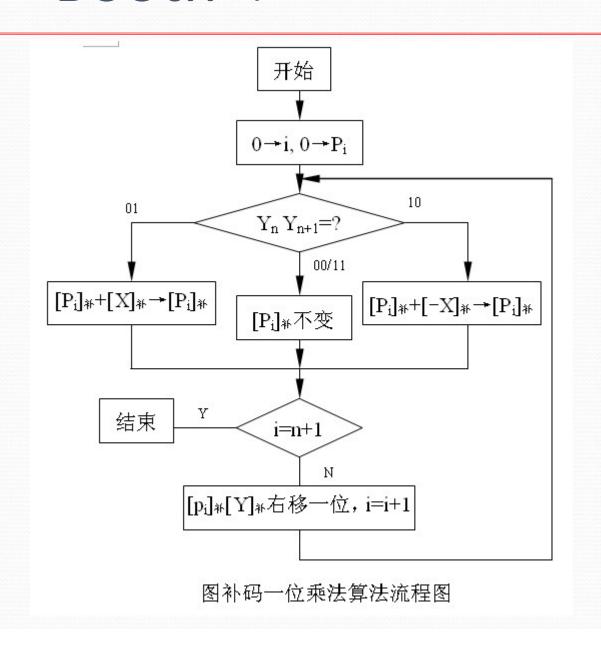
如何实现  $y_{i+1}-y_i$ ?

$y_i y_{i+1}$	$y_{i+1}$ – $y_i$	操作
0 0	0	<b>→</b> 1
0 1	1	$+[x]_{\nmid h} \longrightarrow 1$
1 0	-1	$+[-x]_{\nmid h} \longrightarrow 1$
1 1	0	<b>→</b> 1

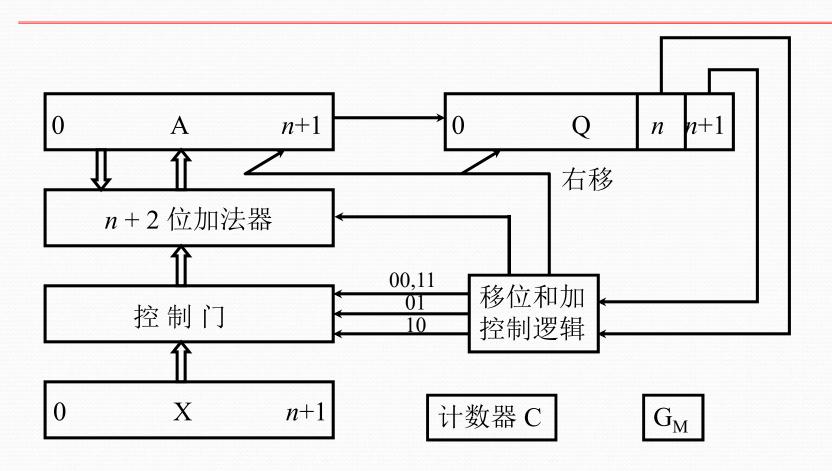
例题: 已知 x = +0.0011 y = -0.1011 求  $[x \cdot y]_{\uparrow}$ 

解: 00.0000 +11.1101	1.0101	0	+[-x] <sub>*\</sub>	$[x]_{n} = 0.0011$
补码       11.1101         右移       11.110         +00.0011	1 1010	1	-1 $+[x]_{\dot{k}}$	$[y]_{\begin{subarray}{l} \begin{subarray}{l} \begin{subarray}{l}$
补码       00.0001         右移       00.0000         +11.1101	1 1 1 1 0 <u>1</u>	0	$\begin{array}{c} -1 \\ +[-x]_{\nmid h} \end{array}$	
补码       11.1101         右移       11.110         +00.0011	1 1 1 1 1 1 <u>0</u>	1	$-1$ $+[x]_{i}$	∴ $[x \cdot y]_{\not   h}$ =1.11011111
补码       00.0001         右移       00.0000         +11.1101	1 1 1 1 1 1 1 <u>1</u>	0	$\rightarrow 1$ + $[-x]_{i}$	
11.1101	1111		最后一歩ス	下移位

## Booth算法的流程



## Booth算法硬件配置



A、X、Q 均 n+2 位 移位和加受末两位乘数控制

## 定点乘法运算

- 笔算乘法分析
- 原码乘法
- 补码乘法\*
  - ▶补码一位乘法 (Booth算法)
  - >补码两位乘法
- 并行乘法

#### 补码两位乘法

设上次乘法的部分积为[Z']<sub>补</sub>,本次运算结束之后的部分积为 [Z'']<sub>补</sub>,根据Booth算法有:

$$\begin{split} [Z']_{\dot{\imath}h} &= 2^{-1} \{ [Z]_{\dot{\imath}h} + (Y_{i+1} - Y_i)[X]_{\dot{\imath}h} \} \\ [Z'']_{\dot{\imath}h} &= 2^{-1} \{ [Z']_{\dot{\imath}h} + (Y_i - Y_{i-1})[X]_{\dot{\imath}h} \} \\ &= 2^{-1} \{ 2^{-1} \{ [Z]_{\dot{\imath}h} + (Y_{i+1} - Y_i)[X]_{\dot{\imath}h} \} + (Y_i - Y_{i-1})[X]_{\dot{\imath}h} \} \\ &= 2^{-2} \{ [Z]_{\dot{\imath}h} + (Y_{i+1} - Y_i)[X]_{\dot{\imath}h} + 2(Y_i - Y_{i-1})[X]_{\dot{\imath}h} \} \\ &= 2^{-2} \{ [Z]_{\dot{\imath}h} + (Y_{i+1} + Y_i - 2Y_{i-1})[X]_{\dot{\imath}h} \} \end{split}$$

由此可见,三位共有8种组合值及其对应操作,如下表所示。

组合值 $Y_{n+1}$ ,  $Y_n$ ,  $Y_{n-1}$ 与部分积补码的关系

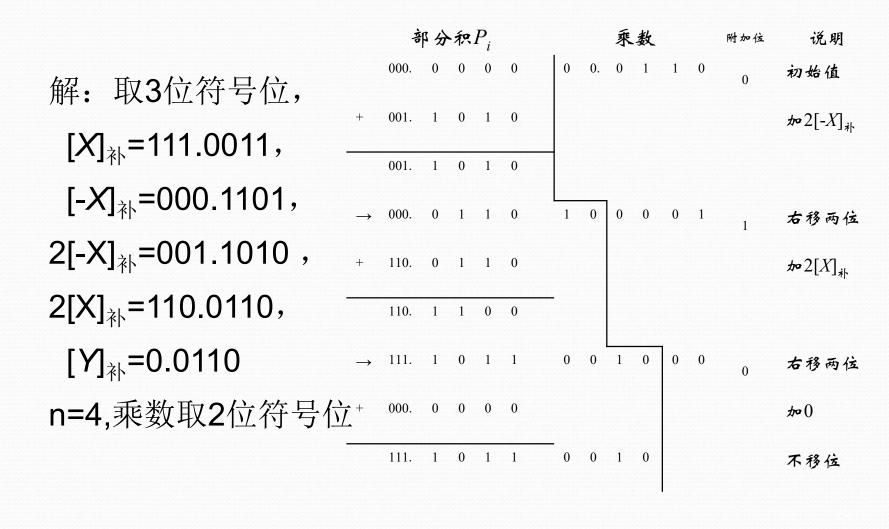
$Y_{n,i-1}$	$Y_{n:i}$	Yn:i +1+2	组合值₽	部分积₽
0₽	04	0₽	0↔	{[Z <sub>i</sub> ]¾+0}*2-2↔
0∻	0€	1₽	1.	$\{[Z_i]_{i + [X]_{i + i}} *2^{-2\varphi}$
0₽	1.0	0⇔	1₽	$\{[Z_i]_{i + [X]_{i + 1}} *2^{-2\varphi}\}$
0€	14	1₽	2₽	{[Z <sub>i</sub> ]*+2[X]*}*2-2+
1₽	043	0↔	-20	{[Z <sub>i</sub> ]*+2[-X]*}*2-2-
1₽	043	1₽	-1.0	{[Z <sub>i</sub> ]*+[-X]*}*2-2-
1₽	1.0	0↔	-1₽	{[Z <sub>i</sub> ]*+[-X]*}*2-2¢
10	14	1.	0.0	$\{[Z_i]_{i+0}\}*2^{-2\varphi}$

在执行补码两位乘过程中有5种操作,即:  $[Z_i]$ 补+0, $[Z_i]$ 补+[X]补, $[Z_i]$ 补+[X]补, $[Z_i]$ 补+[X]补, $[Z_i]$ 补+[X]补。

## 补码两位乘法

补码两位乘中求部分积的次数和右移操作的控制问题:被乘数和部分积取3位符号位,当乘数的数值位N为偶数时,乘数取双符号位,共需作N/2+1次累加,N/2次移位(最后一次不移位);当N为奇数时,乘数只取一个符号位,共需作(n+1)/2次累加和移位,但最后一次仅移位1位。

#### 例: X=-0.1101, Y=0.0110, 求 [X·Y]<sub>补</sub>。



例: X= 0.0110011, Y=-0.0110010, 求 [X·Y]<sub>补</sub>。 [x\*y]<sub>补</sub>=1.11011000001010

请自己演算。(参见蒋本珊教材P.111-112)

解:取3位符号位,

 $[X]_{k}$ =000.0110011,

 $[-X]_{3}$ =111.1001101,

 $2[X]_{k}=000.1100110$ ,

 $2[-X]_{k}=111.0011010$ ,

 $[Y]_{k}=1.1001110$ 

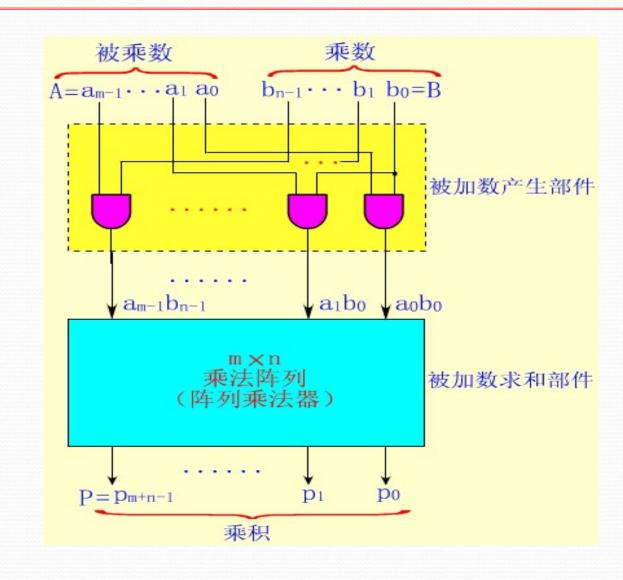
n=7,乘数取1位符号位,共做4次累加和移位,最后一次只移1位。

## 定点乘法运算

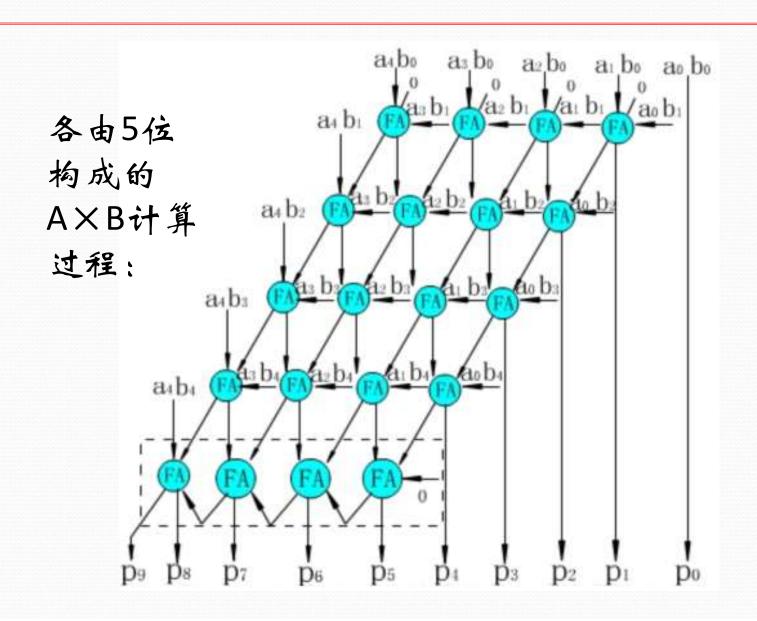
- 笔算乘法分析
- 原码乘法
- 补码乘法\*
- 并行乘法

## 并行乘法

设A和B为 无符A的格因的 在为由的 的人 AXB



## 并行乘法



#### 定点乘法小结

- ▶ 整数乘法与小数乘法完全相同可用 逗号 代替小数点
- ➤ 原码乘 符号位 单独处理 补码乘 符号位 自然形成
- > 原码乘去掉符号位运算 即为无符号数乘法
- > 不同的乘法运算需有不同的硬件支持

#### 定点除法运算

- 笔算除法分析
- 原码一位除法
  - >恢复余数法
  - ▶加减交替法
  - ▶跳0跳1除法
- 补码一位除法

#### 笔算除法分析

$$x = -0.1011$$
  $y = 0.1101$   $\Re x \div y$ 

$$\begin{array}{c} 0.1101 \\ \hline 0.1101 \\ \hline 0.10110 \\ \hline 0.01101 \\ \hline 0.010010 \\ \hline 0.001101 \\ \hline 0.0001101 \\ \hline 0.00001101 \\ \hline 0.00001111 \\ \hline \end{array}$$

- ✓商符单独处理
- ?心算上商
- ?余数不动低位补"0" 减右移一位的除数
- ?上商位置不固定

$$x \div y = -0.1101$$
 商符心算求得  
余数  $0.0000111$ 

#### 定点除法运算

- 笔算除法分析
- 原码一位除法
  - >恢复余数法
  - ▶加减交替法
  - ▶跳0跳1除法
- 补码一位除法

### 笔算除法和机器除法比较

### 笔算除法

商符单独处理 心算上商

余数 不动 低位补 "0" 减右移一位 的除数

2 倍字长加法器 上商位置 不固定

### 机器除法

符号位异或形成

|x| - |y| > 0上商 1

|x| - |y| < 0上商 0

余数左移一位低位补"0" 减除数

1 倍字长加法器

在寄存器 最末位上商

### 原码一位除法

### 以小数为例:

$$[x]_{\mathbb{R}} = x_0. x_1 x_2 \dots x_n$$

$$[y]_{\mathbb{R}} = y_0. y_1 y_2 \dots y_n$$

$$[\frac{x}{y}]_{\mathbb{R}} = (x_0 \oplus y_0). \frac{x^*}{y^*}$$

式中 
$$x^* = 0. x_1 x_2 \cdots x_n$$
 为  $x$  的绝对值  $y^* = 0. y_1 y_2 \cdots y_n$  为  $y$  的绝对值

商的符号位单独处理  $x_0 \oplus y_0$  数值部分为绝对值相除  $\frac{x^*}{y^*}$ 

约定 小数定点除法  $x^* < y^*$  整数定点除法  $x^* > y^*$  被除数不等于 0 除数不能为 0

# 恢复余数法

上商O还是1,用做减法判结果的符号为负还是正来确定。当差为负时,上商O,同时还应把除数再加到差上去,恢复余数为原来的正值之后再将其左移一位。若减得的差为O或为正值时,就没有恢复余数的操作。上商为1,余数左移一位。

		被除数(余数)					商					说明	
		00.	1	0	1	1		0	0	0	0	0	初始值
例:	+	11.	0	0	1	1	530						加[-Y]**
X=-0.1011,		11.	1	1	1	0		0	0	0	0	0	不够减,商上0
<i>Y</i> =0.1101,	+	00.	1	1	0	1							+Y,恢复余数
$\sharp X \div Y_{\circ}$	-	00.	1	0	1	1							余数与商左移一位
ΔĐ		01.	0	1	1	0		0	0	0	0	0	
解:	+	11.	0	0	1	1							加[-Y]३+
$[-Y]_{*}=11.0011$	N	00.	1	0	0	1		0	0	0	0	1	够减,商上1
	<b>←</b>	01.	0	0	1	0		0	0	0	1	0	余数与商左移一位
商的符号为	+	11.	0	0	1	1							加[-Y]३+
<b>周即行</b> 5 × 1 ⊕ 0 = 1,		00.	0	1	0	1		0	0	0	1	1	够减,商上1
1 ⊕ 0 = 1 , 结 果 X ÷ Y =	<b>←</b>	00.	1	0	1	0		0	0	1	1	0	余数与商左移一位
36 ホハ → 1 = -0.1101,	+	11.	0	0	1	1							加[-Y]**
		11.	1	1	0	1		0	0	1	1	0	不够减,商上0
余数 0.0111×2 <sup>-4</sup>	+	00.	1	1	0	1							+Y, 恢复余数
0.0111 × 2		00.	1	0	1	0							
	<b>←</b>	01.	0	1	0	0		0	1	1	0	0	余数与商左移一位
	+	11.	0	0	1	1							力[[-Y]計
		00.	0	1	1	1		0	1	1	0	1	够减,商上1

### 加减交替法

在恢复余数法中,若第i-1次求商的部分余数为r<sub>i-1</sub>,则 第i次求商操作为:

$$r_i = 2r_{i-1} - Y$$

当余数为正时,即ri>0,商上1。

若余数为负,即r<sub>i</sub><0,恢复余数,r'=r<sub>i</sub>+Y,然后做第 i+1步,即被除数左移1位减除数,得新余数。

$$r_{i+1}=2r'-Y=2(r_i+Y)-Y=2r_i+Y$$

此式即是不恢复余数法的理论依据!

### 加減交替法

由此得到不恢复余数法的运算规则,也称加减交替法。

- ●被除数、除数采用双符号位 , 符号位单独处理, 但运 算过程中采用补码运算
- 用被除数减去除数,得到余数
- 若余数为正, 商上1, 部分余数左移1位, 再减去除数;
- 若余数为负,商上O,部分余数左移1位,再加上除数。 但若最后一次上商为O而又需得到正确余数,则在这最 后一次仍需恢复余数。

例

X = -0.1011

*Y*=0.1101

用加减交替

法求X÷Y

解:

 $[-Y]_{\nmid h} = 11.0011$ 

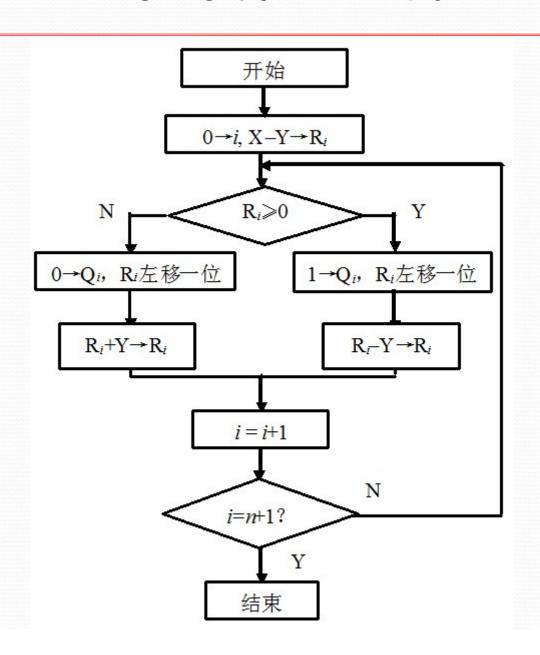
商符: 1⊕0=1

商: -0.1101

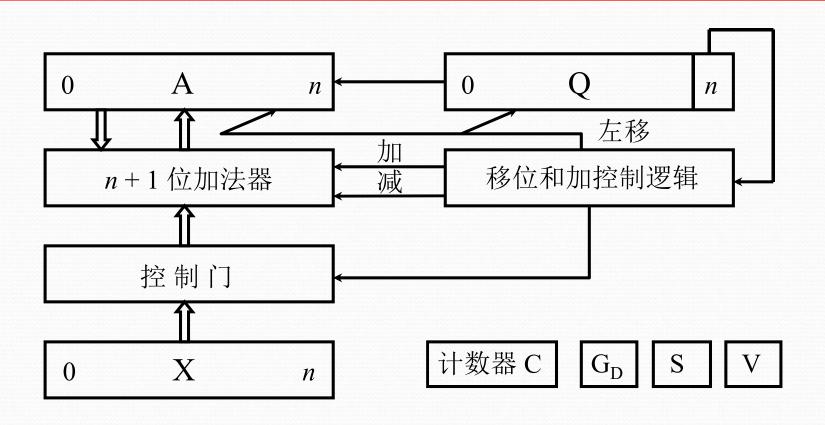
余: 0.0111\*2-4

	被除	数(	余爹	t R	)			$Q_{\mathbf{i}}$			说明
	00.	1	0	1	1	0	0	0	0	0	初始值
+	11.	0	0	1	1						力口[-Y]ネト
	11.	1	1	1	0	0	0	0	0	0	不够减,商上0
<b>←</b>	11.	1	1	0	0	0	0	0	0	0	余数与商左移一位
+	00.	1	1	0	1						力D Y
	00.	1	0	0	1	0	0	0	0	1	够减,商上1
<b>←</b>	01.	0	0	1	0	0	0	0	1	0	余数与商左移一位
+	11.	0	0	1	1						力口[-Y]ネト
-	00.	0	1	0	1	0	0	0	1	1	够减,商上1
<b>←</b>	00.	1	0	1	0	0	0	1	1	0	余数与商左移一位
+	11.	0	0	1	1						力口[-Y]ネト
	11.	1	1	0	1	0	0	1	1	0	不够减,商上0
-	11.	1	0	1	0	0	1	1	0	0	余数与商左移一位
+	00.	1	1	0	1						+Y
-	00.	0	1	1	1	0	1	1	0	1	够减,商上1

# 加減交替法流程图



### 加減交替法硬件设置



A、X、Q均n+1位用  $Q_n$ 控制加减交替

## 注意事项

### 做除法时注意:

- ①对定点小数除法, 首先要比较除数和被除数的绝对值大小, 检查是否出现商溢出。
- ②商的符号为相除两数符合半加和(逻辑异或)。
- ③运算过程中, 放被除数和商的寄存器同时移动。

# 跳0跳1除法\*

提高除法运算速度的方法——跳0跳1除法(限原码)规则是:

- (1)如果余数R≥0且R的高k个数位均为0,则本次 上商1,后跟k-1个0。R左移k位后,减去除数Y得新余数。
- (2)如果余数R<0,且R的高k位个数位均为1,则本次商为0,后跟k—1个1,R左移k位后,加上除数Y,得新的余数。
- (3)不满足上述规则①和②中条件时,按一位除法上商。

例: X=-0.1001, Y=0.1011, 求 $X \div Y$ 。

解: [-Y]补=11.0101

	被	除数	女(余	数)				商数	ζ				说明
	0.	1	0	0	1								初始值
+	1.	0	1	0	1								加[一Y]**
	1.	1	1	1	0	0	1	1					余数<0,符号后有三个1,
													本次商为011
<b>←</b>	1.	0	0	0	0								余数左移三位
+	0.	1	0	1	1								加 Y
	1.	1	0	1	1	0	1	1	0				余数<0,符号后有1个1,
													本次商为0
<b>←</b>	1.	0	1	1	0								余数左移一位
+	0.	1	0	1	1								加 <i>Y</i>
	0.	0	0	0	1	0	1	1	0	1	0	0	余数>0,符号后有三个0, 本次商为100

商: -0.1101, 余数=0.0001×2-4

### 定点除法运算

- 笔算除法分析
- 原码一位除法
  - >恢复余数法
  - ▶加减交替法
  - ▶跳0跳1除法
- 补码一位除法

## 补码一位除法

补码除法的规则比原码除法的运算规则复杂。在被除数的绝对值小于除数的绝对值(即商不溢出)的情况下,补码一位除法的运算规则如下:

#### ①判符号位

如果被除数与除数同号,用被除数减去除数,若两数异号,用被除数加上除数。如果所得余数与除数同号上商1,若余数与除数异号,上商0,该商即为结果的符号位。

#### ②求商的数值部分

如果上次上商1,将余数左移一位后减去除数;如果上次上商0,将余数左移一位后加上除数。然后判断本次操作后的余数,如果余数与除数同号上商1;若余数与除数异号上商0。如此重复执行n-1次(设数值部分有n位)。

③商的最后一位一般采用恒值1的办法,并省略了最低位+1的操作, 此时最大误差为±2-n。

若要求商的精度较高,可按②再进行一次操作,以求得商的第11位。 当除不尽时,若商为负,要在商的最低一位加1,使商从反码值转变成补码值;若商为正,最低位不需加1。 例:

Y=0.1011,

求X÷Y

解:

$$[X]_{k}=11.0111,$$

$$[Y]_{k}=00.1011,$$

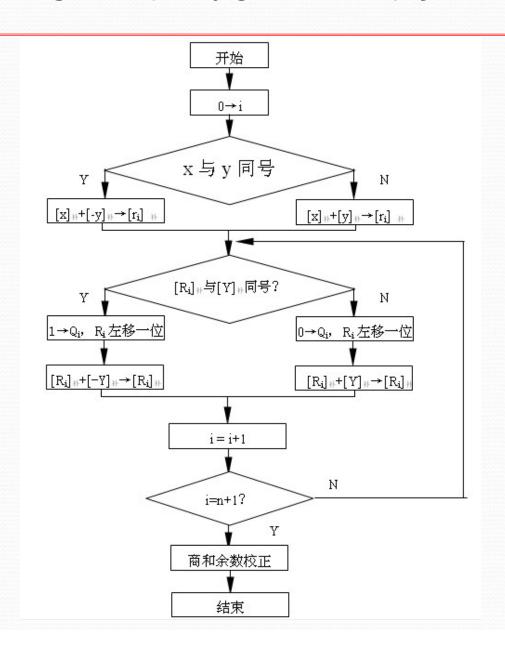
$$[-Y]_{k}=11.0101$$

商: 1.0011

余: 11.11111\*2-4

被除数(余数) 说明 初始值 异号,加[Y]\* 00. 1 0 1 1 余数与除数同号商上1 被除数与商左移一位 0 0 0 1 0 11. 0 1 0 1 加[-Y]\*\* 余数与除数异号商上 0 被除数与商左移一位  $m[Y]_*$ 00. 1 0 1 1 余数与除数异号商上 0 被除数与商左移一位 00. 1 0 1 1 加[Y]\*\* 余数与除数同号商上1 被除数与商左移一位 11. 0 1 0 1 加[-Y]\*\* 余数与除数异号商上 0 商为负,最低位加1

# 补码一位除法流程图



# 补码一位除法运算规则

#### 补码一位除法规则( $[R_i]$ \*为余数,数值部分共 n 位)

$X_{+}$ , $Y_{+}$ 符号	商符	第一步操作	R **, Y **, 符号	上商	下一步操作
同号	0	减	同号(够减)	1	2[R <sub>i</sub> ]+-Y+
			异号(不够减)	0	2[R <sub>i</sub> ] ++ Y ++
异号	1	加	同号(不够减)	1	2[R <sub>i</sub> ] *+-Y *+
			异号(够减)	0	2[R <sub>i</sub> ] ++ Y ++

## 补码除和原码除比较

原码除

补码除

商符

操作数

上商原则

上商次数

加法次数

移位

移位次数

第一步操作

 $x_0 \oplus y_0$ 

绝对值补码

余数的正负

n+1

n+1

逻辑左移

n

 $[x^*]_{\dot{\imath}}$  -  $[y^*]_{\dot{\imath}}$ 

自然形成

补码

比较余数和除数的符号

n+1

n

逻辑左移

n

同号 $[x]_{\ensuremath{\mathbb{A}}^{-}}[y]_{\ensuremath{\mathbb{A}}}$ 

异号 $[x]_{i+}[y]_{i+}$ 

## 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数
- 2.5 定点数运算方法
- 2.6 浮点数运算方法
- 2.7 数据校验码

设有两浮点数X,Y,实现X±Y运算,其中

$$X=M_X. 2^{E_X}$$
  $Y=M_Y. 2^{E_Y}$ 

按以下5步来进行:

对阶

尾数加减运算

规格化

舍入

溢出判断与处理

### 1. 对阶

(1) 求阶差

(2) 对阶原则

小阶向大阶看齐

### 2. 尾数的加/减运算

在对阶以后,执行两尾数的加/减运算,得到两数之和/差。

### 3. 规格化操作

即当运算结果不是规格化数时要进行左规、右规。

注意:原码与补码表示时,规格化的不同。

理解其规则: 双符号位的原码规格化尾数其值最高位为1;

补码规格化形式为: 00.1××××;

11.0××××(×表示0; 1任意)

### 4. 舍入

在右规和对阶时,尾数低位上的数值会移掉,使其精度 受到影响。常用"0"舍"1"入法。

### 5. 检查阶码是否溢出

阶码溢出表示浮点数溢出。

在规格化和舍入时都可能发生, 若阶码正常,

则加/减运算正常结束。若阶码下溢,则置运算结果为机器零,若上溢则置溢出标志。

### 例题

例: X=2<sup>010</sup>·0.11011011,

 $Y=2^{100}$ ·(-0.10101100),求X+Y。

解: X, Y在机器内,采用双符号位,补码表示

	阶符	阶码	数符	是数
X	00	010	00	11011011
Y	00	100	11	01010100

### 例题

#### 过程如下:

#### 1."对阶"

 $\Delta E = [E_{\rm X}]_{\dot{\gamma}} + [-E_{\rm Y}]_{\dot{\gamma}} = 00,010 + 11,100 = 11,110$  X阶码小, $M_{\rm X}$ 右移2位 保留阶码E = 00100  $[M_{\rm X}]_{\dot{\gamma}} = 00,0011011011$ ,被移出去的。

#### 2. 尾数相加

 $[Mx]_{\uparrow \uparrow} + [My]_{\uparrow \uparrow} = 00.00110110111 + 11.01010100 = 11.1000101011$ 

#### 3.规格化操作

左规: 尾数左移1位, 结果为11.00010101, 阶码减1。即E-1=00011

### 例题

#### 4. 含入

附加位最高位为1,所以结果最低位加1,得新的结果[M] $^{\dag}$  =11.00010101, M=-0.11101011(0含1入法,恒置1法)

#### 5. 判溢出

阶码符号位为00,故不溢出,所以 X+Y=2<sup>011</sup>·(-0.11101011)

例: 设 $x=2^{-101}\times(-0.101000)$ ,  $y=2^{-100}\times(0.111011)$ 

设阶符取2位, 阶码数值部分取3位, 数符取2位, 尾数数值部分取6位, 计算x-y。

(自行计算, 结果(x-y)\*=11,101; 11.011001)

### 浮点数的乘除法运算

- 浮点乘法运算步骤
- 浮点数的阶码运算
- 浮点数的舍入处理

### 浮点乘法的运算步骤

- (1) 求乘积的阶码。即两数阶码之和。
- (2) 尾数相乘。
- (3) 规格化处理。
- (4) 含入(一般0含1入法)。
- (5) 判断溢出 (判断阶码是否溢出)。

## 浮点数的阶码运算

### (1) 移码运算

直接用移码实现求阶码之和时,结果最高位多加了个1,要得到移码形式的结果,需将结果符号位取反。而根据补码—移码的关系又可得:

 $[X+Y]_{8}=[X]_{8}+[Y]_{4}$ ,同理, $[X]_{8}+[-Y]_{4}=[X-Y]_{8}$ 。也就是说:执行移码加或减时,取加数或减数符号位反码进行运算。

## 浮点数的阶码运算

#### (2) 判断溢出

使用双符号位的阶码加法器,并规定移码的第二个符号位,即最高符号位恒用0参加加减运算,则溢出条件是:结果的最高符号位为1,此时,当低位符号位为0时,表明结果上溢,为1时,表明结果下溢。当最高符号位为0时,表明没有溢出,低位符号为1,表明结果为正,为0时,表明结果为负。即:

- 00: 无溢出, 结果为正
- 01: 无溢出, 结果为负
- 10:有溢出,上溢
- 11: 有溢出,下溢

### 浮点数的舍入处理

是数位数确定,而运算后,可能超出给定的位数。一般采用下面几种比较简单易于实现的处理方法。

- (1) 截断处理(恒含法)
- (2) 含入处理;
- (3) 恒置"1"法
- (4) 查表含入法

## 第二章运算方法与实现电路

- 2.1 数据的表示与数制之间的转换
- 2.2 机器数的编码表示
- 2.3 其他编码
- 2.4 定点数与浮点数
- 2.5 定点数运算方法
- 2.6 浮点数运算方法
- 2.7 数据校验码

### 数据校验码

数据校验码是一种常用的带有发现某些错误或自动改错能力的数据编码方法。

它的实现原理是加入一些冗余码, 使合法数据编码出现某些错误时, 就成为非法编码。由此就可以通过检测编码的合法性来达到发现错误的目的。

码距是根据任意两个合法码之间至少有几个二进制位不同而确定的。

码距为1的编码不具有发现错误的能力

# 数据校验码

- 奇偶校验码
- 海明校验码
- 循环冗余校验码

# 奇偶校验码

奇偶校验码是应用最广泛的一种检错码,是一种 开销最小,能发现数据代码中一位出错情况的编码。 它的实现原理是:使得码距由1增加到2。若编码中有 一个二进制位的值出错了,由1变成0或由0变成1,这 个码都将变成非法编码。

采用这种方案只能发现一位错或奇数个位错,但是 不能确定是哪一位错,也不能发现偶数个位错,不能 纠错。

### 奇偶校验码

### 下面以实例来说明8位数据的奇偶校验编码

数 据	奇校验码的编码	偶校验码的编码
00001010	100001010	<mark>0</mark> 00001010
00010110	000010110	100010110
10001101	<b>1</b> 10001101	<b>0</b> 10001101

其中校验码中的最高位为校验位,其余8位为数据位。从中可以看到,校验位的值取1或0取决于数据位中1的个数。

## 数据校验码

- 奇偶校验码
- 海明校验码
- 循环冗余校验码

## 海明校验码

海朋校验码是由Richard Hamming于1950年提出的,到目前还被广泛应用。它的实现原理是在数据中加入几个校验位,并将数据的每一个二进制位分配在几个奇偶校验组中。当一位出错后,就会引起有关的几个校验组的值发生变化,这样,不仅可以发现错误,还能指出是哪一位出错,为自动纠错提供了依据。

#### 海明校验码

假设信息位为k位, 校验位为l位,如果 能检测并能自动校 正一位错,并发现 两位错,此时校验 位数l和数据位 的位数k应满足关系:

数据位 k 与校验位	数据位 k 与校验位 n 的对应关系						
<i>k</i> 值	最小的 $n$ 值						
1~4	4						
5~11	5						
12~26	6						
27~57	7						
58~120	8						

 $2^{n-1} \ge n + k$ 

#### 编码规则

- 海明码的编码规则如下:假设海明码的最高位号为M,最低位号为1,即H<sub>m</sub>H<sub>m-1</sub>···H<sub>2</sub>H<sub>1</sub>。
- 校验位与数据位之和为m,每个校验位P;在海明码中被分在位号2<sup>i-1</sup>的位置,其余各位为数据位,并按从低到高逐位依次排列的关系分配各数据位。
- 海明码的每一位码H<sub>i</sub>(包括数据位和校验位本身)由多个校验位校验,其关系是被校验的每一位位号要等于校验它的各校验位的位号之和。这样做是希望校验的结果能正确反映出出错位的位号。

## 编码规则

下面讨论一个字节的海明码的编码:每个字节由8个二进制位组成,此时的n=8,按上表求出校验位的位数k应该等于5,所以海明码的总位数为8+5=13,可表示为:

$$H_{13}H_{12}H_{11}\cdots H_{3}H_{2}H_{1}$$

 5个校验位P5~P1对应的海明码位号应分别是H<sub>13</sub>, H<sub>8</sub>, H<sub>4</sub>, H<sub>2</sub>, H<sub>1</sub>。由于海明码的最高位是H<sub>13</sub>, 所以P<sub>5</sub>只能放在此位,其余的4位满足P<sub>i</sub>在海明码中被分在位号2<sup>i-1</sup>的位置的关系。海明码中其余位是数据位D<sub>i</sub>,则有如下的排列关系:

 $P_5D_8D_7D_6D_5P_4D_4D_3D_2P_3D_1P_2P_1$ 

## 海明校验码

#### 海明码位号与校验位位号的关系

海明码位号	数据位/校验位	参与校验的校验位位号	被校验位的海明码位号=校验位位号之和
$H_1$	P <sub>1</sub>	1	1=1
$H_2$	P <sub>2</sub>	2	2=2
H <sub>3</sub>	$D_1$	1, 2	3=1+2
H <sub>4</sub>	$P_3$	4	4=4
$H_5$	$D_2$	1, 4	5=1+4
$H_6$	$D_3$	2, 4	6=2+4
$H_7$	$D_4$	1, 2, 4	7=1+2+4
$H_8$	P <sub>4</sub>	8	8=8
$H_9$	$D_5$	1, 8	9=1+8
$H_{10}$	$D_6$	2, 8	10=2+8
$H_{11}$	$D_7$	1, 2, 8	11=1+2+8
$H_{12}$	$D_8$	4, 8	12=4+8
$H_{13}$	$P_5$	13	13=13

## 海明校验码

• 校验位的形成:

$$P_{1} = D_{1} \oplus D_{2} \oplus D_{4} \oplus D_{5} \oplus D_{7}$$

$$P_{2} = D_{1} \oplus D_{3} \oplus D_{4} \oplus D_{6} \oplus D_{7}$$

$$P_{3} = D_{2} \oplus D_{3} \oplus D_{4} \oplus D_{8}$$

$$P_{4} = D_{5} \oplus D_{6} \oplus D_{7} \oplus D_{8}$$

上式中D<sub>4</sub>D<sub>7</sub>出现了3次,其余为2次,造成码距不相等。为此,再补充一个总校验位P<sub>5</sub>使得码距为4:

$$P_5 = D_1 \oplus D_2 \oplus D_3 \oplus D_5 \oplus D_6 \oplus D_8$$

#### 校验

#### 接收端将收到的海明码按如下关系进行偶校验:

$$S_{1} = P_{1} \oplus D_{1} \oplus D_{2} \oplus D_{4} \oplus D_{5} \oplus D_{7}$$

$$S_{2} = P_{2} \oplus D_{1} \oplus D_{3} \oplus D_{4} \oplus D_{6} \oplus D_{7}$$

$$S_{3} = P_{3} \oplus D_{2} \oplus D_{3} \oplus D_{4} \oplus D_{8}$$

$$S_{4} = P_{4} \oplus D_{5} \oplus D_{6} \oplus D_{7} \oplus D_{8}$$

$$S_{5} = P_{5} \oplus D_{1} \oplus D_{2} \oplus D_{3} \oplus_{5} \oplus D_{6} \oplus D_{8}$$

校验结果为S<sub>5~</sub>S<sub>1</sub>

#### 校验规则

- 当S<sub>5~</sub>S<sub>1</sub>为00000时,表明没有错误
- 当S<sub>5~</sub>S<sub>1</sub>中仅有1位不为0,则表明某一位出错或 三位同时出错。认为出错位是S<sub>i</sub>对应的P<sub>i</sub>位
- 当S<sub>5~</sub>S<sub>1</sub>中有2位不为0, 表明两位海明码出错, 只能发现, 无法确定具体位
- 当S<sub>5~</sub>S<sub>1</sub>中有3位不为0,则表明某一位出错或三位同时出错。认为出错位由S<sub>4</sub>~S<sub>1</sub>确定
- 当S<sub>5~</sub>S<sub>1</sub>中有4/5位不为O,则表明系统出错情况 严重,应检查硬件的正确性。

# 出错情况表

海明码出错情况表													
修正位	$P_1$	$P_2$	$D_1$	$P_3$	$D_2$	$D_3$	$D_4$	$P_4$	$D_5$	$D_6$	$D_7$	$D_8$	$P_5$
S	$H_1$	$H_2$	$H_3$	$H_4$	$H_5$	$H_6$	$H_7$	H <sub>8</sub>	H <sub>9</sub>	$H_{10}$	H <sub>11</sub>	$H_{12}$	H <sub>13</sub>
$S_5$	0	0	1	0	1	1	0	0	1	1	0	1	1
$S_4$	0	0	0	0	0	0	0	1	1	1	1	1	0
$S_3$	0	0	0	1	1	1	1	0	0	0	0	1	0
$S_2$	0	1	1	0	0	1	1	0	0	1	1	0	0
$S_1$	1	0	1	0	1	0	1	0	1	0	1	0	0

## 数据校验码

- 奇偶校验码
- 海明校验码
- 循环冗余校验码

## 模2运算

#### CRC码是基于模2运算建立的校验码制。

1、模2运算(不考虑进位和借位的运算)

#### (1) 模2加和模2减结果相同

 $0\pm0=0$ ;  $0\pm1=1$ ;  $1\pm0=1$ ;  $1\pm1=0$ ;

两个数相同结果为**0**,两个数不同结果为**1**,可用异或实现.

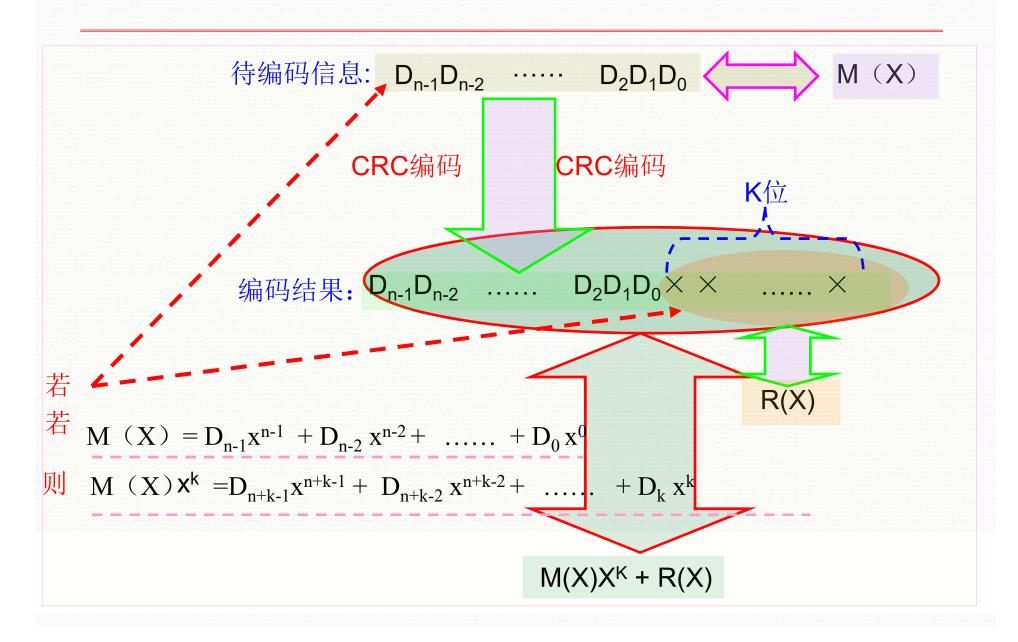
#### (3) 模2除是按模2减求部分余数

(2) 模2乘是按模2和求部分积之和

原则:①部分余数首位为1,上商1; 部分余数首位为0,上商0;

②部分余数位数小于除数位数时,即为最后余数.

## 编码方法



#### 校验方法

现在我们已经得到了一个事实:编码结果 =  $M(X)X^K + R(X)$ 

如何将 M(X)X<sup>K</sup> + R(X) 表示成一个多项式的乘积形式呢?

若 
$$M(X)X^K = Q(X)G(X) + R(X)$$

则利用模2运算

问题得到解决

因为:  $M(X)X^K + R(X) = Q(X)G(X) + R(X) + R(X)$ 

所以:  $M(X)X^K + R(X) = Q(X)G(X)$ 

结论: M(X)XK+ R(X) 可被给定的多项式G(X)除尽。

$$\frac{M(X)X^{K}}{G(X)} = \frac{Q(X)G(X)}{G(X)} + \frac{R(X)}{G(X)} = Q(X) + \frac{R(X)}{G(X)}$$

## 校验方法

精髓:

CRC码就是用多项式M(x)x<sup>k</sup>除以给定的生成多项式G(X),所得余数作为校验位。为了得到k为余数(即校验位),G(x)必须是k+1位。



#### 特点:

- ① CRC码是一个能被生成多项式G(X)模2整除的信息码组,利用该特点可以进行检错。
- ② 发送时双方事先约定生成多项式G(X)(被除数)。
- ③ CRC校验实现简单,检错能力强,被广泛应用在各种数据校验应用中,占用系统资源少,用软硬件均能实现。是进行数据传输差错检测的一种很好手段。

#### 应用举例



#### 例题

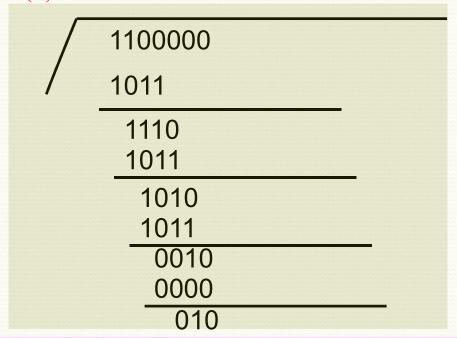
例:有效信息为1100,试用生成多项式G(X)=X3+X+1=1011,编制CRC码。

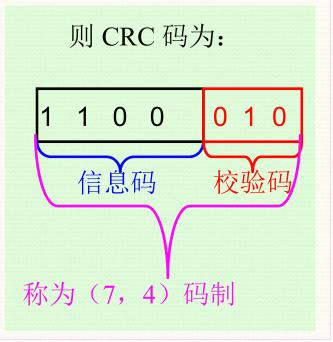
解: 由 G (X) = X<sup>3</sup>+X+1=1011, 得K=3

 $M(X) = X^3 + X^2 = 1100$ 

M (X)  $X^3 = X^6 + X^5 = 1100000$ 

将M(x)X<sup>3</sup>模2除G(X),有





# 校验

	(7,4) 码校验情况表(G(x)=1011)										
	$A_1$	$A_2$	$A_3$	$A_4$	$A_5$	$A_6$	$A_7$	余数	出错位		
正确码	1	1	0	0	0	1	0	000	无		
	1	1	0	0	0	1	1	001	7		
	1	1	0	0	0	0	0	010	6		
错	1	1	0	0	1	1	0	100	5		
误	1	1	0	1	0	1	0	011	4		
码	1	1	1	0	0	1	0	110	3		
	1	0	0	0	0	1	0	111	2		
	0	1	0	0	0	1	0	101	1		

#### 检错与纠错

#### (1) 检错

接收方将收到的CRC码模2除G(x),若传输无误,则余数为0;

了如果某一位出错,则余数不为0

不同的出错位,其余数也不同。

#### (2) 纠错

①出错位与余数有一定的对应关系,该对应关系与码制及G(x)有关系。

②纠错过程:某位出错,余数不为0,将余数补0继续作模2除,得到下一信息位的出错余数。即出错信息位对应的余数构成一个循环——"循环码"

## 生成多项式的选择

生成多项式应满足以下要求:

- >任何一位发生错误,都必须使余数不为0;
- > 不同的位出现错误, 应使余数也不同;
- > 对余数继续作模2运算,应使得余数循环。

计算机和通信系统中广泛使用下述两个生成多项式:

$$G(x) = x^{16} + x^{15} + x^2 + 1$$

$$G(x) = x^{16} + x^{12} + x^6 + 1$$

#### 小结

(1)数据表示

原码、反码、补码、移码,定点数与浮点数表示及表示范围,IEEE 754标准

(2)定点数运算

补码加减法,乘法(原码一位乘,Booth,两位乘法\*),除法(原码一位除法,加减交替法)

- (3)浮点数运算
- (4)数据校验码

#### 作业

- P.289-292: 6.20(原码1位乘)、6.21(原码)、6.26、6.28(补码定点除法不做)、6.31。
- 补充:有一个(7,3)码,生成多项式为
   G(x)=x<sup>4</sup> +x<sup>3</sup> +x<sup>2</sup>+1,写出代码001的校验码和循环余数。

# 谢谢!