2014-2015 学年第一学期《微机原理与接口技术》期末试卷(A卷) (计算机科学与技术 2012 级)

一、填空题(每空1分,共30分)			
1. 地址 2000H: 0480H, 其物理地址是_	,段地址是	,偏移量是。	
2. 226D= B= H			
3. 不同的计算机有不同的指令系统,	"RISC"表示的意思是	<u> </u>	
4. 冯•诺依曼型的计算机制结构由			_、
和五大部分组员	戏。		
5. 汇编语句的三组成部分是			
6. 某一种存储芯片容量力 4K*4 位,表表	示共有根地线,	根数据线,要组成 16K	*8
的存储器组需要这样的芯片片,	至少需要地址线村	₹ 。	
7. CPU 与接口之间传送信息的方式一般	没有四种,它们是:		
		0	
8.8259 具有级优先权控测,通过约	级联可护展至级位	光 先权控制, 它的控制命	
分为命令字 ICW 和	命令字 OCW。		
9.8253 有种工作方式,其中方式			
10. 从 CPU 的 NMI 引脚产生的中断叫做	Ţ, , ,	它的响应不受	的
影响。			
二、选择题(每题 2 分, 共 20 分)			
1、通用寄存器属于()部分。			
A、运算器 B、控制器	C、存储器	D、I/O 接口	
2. 若 X _? =0. 1101010,则 X _? = ()			
A, 1.0010101 B, 1.0010110			
3、下列关于立即寻址方式操作数所在		()	
A、操作数在指令中 B、打			
C、操作数地址在寄存器 D、技		令 中	
4、下面有关总线的叙述,正确的是(
A、单总线结构中,访问主存和访问外		区分的	
B、对电路故障最敏感的仲裁方式是独			
C、系统总线连接 CPU 和内存,而 PCI		I/0 设备	
D、同步定时适用于各功能模块存取时			
5、为了便于实现多级中断,保存现场		采用()	
A、通用寄存器 B、J			
C、存储器 D. 外			
6、8088 最多可处理多少种中断(
A. 128 B. 256	C. 512	D 1024	

7、需要配置刷新电路的存储器是()
A, ROM B, EPROM C, SRAM D, DRAM
8、计算机系统中内存容量大小取决于()
A、CPU 数据总线的位数 B、CPU 地址总线的位数
C、CPU 控制总线的位数 D、CPU 数据总线和地址总线的位数
9、类型码为10H的中断服务程序入口地址放在内存地址为()开始的4个单元
中。
A, 10H B, 0:10H C, 64 D, 64H
10、若对 8259A 写入的 ICW2 是 70H,则该 8259A 芯片的 IR5 的中断向量码是()
A, 70H B, 0D0H C, 76H D, 75H
三、读程序,回答问题(共30分)
1、(10 分)现有(DS)=2000H,(BX)=0100H,(SI)=0002H,(20100H)=12H,(20101H)=34H,
(20102H) = 56H, $(20103H) = 78H$, $(21200) = 2AH$, $(21201H) = 4CH$, $(21202H) = B7H$,
(21203H)=65H, 试说明下列指执行后, AX 寄存器中的内容。
(1) MOV AX, [1200H]
AX=
(2) MOV AX, [BX]
AX=
(3) MOV AX, 1100H[BX]
AX=
(4) MOV AX, [BX+SI]
AX=
(5) MOV AX, [1100H+BX+SI]
AX=
2、(6分)执行完程序后,回答指定的问题。
BLOCK DB 20H, 1FH, 08H, 81H, 0FFH RESULT DB ?
START LEA SI, BLOCK
MOV CH, 0
MOV CL, [SI]
DEC CX
INC SI
MOV AL, [SI]
LOPI: CMP AL, [SI+1]
JLE NEXT
MOV AL, [SI+1]
NEXT: INC SI
LOOP LOPI
MOV RESULT, AL
HLT
问: (1) 该程序的功能是
(2) 该程序的循环次数是

2	(0 A)	\ N工具 0050 始知极化和良 八七和良 同效问题
3,	(8万	·)以下是 8253 的初始化程序,分析程序,回答问题
	MOV	DX, OFFO7H
	MOV	AL, 16H
	OUT	DX, AL
	MOV	DX, OFFO4H
	MOV	AL, 200
	OUT	DX, AL
	请问证	亥8253占用的地址范围是
	此段和	呈序是给 8253 的哪一个计数器初始化?
	安排二	工作在那种工作方式?
	若该记	十数器的输入脉冲为 1MHZ,则其输出脉冲的频率为
4,	(6分)按上题,试写出计数器1的初始化程序,CLK 频车为2MHZ,计数器1用于
产生	主周期:	为 10 微秒的负脉冲。

四、编程设计题(共20分)

1、(10分)用汇编程序书写斐波那契数列前10项

$$F(n) = F(n-1) + F(n-2)$$

$$F(0) = F(1) = 1$$