

# Arduino Mega

				+5V	
A0	22			23	A1
A2	24			25	A10
A3	26			27	A4
A11	28			29	A5
PG1	30			31	PG0
A12	32			33	A13
A7	34			35	A8
A6	36			37	A9
ROM WE	38			39	RAM WE
MEM OE	40			41	$\overline{\text{IORQ}}$
D7	42			43	D6
D5	44			45	D4
D3	46			47	D2
D1	48			49	D0
$\overline{\text{M1}}$	50			51	BUSRQ
RESET	52			53	$\overline{\text{BUSACK}}$
					GND

## Z80 board

Signal	Pin
ROM WE	GND
RESET	A0
CLOCK	A1
M1	A2
BUSACK	A10
	A3
	A4
	A11
IORQ	A5
MEM OE	A9
RAM WE	A6
D0	A8
D1	A7
D2	A13
D3	A12
D4	PG0
D5	PG1
D6	BUSRQ
D7	
+5V	INTIN