Universidad Autónoma de Baja California

Materia:

Microprocesadores y microcontroladores.



Reporte #1

Introducción al intérprete 80X86 sobre la plataforma T-Juino.

Alumno:

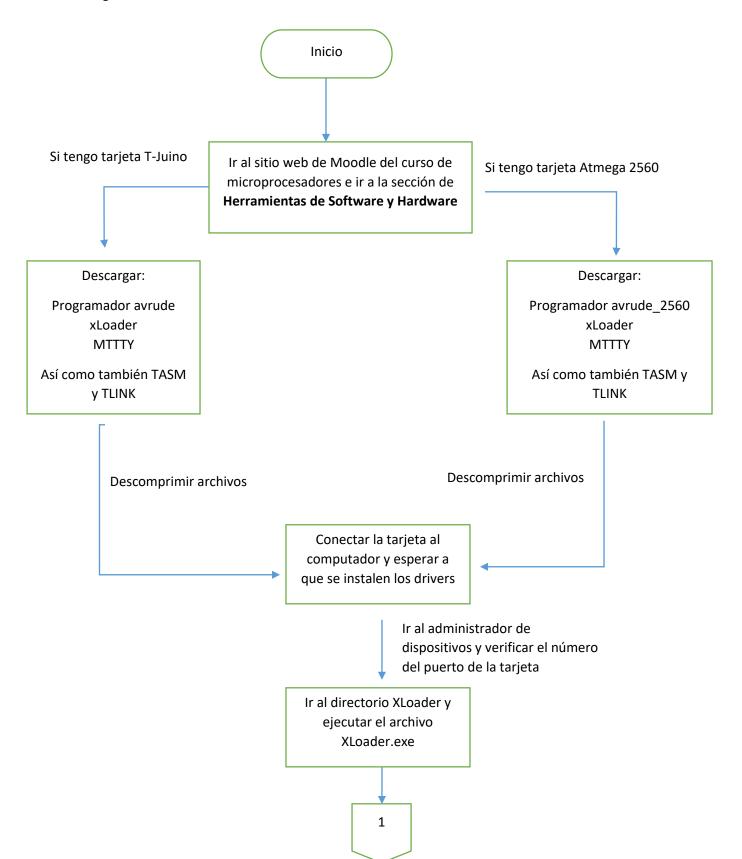
Montoya Valdivia Omar Antonio: 1252892

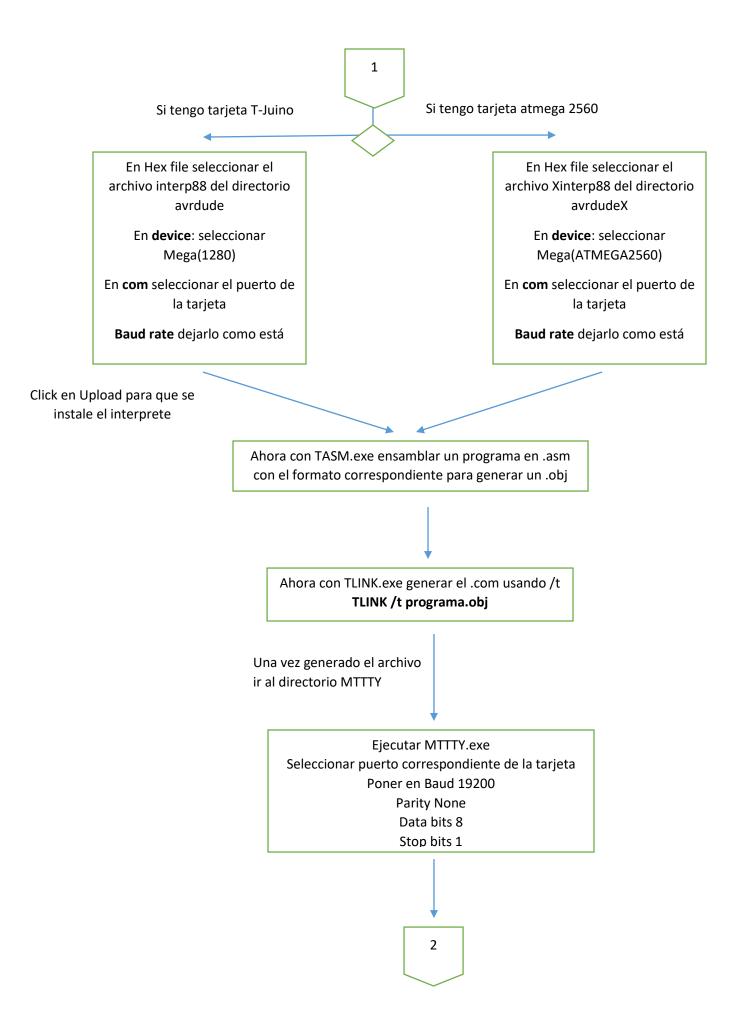
Profesor:

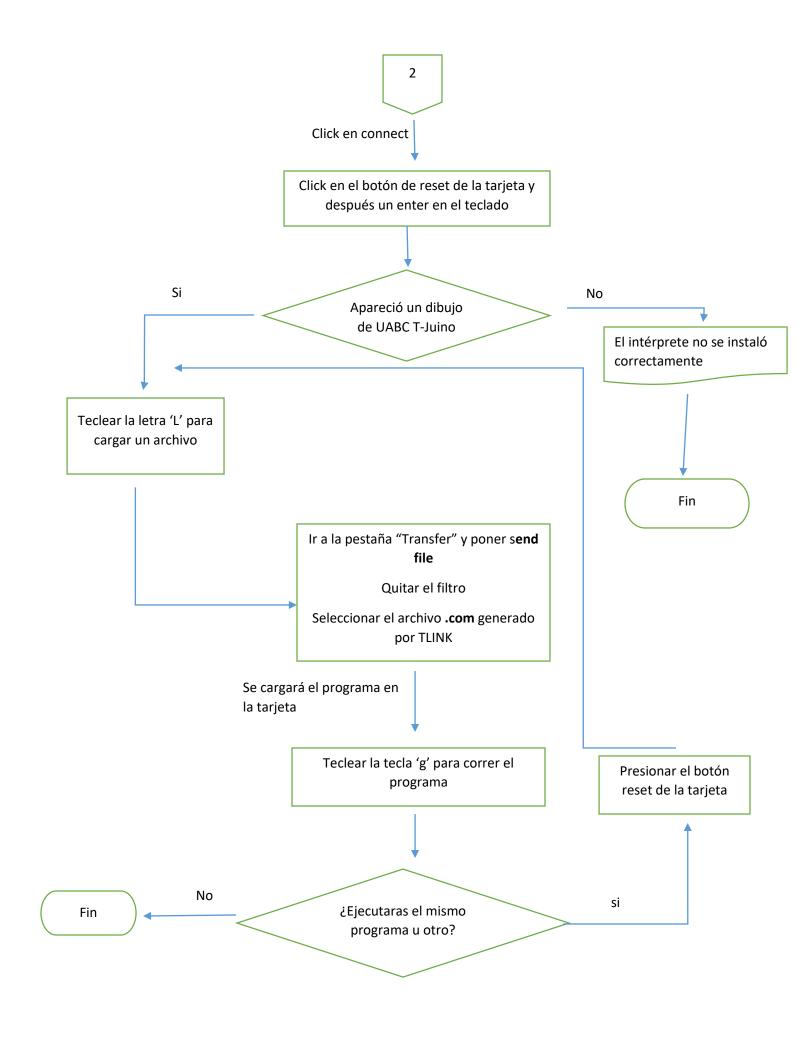
García López Jesús Adán

Desarrollo:

1. Elaborar un diagrama de flujo que muestre los pasos para ejecutar un programa sobre la tarjeta T-Juino (incluyendo el caso en el que no cuenta con el intérprete del 8088).







Conclusiones y comentarios:

Durante el desarrollo de la practica aprendí a instalar el intérprete del 80x86 a una tarjeta T-Juino y una tarjeta ATMEGA 2560 para correr un programa escrito en lenguaje ensamblador. Recordé conceptos básicos de programación en ensamblador 80x86 como el uso de instrucciones aritméticas y lógicas, recordé como con que segmento trabajan los registros como BP para usar la pila como almacén de variables locales dentro de un procedimiento.

Además, recordé un poco de la sintaxis del lenguaje ensamblador, así como sus modos de direccionamiento para acceder a memoria dependiendo los registros que esté usando, ya que los registros de propósito general tienen sus funciones específicas; como el registro AX para multiplicación, BX para direccionar a memoria, CX para loops y manipulación de bits y DX que puede trabajar en conjunto con AX para MUL e IMUL, recordé algunas interrupciones como imprimir un carácter en pantalla y el significado de las banderas del procesador 80x86.

•