### UNIVERSIDAD AUTONOMA DE BAJA CALIFORNIA

# Facultad de Ciencias Químicas e Ingeniería

Ingeniero en Computación- Arquitectura de Computadoras

#### **Ejemplo Decodificadores**

Conectar los elementos básicos de un sistema mínimo basado en 8088 con 32Kb de RAM y 32Kb de EPROM.

- Diseñe el decodificador de direcciones, y control para memoria. Nota: No existen direcciones espejo
  - a) RAM inicia en la dirección 00000h, EPROM inicia en 80000H
  - b) Mostrar las interconexiones entre los dispositivos. (8088, latch,ducto de direcciones, datos y control etc.)



Rango de la RAM, incluyendo a IO/\_M para asegurar que el acceso que esta haciendo el procesador es a memoria.

	IO/_N	I	A <sub>19</sub>	A <sub>18</sub>	A <sub>17</sub>	A <sub>16</sub>	A <sub>15</sub>	A <sub>14</sub>	$A_{13}$	$A_{12}$	$\mathbf{A}_{11}$	$\mathbf{A}_{10}$	$\mathbf{A_9}$	$\mathbf{A_8}$	$A_7$	$\mathbf{A_6}$	$\mathbf{A_5}$	$\mathbf{A_4}$	$\mathbf{A_3}$	$\mathbf{A_2}$	$\mathbf{A_1}$	$\mathbf{A_0}$	HEX	_CS <sub>RAM</sub>	_CS <sub>EPROM</sub>
	0		0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	H00000	0	1
-	:		:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:
	0		0	0	0	0	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	07FFFH	0	1
	0		1	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	80000H	1	0
	:		:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	:	•
	0		1	0	0	0	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	87FFFH	1	0

Estas lineas permanecen constantes en el rango de la memoria **EPROM** 

Estas lineas cambian el todo el rango, por lo que no ayuadan a determinar si se esta en el rango de la memoria uno o dos por tanto no intervienen en las ecuaciones de los selectores (SE CONECTAN DIRECTOS A LA MEMORIA)

Estas lineas permanecen constantes en el rango de la memoria **RAM** 

De la tabla anterior  $\_CS_{RAM}$  debe ser cero (0) cuando  $IO/\_M=0$  y A19=0 y A18=0 y A17=0 y A16=0 y A15=0. En forma de ecuación esto es:

$$\left( \_CS_{_{RAM}} \right)' = A'_{19} \cdot A'_{18} \cdot A'_{17} \cdot A'_{16} \cdot A'_{15} \cdot \left( IO/\_M \right)'$$

$$\_{CS}_{RAM} = \left[ A'_{19} \cdot A'_{18} \cdot A'_{17} \cdot A'_{16} \cdot A'_{15} \cdot \left( IO/\_M \right)' \right]'$$

### UNIVERSIDAD AUTONOMA DE BAJA CALIFORNIA

# Facultad de Ciencias Químicas e Ingeniería

Ingeniero en Computación-Arquitectura de Computadoras

De la tabla anterior  $_{CSEPROM}$  debe ser cero (0) cuando  $_{IO}/_{M=0}$  y A19=1 y A18=0 y A17=0 y A16=0 y A15=0. En forma de ecuación esto es:

$$(CS_{EPROM})' = A_{19} \cdot A'_{18} \cdot A'_{17} \cdot A'_{16} \cdot A'_{15} \cdot (IO/M)'$$

$$\_CS_{_{EPROM}} = [A_{_{19}} \cdot A'_{_{18}} \cdot A'_{_{17}} \cdot A'_{_{16}} \cdot A'_{_{15}} \cdot (IO/\_M)']'$$

