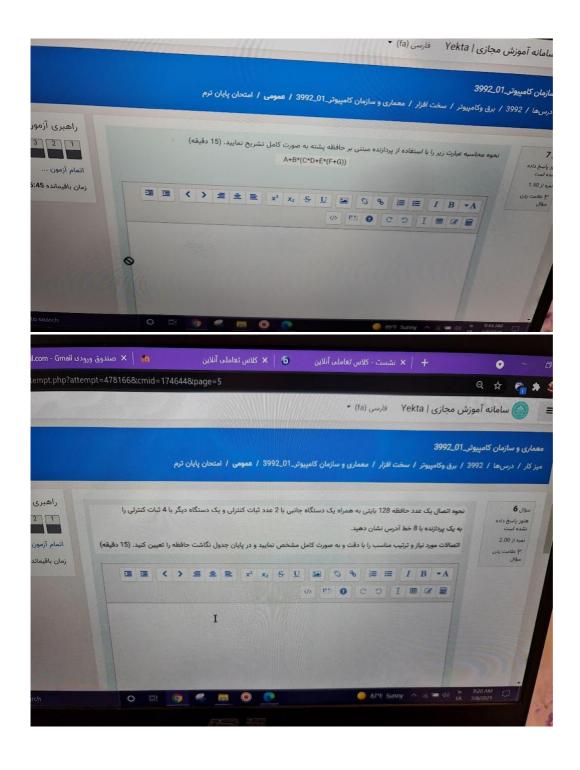
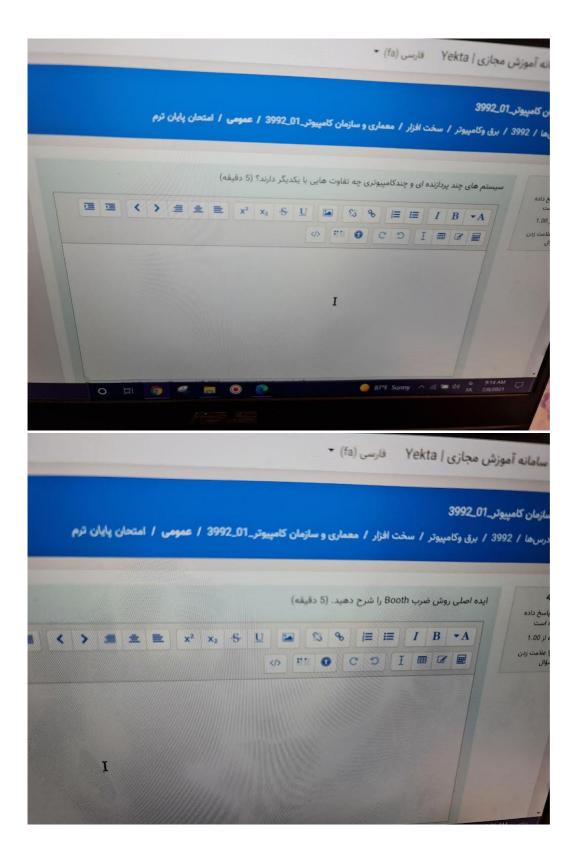
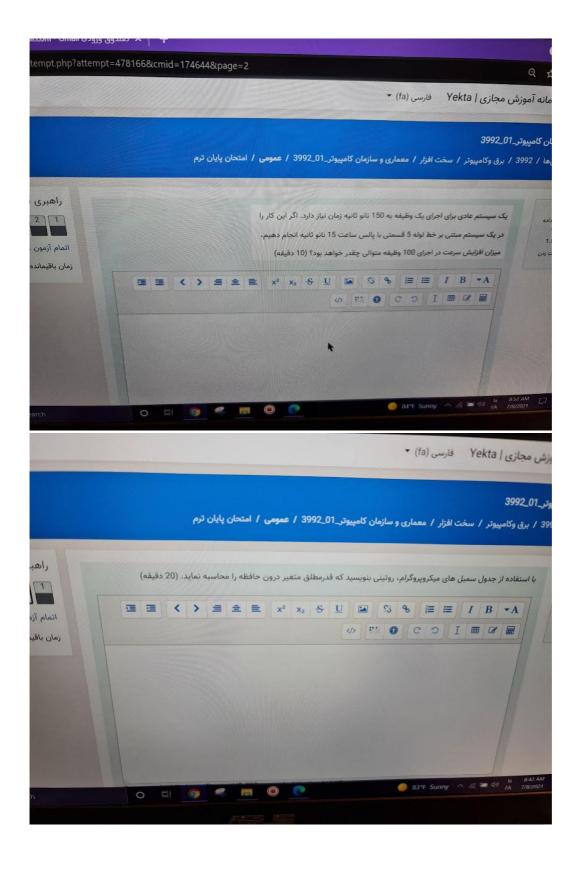
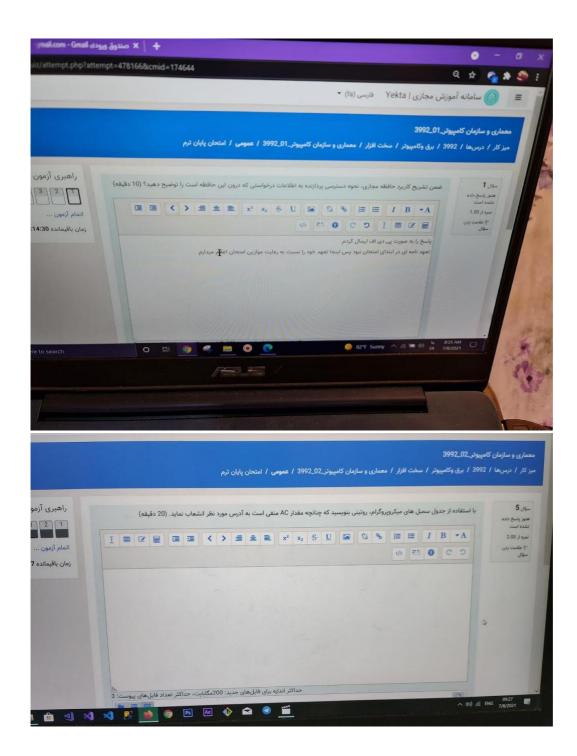


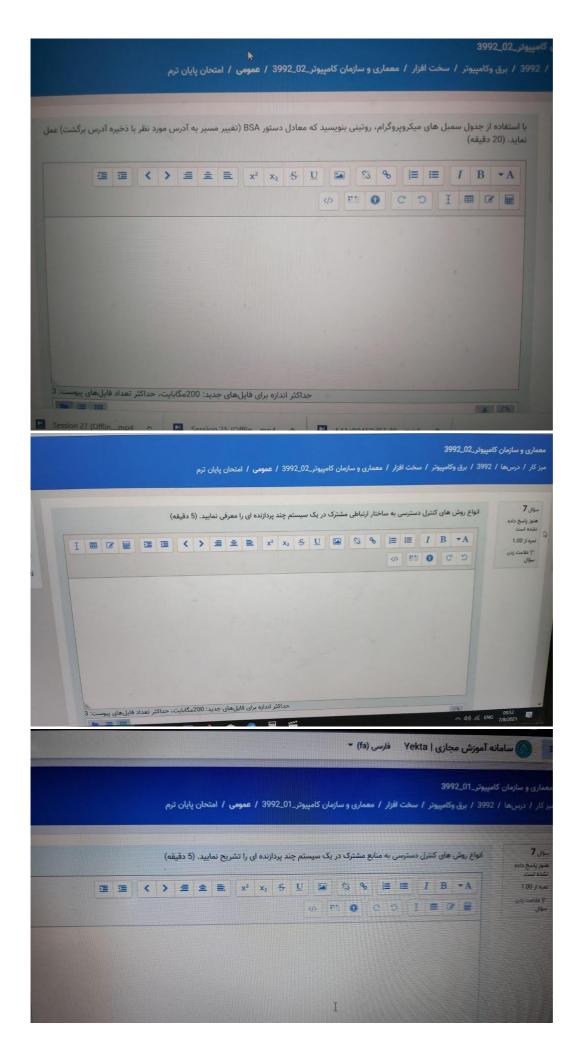
معماری پردازنده های با ثبات های همه منظوره را با معماری پردازنده های با ثبات خاص منظوره مقایسه نمایید. (5 دقیقه)

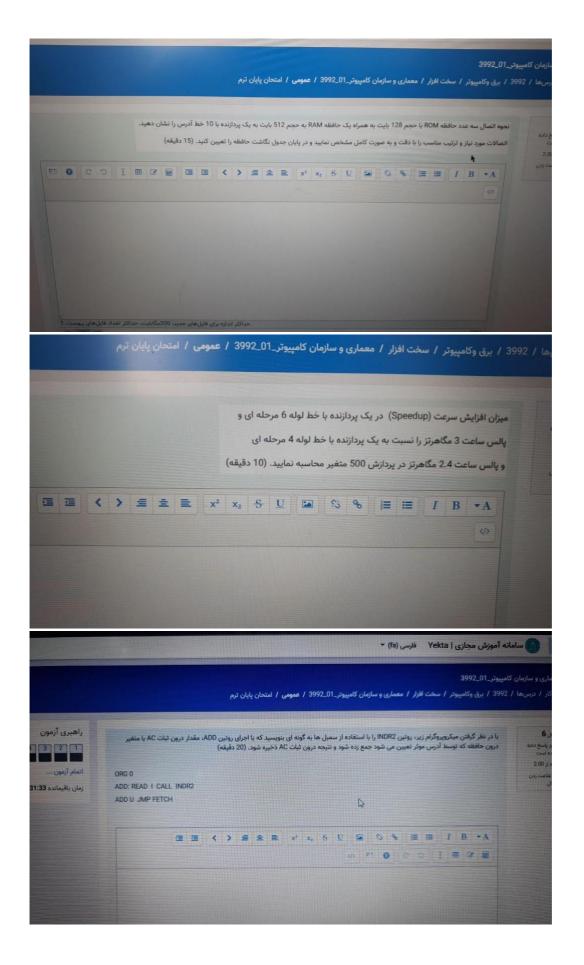


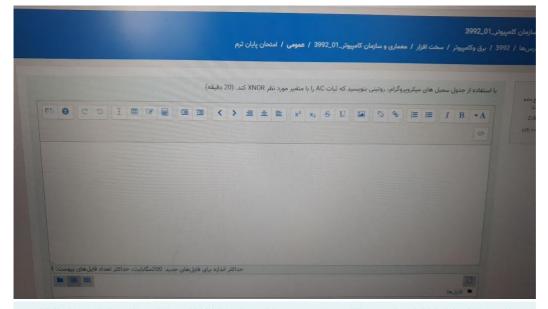










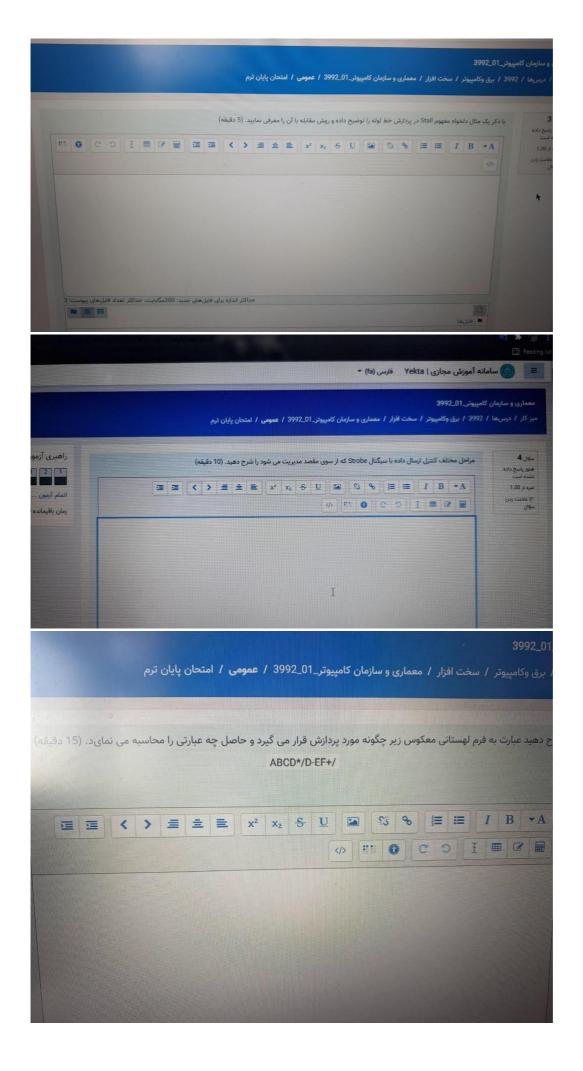


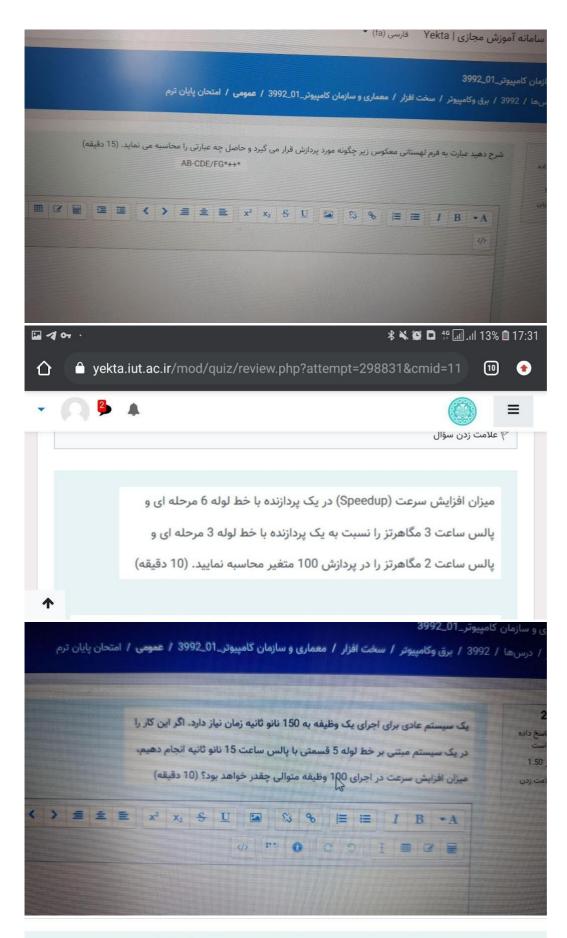
معماری پردازنده های با ثبات های همه منظوره را با معماری پردازنده های با ثبات خاص منظوره مقایسه نمایید. (5 دقیقه)





معماری پردازنده های با ثبات های همه منظوره را با معماری پردازنده های با ثبات خاص منظوره مقایسه نمایید. (5 دقیقه)





با استفاده از جدول سمبل های میکروپروگرام، روتینی بنویسید که معادل دستور ISZ (متغیر را یک واحد اضافه کن و اگر صفر است یک دستور را رها کن) عمل نماید. (20 دقیقه) حد افزایش سرعت (Speedup) در یک پردازنده با خط لوله 4 مرحله ای و پالس ساعت 3.6 مگاهرتز را نسبت به یک پردازنده با خط لوله 3 مرحله ای و پالس ساعت 2 مگاهرتز محاسبه نمایید. (10 دقیقه)

