

Verilog HDL程序设计与仿真作业

- 1、熟悉以下所列芯片的功能。
- 2、独立编写Verilog HDL程序描述各个芯片的功能。
- 3、编写测试激励程序。
- 4、在ModelSim软件中对所编写的程序进行仿真。
- 5、提交实验记录

芯片清单： **CD4532、74X138、74HC4511、74HC151、74HC85、74HC283、74HC/HCT194、74LVC161**

Verilog HDL程序设计与仿真作业

芯片清单： CD4532、 74X138、 74HC4511、 74HC151、
74HC85、 74HC283、 74HC/HCT194、 74LVC161

扩展功能：

- 1、 用二片CD4532构成16线-4线优先编码器
- 2、 用74X139和74X138构成5线-32线译码器
- 3、 将两片74LS151连接成一个16选1的数据选择器
- 4、 用74HC85组成16位数值比较器
- 5、 篮球24秒计时显示器

Verilog HDL程序设计与仿真作业

仿真报告要求

- 1、包含设计模块和测试激励模块的Verilog HDL源代码和仿真波形截图
- 2、源代码要带有说明
- 3、采用层次化设计的Verilog HDL源代码需要提供对每个模块的仿真波形截图
- 4、仿真报告电子版命名格式：学号_姓名.doc
- 5、最后一次课之前，班级学委负责收集报告并打包压缩后发到我的邮箱tanliwuhan@163.com