Time: 3Hrs.

Sem - V - Ec Power Elect.

Full Marks: 70

Pass Marks: 28

Answer all 20 questions from Group A, each question carries 1 marks.

ग्रुप-A से सभी 20 प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 1 अंक है। Answer all **Five** questions from **Group B**, each question carries 4 marks.

ग्रुप-B से सभी पाँच प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 4 अंक है। Answer all Five questions from Group C, each question carries 6 marks.

ग्रुप-C से सभी पाँच प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 6 अंक है।

All parts of a question must be answered at one place in sequence, otherwise they may not be evaluated.

एक प्रश्न के सभी अंशों का उत्तर एक ही जगह (लगातार क्रम में) होना चाहिए, अन्यथा वे जाँचे नहीं जा सकते हैं।

The figure in right hand margin indicate marks. दाएँ पार्श्व के अंक पूर्णांक के सूचक हैं।

P.T.O

https://www.sbtediploma.com

https://www.sbtediploma.com

https://www.sbtediploma.com

1621504

NT5034

GROUP - A

Choose the most suitable answer from the following 1x20=20options:

सर्वाधिक उपयुक्त विकल्प को चुनकर लिखें :

- (i) In an R-C coupled amplifier, the voltage gain (a) Remains constant over a range of frequency
 - (b) Always increases with frequency
 - (c) Always decreases with frequency
 - (d) None of these
- R-C जुड़े एम्प्लिफायर में, वोल्टेज गेन
 - (अ) एक आवृत्ति रेंज में स्थिर रहता है
 - (ब) आवृत्ति के साथ हमेशा बढ़ता है
 - (स) आवृत्ति के साथ हमेशा घटता है
 - (द) इनमें से कोई नहीं।
- The transformer is used in the output of a (ii) power amplifier mainly to
 - (a) Safe guard the transistor against over heating
 - (b) Increase the voltage gain
 - (c) Step-up voltage gain
 - (d) Match the load impedance with dynamic output resistance of the transistor

(i)

	https://www.sbtediploma.com			https://www.sbtediploma.com				
NT5034	3 1621504	504		1621504	4 NT5034			
(ii)	शक्ति एम्प्लिफायर आउटपुट में मुख्यतः परिणामित्र का उपयोग होता हैः (अ) ट्रांजिस्टर को अधिक गर्म होने से बच हेतु (ब) वोल्टेज गेन बढ़ाने हेतु (स) वोल्टेज बढ़ाने हेतु (द) ट्रांजिस्टर के डायनेमिक आउटपुट प्रतिरोध के साथ मार इंपिडेंस को मिलान करने हेतु	πने		(iv)	शक्ति एम्प्लिफायर में क्लास AB ऑपरेशन का प्रयोग किये जाने का कारण है: (अ) महत्तम दक्षता पाने के लिए (ब) सम हार्मोनिक्स को हटाने के लिए (स) क्रॉस—ओमर विरूपण को दूर करने के लिए (द) कलेक्टर डिसिपेशन को कम करने के लिए			
(iii)	Cross-over distortion occurs in (a) Class A amplifier (b) Class B amplifier (c) Class C amplifier (d) Push-pull amplifier	https://www.sbtediploma.com	https://www.sbtediploma.com	(v)	The ratio of latching current to holding current is (a) 0.5 (b) 1.0 (c) 1.5 (d) 2.5	https://www.sbtediploma.com		
(iii)	क्रॉस—ओभर विरूपण पाया जाता है: (अ) क्लास -A एम्प्लिफायर में (ब) क्लास -B एम्प्लिफायर में (स) क्लास -C एम्प्लिफायर में (द) पुस—पुल एम्प्लिफायर में	ploma.com	ploma.com	(v)	लैचिंग घारा तथा होल्डिंग घारा का अनुपात है: (अ) 0.5 (ब) 1.0 (स)1.5 (द) 2.5	धारा का अनुपात है। होता का अनुपात है।		
(iv)	Class AB operation is often used in power amplifier in order to (a) Get maximum efficiency (b) Remove even harmonics (c) Overcome cross-over distortion (d) Reduce collector distortion			(vi)	For thyristor, pulse triggering is preferred to dc triggering because (a) Gate dissipation is low (b) Pulse system is simpler (c) Triggering signalling is required for a very short duration (d) All of the above	.0		
	https://www.sbtediploma.com				https://www.sbtediploma.com			

(d) Inverter

https://www.sbtediploma.com

NT5034

निम्न में ट्रायक का उपयोग नहीं किया जाता

(अ) ए० सी० वोल्टेज रेग्लेटर

- In a single-phase full-wave controlled bridge rectifier, minimum output voltage and maximum output voltage are obtained at
- एकल कला पूर्ण-तरंग नियंत्रित ब्रिज रेक्टिफायर में, कम आउटपुट वोल्टेज तथा अधिकतम आउटपुट वोल्टेज कितने कोण पर

- In a two quadrant converter working in the
 - (a) Load current and load voltage are always
 - (b) Load current is always negative
 - (c) Load current can be positive or negative
 - (d) Load current and load voltage are always negative

P.T.O

1621504

(xiv) दो क्वाडरेंट (चतुभुर्ज) कनवर्टर,1st तथा 2nd क्वाडरेंट (चतुभुर्ज) में कार्य करता है जिसमें

- (अ) भार धारा तथा भार वोल्टेज हमेशा धनात्मक होता है
- (ब) भार धारा हमेशा ऋणात्मक होता है
- (स) भार धारा धनात्मक या ऋणात्मक होता है
- (द) भार धारा तथा भार वोल्टेज हमेशा ऋणात्मक होता है।

(xv) In a three phase full-wave ac to dc converter, the ratio of output ripple frequency to the supply voltage frequency is

- (a) 2
- (b) 3
- (c) 6
- (d) 12

(xv) एक त्रिकला पूर्ण—तरंग ए० सी० से डी० सी० कनवर्टर में, आउटपुट रिप्पल आवृत्ति तथा आपूर्ति वोल्टेज आवृत्ति का अनुपात होता है

- (अ) 2
- (ৰ) 3
- (स) 6
- (द) 12

(xvi) A power chopper converts

- (a) ac to de
- (b) de to de
- (c) de to ac
- (d) ac to ac

https://www.sbtediploma.com

https://www.sbtediploma.com

1621504

10

(xvi) एक शक्ति चौपर बदलता है:

- (अ) ए० सी० से डी० सी०
 - (ब) डी० सी० से डी० सी०
 - (स) डी० सी० से ए० सी०
 - (द) ए० सी० से ए० सी०

(xvii) A dc motor operated from a type A chopper is switched to type B chopper. How does the motor operate when type A and B are in operation respectively?

- (a) Plugging and motoring
- (b) Motoring and plugging
- (c) Regenerative braking and motoring
- (d) Motoring and regenerative braking

https://www.sbtediploma.com

(xviii) एक डी0 सी0 मोटर का परिचालन टाइप—A चौपार से बदलकर टाइप—B चौपार कर देते हैं। जब टाइप—A तथा टाइप—B दोनों क्रमशः कार्यरत हो तो मोटर कैसे कार्य करेगा?

- (अ) प्लगिंग तथा मोटरिंग
- (ब) मोटरिंग तथा प्लगिंग
- (स) पुनर्जनित्र ब्रेकिंग तथा मोटरिंग
- (द) मोटरिंग तथा पुनर्जनित्र ब्रेकिंग

(xviii) The effective period in a voltage commutated chopper

- (a) Increases with load current I₀ as well as c
- (b) Decreases with Io as well as c
- (c) Decreases with Io but increases with c
- (d) Increases with Io but decreases with c

https://www.sbtediploma.com

P.T.O

1621504

- (xviii) वोल्टेज कम्युटेटेड चौपर में, प्रभावी ऑन समय
 - (अ) बढ़ता है भार धारा Io के साथ एवं C के साथ भी
 - (ब) घटता है Io साथ ही साथ C के साथ
 - (स) Io के साथ घटता है लेकिन C के साथ बढता है
 - (द) Io के साथ बढ़ता है लेकिन C के साथ घटता है
- (xix) In single-pulse modulation of PWM inverters, fifth harmonic can be eliminated if pulse width is equal to
 - (a) 30°
 - (b) 72°
 - (c) 36°
 - (d) 108°
- (xix) पी0 डब्लु0 एम0 इनवर्टर के एकल-पल्स मोड्यूलेशन में, पाँचवा हार्मोनिक्स समाप्त हो सकता है अगर पल्स विड्थ बराबर होगा
 - **(अ)** 30°
 - (ৰ) 72°
 - (स) 36°
 - **(द)** 108°
- (xx) In voltage amplifiers the load resistance should be
 - (a) As large as possible
 - (b) As small as possible
 - (c) Equal to output impedance
 - (d) Equal to input impedance

1621504

12

NT5034

- (xx) वोल्टेज एम्प्लिफायर में, भार प्रतिरोध होता है:
 - (अ) अधिक से अधिक
 - (ब) कम से कम
 - (स) आउटपुट इम्पिडेंस के बराबर
 - (द) इनपुट इम्पिडेंस के बराबर

https://www.sbtediploma.com

https://www.sbtediploma.com

GROUP B

Answer all Five Questions.

सभी पाँच प्रश्नों के उत्तर दें।

 $4 \times 5 = 20$

Explain an over load protection in a regulated power supply.

4

रेगुलेटेड शक्ति आपूर्ति में अधिक भार से सुरक्षा की व्याख्या करें।

P.T.O

https://www.sbtediploma.com

	https://www.sbtediploma.com			https://www.sbtediploma.com							
NT		T5034 13 1621504 OR(अथवा)				1621	504	14	NT5034		
https://www.sbtediploma.com		Compare between common emitter and common				I-V अभिलक्षण की सहायता से एक थायरिस्टर के		थायरिस्टर के			
		collector Amplifier.					विभिन्न मोड के संचालन की व्याख्या करें।				
		कॉमन एमिटर तथा कॉमन कलेक्टर एम्प्लिफायर बीच तुलना करें।	के				OR(अथवा)				
	3.	What is intrinsic stand off ratio of a UJT?	4	https://www.sbtediploma.com	https	5.	What are the ne of an SCR?	cessary conditions for	or turning-on		
		यू0 जे0 टी0 के इंद्रिन्सिक स्टैण्ड ऑफ अनुपात क्या समझते हैं?	गत से		https://www.sbtediploma.com		एक एस0 सी0 आर0 के टर्निंग—ऑन होने के लिए आवश्यक शर्ते कौन–कौन हैं ?				
		OR(अथवा) Enumerate the input performance parameters of a	a	iploma.com	iploma.com		Describe the pri	nciple of step-up ch	opper.		
		rectifier.		-	_		स्टेप–अप चौपर	के सिद्धान्त का वर्ण			
		एक रेक्टिफायर के इनपुट प्रदर्शन मापदंडों का विश्लेषण करें।						OR(अथवा)			
	4.	Describe the different modes of operation of a thyristor with help of I-V characteristics.					Explain the wor	king of parallel inve	erter.		
							समानान्तर इनव	र्टर के कार्यों की व्य	ाख्या करें।		
P.T.O https://www.sbtediploma.com						https://v	https://www.sbtediploma.com				

1621504

Why is free wheeling diode used in rectifier circuits?

https://www.sbtediploma.com

https://www.sbtediploma.com

फ्री व्हीलिंग डायोड का प्रयोग रिकटफायर परिपथ में क्यों किया जाता है?

OR(अथवा)

What is the advantages of TRIAC over an SCR? Explain.

ट्रायक का एक एस0 सी0 आर0 की अपेक्षा क्या-क्या लाभ है?

GROUP - C

Answer all Five Questions.

सभी पाँच प्रश्नों के उत्तर दें।

 $6 \times 5 = 30$

Classify the different types of power amplifiers. Describe constructional feature with working of a class A large-signal Amplifier.

P.T.O

https://www.sbtediploma.com

1621504

16

NT5034

विभिन्न प्रकार के शक्ति एम्प्लिफायर का वर्गीकरण करें। वर्ग-A लार्ज-सिग्नल एम्प्लिफायर की बनावट तथा कार्य का वर्णन करें।

OR(अथवा)

Discuss the importance of di/dt rating during the turn on process of a thyristor.

एक थायरिस्टर के टर्न-ऑन विधि के दौरान di/dt

What is cross over distortion? How it can be minimised?

क्रॉस-ओभर विरूपण क्या है? इसको कैसे कम किया जा सकता है?

OR(अथवा)

Explain the need of commutation in thyristor circuits. What are the different methods of commutation schemes? Discuss any one.

https://www.sbtediploma.com

रेटिंग के महत्त्व का वर्णन करें।

https://www.sbtediploma.com

6

NT5034

17

1621504

थायरिस्टर परिपथ में कम्युटेशन की आवश्यकता की व्याख्या करें। कम्युटेशन स्कीम के विभिन्न तरीकें क्या हैं। किसी एक की व्याख्या करें।

What is dual converter? Explain the working of non-circulating single phase dual converter with diagram. 6

ड्यूल कनवर्टर क्या है? स्वच्छ आरेख के साथ गैर परिसंचरण एकल कला ड्यूल कनवर्टर का वर्णन करें ।

OR(अथवा)

Distinguish between voltage commutation and current commutation in thyristor circuits. Discuss, how voltage across the commutating capacitor is reversed in a commutating circuit.

थायरिस्टर परिपथों में वोल्टेज कम्युटेशन तथा घारा कम्युटेशन के बीच अन्तर स्पष्ट करें। एक कम्युटेटिंग परिपथ में कम्युटेटिंग धारित्र का वोल्टेज कैसे उलट जाता है? समझायें।

P.T.O

https://www.sbtediploma.com

1621504

18

NT5034

10. Draw the circuit diagram of a series inverter and indicate the need for an optimum time margin. Also, Write the merits and demerits of this inverter.

6

https://www.sbtediploma.com

एक श्रेणी इनवर्टर का परिपथ आरेख खींचें तथा अनुकूलतम समय मार्जिन की आवश्यकता को दर्शायें। इस इनवर्टर की हानियाँ तथा लाभों को भी लिखें।

OR(अथवा)

What are the advantages and disadvantages of unidirectional as well as bidirectional controllers? Which one of these is preferred and why?

एकल-दिशा तथा द्विदिशा नियंत्रक के कौन-कौन लाभ तथा हानियाँ हैं ? इनमें से किसको अधिक पसंद किया जाता हैं तथा क्यों?

11. Write Notes on:

- (i) Two quadrant chopper
- (ii) Series and parallel operation of SCR

6

https://www.sbtediploma.com

NT5034 19 1621504

इन पर टिप्पणी लिखें:

- (i) दो क्वाडरेंट चौपर
- (ii) श्रेणी एवं समानान्तर क्रम में एस0 सी0 आर0 का कार्यान्वयन

OR(अथवा)

Write Notes on:

- (i) Transformer coupled Amplifier
- (ii) Relaxation oscillator

इन पर टिप्पणी लिखें:

- (i) परिणामित्र युग्मित एम्प्लिफायर
- (ii) रिलैक्शेसन ऑसिलेटर

https://www.sbtediploma.com

https://www.sbtediploma.com Whatsapp @ 9300930012 Send your old paper & get 10/-अपने पुराने पेपर्स भेजे और 10 रुपये पार्य, Paytm or Google Pay से