Nistor Sorin-Constatin Stroe Florin-Daniel 433E

Coordonator: Florin-Silviu DUMITRU

### Proiect ISM-Amplificator Miller cu 2 etaje

## • Etapa I

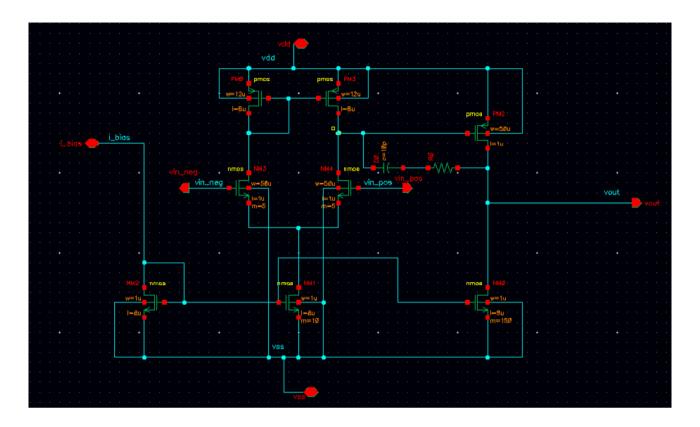
În realizarea proiectului am folosit user-ul student20, directorul în care am salvat este denumit TEMA\_ISM\_NISTOR\_STROE. Am lucrat in librăria ISM\_lib cu Cell View-urile Miller 2 Stage și tb psf.

Am tinut cont ca Simbol View-ul sa aiba numarul de terminale specificate, denumirea specificată de dvs și să aibă forma specifica a unui amplificator, cea triunghiulară.

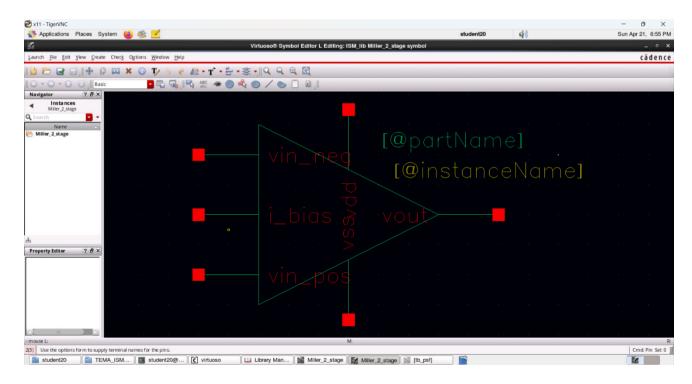
În ceea ce priveste dimensionarea am tinut cont de urmatorele lucruri:

- ✓ Tensiunea de overdrive Vov să fie intre 100-200 mv pentu toate tranzistoarele mai putin cele din etajul diferențial unde Vov aproximativ 0V, pentru asta am simulat un Operating Points al intregii scheme pentru a avea Vgs/Vsg urile tututror tranzistoarelor și am calculat Vov, conscând tensiunea de prag a tranzistoarelor NMOS și PMOS din fisierul de model al tehnologiei
- ✓ Conductanța de transfer (gm) a tranzistoarelor din etajul diferențial să aiba valori potrivite astfel încât Vov-urile sa fie aproximativ 0V față de a celorlalte tranzistoare
- ✓ Toate tranzistoarele din schemă sa se afle în regim de saturație
- ✓ Am ținut cont ca în oglinzile de curent NMOS, lungimea L sa fie mai mare decat lațimea W, am plecat cu o valoare mai mare pentru L decat valoarea tehnologiei de 180 nm multiplicată cu 4 nm
- ✓ Am considerat W mai mare decât L și pentru tranzistoarele PMOS
- ✓ Folosind ecuația de dispozitiv a tranzistoarelor pentru curentul I<sub>D</sub> și cunoscând datorită simularii de Operating Points ceilalti parametrii, am gandit convenabil valorile pentru W, L și multiplicitatea M
- ✓ Am ținut cont ca Vsg-urile tranzistoarelor PMOS din sarcina activă să aiba valoare mare și aproximativ egale cu Vsg-ul tranzistorului PMOS din etajul de iesire
- ✓ Am dimensionat tranzistoarele din etajul de iesire astfel incât la iesire să avem un curent cât mai mare pentru a avea o amplificare DC mare și o margine de câștig care să se incadreze în cerințele date

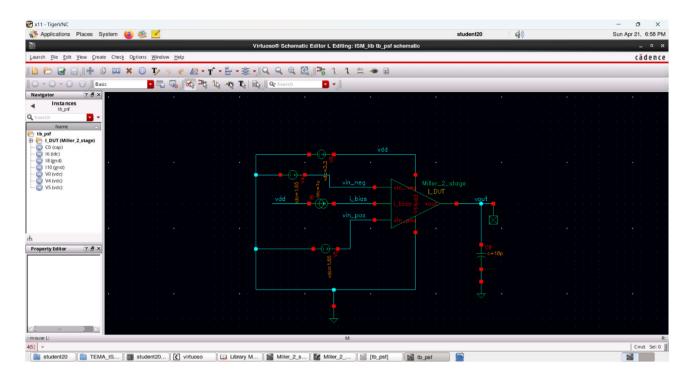
• Print-Screen Schematic View:



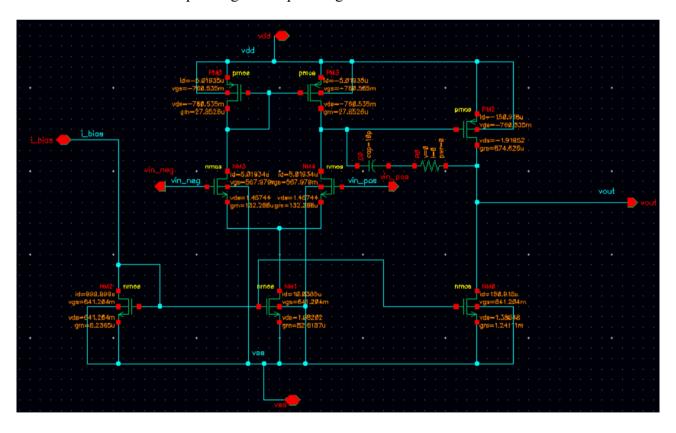
• Print-Screen Symbol View:



• Print-Screen Test Bench:



• Print-Screen DC Operating Points pe intregul schematic:



### • Etapa a II-a

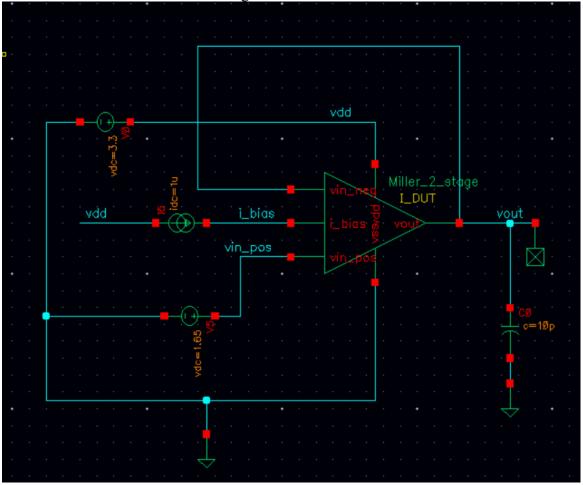
În realizarea proiectului am folosit user-ul student20, directorul în care am salvat este denumit TEMA SM NISTOR STROE. Am lucrat in librăria ISM lib.

### 2.1 Analiza .OP in configurație de repetor:

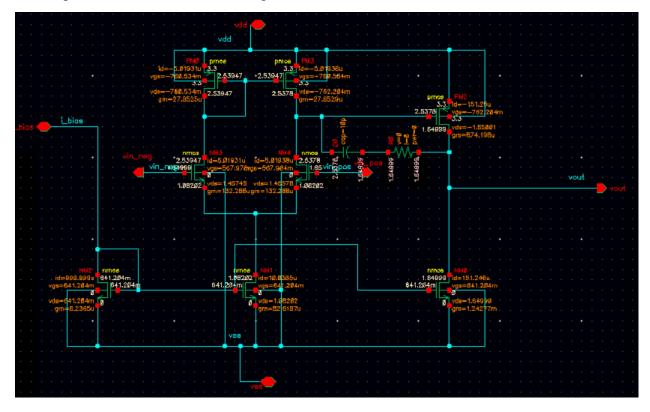
Analiza facută a fost realizată în Cell View-ul testbench\_op\_repetor.

Am realizat conexiunea de repetor de tensiune a AO-ului, conectând intrarea negativă la ieșire

asa cum se observă in următoarea imagine:



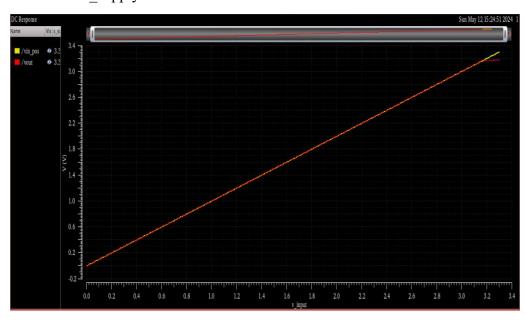
In urma analizei .OP efectuata s-au calculat valorile psf-urilor dispozitivelor din circuit dupa cum se poate vedea în următoarea imagine:



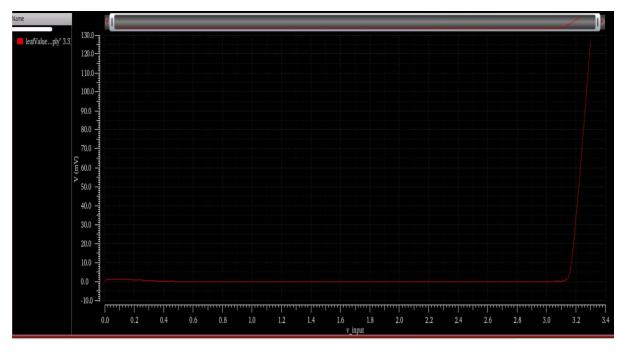
Se observă că tensiunile Vgs și Vsg ale tuturor tranzistoarelor nu depăsesc valoarea maxima de 1.3V sugerată și că tensiunile de overdrive Vov ale tranzistoarelor sunt între 100-200 mV. In imaginea de mai sus putem observa că tensiunile tuturor nodurilor din schemă se regasesc intre VSS si VDD, nici o valoare nu este peste valoarea maximă de 3.3V

### 2.2 Analiza .DC in configurație de repetor:

În urma relaizarii profilulului de simulare .DC în configurația de repetor de tensiune , în urmatoarea analiză , am monitorizat tensiunea de intrare vin\_pos la variația tensiunii de alimentare v supply.

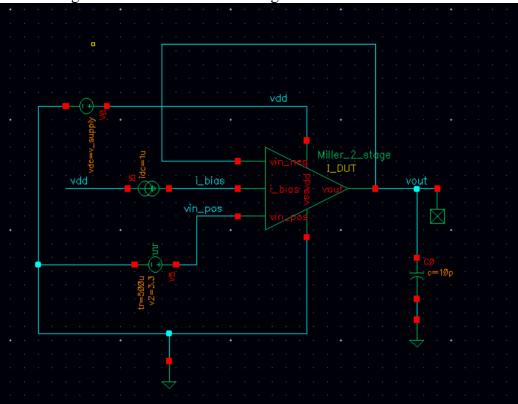


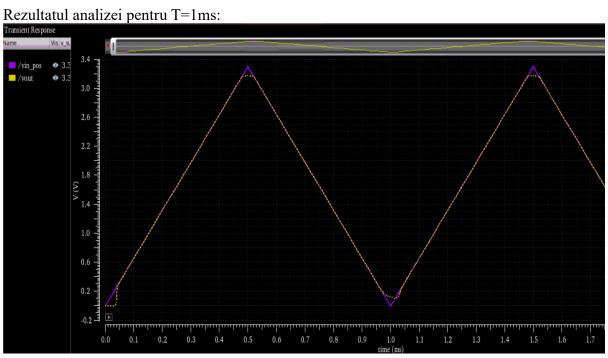
Pentru a pune în evidență și mai bine acest lucru am facut un nou plot in care am afișat diferența dintre tensiunea de ieșire și tensiunea intrării neinversoare, observân că tensiunea de intrare creste la nivel de ordinul uV-lor la variația tensiunii de alimentare.



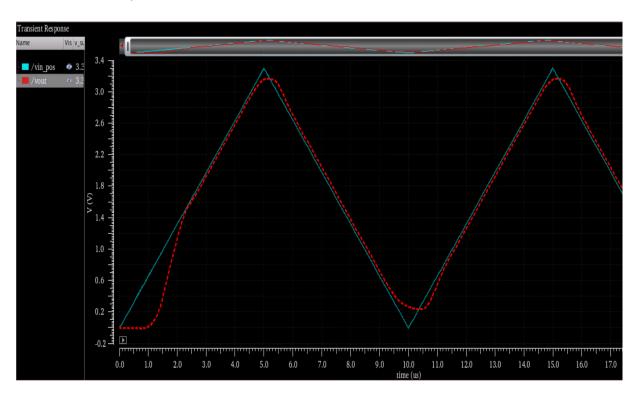
### 2.3 Analiza .TRAN in configurație de repetor:

Pentru a realiza analiza in domeniul timp, am aplicat pe intrarea neinversoare un semnal triunghiular, mai întai cu o perioadă de T=1ms, iar apoi cu o perioada de T=10us, cuprins intre tensiunile de alimentare, folosind o sursa de semnal de tip treapta, vpulse, configurată în așa fel încât să genereze o forma de undă triunghiulară.



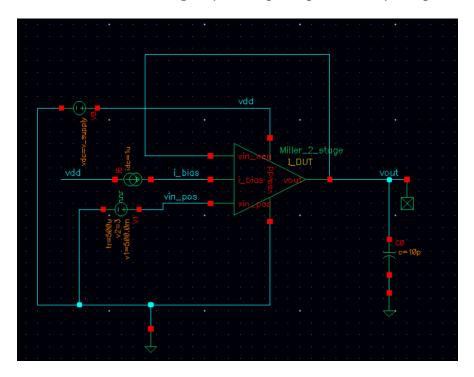


Rezultatul la T=10us.



Observăm că offsetul este mai mare pentru o merioadă mai mică de timp.

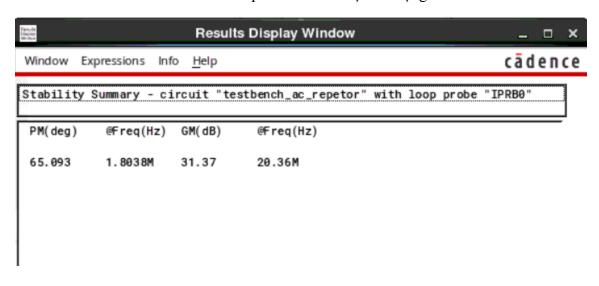
### 2.4 Analiza .AC în configurație de repetor pe cornere și temperatură:



Pentru a face o analiză .AC în buclă inchisă am introdus in testbench instanța IPROB, cu rolul de a fixa un psf corect al tranzistoarelor (calculează parametrii de DC – gm ,rds).

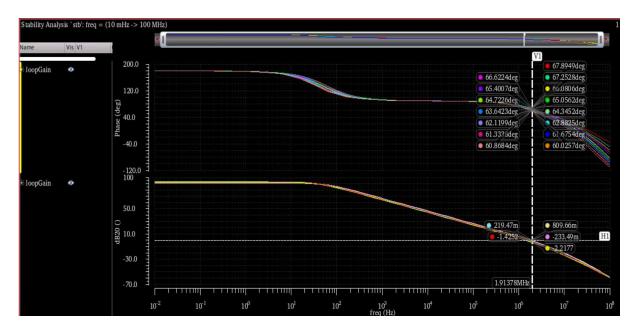
În urma acestei analize obținem urmatorul rezultat legat de stabilitatea amplificatorului:

- ➤ PM margine de fază
- ➤ GM margine de câstig
- ➤ UGF = 1.8038 MHz ce reprezintă frecvența de câștig unitate.

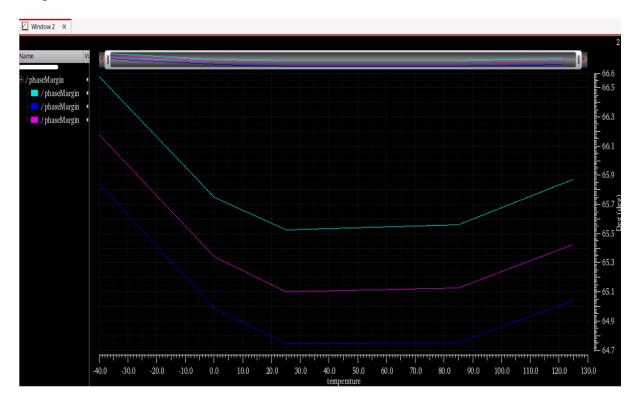


Prin metodă grafică (Diagramele Bode) se confirmă corectitudinea valorilor din tabelul de mai sus:

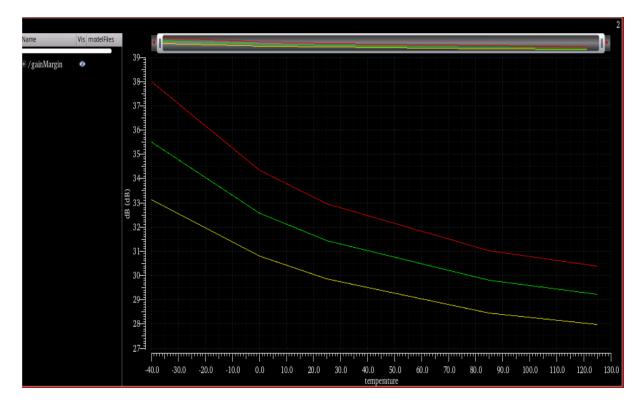
❖ Rezultatul analizei pe cornere si temperautră (-40,0,25,85,125 °C) pentru marginea de fază si cea de câștig:



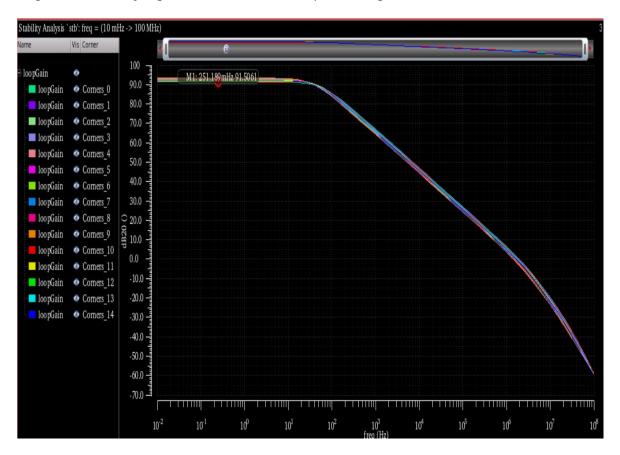
Putem observa în graficul de mai jos că marginea de fază variază între  $64.5 \text{ si } 66.6 ^{\circ}$  la creșterea temperaturii.



Putem observa în graficul de mai jos ca marginea de câștig variaza între 28 dB și 38 dB la creșterea temperaturii.

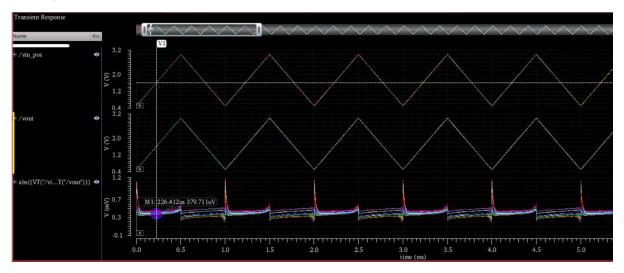


In graficul de mai jos putem observa că am obținut o amplificare de 91.5 dB.



# 2.5 Analiza .TRAN in configuratie de repetor pentru a determina tensiunea de offset sistematica pentru fiecare corner.

Se poate observa în graficul ilustrat mai jos că offsetul sistematic nu depășește valori de ordinul milvolților pentru nici unul din cornere, fiind de ordinul a sute de uV.



## • Etapa a III-a

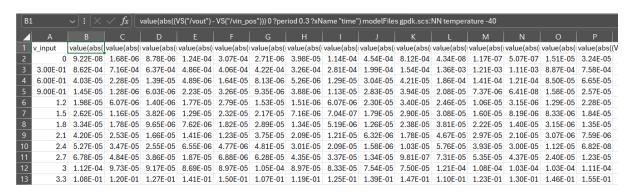
## 3.1 Analiza .OP in configuratie de repetor pentru a obtine PSF-ul schemei utilizând Calculator

Pentru a calcula PSF-ul schemei am utilizat Calculator unde, in urma selectarii functiei vdc din schemă am ales fiecare tensiune din nod, apasând pe firul respectiv tensiunii dorite, iar pentru a obține curenții de drenă ai tuturor tranzistorelor , folosind funcția idc, în schemă am apasat pe terminalul de drenă al tranzistorului dorit.

127	▼]I(× × <u>k</u> )																				
												М									
	Parameter						Corners_0	Corners_1	Corners_2	Corners_3	Corners_4	Corners_5	Corners_6	Corners_7	Corners_8	Corners_9	Corners_1	Corners_1	Corners_1	Corners_1	Corners
	gpdk.scs						SS -40	SS 0	SS 25			FF -40	FF 0	FF 25	FF 85	FF 125	NN -40		NN 25	NN	NN 5 125
	temperat	temperature																		5 85	
Test	Output	Spec	Weight	Pass/Fail	Min	Max	Corners 0	Corners 1	Corners 2	Corners 3	Corners 4	Corners 5	Corners 6	Corners 7	Corners 8	Corners 9	Corners 1	Corners 1	Corners 1	Corners 1	Corners
ISM lib:t	ISM_lib:tes IDC("/I_DUT/NM3/D")			5.01E-06	5.04E-06	5.01E-06	5.01E-06	5.01E-06	5.02E-06	5.02E-06	5.03E-06	5.03E-06	5.03E-06	5.03E-06	5.04E-06	5.02E-06	5.03E-06	5.02E-06	5.02E-06	5.03E-	
ISM_lib:tes IDC("/I_DUT/NM4/D")					5.01E-06	5.04E-06	5.01E-06	5.01E-06	5.01E-06	5.01E-06	5.02E-06	5.03E-06	5.03E-06	5.03E-06	5.03E-06	5.04E-06	5.02E-06	5.02E-06	5.02E-06	5.02E-06	5.03E-0
ISM_lib:t	es IDC("/I_DI	JT/PM0/D")			-5.04E-06	-5.01E-06	-5.01E-06	-5.01E-06	-5.01E-06	-5.01E-06	-5.02E-06	-5.03E-06	-5.03E-06	-5.03E-06	-5.03E-06	-5.04E-06	-5.02E-06	-5.02E-06	-5.02E-06	-5.02E-06	-5.03E-0
ISM_lib:t	es IDC("/I_DI	JT/PM3/D")			-5.04E-06	-5.01E-06	-5.01E-06	-5.01E-06	-5.01E-06	-5.01E-06	-5.02E-06	-5.03E-06	-5.03E-06	-5.03E-06	-5.03E-06	-5.04E-06	-5.02E-06	-5.02E-06	-5.02E-06	-5.02E-06	-5.03E-
ISM_lib:t	es IDC("/I_DI	JT/PM2/D")			-1.52E-04	-1.51E-04	-1.51E-04	-1.51E-04	-1.51E-04	-1.51E-04	-1.51E-04	-1.52E-04	-1.52E-04	-1.52E-04	-1.51E-04	-1.52E-04	-1.52E-04	-1.51E-04	-1.51E-04	-1.51E-04	-1.51E-0
ISM_lib:t	es IDC("/I_DI	JT/NM0/D")			1.51E-04	1.52E-04	1.51E-04	1.51E-04	1.51E-04	1.51E-04	1.51E-04	1.52E-04	1.52E-04	1.52E-04	1.51E-04	1.51E-04	1.52E-04	1.51E-04	1.51E-04	1.51E-04	1.51E-0
ISM_lib:t	es IDC("/I_DI	JT/NM1/D")			1.00E-05	1.01E-05	1.00E-05	1.00E-05	1.00E-05	1.00E-05	1.00E-05	1.01E-05	1.01E-05	1.01E-05	1.01E-05	1.01E-05	1.00E-05	1.00E-05	1.00E-05	1.00E-05	1.00E-0
ISM_lib:t	es IDC("/I_DI	JT/NM2/D")			1.00E-06	1.00E-															
ISM_lib:t	es VDC("/vdo	d")			3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3		
ISM_lib:t	es VDC("/I_D	UT/net14")			2.44	2.654	2.44	2.45	2.457	2.475	2.489	2.598	2.61	2.618	2.639	2.654	2.52	2.531	2.539	2.559	2.5
	es VDC("/I_D				2.431	2.661	2.431	2.444		2.477	2.493	2.592		2.617	2.643						
	es VDC("/voi				1.65		1.65			1.65											
	es VDC("/I_D		)		1.65		1.65	1.65		1.65											
	es VDC("/vss	,			0	0	0	0	0	0	0	0	-	0	_	0		0	0	0	
	es VDC("/i_b	,			5.18E-01	7.60E-01	7.60E-01	7.55E-01	7.52E-01	7.44E-01	7.40E-01	5.47E-01	5.40E-01	5.35E-01	5.25E-01	5.18E-01	0.022	6.45E-01	6.42E-01	6.33E-01	6.27E-0
	es VDC("/I_D				9.48E-01	1.232	9.48E-01	9.78E-01		1.036		1.119		1.166						1.121	
ISM_lib:t	es VDC("/vin	_pos")			1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.65	1.0

#### 3.2 Analiza .DC in configuratie de repetor utilizând calculator:

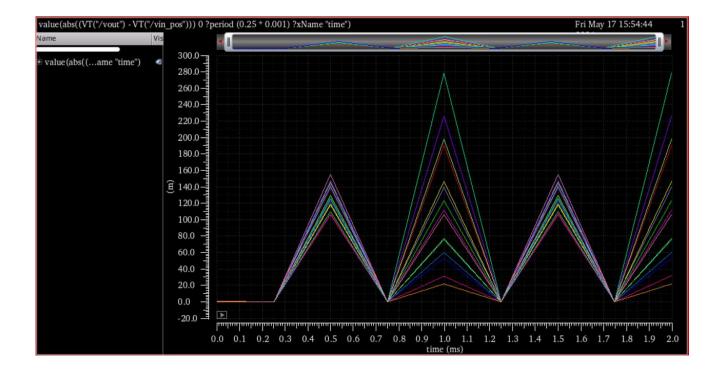
Pentru a calcula tensiunea de offset, am realizat o analiza .DC Sweep, unde în Calculator am folosit funcția  $value(abs((VS("/vout")-VS("/vin_pos"))) 0 ?period 0.3 ?xName "time")$  care afisează valoarea tensiunii de offset în puncte pentru tensiunea de intrare de la 0-3.3V cu pas de 0.3 V.



### 3.3 Analiza .TRAN in configuratie de repetor utilizând calculator:

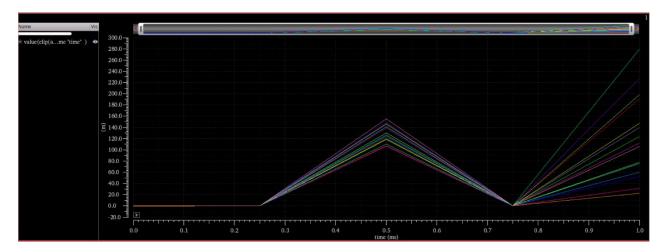
Pentru a calcula tensiunea diferențială de intrare am realizat o analiză .TRAN, modificând în schema de testbench sursa tensiunii de intrare care să genereze forma de undă triunghiulară, cu perioadă de 1ms, simularea durând 2 ms pentru a vedea două perioade din semnal.

În calculator, pentru a calcula acest rezultat am folosit următoarea funcție:  $value(abs(VT("/vout")-VT("/vin_pos"))))$  ? period 0.25\*1m ?xName "time" )

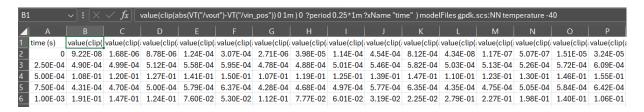


Pentru calcularea și afisarea valorilor pentru o singură perioadă am utilizat funcția clip rezultând expresia:

value(clip(abs(VT("/vout")-VT("/vin pos")) 0 1m) 0 ?period 0.25\*1m ?xName "time" )



Rezultatele obținute le-am exportat într-un fișier de tip .csv:

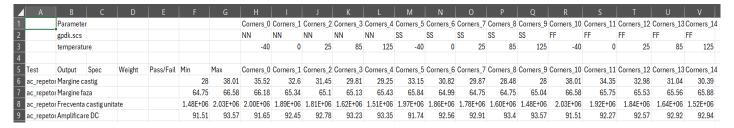


### 3.4 Analiza .AC pe cornere utilizând Calculator:

Am reazliat o analiza .AC pe cornere de proces și temperatură, iar pentru a calcula parametrii ceruți, in Calculator am utilizat următoarele funcții:

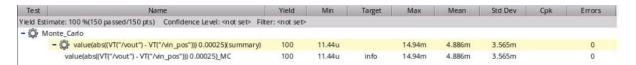
- ❖ Pentru marginea de caștig: getData("/gainMargin" ?result "stb margin")
- ❖ Pentru marginea de fază: getData("/phaseMargin" ?result "stb margin")
- ❖ Pentru frecvența de câstig unitate: getData("/phaseMarginFreq" ?result "stb margin")
- Pentru amplificarea DC: value(db20(getData("loopGain"?result "stb")) 1)

Rezultatele astfel obținute sunt afișate în următoarea imagine:



#### 3.5 Analiza .TRAN de tip Monte Carlo:

Am realizat o analiză tranzitorie de tip Monte Carlo, ce generează o variabilă aleatorie în 150 de puncte, cu o variație statistică ce ține cont atât de proces cât și de mismatch, folosind cornerul stat. În urma analizei am obținut valoarea minimă, maximă, media și abaterea standard a variabilei pentru expresia tensiunii de offset aleatoriu evaluată la jumătate din tensiunea de alimentare (T/4).



În imaginea de mai jos este reprezentată histograma acestei varabile aleatorii, evidențiindu-se pe grafic valorile mai sus menționate.

Numărul de bins a fost ales astfel încât acestea să se încadreze cât mai bine sub alura gaussiană plotată.

