



Granja FPGAs UADY-INTEL: Reporte accesos (09/10/2023-15/10/2023)

Laboratorio de Robótica e Industria 4.0
Universidad Autónoma de Yucatán – UADY



Descripción

Arreglo de 4 FPGAs 4 DE1-SoC CycloneV modelo 5CSEMASF31C6N, conectadas en red a través de un servidor remoto Intel® NUC11TNH con Arch Linux. Este arreglo de dispositivos representa un mini granja de FPGAs con acceso remoto, que los estudiantes de la Universidad Autónoma de Yucatán (UADY) utilizan para mejorar sus habilidades en diseño VLSI. Las Figuras 1 y 2 muestran la interfaz de programación y el arreglo de FPGAs disponibles en la UADY. El presente reporte semanal recopila los datos de registro de los usuarios y las FPGAs utilizadas en la programación de los dispositivos mediante la plataforma Quartus Prime, como se muestra en la Figura 3.

Características

- 4 FPGA's DE1-SoC CycloneV modelo 5CSEMASF31C6N
- Servidor:
 - Hardware: Intel® NUC11TNH.
 - Sistema Operativo: Arch Linux.
 - Versión de Quartus: Prime 21.1
- Red local wlan.
- Tipo de conexión: SSH por red local.
- Método de autenticación: Clave de acceso.
- Interfaz gráfica en Python.

Estadísticas de accesos de Octubre 9 al 15 de 2023

- Accesos totales: 34
- Promedio diario: 4.86
- FPGA más usado: FPGA1 con 14 usos.
- Día con más accesos: martes con 13 accesos.

Figura 1. Interfaz de programación remota



Figura 2. Granja de FPGAs UADY-INTEL



Granja FPGAs UADY-INTEL: Reporte accesos (09/10/2023-15/10/2023)

Laboratorio de Robótica e Industria 4.0
Universidad Autónoma de Yucatán – UADY



Tabla 1. Accesos a la granja de Fpgas UADY-INTEL (Oct. 9 – 15, 2023)

Usuario	Número de FPGA	Nombre del código	Fecha	Hora
LabRobInd1(192.168.69.26)	1	ejemplo_1	2023-10-10	12:41:24
LabRobInd1 (192.168.69.26)	1	ejemplo_1	2023-10-10	12:46:28
LabRobInd2 (192.168.69.26)	4	ejemplo_1	2023-10-10	12:48:10
LabRobInd1 (192.168.69.26)	3	ejemplo_1	2023-10-10	12:49:18
LabRobInd1 (192.168.69.26)	2	ejemplo_1	2023-10-10	12:49:32
LabRobInd1 (192.168.69.26)	1	ejemplo_1	2023-10-10	13:48:54
LabRobInd3 (192.168.69.26)	1	ejemplo_1	2023-10-10	14:02:35
LabRobInd3 (192.168.69.26)	1	ejemplo_1	2023-10-10	14:20:29
LabRobInd1 (192.168.69.26)	1	ejemplo_1	2023-10-10	14:52:11
LabRobInd2 (192.168.69.26)	1	ejemplo_1	2023-10-10	14:56:48
LabRobInd1 (192.168.69.26)	1	ejemplo_1	2023-10-10	15:01:03
LabRobInd3 (192.168.69.26)	1	ejemplo_1	2023-10-10	15:04:13
LabRobInd1 (192.168.69.26)	2	ejemplo_1	2023-10-10	15:25:35
LabRobInd1 (192.168.69.26)	3	ejemplo_1	2023-10-11	10:14:11
LabRobInd1 (192.168.69.26)	4	ejemplo_1	2023-10-11	10:24:46
LabRobInd2 (192.168.69.26)	2	ejemplo_1	2023-10-11	11:16:02
LabRobInd2 (192.168.69.26)	1	ejemplo_1	2023-10-11	11:34:26
LabRobInd3 (192.168.69.26)	1	ejemplo_1	2023-10-11	11:57:16
LabRobInd3 (192.168.69.26)	2	ejemplo_1	2023-10-11	12:18:52
LabRobInd3 (192.168.69.26)	3	ejemplo_1	2023-10-11	12:26:24
LabRobInd3 (192.168.69.26)	1	ejemplo_1	2023-10-11	12:37:06
LabRobInd2 (192.168.69.26)	2	ejemplo_1	2023-10-11	12:44:15
LabRobInd2 (192.168.69.26)	2	ejemplo_1	2023-10-11	13:23:56
LAPTOP-129RR00N(192.168.69.21)	4	Ejercicio_1	2023-10-11	13:35:33
LabRobInd1 (192.168.69.26)	3	ejemplo_1	2023-10-13	10:22:59
LabRobInd1 (192.168.69.26)	1	ejemplo_1	2023-10-13	11:11:32
LabRobInd1 (192.168.69.26)	2	Ejercicio_1	2023-10-13	12:08:39
LabRobInd1 (192.168.69.26)	4	Ejercicio_1	2023-10-13	12:12:00
LabRobInd1 (192.168.69.26)	1	Ejercicio_1	2023-10-13	12:16:49
LabRobInd1 (192.168.69.26)	2	Ejercicio_1	2023-10-13	12:17:20
LabRobInd3 (192.168.69.26)	4	ejemplo_1	2023-10-13	12:18:31
LabRobInd3 (192.168.69.26)	2	ejemplo_1	2023-10-13	12:29:50
LabRobInd1 (192.168.69.26)	2	ejemplo_1	2023-10-13	12:30:05
LabRobInd1 (192.168.69.26)	4	ejemplo_1	2023-10-13	14:18:08

Estadísticas:

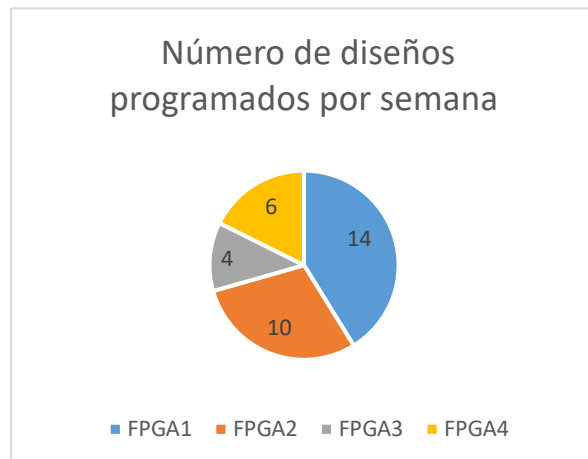
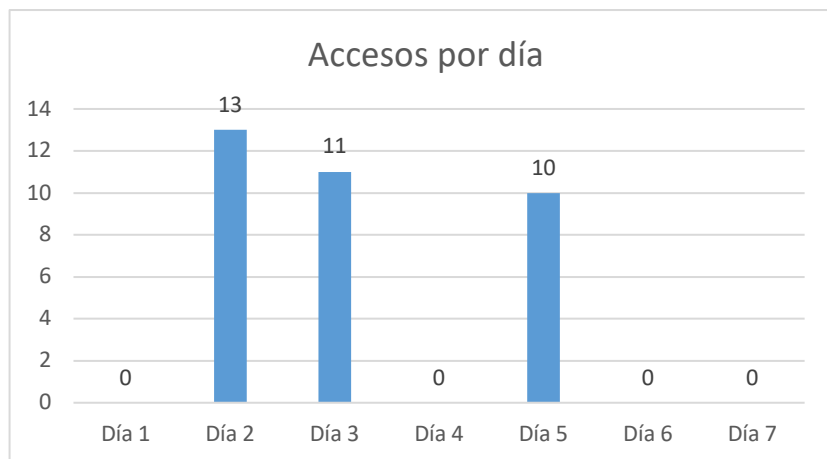


Figura 3. Estadísticas mini granja FPGAs UADY-INTEL: a) Accesos por día, b) número de diseños por semana