

Министерство науки и высшего образования Российской Федерации Мытищинский филиал

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ Космический

КАФЕДРА «Прикладная математика, информатика и вычислительная техника» К3-МФ

Лабораторная работа №4

ПО ДИСЦИПЛИНЕ:

Организация ЭВМ и систем

Студент <u>К3-66Б</u> Дмитриевич		Чернов Владислав
<u>Дмитрисвич</u> (Группа)	(Подпись, дата)) (И.О.Фамилия)
Студент <u>К3-66Б</u> (Группа)	(Подпись, дата)	Братов Аким Романович (И.О.Фамилия)
Преподаватель	<u>Ефремов</u> (Подпись, дата)	Николай Владимирович (И.О.Фамилия)

Цель работы

Изучить, как символьная информация представляется в памяти процессорной системы, директивы ассемблера для работы с символьной информацией, научиться выводить её на LCD дисплей стенда.

Приложенные материалы

Команды «load», «store»

Команды загрузки/сохранения предназначены для пересылки данных между регистрами общего назначения процессора и оперативной памятью (устройствами ввода/вывода). Они относятся к формату І-типа. Ниже перечислены сами команды и краткие пояснения.

ldw(load word) rB, byte_offset (rA) – загрузка в регистр rB слова из ОП. Адрес операнда в ОП определяется путем сложения содержимого регистра rA и смещения byte_offset: (rA) + смещение.

 $stw(store\ word)\ rB,\ byte_offset\ (rA)$ — сохранение слова из rB в ОП по адресу (rA) + смещение.

ldb (load byte) – загрузка в регистр процессора байта со знаком из ОП.

Idbu (load byte unsigned) – загрузка в регистр процессора байта без знака из ОП.

ldh (load halfword) — загрузка в регистр процессора полуслова со знаком из $O\Pi$.

Idhu (load halfword unsigned) — загрузка в регистр процессора полуслова без знака из ОП. При загрузке операнда со знаком в 32-битный регистр операнд дополняется до 32 разрядов знаковым разрядом. При загрузке операнда без знака в 32-битный регистр операнд дополняется до 32 разрядов нулями.

stb (**store byte**) – сохранение байта из регистра процессора в ОП.

sth (store halfword) — сохранение полуслова из регистра процессора в ОП. Представленные выше две команды выполняют сохранение младшего байта (полуслова) регистра в ОП. Ниже приведены команды загрузки/сохранения операнда в устройствах ввода/вывода.

ldwio (load word I/0) – загрузка слова из устройства ввода/вывода в регистр процессора.

ldbio (load byte I/0) – загрузка байта со знаком из устройства ввода/вывода в регистр процессора.

Idbuio (load byte unsigned I/0) — загрузка байта без знака из устройства ввода/вывода в регистр процессора.

ldhio (load halfword I/0) – загрузка полуслова со знаком из устройства ввода/вывода в регистр процессора.

Idhuio (load halfword I/0) – загрузка полуслова без знака из устройства ввода/вывода в регистр процессора.

stwio (store word I/0) — сохранение слова из регистра процессора в устройстве ввода/вывода.

stbio (store byte I/0) — сохранение байта из регистра процессора в устройстве ввода/вывода.

sthio (store hafword I/0) – сохранение полуслова из регистра процессора в устройстве ввода/вывода.

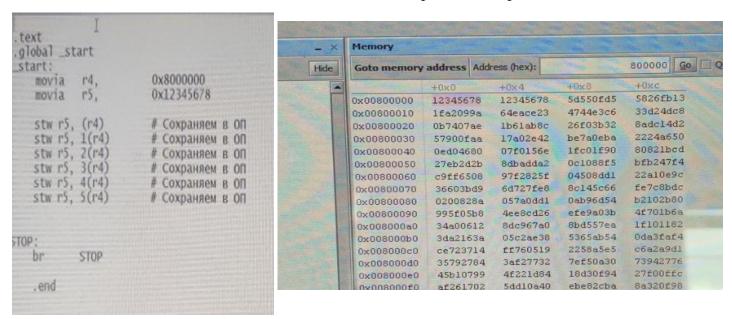
Команды загрузки/сохранения операнда в устройствах ввода/вывода выполняются без обращения к кэш памяти

Исходный файл программы lab4_part3.s

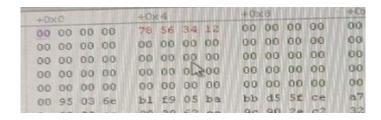
```
.text /* объявляем сегмент кода */
.equ A_start, 0x8000000 /* начальный адрес фрагмента ОП */
.equ A end, 0x81FFFFF /* конечный адрес фрагмента ОП */
.equ step, 0x1 /* шаг для изменения числа - заполнителя */
.equ number, 0x0 /* число - заполнитель */
.equ red, 0x10000000 /* адрес красных светодиодов */
.equ green, 0x10000010 /* адрес зеленых светодиодов */
.equ on, 0x3FFFF /* набор для зажигания светодиодов */
.global start
start:
       movia r5, number /* в r5 число для записи в ОП */
       movia r6, A start /* в r6 начальный адрес фрагмента ОП*/
       movia r8, A end /* в r8 конечный адрес фрагмента ОП */
       movia r3, red /* адрес красных светодиодов в r3 */
       movia r4, green /* адрес зеленых светодиодов в r4 */
       movia r2, on /* набор для зажигания в r2 */
       stwio r0, (r3) /* гасим красные светодиоды */
       stwio r0, (r4) /* гасим зеленые светодиоды */
p:
       stw r5, (r6) /* число из r5 в ОП */
       ldw r7, (r6) /* число из ОП в r7 */
       bne r5, r7, ledr/*если не совпали-зажигаем красные светодиоды*/
       addi r5, r5, step /* увеличиваем число-заполнитель на step */
       addi r6, r6, 4 /* адресуем следующее слово в ОП */
       bgt r6, r8, ledg /* если проверили весь диапазон адресов, зажигаем зеленые светодиоды */
       br p /* переходим на следующее обращение к ОП */
ledr: /* зажигаем красные светодиоды */
       stwio r2, (r3)
       br stop
ledg: /* зажигаем зеленые светодиоды */
       stwio r2, (r4)
```

Выполнение заданий лабораторной работы

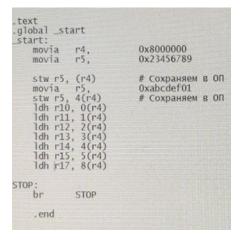
1. Фрагмент программы, которая будет сохранять слово в ОП по начальному адресу статической памяти, используемой в процессорной системе. Затем выполняется сохранение этого же слова по смещенному на единицу адресу. Затем по адресу, смещенному на 2, на 3, на 4 и на 5, соответственно. Код и состояние памяти отображены на фото.

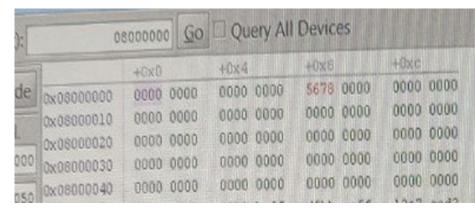


2. Наблюдаем за поведением программы. Порядок байт — little endian. Поэтому строка перевёрнута. Здесь мы используем «word» (4 байта), поэтому текст отображается полностью на сдвиге +4. При этом стоить заметить, что отображение «наполовину» невозможно. Текст всегда будет отображаться с выравниванием, соответствующему типу данных.



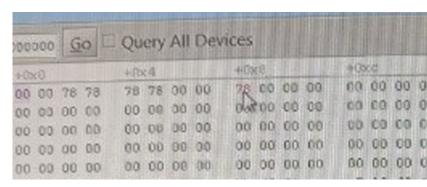
3. Переписываем программу, используя уже «half-word» (2 байта). Теперь отображается только половина текста.



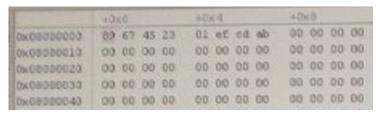


4. Перепишем код ещё раз, но в этот раз для размера в 1 байт.

```
global _start
start:
                            0x8000000
    movia
                            0x12345678
    movia
                            # Сохраняем в ОП
    stb r5; (r4)
stb r5; 1(r4)
                             # Сохраняем в ОП
                            # Сохраняем в ОП
    stb r5, 2(r4)
    stb r5, 3(r4)
stb r5, 4(r4)
stb r5, 5(r4)
stb r5, 8(r4)
                            # Сохраняем в ОП
                            # Сохраняем в ОП
                            # Сохраняем в ОП
                           # Сохраняем в ОП
STOP:
    br
              STOP
     . end
```



5.Модифицируйте программу из части 1 таким образом, чтобы в программе теперь выполнялось чтение из последовательных адресов ОП слов, полуслов, байтов аналогично тому, как это делалось в пунктах 1-3 первой части. Перед выполнением команд чтения из ОП, для наглядности, рекомендуется предварительно выполнить запись в последовательные ячейки памяти следующих двух слов 0х23456789, 0хаbcdef01.



Выполните программу, используя в качестве ОП статическую память. С помощью вкладки Метогу приложения АМР убедитесь, что заполнение ОП произошло в соответствии с заданным вариантом, причем во всем заданном диапазоне. Выполните снимки экрана монитора ПК, отражающие содержимое ОП в начале и в конце диапазона и поместите их в отчет.

```
text
equ A_start, 0x000468 /* начальный адрес фрагмента OП */
equ A_end, 0x3FFFFFF /* конечный адрес фрагмента OП */
equ Step, 0x2 /* конечный адрес фрагмента OП */
equ step, 0x2 /* конечный адрес фрагмента OП */
equ number, 0x9 /* конечный изрес учисло - заполнитель */
equ number, 0x10000000 /* адрес красных светодиодов */
equ on, 0x3FFFF /* конечных изрестодиодов */
equ on, 0x3FFFF /* конечных светодиодов */
equ on, 0x10000000 /* адрес красных светодиодов */
equ on, 0x3FFFF /* в г5 число для записи в ОП */
movia r5, number /* в г6 начальный адрес фрагмента ОП */
movia r6, A_start /* в г6 начальный адрес фрагмента ОП */
movia r7, red /* в г8 конечный адрес фрагмента ОП */
movia r4, green /* адрес храсных светодиодов в г3 */
movia r2, on /* набор для зажигания в г2 */
stwio г0, (г3) /* гасим красные светодиоды */
p:
andi r5, r5, 0x0000000ff
stb r5, (г6) /* число из г5 в ОП */
bne r5, r7, ledr/*ecли не совпали-зажигаем красные светодиоды
addi r5, r5, step /* увеличиваем число-заполнитель на step
addi r6, r6, 1 /* адресуем следующее слово в ОП */
bgt r6, r8, ledg /* если проверили весь диапазон адресов,
зажигаем заленые светодиоды */
/* переходим на следующее обращение к ОП
ledr: /* зажигаем красные светодиоды */
/* переходим на следующее обращение к ОП
```

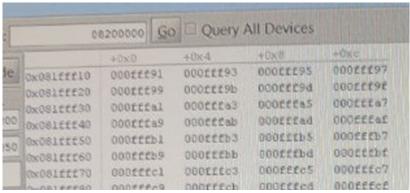
Внесите изменения в программу таким образом, чтобы заполнение ОП выполнялось полусловами. Добейтесь правильного завершения программы, сопровождаемое загоранием зеленых светодиодов. Включите в отчет снимки экрана ПК, подтверждающие правильное заполнение ОП и листинг отлаженной программы.

```
global _start
 start:
           movia r5, number /* в r5 число для записи в OП */
movia r6, A_start /* в r6 начальный адрес фрагмента OП*/
movia r8, A_end /* в r8 конечный адрес фрагмента OП */
           movia r3, red /* адрес красных светодиодов в r3 */
movia r4, green /* адрес зеленых светодиодов в r4 */
movia r2, on /* набор для зажигания в r2 */
           stwio r0, (r3) /* гасим красные светодиоды */
stwio r0, (r4) /* гасим зеленые светодиоды */
D:
           andi r5, r5, 0x000000ff
stb r5, (r6) /* число из r5 в OП */
ldbu r7, (r6) /* число из OП в r7 */
            bne r5, r7, Tedr/*если не совпали-зажигаем красные светодиоды*/
            addi r5, r5, step /* увеличиваем число-заполнитель на step */
addi r6, r6, 1 /* адресуем следующее слово в ON */
            bgt r6, r8, ledg /* если проверили весь диалазон адресов,
                                              зажигаем зеленые светодиоды */
            br p
                                        /* переходим на следующее обращение к OП */
            stwio r2, (r3) /* зажигаем красные светодиоды */
ledr:
            br stop
ledg:
                                   /* зажигаем зеленые светодиоды */
            stwio r2, (r4)
           br stop /* завершаем программу */
stop:
 end
```

Внесите изменения в программу таким образом, чтобы заполнение ОП выполнялось байтами. Добейтесь правильного завершения программы, сопровождаемое загоранием зеленых светодиодов. Включите в отчет снимки экрана ПК, подтверждающие правильное заполнение ОП и листинг отлаженной программы.

```
global _start
start:
                                           /* в г5 число для записи в ОП */
/* в г6 начальный адрес фрагмента ОП*/
/* в г8 конечный адрес фрагмента ОП */
            movia r5, number
movia r6, A_start
movia r8, A_end
            movia r3, red /* адрес красных светодиодов в r3 */
movia r4, green /* адрес зеленых светодиодов в r4 */
movia r2, on /* набор для зажигания в r2 */
            stwio r0, (r3)
stwio r0, (r4)
                                             /* гасим красные светодиоды */
/* гасим зеленые светодиоды */
            andi r5, r5, 0x000000ff
stb r5, (r6) /* число из r5 в OП */
ldbu r7, (r6) /* число из OП в r7 */
            bne г5, г7, ledr/*если не совпали-зажигаем красные светодиоды*/
            addi r5, r5, step /* увеличиваем число-заполнитель на step */
addi r6, r6, 1 /* адресуем следующее слово в ON */
            bgt r6, r8, ledg /* если проверили весь диапазон адресов, зажигаем зеленые светодиоды */
br p /* переходим на следующее обращение к ОП */
           stwio r2, (r3) /* зажигаем красные светодиоды */
br stop
            stwio r2, (r4) /* зажигаем зеленые светодиоды */
ledg:
           br stop
                                      /* завершаем программу */
```

Проверьте правильность работы программы, используя в качестве ОП динамическую память. Учтите, что в динамической памяти размещена сама программа. Поэтому в качестве начального адреса ОП используйте адрес ячейки, следующей сразу за программой. Обратите внимание на существенное увеличение времени выполнения программы. Включите в отчет свои соображения по этому поводу





Заключение

В ходе выполнения лабораторной работы №4, студенты обрели следующие навыки:

- 1. Создавать и использовать программные средства для тестирования компонентов ОП процессорной системы.
- 2. Понимание, каким образом выполняется взаимодействие процессора с ОП и с устройствами ввода вывода и принципа работы команд load/store