

## Referenzsimulation für die I2C-Ansteuerung des WM8731 Chips

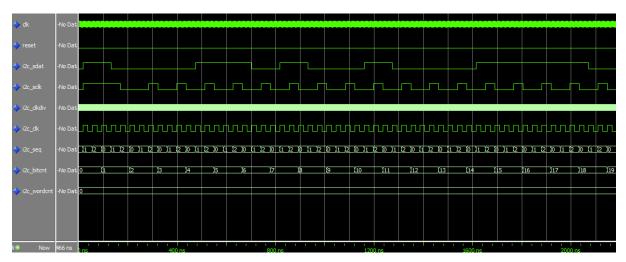


Abbildung 1: Simulationsabschnitt i2c\_bitcnt von 0 bis 19

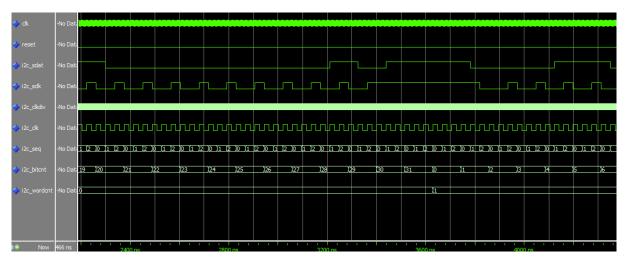


Abbildung 2: Simulationsabschnitt i2c\_bitcnt von 19 bis 31, Inkrementierung von i2c\_wordcnt

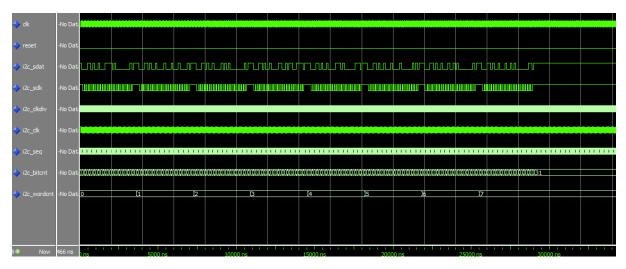


Abbildung 3: Gesamtsimulation für i2c\_wordcnt von 0 bis 7