

TERCER PERIODO PARCIAL	<b>INSTITUTO POLITECNICO NACIONAL</b>	ARQ. DE COMPUTADORAS
CUESTIONARIO DE EVALUACIÓN: <b>TAREA</b>	ESCUELA SUPERIOR DE CÓMPUTO	GRUPO 3CM2
NOMBRE DEL ALUMNO:		
19 DE JUNIO DEL 2018: <b>ENTREGAR EL MIERCOLES 20 DE JUNIO DEL 2018</b>		

**1.-** DESCRIBE LOS ATRIBUTOS POR LOS QUE ES IDENTIFICADO EL CONCEPTO DE THREAD. (VALOR 0.5)

**2.-** NOTACION POLACA O POSTFIJO Y USOS DE LA PILA

**3.-** DESCRIBE LOS PASOS POR LOS QUE LLEVAS A CABO LA CONCATENACIÓN DE DOS REGISTROS PORTA Y PORTB, SIN USAR EL SIMBOLO RESERVADO &, EN VHDL. (VALOR 1.0)

**4.-** ESCRIBE LA DEFINICIÓN DE LOCALIDAD TEMPORAL. (VALOR 1.0)

**5.-** ESCRIBE LA DEFINICIÓN DE LOCALIDAD ESPACIAL. (VALOR 1.0)

**6.-** ESCRIBE LOS CONCEPTOS DE NIBBLE, BYTE, WORD, HALFWORD, DOUBLEWORD, QUADWORD. CITA LOS ESTANDARES CONSULTADOS.

**7.-** DESCRIBE EL USO DE LA INSTRUCCIÓN **“LOAD”**, EN EL CONTEXTO DE ARQUITECTURA DE PROCESADORES. (VALOR 0.5)

**8.-** DESCRIBE EL USO DE LA INSTRUCCIÓN **“STORE”**, EN EL CONTEXTO DE ARQUITECTURA DE PROCESADORES. (VALOR 0.5)

**9.-** DESCRIBE UNA DIFERENCIA ENTRE UNA ARQUITECTURA SUPERESCALAR Y UNA VECTORIAL. (VALOR 0.5)

**10.-** HACIENDO LAS OPERACIONES CORRESPONDIENTES HALLAR EL COMPLEMENTO A 2 DEL NÚMERO BINARIO SIGNADO 11000011 Y ESCRIBIR EL NÚMERO EQUIVALENTE EN DECIMAL. (VALOR 1.0)

**11.-** DESCRIBE EL CONCEPTO DE MICROPROGRAMA. (VALOR 1.0)

**12.-** DESCRIBE EL CONCEPTO DE MICROINSTRUCCIÓN. (VALOR 0.5)

**13.-** DESCRIBE EL FORMATO **“IEEE SINGLE-PRECISION”**. (VALOR 0.5)

**14.-** DESCRIBE EL FORMATO **“IEEE DOUBLE-PRECISION”**. (VALOR 0.5)