

FACULTY OF ENGINEERING
CHULALONGKORN UNIVERSITY
2110252 DIGITAL COMPUTER LOGIC
EXAM I 2024

1. จงสร้างวงจรที่รับข้อมูลจาก Input 1 Bit จำนวน 4 ตัว (X1 X2 X3 X4) และแสดงผลลัพธ์ Output 1 Bit จำนวน 1 ตัว (Y1)
ดังตารางต่อไปนี้ วงจรที่สร้างจะต้องไม่มี static 1-hazard

X1	X2	X3	X4	Y1
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

คะแนน

คะแนนเต็ม 100 คะแนน โดยมีจาก Grader 90 คะแนน และถ้าถูกต้องทุก Case ภายใน 1 ช.ม. จะได้อีก 10 คะแนน