

FACULTY OF ENGINEERING
CHULALONGKORN UNIVERSITY
2110263 DIGITAL COMPUTER LOGIC LAB.
EXAMPLE QUIZ II

ชื่อสกุล _____ เลขประจำตัว _____ Section: ังการ/พลุหัส/ศุกร์

คำสั่ง

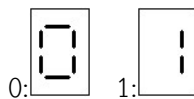
1. ห้ามนำข้อสอบออกนอกห้องสอบ
2. ห้ามนำเอกสารทุกชนิด รวมถึง storage device (USB Drive, CD, DVD, etc.) เข้ามาในห้องสอบ
3. เมื่อทำเสร็จให้ขอให้ผู้ควบคุมการสอบตรวจทานที่ ผู้ตรวจจะตรวจให้แค่ข้อละ 3 ครั้ง **หากถูกต้องจะลงลายมือชื่อกำกับไว้** หากตรวจแล้วไม่ถูกทั้ง 3 ครั้งนี้สิทธิจะได้ 0 คะแนนในข้อนั้นทันที
4. ถ้าทำเสร็จภายใน 1 ชั่วโมงได้คะแนนเต็ม ถ้าทำนานกว่านั้นจะโดนหักคะแนน
5. ผู้ที่ปฏิบัติเข้าข่ายทุจริตในการสอบ ตามประกาศคณะวิศวกรรมศาสตร์

มีโทษ คือ ได้รับสัญลักษณ์ F ในรายวิชาที่ทุจริต และพักการศึกษาอย่างน้อย 1 ภาคการศึกษา

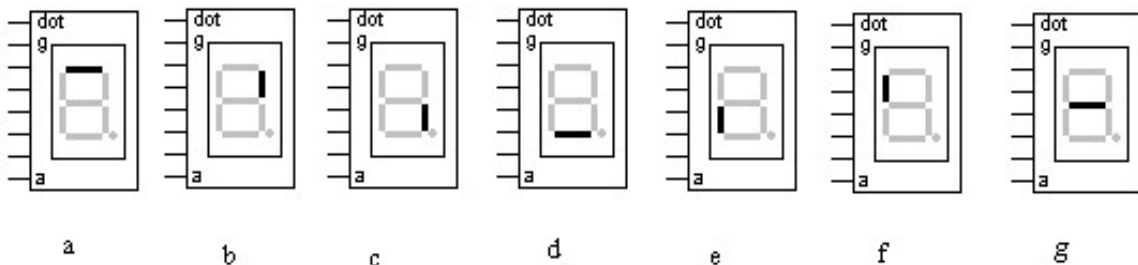
รับทราบ

ลงชื่อนิสิต(.....)

1. สร้างวงจรเปรียบเทียบเลข 3 บิต 2 ตัวโดยให้แสดงผลด้วย 7-Seg Disp เป็น 1 เมื่อ อินพุตของ 3 บิตทั้งสองตัวเท่ากัน และ เป็น 0 เมื่ออินพุตต่างกัน ระบุให้รับเลข Input 3 บิต 2 ตัวด้วย Binary Switch 6 ตัว และให้แสดงผลลัพธ์ด้วย 7-Seg Disp มีลักษณะดังนี้



*** อนุญาตให้ใช้อุปกรณ์อะไรก็ได้ (PLA, Espresso, etc.) รวมถึง BinaryTo7Segment ****



ตรวจไปแล้ว ☐☐☐ ครั้ง

ลงชื่อผู้ตรวจ(เมื่อทำถูกต้องเท่านั้น) _____

เวลาส่ง ☐ ภายใน 1 ชม. (50 คะแนน) ☐ หลัง 1 ชม. (40 คะแนน)

2. จงสร้างวงจรที่รับ Input จาก Binary Switch 3 อัน (S0, S1, S2) และ แสดงผลลัพธ์ O ด้วย Binary Probe ดังตารางต่อไป่นี้ โดยใช้ 3:8 Decoder (Decoder-8 Non Inv)

S0 S1 S2	O
0 0 0	0
0 0 1	1
0 1 0	1
0 1 1	0
1 0 0	0
1 0 1	1
1 1 0	1
1 1 1	0

*** อนุญาตให้ใช้ Binary Switch, Binary Probe, Decoder-8 Non Inv และ Or gates เท่านั้น จะใช้ก็ตัวก็ได้****

ตรวจไปแล้ว ☐☐☐ ครั้ง

ลงชื่อผู้ตรวจ(เมื่อทำถูกต้องเท่านั้น)_____

เวลาส่ง ☐ ภายใน 1 ชม. (50 คะแนน) ☐ หลัง 1 ชม. (40 คะแนน)