

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«МОСКОВСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
имени М.В.ЛОМОНОСОВА»

ФАКУЛЬТЕТ ВЫЧИСЛИТЕЛЬНОЙ МАТЕМАТИКИ И КИБЕРНЕТИКИ
КАФЕДРА СУПЕРКОМПЬЮТЕРОВ И КВАНТОВОЙ ИНФОРМАТИКИ

ЗАДАНИЕ 2

«АНАЛИЗ БЛОЧНОГО АЛГОРИТМА МАТРИЧНОГО УМНОЖЕНИЯ С ПОМОЩЬЮ
СИСТЕМЫ PARI»

Выполнил студент
группы м118:
Пухов Д. Н.

Москва

2017

Формулировка задачи

Реализовать последовательный алгоритм блочного матричного умножения и оценить влияние кэша на время выполнения программы. Дополнить отчёт результатами сбора информации с аппаратных счётчиков, используя систему RAPI.

Описание алгоритма

Уравнение $C = A \cdot B$, где $A = n \times m$, $B = m \times h$, $C = n \times h$, можно переписать следующим образом:

$$c_{ij} = \sum_{k=0}^{m-1} a_{ik} b_{kj}, \quad i = \overline{0, n-1}, \quad j = \overline{0, h-1},$$

что соответствует следующему коду на языке C:

```
for (int i=0; i<n; ++i)
    for (int j=0; j<h; ++j)
        for (int k=0; k<m; ++k)
            C[i][j] += A[i][k] * B[k][j];
```

Это прямой алгоритм умножения матриц. Идея блочного алгоритма заключается в повышении эффективности работы кэша, а именно в улучшении пространственной локальности данных: в кэш загружаются небольшие блоки умножаемых матриц, с ними проводятся вычисления, следующие блоки загружаются в кэш и т.д. В данной работе оптимизируется только кэш первого уровня - L1.

Программа производит расчёты на числах одинарной точности для блока размером 32×32 в режимах ijk, ikj и для блока оптимального размера в режиме ijk.

Определение оптимального размера блока

Ядро процессора Intel Core i5 3230M имеет L1 cache размером 32 KiB, из которых 16 KiB отводится под данные. Размер линии кэша равен 64 В. Размер числа одинарной точности равен 4 В. В кэше нужно хранить 3 блока оптимального размера b (измеряем в количестве чисел, а не в байтах).

Таким образом, $3b^2 \leq \frac{16 \cdot 1024}{4}$, откуда $b = 36$.

Используемый код

```
void square_dgemm_ijk_with_call_ijk(float* A, float* B, float* C,
                                     int n, int bsz)
{
    for(int i=0; i<n; i+=bsz)
    {
        const int i_offset = i*n;
        const int M = min(bsz, n-i);
        for(int j=0; j<n; j+=bsz)
        {
            const int N = min(bsz, n-j);
            for(int k=0; k<n; k+=bsz)
            {
                const int K = min(bsz, n-k);
                calculate_block_ijk(A+i_offset+k, B+k*n+j,
                                    C+i_offset+j, M, N, K, n);
            }
        }
    }
}
```

```

static void calculate_block_ijk(float* A, float* B, float* C,
                                int M, int N, int K, int n)
{
    for(int i=0; i<M; ++i)
    {
        const int i_offset = i*n;
        for(int j=0; j<N; ++j)
        {
            float cij = 0.0;
            for(int k=0; k<K; ++k)
                cij += A[i_offset+k] * B[k*n+j];
            C[i_offset+j] += cij;
        }
    }
}

```

Описание программы

Запуск

Программа использует Makefile и не предусматривает различных сценариев запуска. Для обработки данных требуется запустить скрипт report.py.

Формат записи в файл

Запись осуществляется в два файла из соображений удобства записи (а не чтения) в формате csv. Однако файлы имеют расширение txt ("../res/results1.txt" и "../res/results2.txt"). При обработке они сливаются другой сторонней программой в единый csv файл.

Формат записи: indices,n,bsz,events,time,

где $indices = ijk$ или ikj — порядок индексов внутри блока,
 n — размер матрицы,
 bsz — размер блока,
 $events$ — одно или несколько значений счётчиков (зависит от аргумента функции тестирования), $time$ — время в секундах.

Пример первых двух строк:

```
indices , size , bsz , PAPI_L1_DCM, PAPI_L2_DCM, PAPI_TOT_CYC, time
ijk , 1000 , 32 , 10101668 , 6251000 , 9925367478 , 3.113803
```

Здесь $events$ содержит три счётчика.

Все расчёты проводились без усреднения.

Результаты

Ожидаемое число промахов должно быть одинаковым для ijk , ikj 32×32 , поскольку блок матрицы так или иначе полностью загружается в кэш. Число промахов для оптимального размера блока (36 для данного процессора) должно быть больше, чем для блока 32×32 !

Я рассуждаю по следующей модели. Поскольку L1 загружается линии длиной 64 байта, или 16 чисел одинарной точности, то блок 32×32 требует 32×2 обращений в память, причём линии кэша используются максимально эффективно. Когда блок имеет размер 36×36 , требуется 36×3 обращений в память, причём каждое третье обращение загружает линию кэша лишь частично ($36-16-16=4$ числа должны быть загружены, вместе с ними загружается "мусор" длиной $16-4=12$ чисел).

Итоговая формула числа промахов кэша определяется числом матриц, количеством блоков внутри одной матрицы и количеством промахов кэша при загрузке одного блока:

$$L1_DCM \leq 3 \times \left(\left\lceil \frac{matrixsize}{blocksize} \right\rceil \right)^2 \times b \times \left\lceil \frac{blocksize}{cachelinesize} \right\rceil.$$

Формула учитывается только холодные промахи кэша, т.е. подразумевается, что все данные помещаются в кэш и не замещаются данными других программ (ОС, например, может что-то хранить в кэше). Первое условие должно выполняться, поскольку мы соответствующим образом вычислили размер блока. Второе условие может быть невыполненным, это нужно дополнительно изучить.

Возможные причины несоответствия графиков формуле: неверные измерения, архитектурные особенности работы кэша, особенности работы счётчиков, неверная обработка данных.

Также глубоко неясно, почему общее число операций с плавающей запятой зависит от порядка индексов и размера блока (операций всё равно n^3).







