



X4.1

Цепь	Контакт
1	SYNC
2	SYNC_H
3	SYNC_H
4	SYNC_V
5	SYNC_V
6	GND

XP3

Цепь	Контакт
1	PIN_28
2	TG42_IN
3	PIN_31
4	PIN_30
5	PIN_33
6	PIN_32
7	PIN_38
8	PIN_34
9	PIN_50
10	PIN_39

GPIO FPGA

Цепь	Контакт
1	TCK
2	GND
3	TDO
4	+VCC
5	TMS
6	
7	
8	
9	TDI
10	GND

JTAG FPGA

X4.2

Цепь	Контакт
1	SYNC
2	BLANK
3	SYNC_IN
4	SYNC_IN
5	VGA_IN
6	VGA_IN

XP2

Цепь	Контакт
1	PIN_52
2	PIN_55
3	PIN_53
4	PIN_54
5	PIN_51
6	PIN_58
7	PIN_59
8	PIN_60
9	PIN_64
10	PIN_65

GPIO FPGA

Цепь	Контакт
1	CLK5
2	CLK6
3	CLK7
4	GND

GPIO FPGA

X1.1

Цепь	Контакт
1	GND
2	VD10X
3	VD10
4	VD11
5	VD11X
6	VD12X
7	VD12
8	VD13
9	VD13X
10	GND

X2.1

Цепь	Контакт
1	GND
2	VD20X
3	VD20
4	VD21
5	VD21X
6	VD22X
7	VD22
8	VD23
9	VD23X
10	GND

X3.1

Цепь	Контакт
1	GND
2	VD30X
3	VD30
4	VD31
5	VD31X
6	VD32X
7	VD32
8	VD33
9	VD33X
10	GND

GPIO FPGA

X1.2

Цепь	Контакт
1	VCC
2	VD17X
3	VD17
4	VD16
5	VD16X
6	VD15X
7	VD15
8	VD14
9	VD14X
10	WR_COL

X2.2

Цепь	Контакт
1	VCC
2	VD27X
3	VD27
4	VD26
5	VD26X
6	VD25X
7	VD25
8	VD24
9	VD24X
10	WR_COL

X3.2

Цепь	Контакт
1	VCC
2	VD37X
3	VD37
4	VD36
5	VD36X
6	VD35X
7	VD35
8	VD34
9	VD34X
10	WR_COL



