


- Autores: Iván Isabel Sierra, José Perandrés García de la Serrana
- Grupo: L05L06X03X04B

Realice un proyecto para la tarjeta Núcleo F429 desde cero, de forma que el reloj de los timers del bus APB1 sea 48MHz. El valor de los preescalers AHB, APB1 y APB2 serán los configurados por defecto por el entorno de Keil, (1, 4 y 2 respectivamente). Rellene la siguiente tabla con los valores que se deben configurar.

Elemento	Valor
M	4
N	96
P	2

Para verificar el funcionamiento del proyecto, ponga un punto de ruptura para ver el valor de la variable SystemCoreClock. Realice una captura de la pantalla en la que se aprecie en la ventana de Watches dicho valor y adjúntela en la carpeta del proyecto. Rellene la siguiente tabla.

Variable	Valor Teórico	Valor leído
SystemCoreClock	96 MHz	96 MHz

Watch 1		
Name	Value	Type
 SystemCoreClock	96000000	uint
<Enter expression>		